

Apellido y Nombre: EFSTRATIADIO, Carlos Andrés

Hoja: 5

1	2						TOTAL
4/10	6/10						40/10
2.5	3.0						10.5

## Parcial Assembler 04/JUN/2025

DESARROLLAR LOS SIGUIENTES EJERCICIOS EN ASSEMBLER DE LA MV IMPLEMENTADA EN EL CURSO. INCLUYENDO UNA ESPECIFICACIÓN DE INVOCACIÓN PARA CADA SUBROUTINA. RESOLVER CADA EJERCICIO EN UNA HOJA DIFERENTE.

Ejercicio 1: Traducir el siguiente código en C a ASM de la máquina virtual.

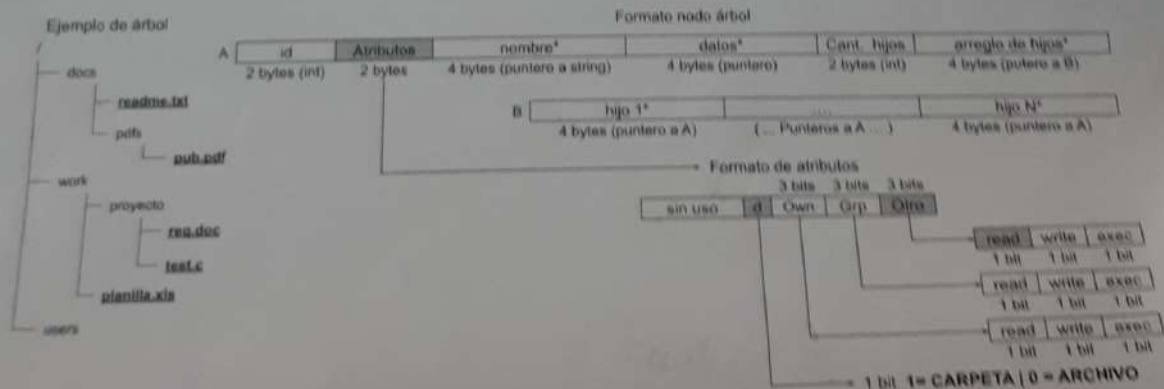
```
typedef struct _lnode{
    short int id;
    char* nombre;
    struct _lnode* next;
} lnode;

;UTILIZAR y NO DESARROLLAR:
PUSH <cantidad de bytes>
CALL MALLOC
ADD SP, 4
; retorna en EAX la dir. de memoria.

lnode* lnode_new (short int id, char* nombre){
    register lnode* r = malloc(sizeof(lnode));
    if (r != NULL) {
        r->id = id;
        r->nombre = nombre;
        r->next = NULL;
    }
    return r;
}

void list_insert_sorted (lnode** h, lnode* n){
    if (n != NULL){
        while ( *h != NULL && (*h)->id < n->id )
            h = &(*h)->next;
        n->next = *h;
        *h = n;
    }
}
```

Ejercicio 2: Utilizando las subrutinas del ejercicio 1, desarrollar la subrutina "FILES\_READ\_ONLY", y todas las necesarias, para que dado un árbol n-ario, que representa un sistema de archivos, devuelva una lista (lnode\*) con id y nombre de todos los archivos (solo archivos) que sean de solo lectura por cualquier usuario (Otro). La lista debe quedar ordenada por id.



NOTA: Se exige un mínimo del 40% de desarrollo correcto de cada ejercicio para comenzar a tener puntaje del mismo. Realizar cada ejercicio en forma completa, precisa y con letra legible.

Carlos 1) \ INCLUDE "malloc.asm"  
 Andrés NULL EQU -1  
 Estradindis ; struct Inode  
 ID EQU 0  
 Hoja 1 NOMBRE EQU 2  
 NEXT EQU 6

;- INVOCACIÓN de Inode\_new

;- PUSH <char\*>

;- PUSH <short int>

;- CALL Inode\_new

;- ADD SP, 8

;- En EAX devuelve puntero a Inode

;- DOCUMENTACIÓN de Inode\_new

;- [BP+8]: id

;- [BP+12]: nombre

;- EAX: r => n[EAX+campo] = r -> campo

Inode\_new: PUSH BP  
 MOV BP, SP

EFSTRATIADIS, Carlos Andrés

TOTAL

30/30

10 (100%)

## Parcial Assembler 04/JUN/2025

LOS SIGUIENTES EJERCICIOS EN ASSEMBLER DE LA MV IMPLEMENTADA EN EL CURSO, INCLUYENDO UNA  
 LINEA DE INVOCACIÓN PARA CADA SUBROUTINA. RESOLVER CADA EJERCICIO EN UNA HOJA DIFERENTE.

Traducir el siguiente código en C a ASM de la máquina virtual.

```

next_innode{
  int id;
  char* nombre;
  Inode* next;
}

Inode* Inode_new (short int id, char* nombre){
  register Inode* r = malloc(sizeof(Inode));
  if (r != NULL) {
    r->id = id;
    r->nombre = nombre;
    r->next = NULL;
  }
  return r;
}
  
```

PODE(4) SER  
UN EQU

PUSH 10, sizeof(Inode)=10  
 CALL MALLOC  
 ADD SP, 4

CMP EAX, NULL  
 JZ FIN\_LN  
 MOV [EAX+id], [BP+8]  
 MOV [EAX+nombre], [BP+12]  
 MOV [EAX+next], NULL

FIN\_LN: MOV SP, BP  
 POP BP  
 RET

; INVOCACIÓN de list-insert-sorted  
 ; PUSH <Inode \*>  
 ; PUSH <Inode \*>  
 ; CALL list-insert-sorted  
 ; ADD SP, 8  
 ; No devuelve nada porque es una función void

; Especificaciones de las subrutinas en el ejercicio 1  
 ; PUSH <char\*>    ; PUSH <lnode\*>  
 ; PUSH <short int>    ; PUSH <lnode\*\*>

C  
A  
E

Carlos ; DOCUMENTACIÓN de list\_insert\_sorted  
 - Andrés ; [BP+8]: h  
 Efstathiadis ; [BP+12]: n  
 ; EAX = [BP+8] = \*h  $\Rightarrow n[EAX+campo] = (*h) \rightarrow campo$   
 Hoja 2 ; EBX = [BP+12] = n  $\Rightarrow n[EBX+campo] = n \rightarrow campo$

list\_insert\_sorted:    PUSH BP  
                           MOV BP, SP  
                           PUSH EAX  
                           PUSH EBX

PODRÍA USAR DIRECTAMENTE EAX  
 PARA EVITAR ESTAR ACCEDIENDO  
 Y MODIFICANDO CONSTANTEMENTE  
 EL PARÁMETRO EN LA PILA

OTRO\_LIS:

MOV EBX, [BP+12]  
 CMP [BP+12], NULL  
 JZ FIN\_LIS

MOV EAX, [BP+8]  
 MOV EAX, [EAX]  
 ; ~~MOV EBX, [BP+12]~~

CMP EAX, NULL  
 JZ SIGUE\_LIS

CMP w[EAX+id], w[EBX+id]  
 JNN SIGUE\_LIS



DESARROLLAR LOS SIGUIENTES EJERCICIOS EN ASSEMBLER DE LA MV IMPLEMENTADA EN EL CURSO. INCLUIR ESPECIFICACIÓN DE INVOCACIÓN PARA CADA SUBROUTINA. RESOLVER CADA EJERCICIO EN UNA HOJA DIFERENTE.

Ejercicio 1: Traducir el siguiente código en C a ASM de la máquina virtual.

```
typedef struct _lnode{
    short int id;
    char* nombre;
    struct _lnode* next;
} lnode;
```

```
lnode* lnode_new (short int id, char* nombre){
    register lnode* r = malloc(sizeof(lnode));
    if (r != NULL) {
        r->id = id;
        r->nombre = nombre;
        r->next = NULL;
    }
}
```

PODEÍA SER UN EQU

```
MOV [BP+8], EAX
ADD [BP+8], NEXT
JMP OTRO_LIS
```

```
SIGUE_LIS: MOV EAX, [BP+8]
MOV EAX, [EAX]
MOV [EBX+NEXT], [EAX]
MOV [EAX], [BP+12]
```

```
FIN-LIS: POP EBX
POP EAX
MOV SP, BP
POP BP
RET
```

; Especificaciones de las subrutinas en el ejercicio 1  
 ; PUSH <chr \*>                   ; PUSH <lnode \*>  
 ; PUSH <short int>               ; PUSH <lnode \*\*>  
 ; CALL lnode-new                 ; CALL list-insert-sorted  
 ; ADD SP, 8                       ; ADD SP, 8  
 ; En EAX devuelve lnode\*       ; No devuelve nada

Carlos

Andrés

Esteban

2) INCLUDE "ejercicio1.asm"

; Estructura del nodo árbol

ID EQU 0

- 3 - ATRIBUTOS EQU 2

NOMBRE\_A EQU 4

DATOS EQU 8

CANT\_HIJOS EQU 12

HIJOS EQU 14

; INVOCACIÓN DE FILES\_READ\_ONLY

; PUSH <nodoA \*>

; CALL FILES\_READ\_ONLY

; ADD SP, 4

; En EAX devuelve puntero a primer nodo de la lista

; DOCUMENTACIÓN DE FILES\_READ\_ONLY

; [BP+8]: árbol

; [BP-4]: lista auxiliar aux  $\Rightarrow$  BP-4 = &aux

; EAX: registro de retorno

; EBX = BP-4 = &aux

Ejercicio 1: Traducir el siguiente código en C a ASM de la máquina virtual.

```
typedef struct _lnode{
    short int id;
    char* nombre;
    str ~ lnode* next;
} lnode;
```

```
lnode* lnode_new (short int id, char* nombre){
    register lnode* r = malloc(sizeof(lnode));
    if (r != NULL) {
        r->id = id;
        r->nombre = nombre;
        r->next = NULL;
    }
}
```

Podría ser  
UN EQU

FILES\_READ\_ONLY: PUSH BP  
MOV BP, SP  
SUB SP, 4  
PUSH EBX

MOV [BP-4], NULL  
MOV EBX, BP  
SUB EBX, 4  
PUSH EBX  
PUSH [BP+8]  
CALL \_FILES\_READ\_ONLY  
ADD SP, 8

MOV EAX, [BP-4]  
POP EBX  
ADD SP, 4  
MOV SP, BP  
POP BP  
RET

Carlos : INVOCACIÓN de \_FILES\_READ\_ONLY  
 Andrés : PUSH <lnode \*\*>  
 Estradiadis : PUSH <nodoA \*>  
 - 4 - : CALL \_FILES\_READ\_ONLY  
 : ADD SP, 8  
 : No devuelve nada, es una función void

DOCUMENTACIÓN de \_FILES\_READ\_ONLY  
 : [BP+8]: arbol A  
 : [BP+12]: lista auxiliar aux  
 : EAX = [BP+8]  $\Rightarrow$  n[EAX+campo] = A  $\rightarrow$  campo  
 : DI = A  $\rightarrow$  Atributos  $\rightarrow$  d  
 : EBX = variable de control :  
 : ECX : iterador de punteros a hijos (pr\*)  
 : DI = A  $\rightarrow$  Atributos  $\rightarrow$  Otro

\_FILES\_READ\_ONLY: PUSH BP  
 MOV BP, SP  
 PUSH EAX  
 PUSH EBX  
 PUSH ECX  
 PUSH EDX



Apellido y Nombre: EFSTRATIDIS, Carlos Andrés

Hoja: 5

1	2	3	4	5	6	7	8	9	10	TOTAL
										10 (2,1,1,1,1,1,1,1,1,1)

## Parcial Assembler 04/JUN/2025

DESARROLLAR LOS SIGUIENTES EJERCICIOS EN ASSEMBLER DE LA MU IMPLEMENTADA EN EL CURSO. RESOLVER CADA EJERCICIO EN UNA HOJA DIFERENTE.  
EMPLEGACIÓN DE INYECTACIÓN PARA CADA SUBMITIDA. RESOLVER CADA EJERCICIO EN UNA HOJA DIFERENTE.

Ejercicio 1: Traducir el siguiente código en C a ASM de la máquina virtual.

```
typedef struct _tNode {
    short int id;
    char* nombre;
    tNode* next;
} tNode;
```

```
tNode* tNode_new (short int id, char* nombre) {
    register tNode* n = malloc(sizeof(tNode));
    if (n != NULL) {
        n->id = id;
        n->nombre = nombre;
        n->next = NULL;
    }
}
```

FILE MOV EAX, [BP+8]

; Extraer id

MOV DX, [EAX+ATRIBUTOS]

SHR DH, 1

AND DH, 1

Muy BIEN !!

CMP DH, 0

JP ELSE-FRO

AND DL, 3

CMP DL, 4

JNZ FIN-FRO

; Como el archivo es solo lectura, lo insertamos

PUSH [EAX+NOMBRE\_A]

PUSH w[EAX+ID]

CALL tNode-new

ADD SP, 8

PUSH EAX; Ahora EAX contiene ptr a nodo

PUSH [BP+12]

CALL list-insert-sorted

ADD SP, 8

JMP FIN-FRO

Carlos ELSE\_FRO: MOV EBX, 0  
Andrés MOV ECX, [EAX+4\*DIOS]  
Estefanía OTRO\_FRO: CMP EBX, w[EAX+CANT\_HIJOS]  
- 5 - JZ FIN\_FRO  
PUSH [BP+12]  
PUSH [ECX]  
CALL \_FILES\_READ\_ONLY  
ADD ECX, 4  
ADD EBX, 1 ✓  
JMP OTRO\_FRO

FIN\_FRO: POP EDX  
POP ECX  
POP EBX  
POP EAX  
MOV SP, BP  
POP BP  
RET