PE 0
PE 1
PE 2
PE 3
PE 4
PE 5
PE 6
PE 7
PE 8
PE 9
PE 10
PE 11
PE 12
PE 13
PE 14
PE 15
C-Box
0
1
2
3
4
5
6
7
8
9
10
11
12
13
14
15
16
17
18
19
20
21
22
23
24
25
26
27
28
29
30
31
32
33
34
35
36
37
38
39
40
41
42
43
44
45
46
47
48
49
50
51
52
53
54
55
56
57
58
59
60
61
62
63
64
65
66
67
68
69
Out : 0 114:LOAD:3
115:IFGE
In1 : PE5 115:I → 0
0: 115:IFGE(0)
131:DMA-LOAD(re
150:IADD → 0
119:DMA-LOAD(re
126:IADD → 1
C150:IADD → 0
139:DMA-LOAD(F)
174:IADD → 2
C126:IADD → 1
C119:DMA-LOAD(r → 0
198:IADD → 3
C174:IADD → 2
127:DMA-LOAD(F)
163:DMA-LOAD(F)
140:STORE:24 → 8
270:I2F → 4
443:FMUL
594:IADD → 11
271:FMUL
151:DMA-LOAD(F)
357:FMUL
128:STORE:23 → 27
187:DMA-LOAD(F)
330:FADD
231:FADD
244:FSUB
257:FSUB
175:DMA-LOAD(F)
211:DMA-LOAD(F)
212:STORE:30 → 6
164:STORE:26 → 25
369:FSIN
112:HANDLE-CMP
416:FSUB
260:FADD
188:STORE:28 → 29
234:FADD
152:STORE:25 → 15
247:FADD
218:FADD
221:FADD
276:FCOS
346:FSUB
272:STORE:31 → 22
263:FSUB
358:STORE:35 → 7
333:FSUB
176:STORE:27 → 28
444:STORE:39 → 36
283:FSIN
419:FSUB
362:FCOS
237:FADD
250:FSUB
279:STORE:32 → 17
200:STORE:29 → 21
432:FSUB
286:STORE:33 → 31
455:FSIN
365:STORE:36 → 34
372:STORE:37 → 13
305:FMUL
322:FMUL
336:FSUB
521:DMA-STORE(F
296:FMUL
349:FADD
422:FADD
224:FADD
448:FCOS
313:FMUL
435:FSUB
290:STORE:34 → 32
225:STORE:15 → 30
458:STORE:41 → 14
238:STORE:16 → 16
399:FMUL
376:STORE:38 → 18
462:STORE:42 → 19
391:FMUL
477:FMUL
306:FSUB
451:STORE:40 → 37
494:FMUL
468:FMUL
323:FADD
408:FMUL
485:FMUL
382:FMUL
509:DMA-STORE(F
307:STORE:17 → 23
478:FSUB
545:DMA-STORE(F
533:DMA-STORE(F
495:FADD
409:FADD
324:STORE:18 → 33
392:FSUB
479:STORE:21 → 9
569:DMA-STORE(F
410:STORE:20 → 26
393:STORE:19 → 35
496:STORE:22 → 24
593:DMA-STORE(F
557:DMA-STORE(F
581:DMA-STORE(F