

---

# **Standard Operating Procedure (SOP) - FPGA**

**Periode 2025-2026**

## Kegiatan Belajar Mengajar Luring (Offline Shift)

1. PJ wajib membuat grup WhatsApp kelompok belajar sebagai fasilitator kegiatan belajar mengajar.
2. PJ wajib melakukan *live config* dengan materi modul yang sudah tersedia di repository utama Advanced Computer System.
3. PJ wajib melakukan interaksi secara langsung ke praktikan dengan menyebutkan secara verbal langkah-langkah penyelesaian modul dan siap untuk menerima interupsi jika ada praktikan yang bertanya.
4. Praktikan wajib mengerjakan Laporan Pendahuluan serta Laporan Akhir sebagai syarat untuk mengikuti praktikum. Laporan Pendahuluan dan Laporan Akhir harus diserahkan sebelum praktikum dimulai. **Paling lambat 15-30 menit** setelah praktikum dimulai jika lebih dari itu Laporan Akhir dan Laporan Pendahuluan praktikan ditolak.
5. Praktikan wajib menyerahkan hasil Tugas ke PJ pada saat praktikum di akhir sesi.
6. Praktikan wajib memberi tahu PJ apabila terjadi kendala teknis pada saat praktikum.
7. Praktikan wajib menyimak dan tidak mengganggu kondusifitas kegiatan belajar mengajar.
8. **Keterlambatan maksimum Praktikan adalah 15-30 menit**, selebihnya praktikan tidak diperkenankan mengikuti praktikum dan dianggap tidak hadir, kecuali : memberi tahu PJ melalui grup whatsapp dengan keterangan terlambat karena keperluan mendadak, terlambat karena macet, dan hal-hal mendesak lainnya (disertai bukti foto).
9. Praktikan diperbolehkan untuk tidak hadir pada praktikum maksimal 1 (satu) kali. Adapun izin yang diterima adalah sebagai berikut :
  - a. Sakit dengan surat dokter atau izin keluarga meninggal maka praktikan **WAJIB** mengulang pada minggu pengulangan dan jumlah ketidakhadiran praktikan tidak bertambah.
  - b. Jika praktikan tidak hadir praktikum dengan alasan diluar dari poin **a**, maka **jumlah ketidakhadiran praktikan bertambah**.
  - c. Praktikan yang tidak hadir dalam praktikum lebih dari 1 kali dinyatakan gugur (**DEL**).

## **Pelaksanaan Proyek Mingguan (LP/LA) & Proyek Akhir & Ujian**

Proyek mingguan dilaksanakan setiap minggu selama praktikum, sedangkan proyek akhir dan Ujian dilaksanakan setelah keseluruhan praktikum selesai. Ketentuan sebagai berikut :

### **Proyek Berbasis Kerja Tulis (LP/LA)**

1. Dikerjakan secara individu (tidak berkelompok).
2. Soal laporan dapat diunduh melalui link yang diberikan oleh PJ masing-masing, kemudian diprint.
3. Jawaban ditulis menggunakan Pulpen/Pena (Warna Hitam/Biru).
4. Hasil pengerjaan dikumpulkan pada saat praktikum sebelum memasuki ruangan.

### **Proyek Akhir (Presentasi)**

1. Dikerjakan secara kelompok.
2. Praktikan wajib membuat Proyek akhir dan nantinya dipresentasikan.
3. Apabila spesifikasi dari komputer praktikan dirasa tidak mumpuni untuk praktikum, maka praktikan diperkenankan untuk melakukan reservasi fasilitas ACSL. Syarat serta tata cara reservasi fasilitas ACSL dapat dilihat pada dokumen "Reservasi Fasilitas ACSL".

### **Ujian Teori**

1. Mengerjakan soal-soal yang telah diberikan
2. Soal berupa :
  - a. Pilihan Ganda
  - b. Essay
3. Waktu pengerjaan  $\pm$  2 Jam
4. Wajib membawa KRS atau bukti telah mengikuti praktikum

**Catatan : aturan dapat berubah sewaktu-waktu.**

## Sistem Penilaian FPGA

Nilai Mingguan ( $M_n$ ) : Terdiri dari nilai Laporan Pendahuluan( $LP$ ), Laporan Akhir( $LA$ ), dan Tugas( $T$ ). Nilai mingguan praktikan pada minggu ke- $n$  ( $M_n$ ) didapat dari persamaan berikut :

$$M_n = LP (30\%) + LA (30\%) + T (40\%)$$

Nilai Akhir Praktikan ( $A$ ) : Terdiri dari rata-rata nilai mingguan( $\bar{M}$ ), nilai proyek akhir( $P$ ), dan nilai ujian teori( $U$ ). Nilai akhir praktikan didapat dari persamaan berikut :

$$A = \bar{M} (60\%) + P (20\%) + U (20\%)$$