

Universidad del Valle de Guatemala

Programación de Microcontroladores, Sec 20

Julio Andrés Avila, Carné 19285

Lab 4

1. El program counter procede a saltar a la localidad de memoria 0x0004, donde se encuentra el registro de interrupción.
2. El GIE sirve para habilitar globalmente las interrupciones, RBIE habilita el interrupt on change del puerto B y T0IE habilita la interrupción con el overflow del TMR0.
3. Hay que configurar el bit 7 (RBPU), del OPTION_REG.

