

ENGENHARIA DE COMPUTAÇÃO

ARQUITETURA E ORGANIZAÇÃO BÁSICA DE COMPUTADORES - LABORATÓRIO

LISTAS 123

Turma:TIN1

Douglas Braz Machado 210034 João Victor Athayde Grilo 210491

Julio Cesar Bonow Manoel 210375

Professor: Rafael Rodrigues da Paz

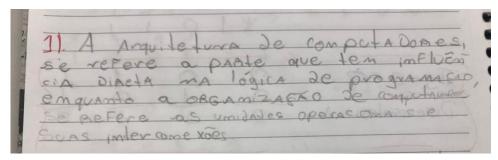
Sorocaba / SP

02/04/22

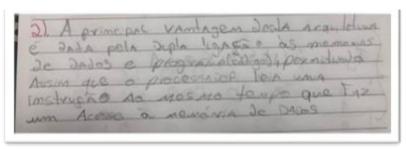
Arquitetura de computadores (lista 1)

Exercícios

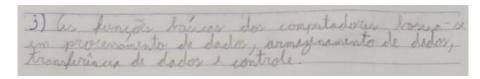
1. Qual a diferença entre organização básica e arquitetura?



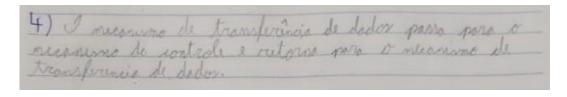
2. Qual a principal vantagem em usar computadores da mesma família de arquitetura?



3. Quais as funções básicas de um computador?



4. Quais os passos que uma movimentação de dados segue para ser realizada?



5. Quais os passos que uma operação de processamento segue para ser realizada?

5) le operação de procuramento pous pelos requistes vouces, o mesanismo de controle prop or dodor do necurso de procure mento de dodor e envis pore o necurso de procure mento de dodor, apor netorno pore o controle, onde o mesmo retorno pora o necurso de simogramento.

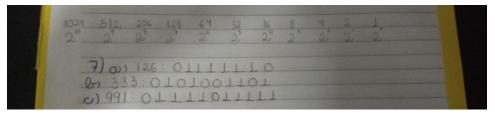
6. Como é realizada a conversão de decimal para hexadecimal? Explique com um exemplo, converta 120 para hexadecimal

6) Para realize a converges para hexadecimal harte divider por 18 successivaments, april a resultade il lido da divide para a requirido Por exemplo 120 para hexadesinal bisará de regente hormo:

120 | 16
8 7

Entre convertendo 120 para hexadecimal bisará 78.

- 7. Converta para Binário:
 - a) 126 b) 333 c) 991



- 8. Converta para decimal:
- a) 10000 b) 111000 c) 1000001



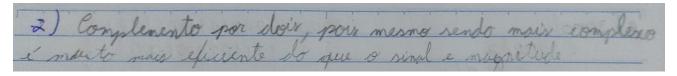
Arquitetura de computadores (lista 2)

Exercícios

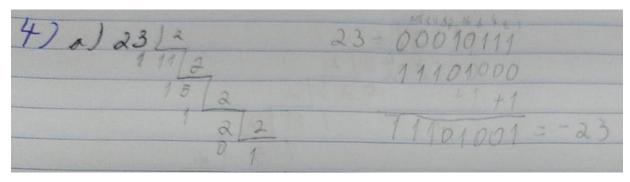
1. Converta os números de binário para decimal: a)10011 b)111011 c)1110 1111 d)0110 1111

1) a) 10011	w/1/10/11
16+2+1=19	64+32+16+4+2+1=119
21168421	A) 0110 1110 1111
B) 111011 32+16+8+2+1=59	1034+512+128+64+32+8+4+2+1
00,1840,211-21	1775

2) Qual é a melhor forma de representação números inteiros: sinal de magnitude ou complemento de dois.



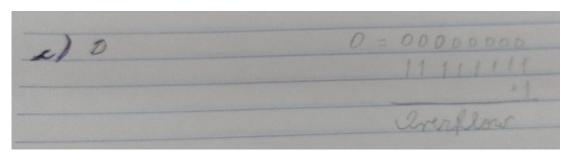
- 3) Demonstre a faixa de funcionamento dos números inteiros sendo sinalizado e não sinalizado com:
- a) 12 bits b)20 bits c)24 bits
- 4) Demonstre os complemento de dois dos números:
- a) 23 (para 8 bits)



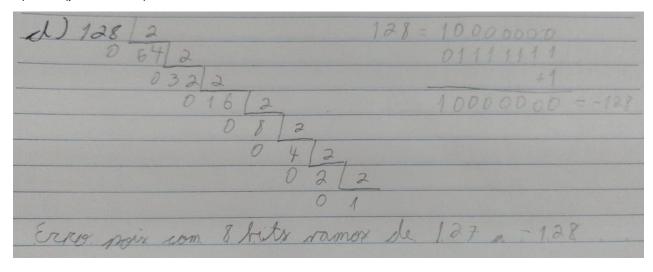
b) 127 (para 8 bits)

4)127/2 127=01111111 163/2 10000000 131/2 17/2 10000000 17/2 17/2 10000000 13/2 11

c) 0 (para 8 bits)



d) 128 (para 8 bits)



e) 3000(para 16 bits)

2) 3000 | 3000 = 00001011101110 00 0 1500 | 2 0 375 | 2 1111 01 0001001000 = +3000 1 187 | 2 1 46 | 2 0 23 | 2 1 11 | 2 1 3 | 2 1 3 | 2 1 3 | 2

5) Converta os números da base decimal para: hexa e binário. a)10

5) a) 10 2 0 5 2 1 2 2 0 1 Birvirio = 1010 e Aexadeinal = A

b)64

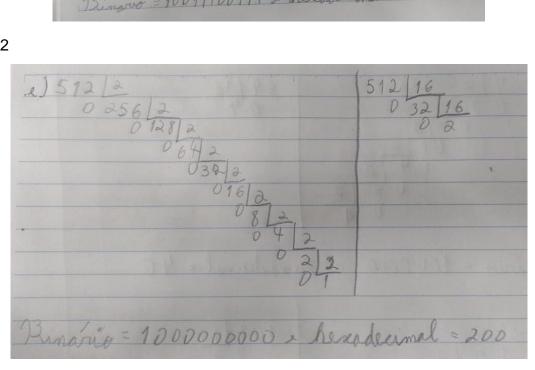
1)64/2	64 (16
01612	
09/2	
04/2	
0 2 2	
0 1	

0 30 /2 15 2 1 7 2 1 3 2	
15 2 1 7 2 1 3 1 2	
1312	
1,	

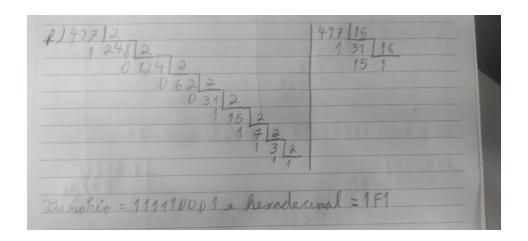
d)1255

1627/2 1313/2 1156/2 078/2 039/2	7 78 11
1156 2 0 78 2 0 39 2	14 4
1156 2 0 78 2 0 39 2	
078/2	
0392	
1912	
14/2	
022	
01	
Bingiro = 10011100111 & Resadecimal = 4E	

e)512

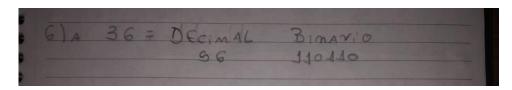


f)497

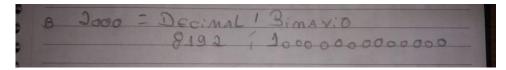


6) Converta os números da base hexadecimal para decimal e binário.

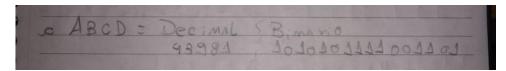
a) 36



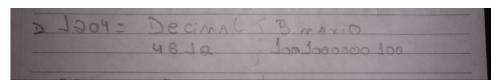
b)2000



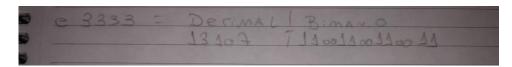
c)ABCD



d) 1204



e)3333



- 7) Considere os números decimal apresentados nas letras abaixo:
- a) 36 e 40 b)20 e 20 c)123 e 100 d) 240 e 204 Efetue a soma em binário e indique carry e overflow. Usar operações em 8 bits

- 8) Considere os números decimal apresentados nas letras abaixo:
- a) 36 e 40 b)20 e 20 c)123 e 100 d) 240 e 204

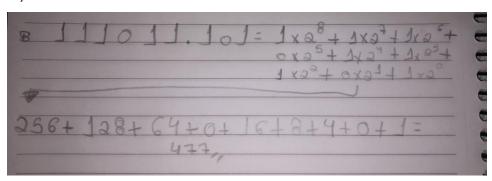
Efetue a subtração em binário e indique carry e overflow. Usar operações em 8 bits.

Arquitetura de computadores (lista 3)

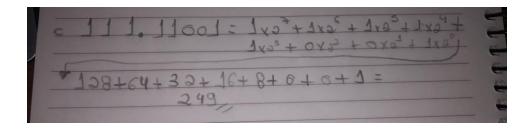
Exercícios

- 1) Converta os números de binário para decimal: a)10011
- $\frac{1}{1000} = \frac{1}{1000} + \frac{1$

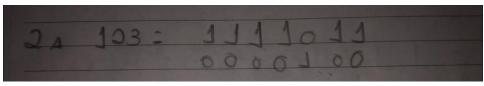
b)111011.101



c)111.11001



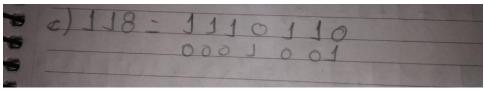
- 2) Demonstre os complementos de dois dos números:
- a) 123 (para 8 bits);



b) 1 (para 8 bits);



c) 118 (para 8 bits);



- d) 2800 (para 16 bits)
- 3) Faça contas com os números inteiros (converte em binário) e indique se ocorreu ou não overflow.
- a) 4 + 2 (8 bits);
- b) 120 + 8 (8 bits);
- c) 120 5 (8 bits);
- d) 50 50 (8 bits);
- e) 50 51 (8 bits);
- f) 1000 500 (12 bits).
- 4) Converta os números binários em ponto flutuante conforme o padrão IEEE 754.