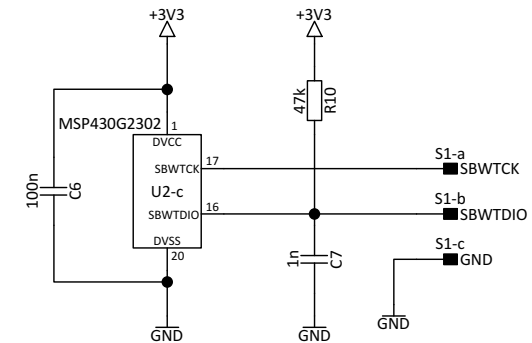
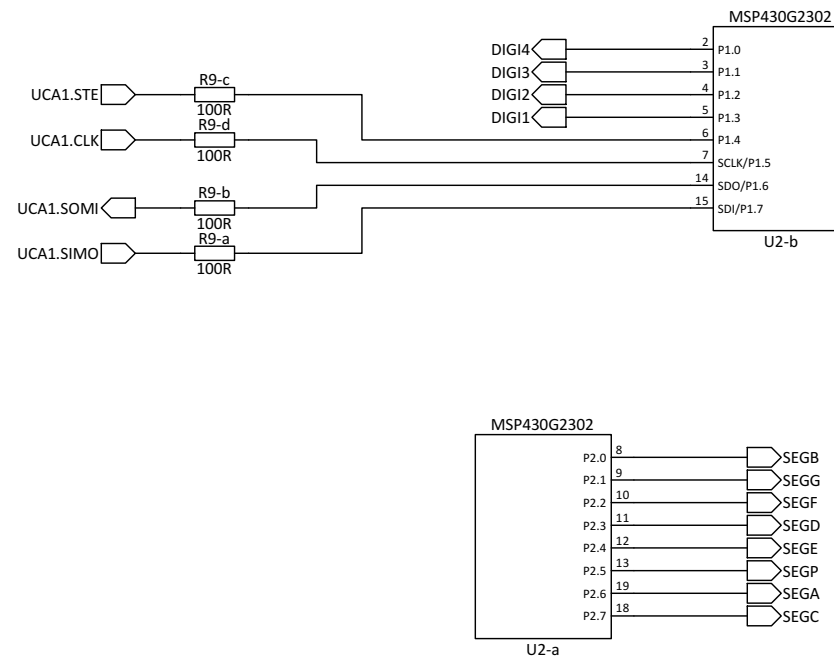


Design Titel: LV Mikrocontrollersysteme		
Page Name: Supply		
Author: Prof. Schoppa	Date: 24.03.2025	Page 1 of 7

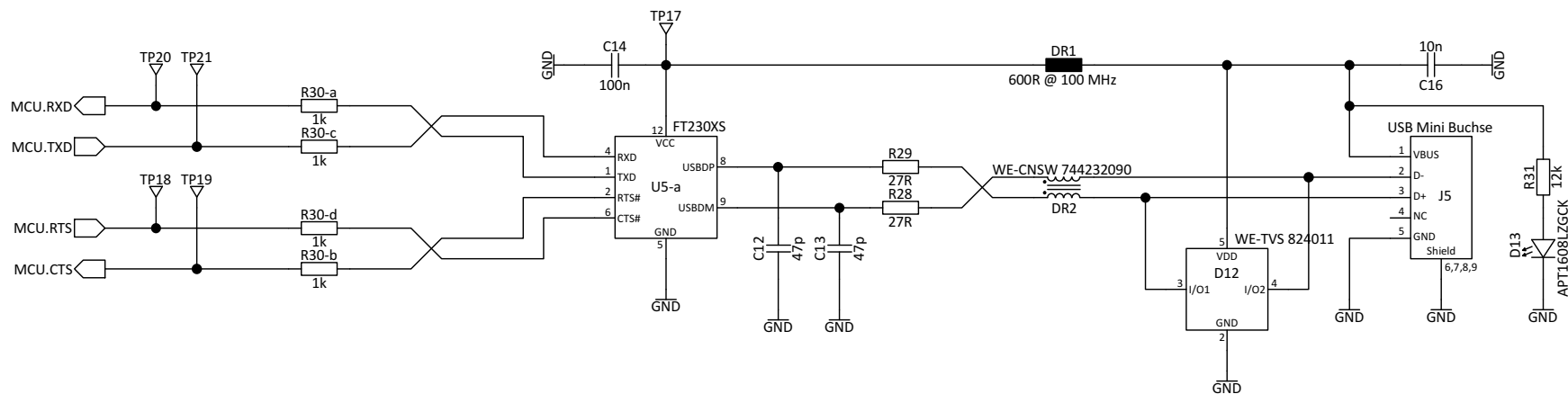
Das IO-Port P1.4 (Pin 6) für das Signal STE ist beim Bedarf intern mit einem Pull-Up-Widerstand zu konfigurieren.



bei der SPI-Schnittstelle ist die MCU als Slave zu konfigurieren
Kann die MCU die vierstellige 7-segment Anzeige direkt treiben,
also ohne den 74LV541A?
Der maximale Strom, der durch die MCU fließen kann,
ist laut dem Datenblatt auf 48 mA limitiert.

Design Titel: LV Mikrocontrollersysteme		
Page Name: MCU + PROG		
Author: Prof. Schoppa	Date: 24.03.2025	Page 2 of 7

Belegung der UART/BSL-Schnittstelle:
Datenblatt SLASE35B, Table 6-3



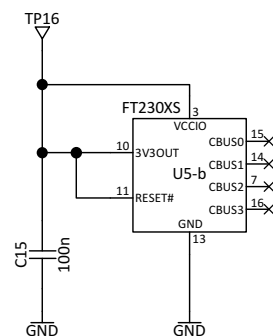
MCU <----> FT230

MCU.TXD ----> FT230.RXD
MCU.CTS# <----> FT230.RTS#

MCU.RXD <----> FT230.TXD
MCU.RTS# ----> FT230.CTS#

Signale RTS# und CTS# sind LOW aktiv.
=> im nicht aktiven Zustand Pull-Up-Widerstände

Die IO-Ports für die Signale MCU.RXD und MCU.CTS
sind mit Pull-Up-Widerständen zu konfigurieren.



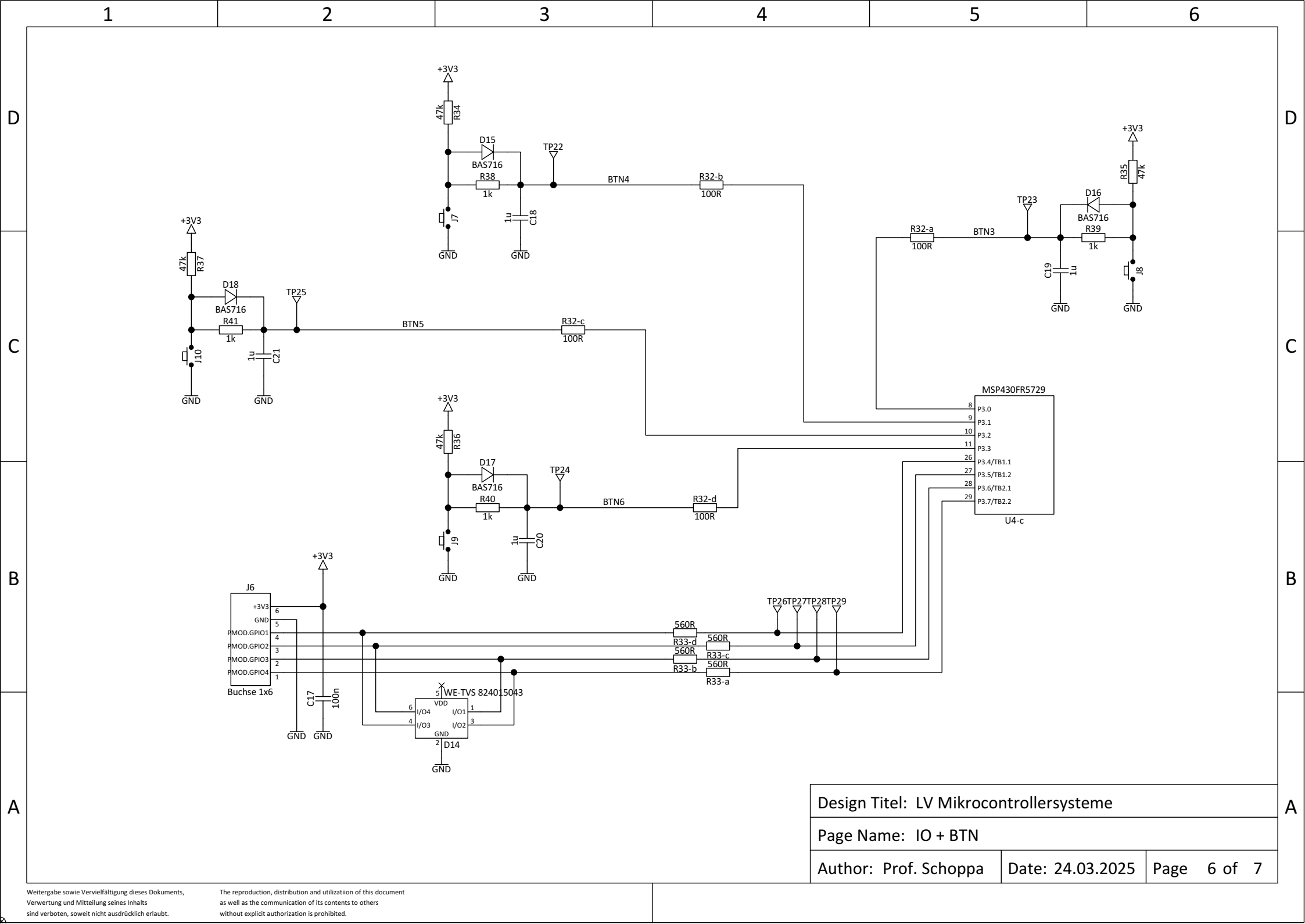
Design Titel: LV Mikrocontrollersysteme

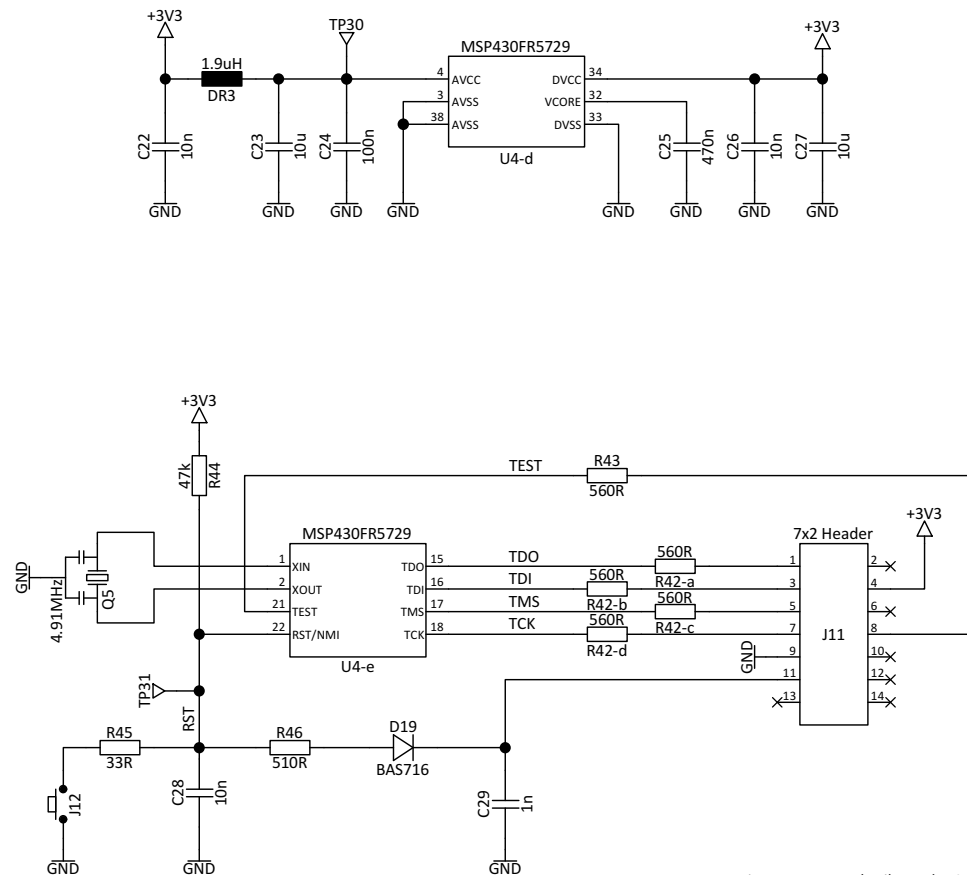
Page Name: UART-USB

Author: Prof. Schoppa

Date: 24.03.2025

Page 5 of 7





Eine genaue Beschreibung der Schnittstelle zum FET-Debugger findet man in "MSP Debuggers User's Guide (Rev. L)", SLAU647L.pdf