



제출일	2023.05.28.	전 공	컴퓨터소프트웨어공학과
과 목	운영체제	학 번	20194009
담당 교수	김 대 영 교수님	이 름	이 준 석

1. 페이징 기법 중 가상 주소를 표현하는 $VA = \langle P, D \rangle$ 에서 페이지 P를 구하는 공식은? ④(가상주소 / 페이지 크기)의 몫
3. 한 페이지 크기가 512B인 페이징 시스템에서 가상 주소 12번의 P와 D값으로 알맞은 것은? ①<0, 12>
5. 한 페이지 크기가 512B인 페이징 시스템에서 가상 주소 2049번의 P와 D값으로 알맞은 것은? ②<4, 1>
7. 페이지 테이블에서 하나의 행을 나타내는 용어는? ②PTE
9. 16bit 시스템에서 한 페이지의 크기가 2^{10} (=1,024B)이다. 최대 크기를 가진 프로세스의 페이지 테이블의 행 개수는 ④64개
11. 접근 패턴이 특정 영역에 집중된다는 이론은? ①지역성
13. 현재를 기준으로 가장 가까운 시간에 접근한 데이터가 더 먼 시간에 접근한 데이터보다 사용될 확률이 높음을 의미하는 것은?
③시간의 지역성
15. 페이지 테이블이 프레임의 크기로 유지되는 매핑 방식은?
①역 페이지 테이블