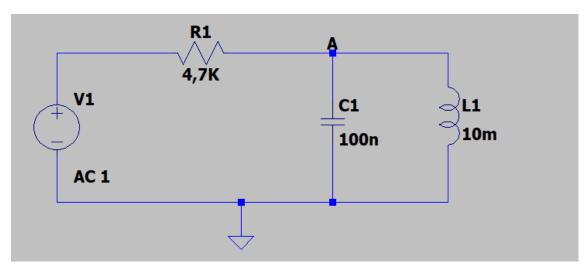
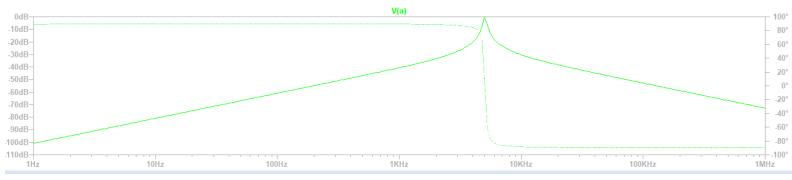
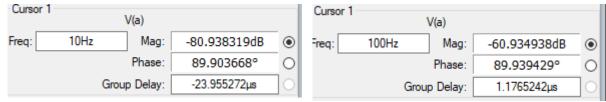
Estudio Previo 5

a) Esquema del circuito:

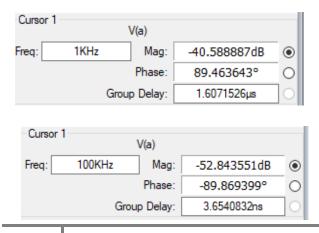




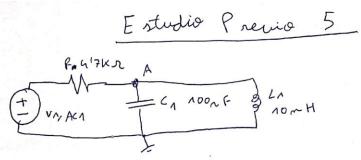
b) Barrido de frecuencia en alterna (Arriba)



c) Esto son los datos obtenidos con LTSpice, para compararlos con los teóricos.







Col divisor de tensión
$$V_A \stackrel{?}{=} V_i$$
. $\frac{2c_1/12L_1}{2c_1/12L_1} \stackrel{?}{=} V_i \stackrel{?}{=} \frac{1}{2c_1^2L_1}$ $\frac{1}{2c_1^2L_1} \stackrel{?}{=} \frac{1}{2c_1^2L_1}$ $\frac{1}{2c_1^2L_1} \stackrel{?}{=} \frac{1}{2c_1^2L_1}$

grecurcia	and the same of th	Olog VAI	PVA Teórico	LTSpice
10Hz	-77'48dB	-80'94 db	899990	89'90'
100 Hz	-57/4728	-60'931B	89'920	89194
10 Hz	-37/1328	-40'59 dB	89'20°	8946
104 Hz	-26'88 _{dB}	-30'33 dB	-8714°	-88'26
105 Hz	-49'3826	-52/84 dB	-89'80°	-89' 87°
		ila.		

Las garancias teóricas son sersiblemente más grandes que los de LTSpice, posiblemente delido a ideolizor la bolina

Se oslmejo a m giltro poso borda AdBo

