理想流水线：

停机指令不正确。

气泡流水线：

真值表错误。

W#需要传入流水线。

重定向流水线：

Syscall需要在EX段执行。

优先编码器需要优先编码lw指令的mem相关。

EX段写存的线是从多路选择器后的R2出！！！

在LH中也需要考虑Lode-Use问题。

分支预测：

Cache设计时要多加考虑，状态应该可以并行读取和改变。如在取值阶段需要改变某行cache的同时EX阶段需要改变某一行cache的状态。可以使用多路选择器的三态功能来实现。

Cache中普通寄存器应该使用上升沿，计数器应该使用下降沿，这样LRU淘汰算法才能正确实现。

Beq和Bne指令应该使用初始状态11，默认跳转。J型指令除了JR指令默认状态10，默认跳转。

条件判断出现了五六个错误，因为NPC中选择判断失误导致程序运行出错。通过每一步自习对比才能发现。

多级中断：

中断状态IE应该取反。

MFC0命令应该有写内存信号RegWrite。