

## INSTITUT SUPERIEUR DES SCIENCES, DE TECHNOLOGIE ET DE COMMERCE

ACCORD DE CREATION N°12/0366/MINESUP DU 16 AUG 2012 / AUTORISATION D'OUVERTURE N°12/0370/MINESUP DU 16 AUG 2012 ANNEE ACADEMIQUE 2017/2018

## EXAMEN DU PREMIER SEMESTRE

Matière: ARCHITECTURE DES ORDINATEURS

Spécialité: TC1 IT

DUREE: 2h

Enseignant: M. DOUMI

NB: aucun document n'est autorisé

## I.) LES BUS / 4pts

1) Compléter le tableau suivant :

Période	0,015625	0,03125	0,0625	0,125
Largeur en (caractère)	1	2	4	8
Bande passante en Mo/S	?	?	?	?

II.) LE MICROPROCESSEUR / 4pts

- 1). Donner trois critères permettant d'évaluer un meilleur rapport qualité/prix d'un microprocesseur? 2pts
- 2). Expliquer la phase de recherche d'une instruction par le processeur lors du traitement d'une instruction 2pts

#### LES MEMOIRES INFORMATIQUES 5pts III.)

- 1). Quels sont les éléments caractéristiques d'une mémoire ? 1pt
- 2). Expliquer le principe de communication entre le processeur et la mémoire centrale: 1pt
- 3). Que signifie DRAM et SRAM et faites en une étude comparative 2pts
- 4). Ou trouve t-on les DRAM et les SRAM 1pt

#### LE CHIPSET 4pts IV.)

- 1) Le chipset qu'est ce que s'est? 1pt
- 2) Réaliser le schéma synoptique du chipset d'un ordinateur donc les caractéristiques sont les suivant : CPU : 3Ghz, RAM : 2Go, disque dur : 500 Go, souris série, écran plasma, clavier USB. 3pts

# V.) SYSTEME DE NUMERATION (1pt \*3)

- 1) Donner deux nombres de la base 10 donc la conversion en base 8 se termine par 00
- 2) Donner deux nombres de la base 10 donc la conversion en base 16 se termine par 00
- 3) Donner deux nombres de la base 10 donc la conversion en base 2 se termine par 10