

## CIRCUITOS DIGITAIS I - CP - TERCEIRA AVALIAÇÃO 2020.2

Aluno(a) \_\_\_\_\_ Data \_\_\_\_\_

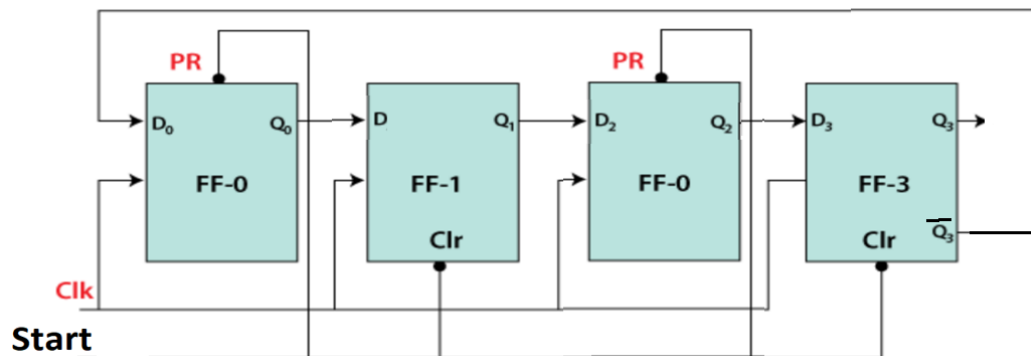
**A Solução da Prova deve ser enviada como um arquivo PROVA3.pdf para [labsdg@hotmail.com](mailto:labsdg@hotmail.com)**

- 1- A partir dos blocos lógicos indicados abaixo, elaborar o **diagrama lógico, completo**, de um Registrador Síncrono de **três** bits com as seguintes operações:

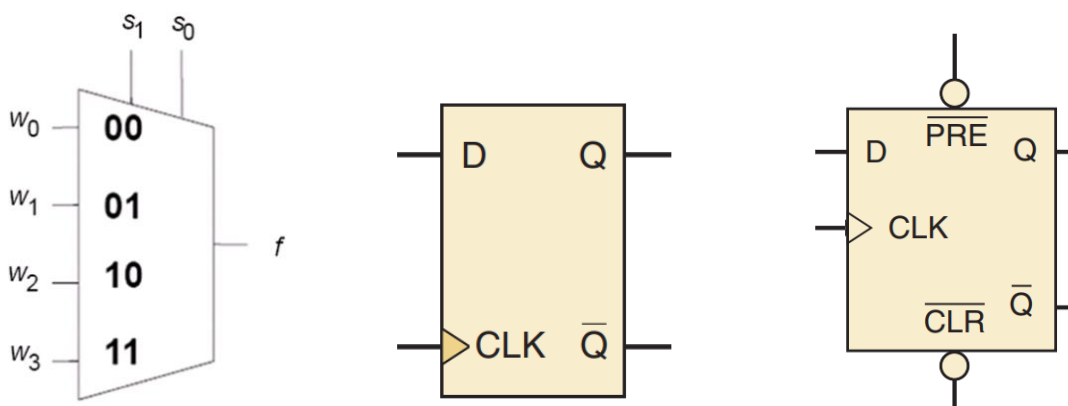
- Carregamento em Paralelo
- Rotacionar para Direita
- Rotacionar para a Esquerda
- Negar o valor já armazenado

1.1- Indicar, numa **Tabela**, como seu circuito seleciona cada operação.

- 2- Elaborar um **Diagrama de Transição de Estados, completo**, para o registrador de 4-Bits abaixo:



- 3- A partir dos blocos lógicos indicados abaixo, elaborar o **diagrama lógico, completo**, de um Registrador Síncrono que gera as seguintes transições de estados:



MUX -4Ch

FlipFlop-D

FlipFlop-D