CIRCUITOS DIGITAIS I CP - SEGUNDA AVALIAÇÃO Aluno(a) \(\sigma_{OOV} \) \(\sigma_{OO} \) \(\sigma_{
Figura-1 Figura-2
2- Para o circuito lógico sincronizado da Figura-2, elaborar uma Tabela de Transição de Estados, completa e que permita de forma auto-explicativa a apresentação de uma Tabela Funcional A partir da Tabela Funcional apresentar um Bloco Lógico padronizado. 3- Um sistema digital precisa de um circuito para codificar quatro chaves (Ci), cada uma ativada em

nível lógico "1", com a seguinte especificação: C1=010; C2=110; C3= 111; C4=101. Este circuito deve ser um Codificador com prioridade. A PRIORIDADE deve ser C4C3C2C1. Desenvolva todas as etapas de um projeto mínimo para seu Codificador. Elabore o circuito digital com o mínimo de portas lógicas.

3- Considerando os sinais síncronos A, B e C mostrados abaixo, desenhar a forma de onda da saída não complementada de:

- um FlipFlop tipo D gatilhado na subida com o Sinal - B aplicado na sua entrada.

- um FlipFlop tipo JK gatilhado na descida com J=1 e K= Sinal - A

- um FlipFlop tipo JK gatilhado na subida com J= Sinal - B e K= Sinal - C





