SEGUNDA AVALIAÇÃO CIRCUITOS DIGITAIS I – CP

Aluno(a) marcely Continu Cornelly Edwinting

1- Um sistema digital precisa de um codificador com prioridade para quatro chaves (C_i). O código de cada chave é definido como: C₄= 1011, C₃=1100, C₂=1101, C₁=1110.

1.1 - Determine a Prioridade no seu codificador;

1.2 - Desenvolver todas as etapas de projeto de um circuito digital para o seu codificador e implemente-o com o mínimo de portas lógicas.

2- Desenvolver todas as etapas de projeto de um circuito digital para converter o código binário puro B₂B₁B₀ para o código Z₂Z₁Z₀ conforme mostrado na Figura-1 e implemente-o com o mínimo de portas lógicas.

3- Elaborar, usando blocos lógicos apresentados ...
de três bits com saída paralela e as seguintes características:

(I cad) paralelo síncrono, 0,4

FETTA EM AUCA), 3- Elaborar, usando blocos lógicos apresentados na forma padrão e auto-explicativa, um Registrador

LEMBRA ???

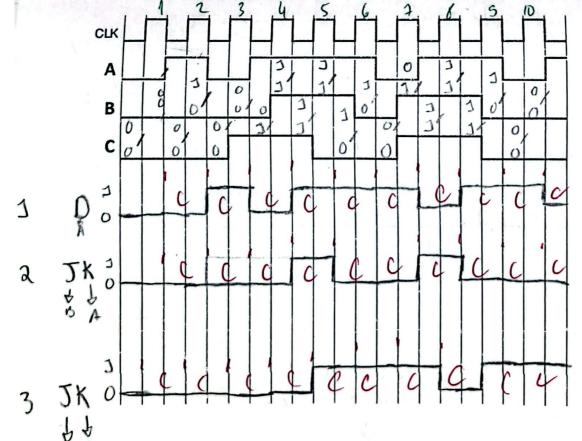
- Deslocamento serial para esquerda, 0,3

4- Elaborar, no espaço com escala do desenho abaixo, a forma de onda da saída não complementada

- Flip-Flop tipo D gatilhado na descida com o sinal A aplicado na entrada,

- Flip-Flop-JK gatilhado na descida com o sinal B aplicado na entrada J e o sinal A na entrada K,

- Flip-Flop-JK gatilhado na subida com o sinal C aplicado na entrada K e o sinal B na entrada J.



| B ₂ | B ₁ | Bo | Z ₂ | Z ₁ | Zo |
|----------------|----------------|----|----------------|----------------|----|
| 0 | 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 | 0 |
| 0 | 1 | 0 | 1 | 0 | 1 |
| 0 | 1 | 1 | 0 | 0 | 1 |
| 1 | 0 | 0 | 0 | 1 | 0 |
| 1 | 0 | 1 | 1 | 1 | 0 |
| 1 | 1 | 0 | 1 | 1 | 1 |
| 1 | 1 | 1 | 0 | 1 | 1 |

Figura-1

