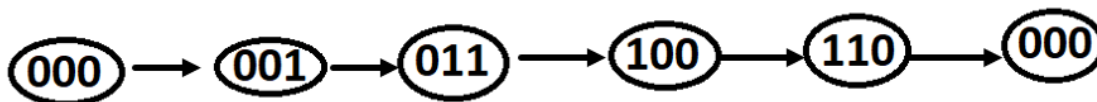


CIRUITOS DIGITAIS I - SEGUNDA AVALIAÇÃO 2020.2

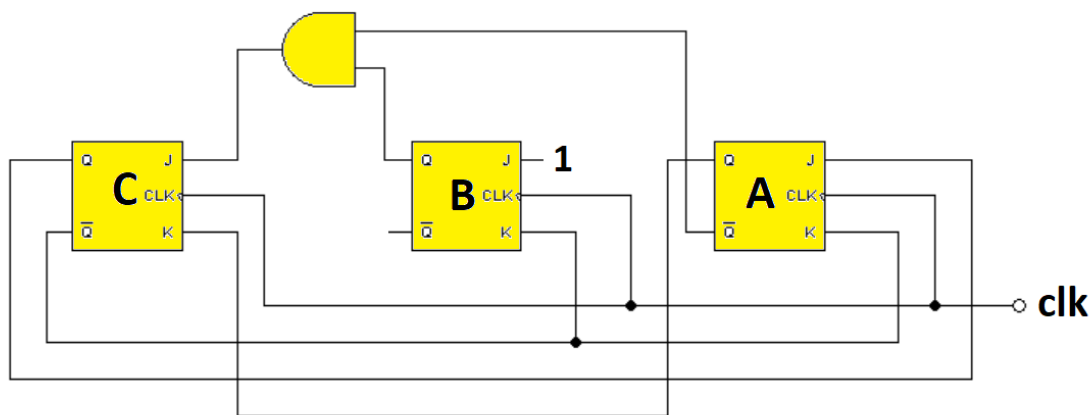
Aluno(a) _____ Data _____

A Solução desta deve ser enviada como um arquivo PROVA2.pdf para labsdg@hotmail.com

- 1- Elaborar, usando flipflops tipo JK, todas as etapas de projeto mínimo de um circuito sequencial síncrono, para a seguinte sequência de estados: Enumere as saídas dos flipflops como (CBA, sendo C o MSB).



- 2- Elaborar a **Tabela de Teste de Estados** e o respectivo **Diagrama de Transição de Estados**, completos, para o circuito abaixo:



- 3- Modificar o circuito abaixo, com o mínimo de portas lógicas, para mostrar ao usuário, apenas os números: **3, 4, 5, 6 e 7**. Considerar Q_2 como o MSB.

