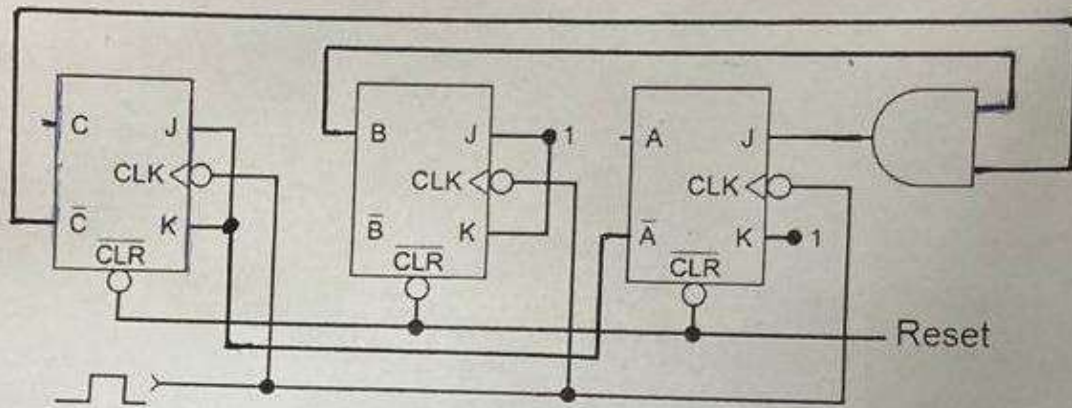


1)- Desenvolver, usando flipflop tipo JK, todas as etapas de um projeto mínimo, para o circuito digital síncrono que gera na sua saída as transições de estados indicadas abaixo:

$0 \rightarrow 1 \rightarrow 2 \rightarrow 4 \rightarrow 5 \rightarrow 0$

2)- Analisar o circuito digital da figura abaixo, elaborando a **Tabela de Teste de Estados** e o respectivo **Diagrama de Transição de Estados**.



3)- Elaborar um circuito digital síncrono, com o mínimo de lógica, para realizar as mudanças de estados do **Diagrama de Transição** da figura abaixo:

