

CIRCUITOS DIGITAIS I - SEGUNDA AVALIAÇÃO 2022.1

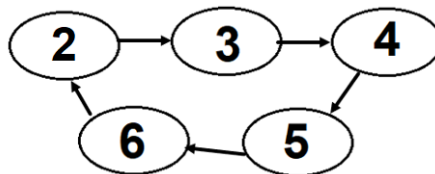
Aluno(a) _____ Data _____

A Solução desta Avaliação deve ser enviada como um ÚNICO arquivo.pdf para labsdg@hotmail.com

1- Desenvolver todas as etapas de projeto de um Circuito Combinacional **Conversor de Código**, com o mínimo de portas lógicas, para converter o código binário puro $B_2B_1B_0$ no código **ZEVIG**, seguindo a tabela abaixo:

$B_2B_1B_0$	Z	E	V	I	G
000	0	0	0	1	1
001	1	1	1	1	0
010	1	0	0	0	1
011	0	1	1	0	1
100	1	0	1	1	0
101	0	1	0	1	0
110	0	1	1	0	0
111	1	1	0	0	1

2- Implementar um **Circuito Contador Assíncrono**, módulo cinco, com a seguinte sequência de contagem:



3- Desenvolver todas as *etapas do projeto mínimo* de um **Circuito Contador Síncrono**, módulo cinco, com a seguinte sequência de contagem:

