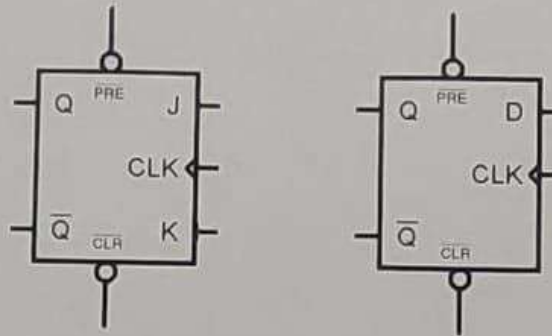


IMPORTANTE: Em qualquer desenvolvimento, de qualquer questão, desta prova, os valores lógicos de variáveis devem ser: VERDADEIRO= 1 e FALSO= 0 seguindo o padrão do Livro Texto.
Blocos Lógicos disponíveis:



- 1- Usando FlipFlops tipo JK, desenvolver todas as etapas de projeto mínimo de um contador síncrono que apresenta a sequência de contagem: $0 \rightarrow 1 \rightarrow 6 \rightarrow 5 \rightarrow 7 \rightarrow 0$.

- 2- Analisar o circuito digital da Figura-1 através de uma **Tabela de Teste de Estados**, completa, e elaborar o respectivo **Diagrama de Transição de Estados**, completo.

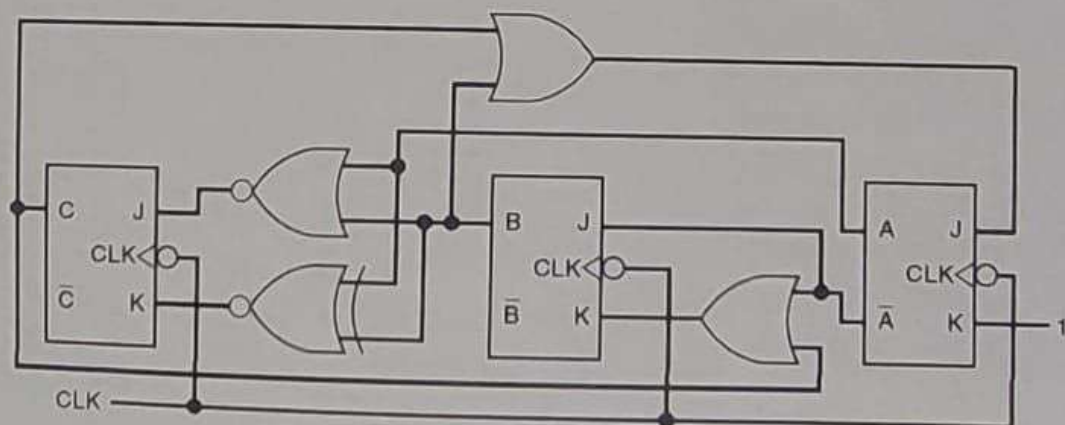


Figura-1

- 3- Desenvolver, com o mínimo de FlipFlops e portas lógicas, um circuito, **completo**, para o sequenciador da Figura-2.

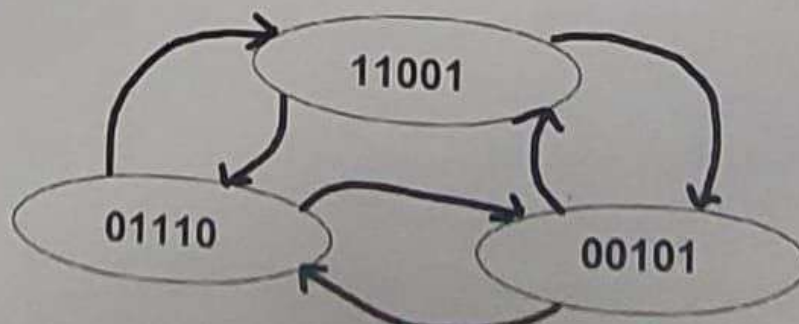


Figura-2