UFMA DFINE

			_
UNIVERSIDADE	FEDERAL	DO	MARANHÃO

Disciplina: Arquitetura de Computadores	Data:	
Professor: Alexandre Oliveira		
Discente: Gliffinh Bonia nortinenta	Matrícula:	i
Curso: Ciência da Computação	Semestre: 101(14	i

Orientações gerais

- 1- Sua avaliação consta de 5 questões, somando 10 pontos. É proibido utilizar consultas ou calculadora
- 2- A posse de celular durante a avaliação será entendida como cola, independentemente do uso.
- 3- Respostas sem justificativas ou que não incluam os cálculos necessários não serão consideradas.
- 4- O professor não irá tirar dúvidas do conteúdo durante a avaliação. Interpretação faz parte da mesma.
 - 1 Considerando o código a seguir e o resultado da operação add %rcx, %rbx, explique a saída obtida quando [???INPUT???] for substituído pelo número 1 ou número -1 respectivamente.

```
intel syntax
 .global main
  .strina "Bomb!!!"
main
  push %rbp
  mov %rbp, %rsp
  sub %rsp, 32
  mov %rcx, 0x7FFFFFFFFFFFF
  mov %rbx, [???INPUT???] ; substitua [???INPUT???] por 1 e -1 respectivamente
 add %rcx, %rbx
 jo look
  mov %rcx, 0x60
 imp exit
look:
 mov %rcx, 0x61
  mov %edi, OFFSET FLAT:.LC2
mov %eax, 0
  call puts
  mov %rdi, %rcx
  mov %rax, 60
  syscall
```

2- Seja o programa em linguagem de máquina contendo as seguintes instruções representadas por opcodes de 16 bits armazenados em endereços de RAM a partir de 300

```
300:1310
301:5311
302:2311
303:3000
304:0000
305:0000
306:0000
307:0000
308:0000
309:0000
310:f f f a
311: fff c
```

São opcodes

- 0001 = LOA @end: Carrega AC com o dado armazendo em @end
- 0010 = STO @end: Armazena AC com o dado armazenado em @end
- 0101 = ADD @end: Adiciona dado armazendo em @end ao conteúdo de AC
- 0011 = HLT: finaliza o programa
- a) Explique o funcionamento do programa, incluindo os dados resultantes, código equivalente em linguagem de alto nível (Linguagem
- b) Se a máquina em questão tiver memória segmentada para dados (registrador DS) e código (registrador CS), como seria a composição do endereço resultante a partir de @end e o registrador de segmento (modo de endereçamento por deslocamento)? Qual o endereço armazenado no registrador PC uma vez que CS=0X300?
- 3 Explique as técnicas E/S dirigida por interrupção e Acesso Direto à Memória, destacando: a) elementos similares em ambas as técnicas; b) elementos diferentes; c) vantagem de uma sobre a outra
- 4- O que é Penalidade por Desvio em um sistema de pipeline?
- 5 Por que a busca antecipada (prefetch) precisa aproveitar ciclos de memória não utilizados para buscar a próxima instrução e colocá-la no buffer? O que ocorre se durante o prefetch ocorre um cache missing?