累计13w人学习

立即查看▶



中国大学MOOC

课程▼

学校 慕课堂

下载APP

搜索感兴趣的课程



我的学校云

个人中



电工技术与电子技术(二)(电工学下) 国家精品

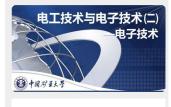
♣ 申请认证证书

评价课程

我的学习时长



王香婷、徐瑞东、刘玉英、戴新联、张晓春、张林、芦楠楠、贺新民



公告

评分标准

课件

测验与作业

考试

讨论区







微信提醒课程进度



扫码下载 APP

帮助中心

触发器和时序逻辑电路单元测验

€返回

本次得分为: 16.00/16.00, 本次测试的提交时间为: 2020-11-14, 如果你认为本次测试成绩不理想, 你可以选择 再做一次。

单选 (2分) 时序逻辑电路与组合逻辑电路的主要区别是()。

得分/总分

- A. 不确定
- B. 时序电路没有记忆功能,组合电路有记忆功能
- C. 时序电路只能计数,而组合电路只能寄存
- D. 时序电路具有记忆功能,组合电路则没有记忆功能

****2 00/2 00

正确答案: D 你选对了

2 单选 (2分) 触发器按其工作状态是否稳定可分为(

得分/总分

- A. 主从型触发器,维持阻塞型触发器
- B. RS触发器, JK触发器, D触发器, T触发器
- C. 多谐振荡器器,单稳态触发器
- D. 双稳态触发器,单稳态触发器,无稳态触发器

12.00/2.00

正确答案: D 你选对了

- 单选 (2分) 同步计数器和异步计数器的不同点是(

得分/总分

- A. 前者由JK 端接受计数信号,后者则由时钟脉冲端接受计数信号
- B. 前者各触发器是同步进位的,后者则不同步

12.00/2.00

- C. 前者计数慢,后者计数快
- D. 时钟脉冲不同时加到各触发器的 CP 端

正确答案: B 你选对了

- 单选 (2分) 当 $S_D = R_D = "1"$, J = K = "0" 时,C脉冲来到后JK触发器()。
- 得分/总分

- O A. "0" 态
- B. 计数翻转
- C. 保持原状态

12.00/2.00

O D. "1" 态

正确答案: C 你选对了

单选 (2分) 计数器如图所示,原状态 Q_1Q_0 为"10",当送入一个C脉冲后的新状态 Q_1Q_0 为()。

得分/总分



