

2K0300 引脚复用配置与中断分配

1.3 芯片引脚复用关系

各信号引脚的功能复用关系如下表所示：

表 1- 1 芯片引脚复用关系

芯片引脚	GPIO 复用	主功能复用	第一复用	第二复用
LCD_CLK	GPIO00	lcd_clk	-	-
LCD_VSYNC	GPIO01	lcd_vsync	-	liao[0]
LCD_HSYNC	GPIO02	lcd_hsync	-	liao[1]
LCD_EN	GPIO03	lcd_en	-	liao[2]
LCD_DAT_B0	GPIO04	lcd_dat_b[0]	-	liao[3]
LCD_DAT_B1	GPIO05	lcd_dat_b[1]	-	liao[4]
LCD_DAT_B2	GPIO06	lcd_dat_b[2]	-	liao[5]
LCD_DAT_B3	GPIO07	lcd_dat_b[3]	-	liao[6]

芯片引脚	GPIO 复用	主功能复用	第一复用	第二复用
LCD_DAT_B4	GPIO08	lcd_dat_b[4]	-	lioa[7]
LCD_DAT_B5	GPIO09	lcd_dat_b[5]	-	lioa[8]
LCD_DAT_B6	GPIO10	lcd_dat_b[6]	-	lioa[9]
LCD_DAT_B7	GPIO11	lcd_dat_b[7]	-	lioa[10]
LCD_DAT_G0	GPIO12	lcd_dat_g[0]	-	lioa[11]
LCD_DAT_G1	GPIO13	lcd_dat_g[1]	-	lioa[12]
LCD_DAT_G2	GPIO14	lcd_dat_g[2]	-	lioa[13]
LCD_DAT_G3	GPIO15	lcd_dat_g[3]	-	lioa[14]
LCD_DAT_G4	GPIO16	lcd_dat_g[4]	-	lioa[15]
LCD_DAT_G5	GPIO17	lcd_dat_g[5]	-	lioa[16]
LCD_DAT_G6	GPIO18	lcd_dat_g[6]	-	lioa[17]
LCD_DAT_G7	GPIO19	lcd_dat_g[7]	-	lioa[18]
LCD_DAT_R0	GPIO20	lcd_dat_r[0]	-	lioa[19]
LCD_DAT_R1	GPIO21	lcd_dat_r[1]	-	lioa[20]
LCD_DAT_R2	GPIO22	lcd_dat_r[2]	-	lioa[21]
LCD_DAT_R3	GPIO23	lcd_dat_r[3]	-	lioa[22]
LCD_DAT_R4	GPIO24	lcd_dat_r[4]	-	liocsn[0]
LCD_DAT_R5	GPIO25	lcd_dat_r[5]	-	liocsn[1]
LCD_DAT_R6	GPIO26	lcd_dat_r[6]	-	liowrn
LCD_DAT_R7	GPIO27	lcd_dat_r[7]	-	liordn
GMACO_RX_CTL	GPIO28	gmac0_rx_ctl	-	tim1_ch1
GMACO_RX0	GPIO29	gmac0_rx[0]	-	tim1_ch2
GMACO_RX1	GPIO30	gmac0_rx[1]	-	tim1_ch3
GMACO_RX2	GPIO31	gmac0_rx[2]	-	tim1_ch1n
GMACO_RX3	GPIO32	gmac0_rx[3]	-	tim1_ch2n
GMACO_TX_CTL	GPIO33	gmac0_tx_ctl	-	tim1_ch3n
GMACO_TX0	GPIO34	gmac0_tx[0]	-	tim2_ch1
GMACO_TX1	GPIO35	gmac0_tx[1]	-	tim2_ch2
GMACO_TX2	GPIO36	gmac0_tx[2]	can_rx[0]	tim2_ch3
GMACO_TX3	GPIO37	gmac0_tx[3]	can_tx[0]	-
GMACO_MDCK	GPIO38	gmac0_mdck	can_rx[1]	-
GMACO_MDIO	GPIO39	gmac0_mdio	can_tx[1]	-
UART0_RX	GPIO40	uart0_rx	gmac0_ptp_trig	lio_data[0]
UART0_TX	GPIO41	uart0_tx	gmac0_ptp_pps	lio_data[1]
UART1_RX	GPIO42	uart1_rx	gmac1_ptp_trig	lio_data[2]
UART1_TX	GPIO43	uart1_tx	gmac1_ptp_pps	lio_data[3]
UART2_TX	GPIO44	uart2_tx	gmac1_rx_ctl	lio_data[4]
UART2_RX	GPIO45	uart2_rx	gmac1_rx[0]	lio_data[5]
UART3_TX	GPIO46	uart3_tx	gmac1_rx[1]	lio_data[6]
UART3_RX	GPIO47	uart3_rx	gmac1_rx[2]	lio_data[7]
I2C0_SCL	GPIO48	i2c_scl[0]	gmac1_rx[3]	lio_data[8]
I2C0_SDA	GPIO49	i2c_sda[0]	gmac1_tx_ctl	lio_data[9]
I2C1_SCL	GPIO50	i2c_scl[1]	gmac1_tx[0]	lio_data[10]
I2C1_SDA	GPIO51	i2c_sda[1]	gmac1_tx[1]	lio_data[11]
I2C2_SCL	GPIO52	i2c_scl[2]	gmac1_tx[2]	lio_data[12]
I2C2_SDA	GPIO53	i2c_sda[2]	gmac1_tx[3]	lio_data[13]
I2C3_SCL	GPIO54	i2c_scl[3]	gmac1_mdck	lio_data[14]
I2C3_SDA	GPIO55	i2c_sda[3]	gmac1_mdio	lio_data[15]

芯片引脚	GPIO 复用	主功能复用	第一复用	第二复用
SPIO_CLK	GPIO56	spi0_clk	-	can_rx[2]
SPIO_MISO	GPIO57	spi0_miso	-	can_tx[2]
SPIO_MOSI	GPIO58	spi0_mosi	-	can_rx[3]
SPIO_CS	GPIO59	spi0_cs[0]	-	can_tx[3]
SPI1_CLK	GPIO60	spi1_clk	i2c_scl[0]	uart0_rts
SPI1_MISO	GPIO61	spi1_miso	i2c_sda[0]	uart0_cts
SPI1_MOSI	GPIO62	spi1_mosi	i2c_scl[1]	uart0_dsr
SPI1_CS	GPIO63	spi1_cs[0]	i2c_sda[1]	uart0_dtr
SPI2_CLK	GPIO64	spi_sck[0]	pwm[0]	uart0_dcd
SPI2_MISO	GPIO65	spi_miso[0]	pwm[1]	uart0_ri
SPI2_MOSI	GPIO66	spi_mosi[0]	pwm[2]	uart1_rts
SPI2_CS	GPIO67	spi_ss[0]	pwm[3]	uart1_cts
CANO_RX	GPIO68	can_rx[0]	spi0_cs[1]	uart1_dsr
CANO_TX	GPIO69	can_tx[0]	spi0_cs[2]	uart1_dtr
CAN1_RX	GPIO70	can_rx[1]	spi0_cs[3]	uart1_dcd
CAN1_TX	GPIO71	can_tx[1]	-	uart1_ri
CAN2_RX	GPIO72	can_rx[2]	sdiol_d[4]	gmac0_col
CAN2_TX	GPIO73	can_tx[2]	sdiol_d[5]	gmac0_crs
CAN3_RX	GPIO74	can_rx[3]	sdiol_d[6]	gmac1_col
CAN3_TX	GPIO75	can_tx[3]	sdiol_d[7]	gmac1_crs
I2S_MCLK	GPIO76	i2s_mclk	tim1_ch4	-
I2S_BCLK	GPIO77	i2s_bclk	tim2_ch4	-
I2S_LR	GPIO78	i2s_lr	atim_etr	spi1_cs[1]
I2S_DI	GPIO79	i2s_datai	gtim_etr	spi1_cs[2]
I2S_DO	GPIO80	i2s_datao	tim1_breakin	spi1_cs[3]
TIM1_CH1	GPIO81	tim1_ch1	-	-
TIM1_CH2	GPIO82	tim1_ch2	spi_sck[1]	i2c_scl[2]
TIM1_CH3	GPIO83	tim1_ch3	spi_miso[1]	i2c_sda[2]
TIM1_CH1N	GPIO84	tim1_ch1n	spi_mosi[1]	i2c_scl[3]
TIM1_CH2N	GPIO85	tim1_ch2n	spi_ss[1]	i2c_sda[3]
TIM1_CH3N	GPIO86	tim1_ch3n	sdiol_d[4]	pwm[0]
TIM2_CH1	GPIO87	tim2_ch1	sdiol_d[5]	pwm[1]
TIM2_CH2	GPIO88	tim2_ch2	sdiol_d[6]	pwm[2]
TIM2_CH3	GPIO89	tim2_ch3	sdiol_d[7]	pwm[3]
SDIO0_CLK	GPIO90	sdio0_clk	-	-
SDIO0_CMD	GPIO91	sdio0_cmd	-	-
SDIO0_D0	GPIO92	sdio0_d[0]	can_rx[0]	uart0_rx
SDIO0_D1	GPIO93	sdio0_d[1]	can_tx[0]	uart0_tx
SDIO0_D2	GPIO94	sdio0_d[2]	can_rx[1]	uart1_rx
SDIO0_D3	GPIO95	sdio0_d[3]	can_tx[1]	uart1_tx
SDIO0_D4	GPIO96	sdio0_d[4]	can_rx[2]	uart2_tx
SDIO0_D5	GPIO97	sdio0_d[5]	can_tx[2]	uart2_rx
SDIO0_D6	GPIO98	sdio0_d[6]	can_rx[3]	uart3_tx
SDIO0_D7	GPIO99	sdio0_d[7]	can_tx[3]	uart3_rx
SDIO1_CLK	GPIO100	sdiol_clk	-	-
SDIO1_CMD	GPIO101	sdiol_cmd	tim1_ch4	-
SDIO1_D0	GPIO102	sdiol_d[0]	tim2_ch4	pwm[0]
SDIO1_D1	GPIO103	sdiol_d[1]	atim_etr	pwm[1]

芯片引脚	GPIO 复用	主功能复用	第一复用	第二复用
SDIO1_D2	GPIO104	sdiol_d[2]	gtim_etr	pwm[2]
SDIO1_D3	GPIO105	sdiol_d[3]	tim1_breakin	pwm[3]

注：除芯片启动相关的引脚(SPI0/eMMC0 在相应启动模式下对应引脚为主功能)外，以上复用引脚上电默认状态都复用为 GPIO 功能，其中 GPIO0~63 默认为输入状态，GPIO64~105 默认为输出低电平状态。

3.4.31 GPIO 复用配置寄存器 0

GPIO0~15复用配置寄存器。

寄存器地址：0x16000490。

表 3- 36 GPIO 复用配置寄存器 0

位域	名称	访问	缺省值	描述
31:30	GPIO15_MUX	RW	0x0	GPIO15引脚复用配置： 00：复用为GPIO15； 01：第一复用； 10：第二复用； 11：引脚主功能。
29:28	GPIO14_MUX	RW	0x0	GPIO14引脚复用配置： 00：复用为GPIO14； 01：第一复用； 10：第二复用； 11：引脚主功能。
27:26	GPIO13_MUX	RW	0x0	GPIO13引脚复用配置： 00：复用为GPIO13； 01：第一复用； 10：第二复用； 11：引脚主功能。
25:24	GPIO12_MUX	RW	0x0	GPIO12引脚复用配置： 00：复用为GPIO12； 01：第一复用； 10：第二复用； 11：引脚主功能。
23:22	GPIO11_MUX	RW	0x0	GPIO11引脚复用配置： 00：复用为GPIO11； 01：第一复用； 10：第二复用； 11：引脚主功能。
21:20	GPIO10_MUX	RW	0x0	GPIO10引脚复用配置： 00：复用为GPIO10； 01：第一复用； 10：第二复用； 11：引脚主功能。
19:18	GPIO09_MUX	RW	0x0	GPIO09引脚复用配置： 00：复用为GPIO09； 01：第一复用； 10：第二复用； 11：引脚主功能。
17:16	GPIO08_MUX	RW	0x0	GPIO08引脚复用配置： 00：复用为GPIO08； 01：第一复用； 10：第二复用； 11：引脚主功能。
15:14	GPIO07_MUX	RW	0x0	GPIO07引脚复用配置： 00：复用为GPIO07； 01：第一复用； 10：第二复用； 11：引脚主功能。
13:12	GPIO06_MUX	RW	0x0	GPIO06引脚复用配置： 00：复用为GPIO06； 01：第一复用； 10：第二复用； 11：引脚主功能。
11:10	GPIO05_MUX	RW	0x0	GPIO05引脚复用配置： 00：复用为GPIO05； 01：第一复用； 10：第二复用； 11：引脚主功能。
9:8	GPIO04_MUX	RW	0x0	GPIO04引脚复用配置： 00：复用为GPIO04； 01：第一复用；

				10: 第二复用; 11: 引脚主功能。
7:6	GPIO03_MUX	RW	0x0	GPIO03引脚复用配置: 00: 复用为GPIO03; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
5:4	GPIO02_MUX	RW	0x0	GPIO02引脚复用配置: 00: 复用为GPIO02; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
3:2	GPIO01_MUX	RW	0x0	GPIO01引脚复用配置: 00: 复用为GPIO01; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
1:0	GPIO00_MUX	RW	0x0	GPIO00引脚复用配置: 00: 复用为GPIO00; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。

3.4.32 GPIO 复用配置寄存器 1

GPIO16~31复用配置寄存器。

寄存器地址: 0x16000494。

表 3- 37 GPIO 复用配置寄存器 1

位域	名称	访问	缺省值	描述
31:30	GPIO31_MUX	RW	0x0	GPIO31引脚复用配置: 00: 复用为GPIO31; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
29:28	GPIO30_MUX	RW	0x0	GPIO30引脚复用配置: 00: 复用为GPIO30; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
27:26	GPIO29_MUX	RW	0x0	GPIO29引脚复用配置: 00: 复用为GPIO29; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
25:24	GPIO28_MUX	RW	0x0	GPIO28引脚复用配置: 00: 复用为GPIO28; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
23:22	GPIO27_MUX	RW	0x0	GPIO27引脚复用配置: 00: 复用为GPIO27; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
21:20	GPIO26_MUX	RW	0x0	GPIO26引脚复用配置: 00: 复用为GPIO26; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
19:18	GPIO25_MUX	RW	0x0	GPIO25引脚复用配置: 00: 复用为GPIO25; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
17:16	GPIO24_MUX	RW	0x0	GPIO24引脚复用配置: 00: 复用为GPIO24; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
15:14	GPIO23_MUX	RW	0x0	GPIO23引脚复用配置: 00: 复用为GPIO23; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
13:12	GPIO22_MUX	RW	0x0	GPIO22引脚复用配置: 00: 复用为GPIO22; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
11:10	GPIO21_MUX	RW	0x0	GPIO21引脚复用配置: 00: 复用为GPIO21; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
9:8	GPIO20_MUX	RW	0x0	GPIO20引脚复用配置: 00: 复用为GPIO20; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
7:6	GPIO19_MUX	RW	0x0	GPIO19引脚复用配置:

				00: 复用为GPIO19; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
5:4	GPIO18_MUX	RW	0x0	GPIO18引脚复用配置: 00: 复用为GPIO18; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
3:2	GPIO17_MUX	RW	0x0	GPIO17引脚复用配置: 00: 复用为GPIO17; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
1:0	GPIO16_MUX	RW	0x0	GPIO16引脚复用配置: 00: 复用为GPIO16; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。

3.4.33 GPIO 复用配置寄存器 2

GPIO32~47复用配置寄存器。

寄存器地址: 0x16000498。

表 3- 38 GPIO 复用配置寄存器 2

位域	名称	访问	缺省值	描述
31:30	GPIO47_MUX	RW	0x0	GPIO47引脚复用配置: 00: 复用为GPIO47; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
29:28	GPIO46_MUX	RW	0x0	GPIO46引脚复用配置: 00: 复用为GPIO46; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
27:26	GPIO45_MUX	RW	0x0	GPIO45引脚复用配置: 00: 复用为GPIO45; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
25:24	GPIO44_MUX	RW	0x0	GPIO44引脚复用配置: 00: 复用为GPIO44; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
23:22	GPIO43_MUX	RW	0x0	GPIO43引脚复用配置: 00: 复用为GPIO43; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
21:20	GPIO42_MUX	RW	0x0	GPIO42引脚复用配置: 00: 复用为GPIO42; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
19:18	GPIO41_MUX	RW	0x0	GPIO41引脚复用配置: 00: 复用为GPIO41; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
17:16	GPIO40_MUX	RW	0x0	GPIO40引脚复用配置: 00: 复用为GPIO40; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
15:14	GPIO39_MUX	RW	0x0	GPIO39引脚复用配置: 00: 复用为GPIO39; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
13:12	GPIO38_MUX	RW	0x0	GPIO38引脚复用配置: 00: 复用为GPIO38; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
11:10	GPIO37_MUX	RW	0x0	GPIO37引脚复用配置: 00: 复用为GPIO37; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
9:8	GPIO36_MUX	RW	0x0	GPIO36引脚复用配置: 00: 复用为GPIO36; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
7:6	GPIO35_MUX	RW	0x0	GPIO35引脚复用配置: 00: 复用为GPIO35; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。

5:4	GPIO34_MUX	RW	0x0	GPIO34引脚复用配置： 00：复用为GPIO34；01：第一复用； 10：第二复用； 11：引脚主功能。
3:2	GPIO33_MUX	RW	0x0	GPIO33引脚复用配置： 00：复用为GPIO33；01：第一复用； 10：第二复用； 11：引脚主功能。
1:0	GPIO32_MUX	RW	0x0	GPIO32引脚复用配置： 00：复用为GPIO32；01：第一复用； 10：第二复用； 11：引脚主功能。

3.4.34 GPIO 复用配置寄存器 3

GPIO48~63复用配置寄存器。

寄存器地址：0x1600049c。

表 3- 39 GPIO 复用配置寄存器 3

位域	名称	访问	缺省值	描述
31:30	GPIO63_MUX	RW	0x0	GPIO63引脚复用配置： 00：复用为GPIO63；01：第一复用； 10：第二复用； 11：引脚主功能。
29:28	GPIO62_MUX	RW	0x0	GPIO62引脚复用配置： 00：复用为GPIO62；01：第一复用； 10：第二复用； 11：引脚主功能。
27:26	GPIO61_MUX	RW	0x0	GPIO61引脚复用配置： 00：复用为GPIO61；01：第一复用； 10：第二复用； 11：引脚主功能。
25:24	GPIO60_MUX	RW	0x0	GPIO60引脚复用配置： 00：复用为GPIO60；01：第一复用； 10：第二复用； 11：引脚主功能。
23:22	GPIO59_MUX	RW	0x0	GPIO59引脚复用配置： 00：复用为GPIO59；01：第一复用； 10：第二复用； 11：引脚主功能。
21:20	GPIO58_MUX	RW	0x0	GPIO58引脚复用配置： 00：复用为GPIO58；01：第一复用； 10：第二复用； 11：引脚主功能。
19:18	GPIO57_MUX	RW	0x0	GPIO57引脚复用配置： 00：复用为GPIO57；01：第一复用； 10：第二复用； 11：引脚主功能。
17:16	GPIO56_MUX	RW	0x0	GPIO56引脚复用配置： 00：复用为GPIO56；01：第一复用； 10：第二复用； 11：引脚主功能。
15:14	GPIO55_MUX	RW	0x0	GPIO55引脚复用配置： 00：复用为GPIO55；01：第一复用； 10：第二复用； 11：引脚主功能。
13:12	GPIO54_MUX	RW	0x0	GPIO54引脚复用配置： 00：复用为GPIO54；01：第一复用； 10：第二复用； 11：引脚主功能。
11:10	GPIO53_MUX	RW	0x0	GPIO53引脚复用配置： 00：复用为GPIO53；01：第一复用； 10：第二复用； 11：引脚主功能。
9:8	GPIO52_MUX	RW	0x0	GPIO52引脚复用配置： 00：复用为GPIO52；01：第一复用； 10：第二复用； 11：引脚主功能。
7:6	GPIO51_MUX	RW	0x0	GPIO51引脚复用配置： 00：复用为GPIO51；01：第一复用； 10：第二复用； 11：引脚主功能。
5:4	GPIO50_MUX	RW	0x0	GPIO50引脚复用配置： 00：复用为GPIO49；01：第一复用；

				10: 第二复用; 11: 引脚主功能。
3:2	GPIO49_MUX	RW	0x0	GPIO49引脚复用配置: 00: 复用为GPIO48; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
1:0	GPIO48_MUX	RW	0x0	GPIO48引脚复用配置: 00: 复用为GPIO47; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。

3.4.35 GPIO 复用配置寄存器 4

GPIO64~79复用配置寄存器。

寄存器地址: 0x160004a0。

表 3- 40 GPIO 复用配置寄存器 4

位域	名称	访问	缺省值	描述
31:30	GPIO79_MUX	RW	0x0	GPIO79引脚复用配置: 00: 复用为GPIO79; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
29:28	GPIO78_MUX	RW	0x0	GPIO78引脚复用配置: 00: 复用为GPIO78; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
27:26	GPIO77_MUX	RW	0x0	GPIO77引脚复用配置: 00: 复用为GPIO77; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
25:24	GPIO76_MUX	RW	0x0	GPIO76引脚复用配置: 00: 复用为GPIO76; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
23:22	GPIO75_MUX	RW	0x0	GPIO75引脚复用配置: 00: 复用为GPIO75; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
21:20	GPIO74_MUX	RW	0x0	GPIO74引脚复用配置: 00: 复用为GPIO74; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
19:18	GPIO73_MUX	RW	0x0	GPIO73引脚复用配置: 00: 复用为GPIO73; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
17:16	GPIO72_MUX	RW	0x0	GPIO72引脚复用配置: 00: 复用为GPIO72; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
15:14	GPIO71_MUX	RW	0x0	GPIO71引脚复用配置: 00: 复用为GPIO71; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
13:12	GPIO70_MUX	RW	0x0	GPIO70引脚复用配置: 00: 复用为GPIO70; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
11:10	GPIO69_MUX	RW	0x0	GPIO69引脚复用配置: 00: 复用为GPIO69; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
9:8	GPIO68_MUX	RW	0x0	GPIO68引脚复用配置: 00: 复用为GPIO68; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
7:6	GPIO67_MUX	RW	0x0	GPIO67引脚复用配置: 00: 复用为GPIO67; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
5:4	GPIO66_MUX	RW	0x0	GPIO66引脚复用配置: 00: 复用为GPIO66; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
3:2	GPIO65_MUX	RW	0x0	GPIO65引脚复用配置:

				00: 复用为GPIO65; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
1:0	GPIO64_MUX	RW	0x0	GPIO64引脚复用配置: 00: 复用为GPIO64; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。

3.4.36 GPIO 复用配置寄存器 5

GPIO80~95复用配置寄存器。

寄存器地址: 0x160004a4。

表 3- 41 GPIO 复用配置寄存器 5

位域	名称	访问	缺省值	描述
31:30	GPIO95_MUX	RW	0x0	GPIO95引脚复用配置: 00: 复用为GPIO95; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
29:28	GPIO94_MUX	RW	0x0	GPIO94引脚复用配置: 00: 复用为GPIO94; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
27:26	GPIO93_MUX	RW	0x0	GPIO93引脚复用配置: 00: 复用为GPIO93; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
25:24	GPIO92_MUX	RW	0x0	GPIO92引脚复用配置: 00: 复用为GPIO92; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
23:22	GPIO91_MUX	RW	0x0	GPIO91引脚复用配置: 00: 复用为GPIO91; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
21:20	GPIO90_MUX	RW	0x0	GPIO90引脚复用配置: 00: 复用为GPIO90; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
19:18	GPIO89_MUX	RW	0x0	GPIO89引脚复用配置: 00: 复用为GPIO89; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
17:16	GPIO88_MUX	RW	0x0	GPIO88引脚复用配置: 00: 复用为GPIO88; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
15:14	GPIO87_MUX	RW	0x0	GPIO87引脚复用配置: 00: 复用为GPIO87; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
13:12	GPIO86_MUX	RW	0x0	GPIO86引脚复用配置: 00: 复用为GPIO86; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
11:10	GPIO85_MUX	RW	0x0	GPIO85引脚复用配置: 00: 复用为GPIO85; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
9:8	GPIO84_MUX	RW	0x0	GPIO84引脚复用配置: 00: 复用为GPIO84; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
7:6	GPIO83_MUX	RW	0x0	GPIO83引脚复用配置: 00: 复用为GPIO83; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
5:4	GPIO82_MUX	RW	0x0	GPIO82引脚复用配置: 00: 复用为GPIO82; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。
3:2	GPIO81_MUX	RW	0x0	GPIO81引脚复用配置: 00: 复用为GPIO81; 01: 第一复用; 10: 第二复用; 11: 引脚主功能。

1:0	GPIO80_MUX	RW	0x0	GPIO80引脚复用配置： 00：复用为GPIO80；01：第一复用； 10：第二复用； 11：引脚主功能。
-----	------------	----	-----	--

3.4.37 GPIO 复用配置寄存器 6

GPIO96~111复用配置寄存器。

寄存器地址：0x160004a8。

表 3- 42 GPIO 复用配置寄存器 6

位域	名称	访问	缺省值	描述
31:20	reserved	RO	0x0	-
19:18	GPIO105_MUX	RW	0x0	GPIO105引脚复用配置： 00：复用为GPIO105；01：第一复用； 10：第二复用； 11：引脚主功能。
17:16	GPIO104_MUX	RW	0x0	GPIO104引脚复用配置： 00：复用为GPIO104；01：第一复用； 10：第二复用； 11：引脚主功能。
15:14	GPIO103_MUX	RW	0x0	GPIO103引脚复用配置： 00：复用为GPIO103；01：第一复用； 10：第二复用； 11：引脚主功能。
13:12	GPIO102_MUX	RW	0x0	GPIO102引脚复用配置： 00：复用为GPIO102；01：第一复用； 10：第二复用； 11：引脚主功能。
11:10	GPIO101_MUX	RW	0x0	GPIO101引脚复用配置： 00：复用为GPIO101；01：第一复用； 10：第二复用； 11：引脚主功能。
9:8	GPIO100_MUX	RW	0x0	GPIO100引脚复用配置： 00：复用为GPIO100；01：第一复用； 10：第二复用； 11：引脚主功能。
7:6	GPIO99_MUX	RW	0x0	GPIO99引脚复用配置： 00：复用为GPIO99；01：第一复用； 10：第二复用； 11：引脚主功能。
5:4	GPIO98_MUX	RW	0x0	GPIO98引脚复用配置： 00：复用为GPIO98；01：第一复用； 10：第二复用； 11：引脚主功能。
3:2	GPIO97_MUX	RW	0x0	GPIO97引脚复用配置： 00：复用为GPIO97；01：第一复用； 10：第二复用； 11：引脚主功能。
1:0	GPIO96_MUX	RW	0x0	GPIO96引脚复用配置： 00：复用为GPIO96；01：第一复用； 10：第二复用； 11：引脚主功能。

龙芯2K0300芯片中断分为传统、扩展中断方式。

传统中断方式最多支持64个中断源，以统一方式进行管理，如下图所示，任意一个IO中断源可以被配置为是否使能、触发的方式、以及被路由的目标处理器核中断脚。

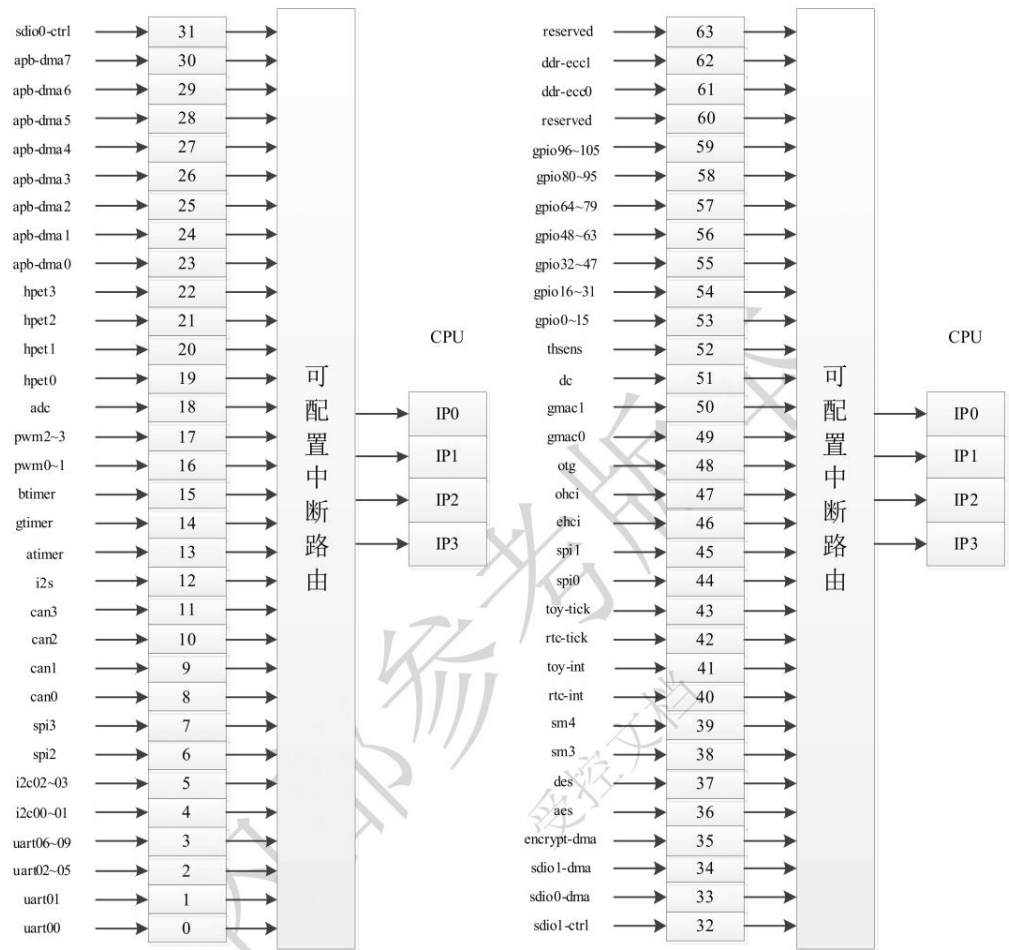


图3- 2 龙芯 2K0300 传统中断路由示意图

龙芯2K0300主系统除了支持上述传统IO中断方式外，还增加了扩展IO中断方式，即：将2K0300芯片中所有IO设备中断，全部映射至全新的扩展IO中断向量，并增加相应扩展中断使能、中断状态、中断清除及路由等功能。该扩展IO中断向量最多支持128个IO设备，IO设备与扩展中断号对应关系如下图所示，该扩展中断可独立于传统IO中断处理方式之外，填补原传统IO中断方式仅64个有限中断源的处理限制，提升IO中断使用的灵活性。

