

Symbol	Code	Codewortlänge
x_0	$\underline{c}_0 = (10)$	$\ell_0 = 2 \text{ Bit}$
x_1	$\underline{c}_1 = (110)$	$\ell_1 = 3 \text{ Bit}$
x_2	$\underline{c}_2 = (1110)$	$\ell_2 = 4 \text{ Bit}$

$$20 \cdot \log_{10}(2) \approx 6.02 \text{ dB}$$

Verlustbehaftete Codierung

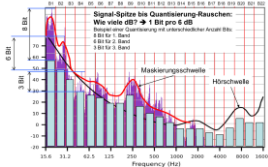
- Ausnutzung der Menschlichen Hörschwelle
- Ausnutzung des Maskierungs-Effekts
- Zeitliche Maskierung
- Spektrale Maskierung



Sub-Band Coding

- Das Audiosignal wird in mehrere Frequenzbänder (Sub-Bänder) aufgeteilt.
- Jedes Sub-Band wird separat quantisiert und kodiert.
- Ermöglicht eine effizientere Nutzung der Bitrate, da weniger wichtige Bänder mit geringerer Qualität kodiert werden können.

Quantisierung mit minimaler Anzahl Bit



8. KANALCODIERUNG Bit Error Rate (BER)

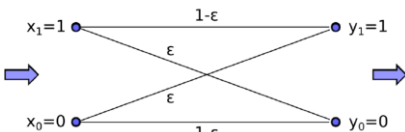
Die Bitfehlerwahrscheinlichkeit ϵ gibt die Wahrscheinlichkeit an, dass ein einzelnes Bit während der Übertragung fehlerhaft empfangen wird.

Ein asymmetrischer Kanal hat unterschiedliche Fehlerwahrscheinlichkeiten für $\epsilon_{0 \rightarrow 1}$ und $\epsilon_{1 \rightarrow 0}$, abhängig davon, ob ein 0-Bit oder ein 1-Bit fehlerhaft übertragen wird.

Binary Symmetric Channel (BSC)

Die Bitfehlerwahrscheinlichkeit ϵ ist für beide Bitwerte gleich.

Sender Empfänger



Fehlerwahrscheinlichkeit eines Blocks

Mit der BER ϵ kann man die Wahrscheinlichkeit $P_{0,N}$ ausrechnen, mit der eine Sequenz von N Datenbits korrekt (d.h. mit 0 Bitfehlern) übertragen wird:

$$\text{Erfolgswahrscheinlichkeit: } P_{0,N} = (1 - \epsilon)^N$$

$$\text{Fehlerwahrscheinlichkeit: } P_{\text{fehler},N} = 1 - P_{0,N} = 1 - (1 - \epsilon)^N$$

Mehr-Bit Fehlerwahrscheinlichkeit einer Sequenz

Die Wahrscheinlichkeit, dass in einer Sequenz von N Bits **genau F** Bitfehler auftreten, ist gegeben durch:

$$P_{F,N} = \binom{N}{F} \epsilon^F (1 - \epsilon)^{N-F}$$

Für die Wahrscheinlichkeit, dass **höchstens F** Bitfehler auftreten, gilt:

$$P_{\leq F,N} = \sum_{i=0}^F \binom{N}{i} \epsilon^i (1 - \epsilon)^{N-i}$$

Für die Wahrscheinlichkeit, dass **mehr als F** Bitfehler auftreten, gilt:

$$P_{> F,N} = 1 - P_{\leq F,N} = \sum_{i=F+1}^N \binom{N}{i} \epsilon^i (1 - \epsilon)^{N-i}$$

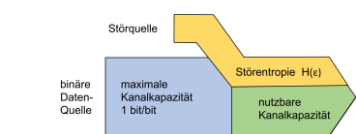
Kanalkapazität

Die Kanalkapazität C eines Binary Symmetric Channels (BSC) ist definiert als die maximale Übertragungsrate, bei der eine fehlerfreie Kommunikation möglich ist. Sie wird berechnet als:

$$C_{BSC} = 1 - H_b(\epsilon) \quad \left[\frac{\text{bit}}{\text{bit}} \right]$$

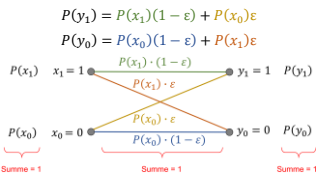
wobei $H_b(\epsilon)$ die binäre Entropie-Funktion der Störquelle ist:

$$H_b(\epsilon) = -\epsilon \log_2(\epsilon) - (1 - \epsilon) \log_2(1 - \epsilon)$$

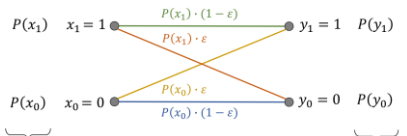


Ein- und Ausgangswahrscheinlichkeiten

Die Ein- und Ausgangswahrscheinlichkeiten eines BSC sind wie folgt definiert:



Ein- und Ausgangsentropie



Entropie am Eingang:

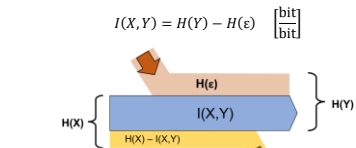
$$H(X) = -\sum_{x=0}^1 P(x_n) \cdot \log_2 \frac{1}{P(x_n)}$$

Entropie am Ausgang:

$$H(Y) = -\sum_{y=0}^1 P(y_n) \cdot \log_2 \frac{1}{P(y_n)}$$

Gemeinsame Informationen

Die Informationen die trotz Fehler übertragen werden können, sind diejenigen, die der Ein- und Ausgang gemein haben.



Hamming-Distanz

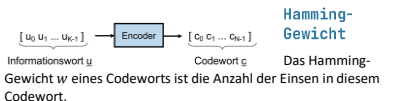
Die **Hamming-Distanz** d zwischen zwei Codewörtern ist die Anzahl der Positionen, an denen sich die Codewörter unterscheiden.

Die **minimale Hamming-Distanz** d_{min} eines Codes ist die kleinste Hamming-Distanz zwischen allen möglichen Paaren von Codewörtern.

Ein Code heißt perfekt, wenn alle Codewörter die gleiche Hamming Distanz aufweisen.

$$\text{Korrigierbare Bitfehler: } t = \left\lfloor \frac{d_{min}-1}{2} \right\rfloor$$

$$\text{Erkennbare Bitfehler: } d_{min} - 1$$



Das Hamming-Gewicht w eines Codeworts ist die Anzahl der Einsen in diesem Codewort.

Die minimale Hamming-Gewicht w_{min} eines Codes ist das kleinste Hamming-Gewicht aller möglichen Codewörter.

Die minimale Hamming-Distanz d_{min} zweier Codewörter ist gleich dem Hamming-Gewicht des XORs der beiden Codewörter:

$$d_{min}(c_1, c_2) = w(c_1 \oplus c_2)$$

Coderate

Die Code-Rate R eines Codes ist definiert als das Verhältnis der Anzahl der Informationsbits K zur Gesamtanzahl der Bits N im Codewort:

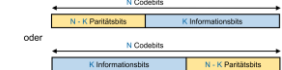
$$R = \frac{K}{N}$$

Kanalcodierungstheorem

Möchte man die Restfehlerwahrscheinlichkeit eines Fehlerschutzcodes beliebig klein machen, so muss $R < C$ sein.

Eigenschaften von Codes

- **Systematik:** Ein Code ist systematisch, wenn die ursprünglichen Datenbits unverändert im Codewort enthalten sind.



- **Linearität:** Ein Code ist linear, wenn die XOR-Verknüpfung zweier Codewörter ebenfalls ein gültiges Codewort ergibt. Alle linearen Codes enthalten das Nullcodewort.
- **Zyklizität:** Ein Code ist zyklisch, wenn eine zyklische Verschiebung eines Codeworts ebenfalls ein gültiges Codewort ergibt.

9. FEHLERERKENNUNG

Parity

Ein Parity-Bit bestimmt ob die Anzahl Einer in einem Codewort gerade oder ungerade ist



Beide sind gleichwertig, wobei nur even Parity linear ist.

Prüfsumme

Die Prüfsumme ist die Summe aller Elemente eines Datenblocks.

$$P = \sum_{i=0}^{n-1} D_i$$

Dabei ist P die Prüfsumme, D_i die Datenblockelemente und n die Anzahl der Elemente.

1-Bit Arithmetik

Bei der 1-Bit Arithmetik wird die Addition und Multiplikation modulo 2 durchgeführt. Dies bedeutet, dass Überträge ignoriert werden. Die Operationen entsprechen dabei XOR (Addition/Subtraktion) und AND (Multiplikation).

1-Bit Polynom-Arithmetik

In der 1-Bit Polynom Arithmetik werden Datenblöcke als Polynome über dem Körper GF(2) dargestellt.

$$U(x) = x_n z^n + x_{n-1} z^{n-1} + \dots + x_1 z + x_0$$

Dabei sind die Koeffizienten x_i entweder 0 oder 1.

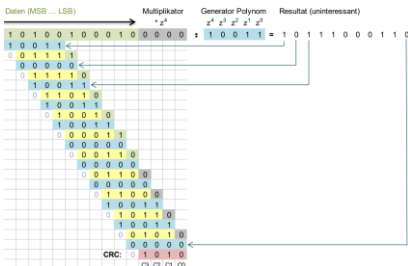
Cyclic Redundancy Check (CRC)

Voraussetzungen

- Generatorpolynom g vom Grad m
- Polynom p (Nachricht der Länge k)

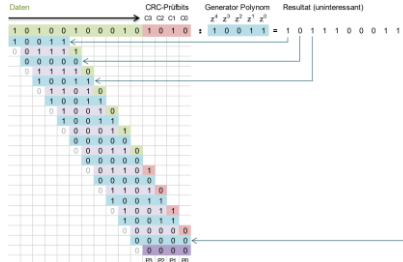
Encoder:

Beim encoden werden die Daten um m Stellen nach links verschoben und dann mittels 1-Bit Arithmetik durch das Generatorpolynom geteilt. Der entstandene Rest (CRC) wird in die m stellige Lücke eingefügt.



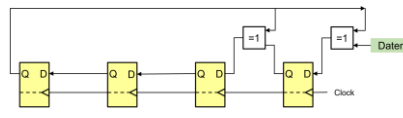
Decoder:

Beim decoden wird das Codewort erneut durch das Generatorpolynom geteilt. Falls Rest = 0, kein Fehler. Sonst Fehler.



CRC Hardware Implementierung

Beispiel für: $g = z^4 + z + 1$



10. FEHLERKORREKTUR

Backward Error Correction: Fehlererkennung und Korrektur durch erneute Übertragung der fehlerhaften Daten (Blockcodes, CRC)

Forward Error Correction: Fehlerkorrektur durch Hinzufügen von Redundanzbits (Blockcodes, Minimum-Distanz-Codes, Faltungscodes)

Repetition Code R^3

Im Repetition Code R^3 wird jedes Bit dreimal hintereinander gesendet. Er hat daher eine Hamming-Distanz von 3 und kann somit 1 Bit-Fehler korrigieren.



Korrektur eines Einbitfehlers zum wahrscheinlichsten Codewort

Blockcodes

Ein Blockcode der Länge N bestehe aus K Datenbits und p Paritybits

$$N = K + p$$

Um eindeutig die Position eines fehlerhaften Bits in einem Codewort mit der Länge N zu bestimmen, müssen die Paritybits mindestens die folgende Bedingung erfüllen:

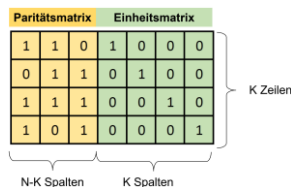
$$p \geq \log_2(N + 1)$$

Hamming-Codes

Spezielle Blockcodes, mit $d_{min} = 3$ und $p = \log_2(N + 1)$ besitzen genau die minimale Anzahl an Paritybits, um 1 Bit-Fehler zu korrigieren.

Lineare Blockcodes

Lineare Blockcodes werden über eine Generatormatrix definiert. Eine Generatormatrix (N,K) setzt sich zusammen aus einer Paritätsmatrix und einer Einheitsmatrix.



Das Codewort entsteht indem die Daten mit der Generatormatrix multipliziert werden.

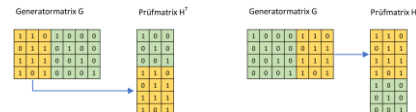
Bildung der Generatormatrix

Die Zeilen in der Generatormatrix G müssen linear unabhängig sein. Jede Zeile muss mindestens d_{min} -1-Bits haben.



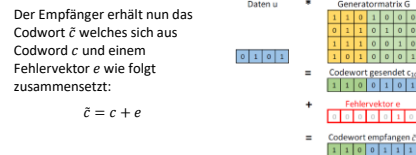
Bildung der Prüfmatrix

Je nachdem, ob die Einheitsmatrix links oder rechts steht, kann die Prüfmatrix H^T durch Verschieben gebildet werden:



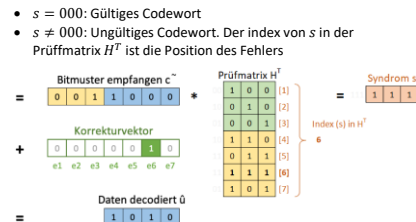
Lineare Blockcodes encoden

Durch die Multiplikation des Datenvektors u mit der Generatormatrix G entsteht ein Codewort c mit k Datenbits und p Paritybits.



Lineare Blockcodes decoden

Durch Multiplikation des empfangenen Bitmusters \tilde{c} mit der Prüfmatrix H^T wird das Syndrom s bestimmt:

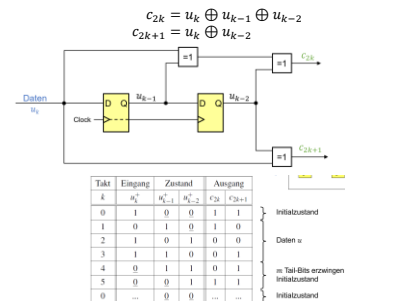


11. FALTUNGSCODES

- Lineare Codes
- In der Regel nicht symmetrisch
- Leicht und preiswert in HW realisierbar
- Streaming Code (Beliebig langer Eingangs-Vektor)

Encoder

Beispiel Encoder mit Gedächtnislänge $m = 2$



Faltungscde Coderate

Die Coderate R eines Faltungscodes ist definiert als

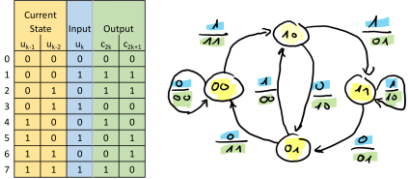
R = K / (2 * (K + m))

wobei K die Anzahl der Eingangsbits pro Zeiteinheit und m die Anzahl der Speicherzustände des Faltungscoders ist.

Im Grenzfall, wenn K gegen unendlich geht gilt:

lim_{K -> inf} R = 1/2

Zustandsdiagramm



Freie Distanz

Die freie Distanz d_{free} eines Faltungscodes ist die minimale Hamming-Distanz zwischen zwei unterschiedlichen Codewörtern. Da Faltungscodes linear sind, gilt $d_{free} = w_{min}$

Um d_{free} zu bestimmen, müssen alle möglichen Pfade im Zustandsdiagramm betrachtet werden, die vom Nullzustand ausgehen und wieder zu diesem zurückkehren.

Optimum Free Distance (OFD)

Die OFD ist die maximale freie Distanz, die ein Faltungscde mit gegebenem Constraint Speicher m und anzahl an Generatoren γ erreichen kann.

m	$\gamma = 2$ Generatoren	d_{free}	m	$\gamma = 3$ Generatoren	d_{free}
2	(101 _b , 111 _b)	5	2	(101 _b , 111 _b , 111 _b)	8
3	(1101 _b , 1111 _b)	6	3	(1011 _b , 1101 _b , 1111 _b)	10
4	(10011 _b , 11101 _b)	7	4	(10101 _b , 11011 _b , 11111 _b)	12
5	(101011 _b , 111101 _b)	8	5	(100111 _b , 101011 _b , 111101 _b)	13
6	(1011011 _b , 1111001 _b)	10	6	(1011011 _b , 100101 _b , 111101 _b)	15
7	(10100111 _b , 11111001 _b)	10	7	(10010101 _b , 11011001 _b , 11110111 _b)	16
8	(101110001 _b , 111110101 _b)	12	8	(101101111 _b , 110110011 _b , 111001001 _b)	18

Impulsantwort des Generators

Die Impulsantwort des Generators g_i ist die Ausgabe des Faltungscoders, wenn ein einzelnes 1-Bit in den Eingang gegeben wird, gefolgt von unendlich vielen 0-Bits. Für einen Faltungscde mit zwei Generatoren g_1 und g_2 sind die Impulsantworten:

g_1 = [g_{11}, g_{12}, ..., g_{1(m+1)}]
g_2 = [g_{21}, g_{22}, ..., g_{2(m+1)}]

Mathematische Interpretation

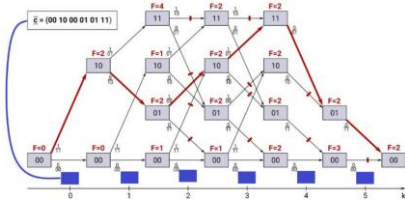
Die Operation des Faltungscoders kann als Polynom-Multiplikation modulo 2 interpretiert werden. Das Eingangsbitstrom $u(x)$ wird mit den Generatorpolynomen $g_1(x)$ und $g_2(x)$ multipliziert, um die Ausgangspolynome $v_1(x)$ und $v_2(x)$ zu erhalten:

v_1(x) = u(x) · g_1(x) mod 2
v_2(x) = u(x) · g_2(x) mod 2

Viterbi-Decoder

Der Viterbi-Decoder ist ein Algorithmus zur Maximum-Likelihood-Decodierung von Faltungscodes. Er verwendet das Zustandsdiagramm des Faltungscoders, um den wahrscheinlichsten Pfad zu bestimmen, der zu dem empfangenen Codewort führt. Der Algorithmus arbeitet in zwei Hauptschritten:

- **Vorwärtsdurchlauf:** Berechnung der Pfadmetriken für alle möglichen Zustände zu jedem Zeitpunkt.
- **Rückwärtsdurchlauf:** Bestimmung des optimalen Pfads durch Rückverfolgung der Zustände mit den besten Pfadmetriken.



1. Alle möglichen Pfade einzeichnen und die Fehler notieren.
2. Fehler werden summiert
3. Am Schluss Pfad mit wenigsten Fehlern zurück