

## 1. KOMBINATORISCHE LOGIK

Einfache logische Operationen ohne Speicher.

Die Ausgänge ändern sich nur in Abhängigkeit von den Eingängen. Jeder Ausgang  $y_i$  lässt sich durch eine boolesche Funktion  $f_i$  aller Eingänge beschreiben:  $y_i = f_i(x_0, x_2, \dots, x_n)$

Für  $N$  Eingänge gibt es  $2^N$  Eingangskombinationen.

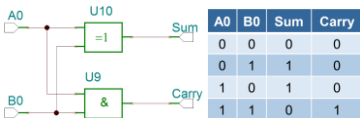
### Logische Operatoren

Function	Boolean Algebra <sup>(1)</sup>	IEC 60617-12 since 1997
AND	$A \& B$	
OR	$A \# B$	
Buffer	$A$	
XOR	$A \$ B$	
NOT	$!A$	
NAND	$!(A \& B)$	
NOR	$!(A \# B)$	
XNOR	$!(A \$ B)$	

A	B	!A	A & B	A # B	A \$ B
0	0	1	0	0	1
0	1	1	0	1	0
1	0	0	0	1	0
1	1	0	1	0	1

### 1-Bit Halb-Addierer (HA)

Bildet die Summe und Carry von zwei Bits.

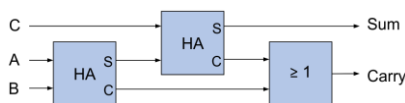


Sum =  $A0 \$ B0$

Carry =  $A0 \& B0$

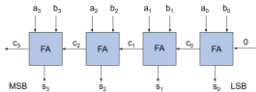
### 1-Bit Voll-Addierer (FA)

Bildet die Summe und Carry von zwei Bits und vorherigem Carry.



C	A	B	Sum	Carry
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

### 4-Bit Addierer



## 2. SEQUENTIELLE LOGIK

Sequentielle Logik hat gegenüber der Kombinatorischen Logik mehrere Zustände und enthält Speicher. Grundelement dafür sind D-Flip-Flops.

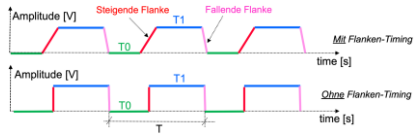
### D-Flip-Flop

Wert am Eingang  $D$  wird gespeichert und an den Ausgang  $Q$  übertragen, wenn  $C$  von 0 auf 1 wechselt.

Ein Flip-Flop hat 2 Zustände.

$N$  Flip-Flops haben  $2^N$  Zustände.

### Clock Signal



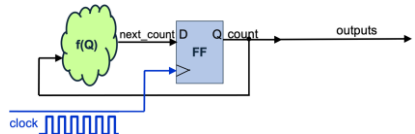
Periode  $T = T_0 + T_1$  [s]

Frequent  $f = \frac{1}{T}$  [Hz]

Duty Cycle  $\frac{T_1}{T}$

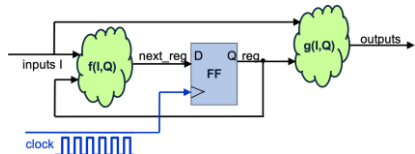
### Zähler (Counter)

Reihenfolge der Zustände und Zustand vom Ausgang hängt vom internen Zustand/Logik ab.



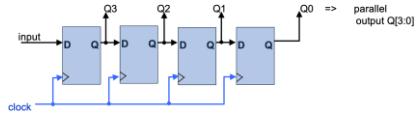
### Zustandsautomaten (Finite State Machine / FSM)

Der Ausgang ist abhängig vom Input und dem Status des Speichers. Der FF-Ausgangswert  $Q$  entspricht dem Zustand des Automaten.



### Schieberegister

Jedes FF verzögert den Input um einen Takt. Schieberegister können parallel oder in Serie sein. Kann Rückkopplung enthalten



### Zustandsdiagramm (Bsp. Ampel)

Um ein Zustandsautomat von einem Zustandsdiagramm zu bauen, muss man die Funktion  $f(Q)$  für den nächsten Zustand und die Funktion  $g(Q)$  für den Output ermitteln.



### Zustandslogik / Ausgangslogik

Q1	Q0	D1	D0
0	0	0	1
0	1	1	0
1	0	1	1
1	1	0	0

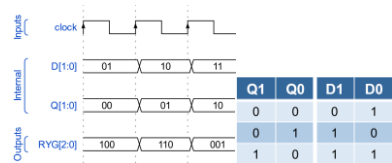
D0 = !D0, D1 = Q0 \$ Q1

red = !Q1, yellow = Q0, green = !Q0 & Q1

### Zeitverlaufsdiagramme / Vektoren

Signal wechselt von 0 nach 1	
Signal wechselt von 1 nach 0	
Vektor (= Bus oder Signalgruppe) wechselt den Wert (MSB-LSB)	
Vektor wechselt von unbekanntem in definierten Wert	
Vektor wechselt von bekanntem in undefinierten Wert	

Bsp.:



## 3. ZAHLENSYSTEME

4 Bit -> Nibble

8 Bit -> Byte (Octet)

Dec	Bin	Hex	Oct
0	0000	0	0
1	0001	1	1
2	0010	2	2
3	0011	3	3
4	0100	4	4
5	0101	5	5
6	0110	6	6
7	0111	7	7
8	1000	8	10
9	1001	9	11
10	1010	A	12
11	1011	B	13
12	1100	C	14
13	1101	D	15
14	1110	E	16
15	1111	F	17

### Stellenwertsysteme

Um in Zahlen in dezimal umzurechnen, kann folgende formel verwendet werden, wobei  $i$  die Stelle (begonnen bei 0),  $b$  die Basis und  $a_i$  die Ziffer an Stelle  $i$ :

$$Z = \sum a_i \cdot b^i$$

Das Schieben um  $s$  Stellen wird wie folgt berechnet:

$$Z_{neu} = Z \cdot [b^s]$$

### Addition

Erster Summand	1 1 0 1. 0
Zweiter Summand	+ 1 0 1 1. 1
Carry	1 1 1 1
Sum	1 1 0 0 0. 1

### Subtraktion

Minuend	1 1 0 1. 0
Subtrahend	- 1 0 1 1. 1
Carry	1 1 1.
Differenz	0 0 0 1. 1

### Multiplikation

Faktoren	1 0 1 x 1 1 1 0
	1 1 1 0
	+ 0 0 0 0
	+ 1 1 1 0
Carry	1 1
Produkt	1 0 0 0 1 1 0

### Division

Divisor + Divisor	1 1 0 1 1 0 + 1 0 1 0 = 1 0 1
	- 1 0 1 0
	0 0 1 1
	- 0 0 0 0
	0 1 1 1 0
	- 1 0 1 0
Rest	0 1 0 0

### Darstellung negativer Zahlen

Binär	Dezimal	Sign+Magn.	Einerkomp.	Zweierkomp.	Exzess-8
1111	15	-7	-0	-1	-7
1110	14	-6	-1	-2	+6
1101	13	-5	-2	-3	+5
1100	12	-4	-3	-4	+4
1011	11	-3	-4	-5	+3
1010	10	-2	-5	-6	+2
1001	9	-1	-6	-7	+1
1000	8	-0	-7	-8	0
0111	7	+7	+7	+7	-1
0110	6	+6	+6	+6	-2
0101	5	+5	+5	+5	-3
0100	4	+4	+4	+4	-4
0011	3	+3	+3	+3	-5
0010	2	+2	+2	+2	-6
0001	1	+1	+1	+1	-7
0000	0	+0	+0	0	-8

### 2er-Komplementbildung (Vorzeichenwechsel)

Verfahren:	+2 -> -2	-2 -> +2
invertieren:	0 0 0 0 0 1 0	1 1 1 1 1 1 0
+1 addieren:	1 1 1 1 1 1 1	0 0 0 0 0 0 1
	0 0 0 0 0 0 0	0 0 0 0 0 0 0
Spezialfälle:	0 -> 0	-128 -> Überlauf
	0 0 0 0 0 0 0	1 0 0 0 0 0 0
	1 1 1 1 1 1 1	0 1 1 1 1 1 1
	0 0 0 0 0 0 1	0 0 0 0 0 0 1
	0 0 0 0 0 0 0	1 0 0 0 0 0 0

### Verarbeitungsbreite

Register	Bezeichnung	Max uint	Max int
4 Bit	Nibble	0..15	-8..7
8 Bit	Byte	0..255	-128..127
16 Bit	Word	0..65535	-32768..32767
32 Bit	Double Word	0..4.29 · 10 <sup>9</sup>	-2.15 · 10 <sup>9</sup> .. 2.15 · 10 <sup>9</sup>
64 Bit	Logn Word	0..1.84 · 10 <sup>15</sup>	-9.22 · 10 <sup>14</sup> .. 9.22 · 10 <sup>14</sup>

## 4. INFORMATIONSTHEORIE

### Discrete MemoryLess Source (DMS)

Eine diskrete gedächtnislose Quelle (DMS) ist ein Modell, das eine Informationsquelle beschreibt, die eine endliche Menge von Symbolen  $S = \{s_1, s_2, \dots, s_m\}$  mit bestimmten Wahrscheinlichkeiten  $P = \{p(s_1), p(s_2), \dots, p(s_m)\}$  erzeugt, wobei jedes Symbol unabhängig von den vorherigen Symbolen ausgewählt wird.

### Binary MemoryLess Source (BMS)

Eine binäre gedächtnislose Quelle (BMS) ist ein Spezialfall der DMS, bei dem die Symbolmenge auf zwei Symbole  $S = \{0, 1\}$  beschränkt ist. Die Wahrscheinlichkeiten für die beiden Symbole sind  $P = \{p(0), p(1)\}$ , wobei  $p(0) + p(1) = 1$  gilt.

### Auftretenswahrscheinlichkeit

Die Auftretenswahrscheinlichkeit eines Symbols  $s_i$  in einer Nachricht wird durch die relative Häufigkeit

$$p(s_i) = \frac{N_i}{N}$$

bestimmt, wobei  $N_i$  die Anzahl der Vorkommen des Symbols  $s_i$  und  $N$  die Gesamtanzahl der Symbole in der Nachricht ist.

### Informationsgehalt

Der Informationsgehalt  $I(s_i)$  eines Symbols  $s_i$  wird durch die Formel

$$I(s_i) = -\log_2(p(s_i)) \text{ [Bit]}$$

definiert. Er gibt an, wie viel Information das Symbol liefert, wobei seltene Symbole mehr Information enthalten.

### Mittlere Informationsgehalt (Entropie)

Der mittlere Informationsgehalt  $H(X)$  einer diskreten Zufallsvariable  $X$  mit den möglichen Symbolen  $S = \{s_1, s_2, \dots, s_m\}$  und den Wahrscheinlichkeiten  $P = \{p(s_1), p(s_2), \dots, p(s_m)\}$  wird durch die Formel

$$H(X) = -\sum_{i=1}^N p(s_i) \cdot \log_2(p(s_i)) \left[ \frac{\text{Bit}}{\text{Symbol}} \right]$$

definiert. Er gibt den durchschnittlichen Informationsgehalt pro Symbol an.

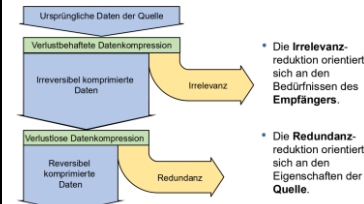
Wenn alle Symbole die gleiche Wahrscheinlichkeit haben, vereinfacht sich die Formel zu:

$$H(X) = \log_2(N) \left[ \frac{\text{Bit}}{\text{Symbol}} \right]$$

## 5. QUELLENCODIERUNG

Ziel:

- Speicherplatz sparen
- Bandbreite reduzieren
- Übertragungszeit reduzieren
- Energie sparen



Irrelevanzreduktion: Für den Empfänger Bedeutungslose Date weglassen (Verlustbehaftet)

Redundanzreduktion: Redundante Informationen weglassen (Verlustfrei). Es entsteht, wenn die Codierung mehr Bit umfasst als dessen Informationsgehalt (z.B. Morse Code: Häufige Buchstaben -> kurzer Codes)

### Codes unterschiedlicher Länge

Codes unterschiedlicher Länge sind möglich, solange sie Präfixfrei (kein Code bildet den Anfang eines anderen Codes) sind. Bsp:

Symbol	Code	Codewortlänge
$x_0$	$c_0 = (10)$	$\ell_0 = 2 \text{ Bit}$
$x_1$	$c_1 = (110)$	$\ell_1 = 3 \text{ Bit}$
$x_2$	$c_2 = (1110)$	$\ell_2 = 4 \text{ Bit}$



Verlustbehaftete Codierung\*\*\*

Sub-Band Coding\*\*\*

8. KANALCODIERUNG

Bit Error Rate (BER)

Die Bitfehlerwahrscheinlichkeit  $\varepsilon$  gibt die Wahrscheinlichkeit an, dass ein einzelnes Bit während der Übertragung fehlerhaft empfangen wird.

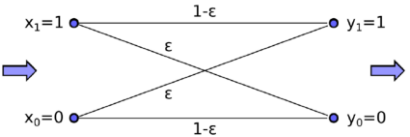
Ein asymmetrischer Kanal hat unterschiedliche Fehlerwahrscheinlichkeiten für  $\varepsilon_{0 \rightarrow 1}$  und  $\varepsilon_{1 \rightarrow 0}$ , abhängig davon, ob ein 0-Bit oder ein 1-Bit fehlerhaft übertragen wird.

Binary Symmetric Channel (BSC)

Die Bitfehlerwahrscheinlichkeit  $\varepsilon$  ist für beide Bitwerte gleich.

Sender

Empfänger



Fehlerwahrscheinlichkeit eines Blocks

Mit der BER  $\varepsilon$  kann man die Wahrscheinlichkeit  $P_{0,N}$  ausrechnen, mit der eine Sequenz von  $N$  Datenbits korrekt (d.h. mit 0 Bitfehlern) übertragen wird:

Erfolgswahrscheinlichkeit:  $P_{0,N} = (1 - \varepsilon)^N$

Fehlerwahrscheinlichkeit:  $P_{fehler,N} = 1 - P_{0,N} = 1 - (1 - \varepsilon)^N$

Mehr-Bit Fehlerwahrscheinlichkeit einer Sequenz

Die Wahrscheinlichkeit, dass in einer Sequenz von  $N$  Bits **genau**  $F$  **Bitfehler** auftreten, ist gegeben durch:

$$P_{F,N} = \binom{N}{F} \varepsilon^F (1 - \varepsilon)^{N-F}$$

Für die Wahrscheinlichkeit, dass **höchstens**  $F$  **Bitfehler** auftreten, gilt:

$$P_{\leq F,N} = \sum_{i=0}^F \binom{N}{i} \varepsilon^i (1 - \varepsilon)^{N-i}$$

Für die Wahrscheinlichkeit, dass **mehr als**  $F$  **Bitfehler** auftreten, gilt:

$$P_{> F,N} = 1 - P_{\leq F,N} = \sum_{i=F+1}^N \binom{N}{i} \varepsilon^i (1 - \varepsilon)^{N-i}$$

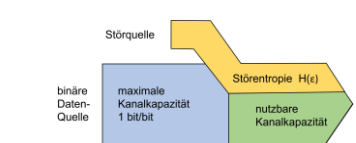
Kanalkapazität

Die Kanalkapazität  $C$  eines Binary Symmetric Channels (BSC) ist definiert als die maximale Übertragungsrate, bei der eine fehlerfreie Kommunikation möglich ist. Sie wird berechnet als:

$$C_{BSC} = 1 - H_b(\varepsilon) \quad \left[ \frac{\text{bit}}{\text{bit}} \right]$$

wobei  $H_b(\varepsilon)$  die binäre Entropie-Funktion der Störquelle ist:

$$H_b(\varepsilon) = -\varepsilon \log_2(\varepsilon) - (1 - \varepsilon) \log_2(1 - \varepsilon)$$



Ein- und Ausgangswahrscheinlichkeiten

Die Ein- und Ausgangswahrscheinlichkeiten eines BSC sind wie folgt definiert:

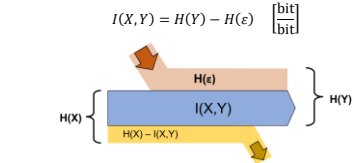
$$\begin{aligned} P(y_1) &= P(x_1)(1 - \varepsilon) + P(x_0)\varepsilon \\ P(y_0) &= P(x_0)(1 - \varepsilon) + P(x_1)\varepsilon \\ P(x_1) \cdot x_1 = 1 &\quad P(x_1) \cdot \varepsilon \quad y_1 = 1 \quad P(y_1) \\ P(x_0) \cdot x_0 = 0 &\quad P(x_0) \cdot (1 - \varepsilon) \quad y_0 = 0 \quad P(y_0) \end{aligned}$$

Summe = 1

Ein- und Ausgangsentropie\*\*\*

Gemeinsame Informationen

Die Informationen die trotz Fehler übertragen werden können, sind diejenigen, die der Ein- und Ausgang gemein haben.



Hamming-Distanz

Die **Hamming-Distanz**  $d$  zwischen zwei Codewörtern ist die Anzahl der Positionen, an denen sich die Codewörter unterscheiden.

Die **minimale Hamming-Distanz**  $d_{min}$  eines Codes ist die kleinste Hamming-Distanz zwischen allen möglichen Paaren von Codewörtern.

Ein Code heisst perfekt, wenn alle Codewörter die gleiche Hamming Distanz aufweisen.

Korrigierbare Bitfehler:  $t = \left\lfloor \frac{d_{min}-1}{2} \right\rfloor$

Erkennbare Bitfehler:  $d_{min} - 1$

Hamming-Gewicht

Das Hamming-Gewicht  $w$  eines Codeworts ist die Anzahl der Einsen in diesem Codewort.

Das minimale Hamming-Gewicht  $w_{min}$  eines Codes ist das kleinste Hamming-Gewicht aller möglichen Codewörter.

Die minimale Hamming-Distanz  $d_{min}$  zweier Codewörter ist gleich dem Hamming-Gewicht des XORs der beiden Codewörter:

$$d_{min}(c_1, c_2) = w(c_1 \oplus c_2)$$

Coderate

Die Code-Rate  $R$  eines Codes ist definiert als das Verhältnis der Anzahl der Informationsbits  $K$  zur Gesamtanzahl der Bits  $N$  im Codewort:

$$\left[ u_0 \ u_1 \ \dots \ u_{k-1} \right] \xrightarrow{\text{Encoder}} \left[ c_0 \ c_1 \ \dots \ c_{N-1} \right] \quad R = \frac{K}{N}$$

Informationswort  $u$  Codewort  $c$

Kanalcodierungstheorem

Möchte man die Restfehlerwahrscheinlichkeit eines Fehlerschutzcodes beliebig klein machen, so muss  $R < C$  sein.

Eigenschaften von Codes

- **Systematik:** Ein Code ist systematisch, wenn die ursprünglichen Datenbits unverändert im Codewort enthalten sind.
- **Linearität:** Ein Code ist linear, wenn die XOR-Verknüpfung zweier Codewörter ebenfalls ein gültiges Codewort ergibt. Alle linearen Codes enthalten das Nullcodewort.
- **Zyklizität:** Ein Code ist zyklisch, wenn eine zyklische Verschiebung eines Codeworts ebenfalls ein gültiges Codewort ergibt.

9. FEHLERERKENNUNG

Parity

Ein Parity-Bit bestimmt ob die Anzahl Einer in einem Codewort gerade oder ungerade ist



Beide sind gleichwertig, wobei nur even Parity linear ist.

Prüfsumme

Die Prüfsumme ist die Summe aller Elemente eines Datenblocks.

$$P = \sum_{i=0}^{n-1} D_i$$

Dabei ist  $P$  die Prüfsumme,  $D_i$  die Datenblockelemente und  $n$  die Anzahl der Elemente.

1-Bit Arithmetik

Bei der 1-Bit Arithmetik wird die Addition und Multiplikation modulo 2 durchgeführt. Dies bedeutet, dass Überträge ignoriert werden. Die Operationen entsprechen dabei XOR (Addition/Subtraktion) und AND (Multiplikation).

1-Bit Polynom-Arithmetik

In der 1-Bit Polynom Arithmetik werden Datenblöcke als Polynome über dem Körper GF(2) dargestellt.

$$U(z) = x_n z^n + x_{n-1} z^{n-1} + \dots + x_1 z + x_0$$

Dabei sind die Koeffizienten  $x_i$  entweder 0 oder 1.

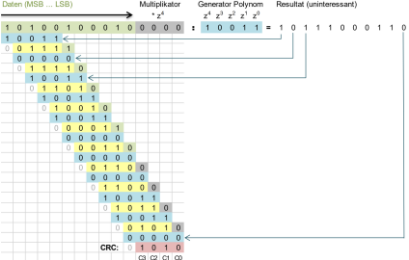
Cyclic Redundancy Check (CRC)

Voraussetzungen

- Generatorpolynom  $g$  vom Grad  $m$
- Polynom  $p$  (Nachricht der Länge  $k$ )

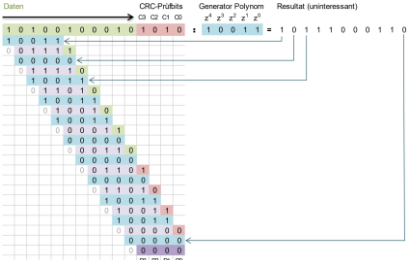
Encoder:

Beim encoden werden die Daten um  $m$  stellen nach links verschoben und dann mittels 1-Bit Arithmetik durch das Generatorpolynom geteilt. Der entstandene Rest (CRC) wird in die  $m$  stellige lücke eingefügt.



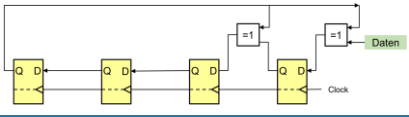
Decoder:

Beim decoden wird das Codeword erneut durch das Generatorpolynom geteilt. Falls Rest = 0, kein Fehler. Sonst Fehler.



CRC Hardware Implementierung

Beispiel für:  $g = z^4 + z + 1$



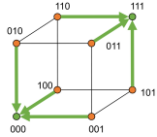
FEHLERKORREKTUR

**Backward Error Correction:** Fehlererkennung und Korrektur durch erneute Übertragung der fehlerhaften Daten (Blockcodes, CRC)

**Forward Error Correction:** Fehlerkorrektur durch Hinzufügen von Redundanzbits (Blockcodes, Minimum-Distanz-Codes, Faltungscodes)

Repetition Code  $R^3$

Im Repetition Code  $R^3$  wird jedes Bit dreimal hintereinander gesendet. Er hat daher eine Hamming-Distanz von 3 und kann somit 1 Bit-Fehler korrigieren.



Korrektur eines Einbitfehlers zum wahrscheinlichsten Codewort

Blockcodes

Ein Blockcode der Länge  $N$  bestehe aus  $K$  Datenbits und  $p$  Paritybits

$$K \text{ Datenbits} \quad p = N - K \text{ Paritybits}$$

Um eindeutig die Position eines fehlerhaften Bits in einem Codewort mit der Länge  $N$  zu bestimmen, müssen die Paritybits mindestens die folgende Bedingung erfüllen:

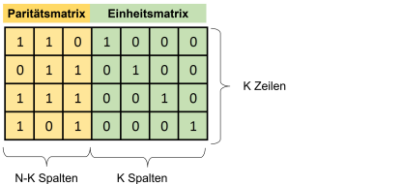
$$p \geq \log_2(N + 1)$$

Hamming-Codes

Spezielle Blockcodes, mit  $d_{min} = 3$  und  $p = \log_2(N + 1)$  besitzen genau die minimale Anzahl an Paritybits, um 1 Bit-Fehler zu korrigieren.

Lineare Blockcodes

Lineare Blockcodes werden über eine Generatormatrix definiert. Eine Generatormatrix  $(N, K)$  setzt sich zusammen aus einer Paritätsmatrix und einer Einheitsmatrix.



Das Codeword entsteht indem die Daten mit der Generatormatrix multipliziert werden.

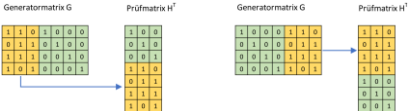
Bildung der Generatormatrix

Die Zeilen in der Generatormatrix  $G$  müssen linear unabhängig sein. Jede Zeile muss mindestens  $d_{min}$  1-Bits haben.



Bildung der Prüfmatrix

Je nachdem, ob die Einheitsmatrix links oder rechts steht, kann die Prüfmatrix  $H^T$  durch Verschieben gebildet werden:



Lineare Blockcodes encoden

Durch die Multiplikation des Datenvektors  $u$  mit der Generatormatrix  $G$  entsteht ein Codewort  $c$  mit  $k$  Datenbits und  $p$  Prüfbits.

Der Empfänger erhält nun das Codewort  $\tilde{c}$  welches sich aus Codewort  $c$  und einem Fehlervektor  $e$  wie folgt zusammensetzt:

$$\tilde{c} = c + e$$



Lineare Blockcodes decoden

Durch Multiplikation des empfangenen Bitmusters  $\tilde{c}$  mit der Prüfmatrix  $H^T$  wird das Syndrom  $s$  bestimmt:

- $s = 000$ : Gültiges Codewort
- $s \neq 000$ : Ungültiges Codewort. Der index von  $s$  in der Prüfmatrix  $H^T$  ist die Position des Fehlers

