

UNIVERSIDADE FEDERAL DE SANTA MARIA  
CENTRO DE TECNOLOGIA  
CURSO DE BACHARELADO EM CIÊNCIA DA  
COMPUTAÇÃO

Relatório projeto 1: Jogo em Assembly

João Vitor Belmonte Rates

Disciplina: Organização de Computadores [ELC1011]

Professor: Giovani Baratto

<b>1. Introdução</b>	<b>4</b>
<b>2. Desenvolvimento</b>	<b>4</b>
2.1 Referencial Teórico	4
2.2 Especificações do Programa	4
2.3 Estrutura do Código	4
2.4 Padrão de Cabeçalho	4
2.5 Funções auxiliares	5
<b>3. Conclusão</b>	<b>6</b>
<b>4. Referências</b>	<b>8</b>

# 1. Introdução

Este projeto propôs o desenvolvimento de um jogo da velha escrito em assembly MIPS em que o jogador tem como adversário a máquina. O objetivo deste projeto é de avaliar o conhecimento adquirido na disciplina de Organização de Computadores até o momento.

## 2. Desenvolvimento

### 2.1 Referencial Teórico

Para realização deste projeto, foi usado como, referencial teórico, os slides da disciplina, disponibilizados no Moodle, o livro Computer Organization and Desings, e a lista de *syscalls* do software MARS acessível no site oficial do mesmo.

### 2.2 Especificações do Programa

Ao iniciar o programa já será selecionado de forma aleatório que fará o primeiro movimento(jogador ou máquina), então o jogo seguirá até que a partida acabe, quando terminar será mostrado na tela o placar e o menu, que esperará que o usuário tecle “e”(exit) para finalizar o programa, ou tecle “n” (new) para jogar uma nova partida.

As células do tabuleiro são indexadas da esquerda para direita, de cima para baixo, iniciando de 0.

O Jogador sempre será o “X” e a maquina será “O”.

### 2.3 Estrutura do Código

O código está dividido em diversos arquivos, um arquivo para cada função (exceto funções auxiliares), todas as funções seguem o esperado, receber os parâmetros nos registradores \$a\*, colocar a saída em \$v\* e manter os valores de \$a\* e \$s\* antes de fazer o retorno (*jump register*).

### 2.4 Padrão de Cabeçalho

Todos os arquivos possuem em seu cabeçalho a mesma estrutura de comentários.

Ex.:

```

main.asm
1  # This code is a constituent part of work 1 of the Computer Organization Discipline [ELC1011]
2  # https://github.com/Jvbrates/TIC_TAC_TOE-MarsMips/
3  # This program is free software under GNU GPL V3 or later version
4  # see http://www.gnu.org/licences
5  #
6  # Autor: João Vitor Belmonte Rates(Jvbrates) - UFSM - CT
7  # e-mail: jvbrates@inf.ufsm.br
8
9  # 0/14
10 # Prólogo:
11 # Este arquivo contém a main(função raiz) do projeto
12 # Prologue:
13 # This code is the main of project
14
15 #IsCaller? Yes
16 #IsCallee? No
17 #ChangeRegisters? Yes
18 #ManipulateStack? No
19 #ManipulateHeap? No
20 #ManipulateDataSegment? Yes | Allocate 3 bytes for SCORE
21
22 #*****
23 #      1      2      3      4      5      6      7      8
24 #23456789012345678901234567890123456789012345678901234567890
25

```

- Linha 1: Informação do projeto;
- Linha 2: Endereço web para repositório do projeto no *github*;
- Linha 3-4: Informações de licença;
- Linha 6-7: Informações de Contato;
- Linha 9: Numeração do arquivo;
- Linha 10-13: Prólogo, descrição do trecho do código;
- Linha 15-20: Informações úteis para facilitar o *debugging*;
- Linhas 22-24: Numeração de Colunas.

## 2.5 Funções auxiliares

Devido à necessidade em várias funções armazenar e restaurar os registradores  $\$a^*$ ,  $\$s^*$  e  $\$ra$  da *stack* foram criadas duas funções auxiliares, *stack\_push* e *stack\_pop*, facilitando a escrita do código e diminui a ocorrência de erros.

<pre> 26 .text 27 .globl stack_push 28 stack_push: 29 addi \$sp, \$sp, -48 30 sw \$s7, 44(\$sp) 31 sw \$s6, 40(\$sp) 32 sw \$s5, 36(\$sp) 33 sw \$s4, 32(\$sp) 34 sw \$s3, 28(\$sp) 35 sw \$s2, 24(\$sp) 36 sw \$s1, 20(\$sp) 37 sw \$s0, 16(\$sp) 38 39 sw \$a3, 12(\$sp) 40 sw \$a2, 8(\$sp) 41 sw \$a1, 4(\$sp) 42 sw \$a0, (\$sp) 43 44 jr \$ra 45 46 </pre>	<pre> 47 #restaura os registradores d 48 .globl stack_pop 49 stack_pop: 50 lw \$s7, 44(\$sp) 51 lw \$s6, 40(\$sp) 52 lw \$s5, 36(\$sp) 53 lw \$s4, 32(\$sp) 54 lw \$s3, 28(\$sp) 55 lw \$s2, 24(\$sp) 56 lw \$s1, 20(\$sp) 57 lw \$s0, 16(\$sp) 58 59 lw \$a3, 12(\$sp) 60 lw \$a2, 8(\$sp) 61 lw \$a1, 4(\$sp) 62 lw \$a0, (\$sp) 63 64 addi \$sp, \$sp, 48 65 jr \$ra 66 </pre>
--	---

Como ambas funções alteram o registrador *\$ra* o seu uso deve ser após o mesmo ser armazenado e antes de ser restaurado, ficando assim o *modelo*:

```

1 funcao_generica:
2 #ARMAZENAMENTO DOS REGISTRADORES
3 #-----
4 addi $sp, $sp, -4
5 sw $ra, ($sp)
6 jal stack_push
7 #-----
8
9 AQUI É IMPLEMENTADA A FUNÇÃO,
10 SEM PREOCUPAR-SE EM MANTER OS VALORES DOS REGISTRADORES
11
12
13
14 #RESTAURAÇÃO DOS REGISTRADORES
15 #-----
16 jal stack_pop
17 lw $ra, ($sp)
18 addi $sp, $sp, 4
19 #-----
20
21 jr $ra

```

### 3. Conclusão

Com o desenvolvimento deste projeto foi possível assegurar uma base sólida de conhecimento sobre a organização de computadores, compreendendo o fluxo de dados e a organização das informações na memória. Assim como, durante o desenvolvimento associou-se o que se estava escrevendo, com implementações semelhantes em linguagens de

alto nível (ex. funcionamento de escopo em C). Também é importante evidenciar que este projeto me instigou a pesquisar mais sobre esta área da computação.

## 4. Referências

**MIPS syscall functions available in MARS.** Disponível em: <<https://courses.missouristate.edu/KenVollmar/MARS/Help/SyscallHelp.html>>. Acessado em: 23 nov. 2022.

**Moodle Presencial - UFSM: Material do Curso - ELC1011.** Disponível em: <<https://ead06.proj.ufsm.br/mod/folder/view.php?id=1800901>>. Acessado em: 23 nov. 2022.

PATTERSON, D. A.; HENNESSY, J. L. **Computer Organization And Design The Hardware/Software Interface.** [s.l.] Cambridge, Ma Morgan Kaufman Publishers, 2018.