



NOM:.....ADO..... Prénom:.....CORRIGE.....

CORRIGE EXAMEN DE TP

Lancer le debug et répondre aux questions suivantes:

- Donner les valeurs actuelles de SS , SP , CS , IP et IF

SS =073F.....H , SP =00FD.....H

CS =073F.....H , IP =0100.....H

IF = ...1.....

- Remplir le tableau suivant correspondant à un espace mémoire :

Adresse (CS:IP)	Contenu	
	15	0
0000:0070	1260H	
0000:0072	F000H	
0000:0074	F0A4H	
0000:0076	F000H	
0000:0078	1060H	
0000:007A	F000H	
0000:007C	0500H	
0000:007E	C000H	

- Ecrire la séquence d'instructions suivante :

```
mov bx , 0700h
mov ss , bx
mov sp , 0100h
int 1ch
xor si , si
mov [bx] , si
```

puis exécuter cette séquence pas à pas, arrêtez vous juste avant à l'entrée de la routine d'interruption 1CH et répondre aux questions suivantes :

- a) quelle est l'adresse physique (CS:IP) de la première instruction dans la routine d'interruption, quel est l'état du bit d'état IF ?

CS = F000 H , IP = 1260 H

IF = 0

- b) donner l'état de la pile à l'entrée de routine d'interruption 1CH (utiliser une flèche pour pointer le sommet de la pile)

SS :SP	Contenu de la pile	
	15 0	
0700 :00FA	010AH	←
0700 :00FC	073FH	
0700:00FE	7202H	
0700:0100		

- c) continuer à exécuter votre programme pas à pas et arrêtez-vous juste après l'exécution de IRET , répondre alors aux questions suivantes :

- d) donner les valeurs actuelles de SS , SP , CS , IP , IF

SS = 0700H H , SP = 0100H H

CS = 073FH H , IP = 010AH H

IF = 0

- e) donner l'état de la pile juste après l'exécution de IRET (utiliser une flèche pour pointer le sommet de la pile)

SS :SP	Contenu de la pile	
	15 0	
	010AH	
	073FH	
	01A3H	
0700:0100		←

- f) Si on continue à faire de l'exécution pas à pas, quelle serait la prochaine instruction qui sera exécutée ?

La prochaine instruction qui sera exécutée est : xor si , si