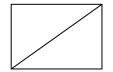
2022/2023

Date: 18/12/2022



NOM:L2/INFO	Prénom: ADO

Corrigé Epreuve du Contrôle Continu 2

(Feuilles ISA 8086 et calculatrice sont autorisées)

Exercice 1:

Soit la déclaration suivante d'un segment de données :

mes_donnees	SEGM	ENT
taille	equ	128
tab	dw	taille dup(?)
compt	db	0
new_tab	dw	taille dup(?)
mes_donnees	ENDS	

a) Donner la taille de l'espace réellement occupé par le segment mes_donnees

<u>Réponse:</u>513......

b) Quelle est l'adresse effective (l'offset) de la variable new_tab?

Réponse:0101H.

c) Sans changer l'ordre de déclaration des variables, proposer une écriture plus optimale de ce segment de données

Réponse:

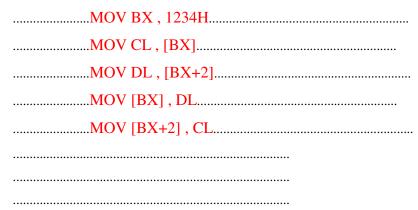
mes_donnees	SEGM	ENT
taille	equ	128
tab	dw	taille dup(?)
compt	db	0
EVEN		
new_tab	dw	taille dup(?)
mes_donnees	ENDS	

Exercice 2:

Soit la séquence d'instructions suivante dans sa forme code machine où l'octet BB constitue l'op-code de la première instruction de la séquence :

Donner le <u>code assembleur</u> équivalent de cette séquence d'instructions.

D /			
Ré	nn	ncı	₽•
110	PV.	113	•



Exercice 3:

Soit la séquence d'instructions suivante :

mov si, 134bh 4 mov bx , 100Ah 4 mov cx , 400 4

sauter: add [bx+127dh], cx 16+EA+4+4=16+9+8=33

add bx, 2 4
loop sauter 17/5

mov [si], bx 9+EA+4=9+5+4=18

Si la fréquence du microprocesseur est 500 Mhz, donner le total cycles machine ainsi que le temps d'exécution en <u>microsecondes</u> (µsec) de cette séquence.

Réponse: