

Universidad de San Carlos de Guatemala

Facultad de Ingeniería

Escuela de Ciencias y Sistemas

Organización Computacional

Ing. Fernando José Paz

Auxiliar: Kevin Estuardo Secaída Molina

Auxiliar: Juan Pablo Ceballos

Hoja de calificación Práctica 3.

Fecha de calificación: 29/02/2025

Grupo:

Nombre:

Nombre:

Nombre:

Nombre:

Nombre:

Nombre:

Carnet:

Carnet:

Carnet:

Carnet:

Carnet:

Carnet:

Descripción de la ponderación.				Valor	Observaciones	Punteo
Talanquera de entrada				18		0
Funcionamiento correcto				10		
Detección de vehículos por medio de sensores				0.5		
Activación de la palanca				0.5		
Giro a 90 grados				3		
Tiempo de espera de 20 segundos				1		
Giro a 0 grados				3		
Contador de Parquesos llenos				11		0
Funcionamiento correcto				7		
Aumento correcto de vehículos				1		
Descenso correcto de vehículos				1		
Visualización en decimales				2		
Contador de Parquesos vacíos				11		0
				7		
Aumento correcto de vehículos				1		
Descenso correcto de vehículos				1		
Visualización en decimales				2		
Talanquera de salida				17		0
Funcionamiento correcto				10		
Activación de la palanca				0.5		
Giro a 90 grados				3		
Tiempo de espera de 30 segundos				0.5		
Giro a 0 grados				3		
Funcionamiento correcto de manera integrada.				16		0
Sistema de seguridad				13		0
Funcionamiento correcto				5		
Funcionamiento correcto del teclado				5		
Comparación de contraseñas				1		
Funcionamiento correcto del puente H				2		
Desactivación de la alarma				1		
Documentación				12		0
Carátula				0.5		
Introducción				0.5		
Objetivos				0.5		
Funciones booleanas				1.5		
Mapas de Karnaugh				1		
Diagramas de diseño del circuito y placas				1		
Equipo utilizado (de preferencia en tabla)				0.5		
Presupuesto				1		
Conclusiones				0.5		
Preguntas				2 c/u		Nota individual.
Estudiante 1				2		0
Estudiante 2				2		0
Estudiante 3				2		0
Estudiante 4				2		0
Estudiante 5				2		0
Estudiante 6				2		0
Penalizaciones						
No se utilizó la herramienta autorizada (Proteus)				100%		0
No hay placa funcional mínima				50%		0
Utilización de compuertas lógicas (integrados) en módulos o segmentos no autorizados				50%		0
No se integro correctamente				40%		0
Entrega fuera de fecha				40%		0
No se encapsulo el circuito				35%		0
No se identificó con número de grupo, semestre y año la placa				30%		0
No haber hecho entrega de todo lo que se pidió en el enunciado (Sección de entregables)				20%		0
El circuito combinacional o los módulos no están contenidos en un único archivo				10%		0
Uso incorrecto del Arduino				10%		0
Repositorio con formato incorrecto: LABORGA_1S2025_G# (Nombre incorrecto del repositorio).				2%		0
Documentación sin formato especificado: P3_Orga_G#				2%		0
Sub Total						0
Total (grupal)						0

Ing. Fernando Paz

bien kevin09:19

me alegro mucho que estes bien09:19

igualmente ingeniero me alegra que este bien, fijese que quería ver si había tenido tiempo de validar los documentos de arriba09:20

es que el 30 es la fecha limite para subir la carta docente09:20

y pues mañana tengo que subir lo de la hoja de calificación09:20

el reporte09:20

verdad ?09:20

ahora el reporte de conferencia si tengo como para el 3 creo09:21

T3 Buenas tardes ingeniero aqui esta la carta, si tiene alguna observación o algo que quiera que modifique pues estoy a la orden y...seria esta09:21

T3 https://docs.google.com/spreadsheets/d/1ypsEBTG1KNjRt2aM3owaT1FeIuk8y3gd_SER7YePp7Q/edit...y esta09:21

bueno esas dos serian como que las que debo entregar en estos dias09:21

cuando lo debes de entregar09:29

La hoja de calificación mañana y la carta el viernes09:55

te las envio hoy oiste10:00

Está bien ingeniero gracias10:44

para servirte11:59

Hoy

buenos días ingeniero un gusto saludarlo

📎🔗🔍

Escribe un mensaje

📎