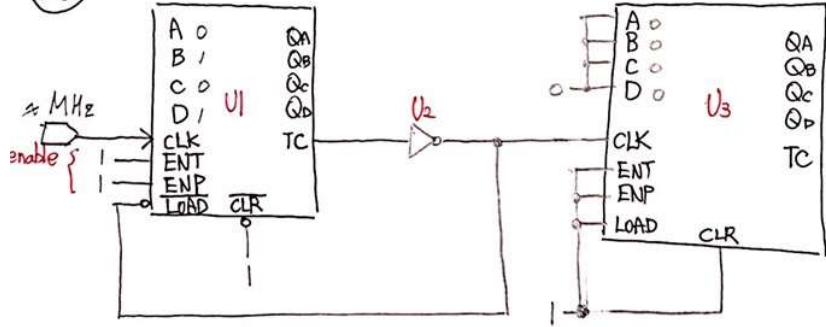


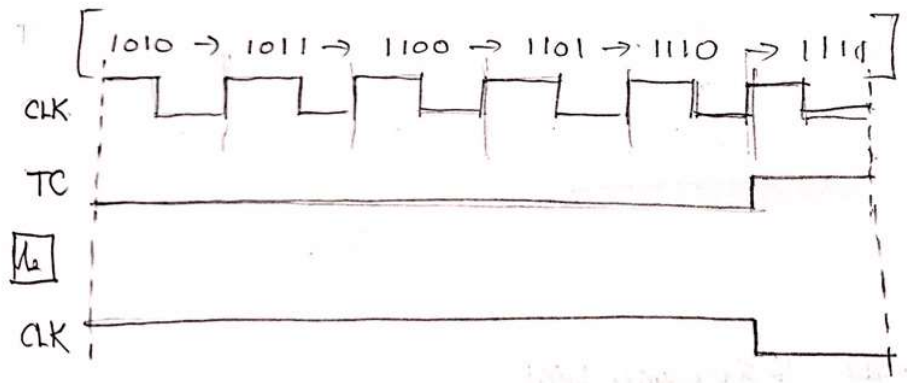
전자공학 HW 2. 1010

(1번)

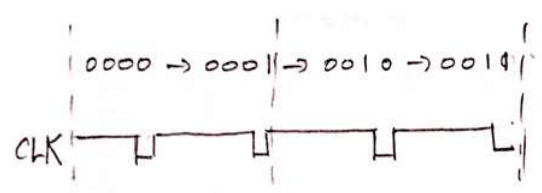


TC=1 이 되는 순간 U1 이 parallel loading 된다.
 U3의 CLK은 TC를 invert 한것을 들어가므로 하나씩 구별해볼것이다.

[U1] Counter가 1111 되면 TC=1이 되고 parallel load 되어 0000이 아닌 1010으로 설정이 된다.



\approx MHz의 주파수일때 U2의 클럭 주파수는 $\frac{\approx}{2}$ MHz



B의 경우 $\frac{\approx}{6}$ MHz 클럭이 2번 반복될때 변경되므로

U3의 QB 주파수는 $\frac{\approx}{12}$ MHz 이다

2번

3개의 74163을 이용한 12-bit binary counter.

