

操作系统 (Operating System)

xv6原理简析:内存管理

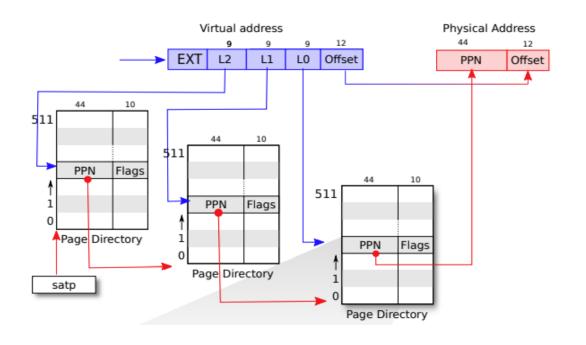
操作系统课程组 哈尔滨工业大学(深圳) 2022年秋季

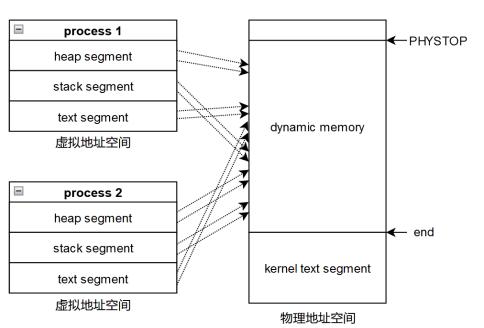
Email: xiawen@hit.edu.cn

页式内存管理



- ■xv6使用分页方式管理用户程序的内存,每个用户进程拥有独立的虚拟地址空间,操作系统通过页表来维护虚拟地址到物理地址的映射。
- ■为了提高速度,CPU会使用TLB来加速虚拟地址的转换。TLB是页表的cache,qemu也提供有这样的配置。
- ■xv6使用了sv39页表,使用三级地址转换,最大可管理512GB的空间。
- ■xv6不支持内存-磁盘页面交换,可能出现内存不足的情况,这样内存就分配失败。





内核的虚拟地址空间



- ■xv6内核态也运行在虚拟地址空间。
- ■内核虚拟地址空间映射如右图(xv6-book-p32)
 - ➤ trampoline: 用户态-内核态跳板
 - ▶kstack?:每个进程的内核栈空间
 - ➤ free memory: 页分配器管理的地址空间
 - ▶ kernel data/text:数据段/代码段
 - ➤ KERNBASE: 内核态基址
 - ➤ VIRTIO disk: 磁盘IO操作地址
 - ➤ UARTO: 串口IO操作地址
 - ▶ PLIC: 平台级中断控制器地址
 - ➤ CLINT: core-local中断控制器地址
- ■为了方便管理物理内存,xv6的内核态页表具备 所有可用物理内存的直接映射,可以直接访问 物理内存。

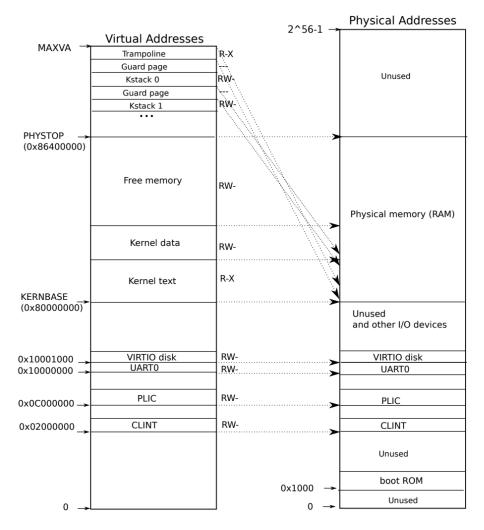


Figure 3.3: On the left, xv6's kernel address space. RWX refer to PTE read, write, and execute permissions. On the right, the RISC-V physical address space that xv6 expects to see.

用户的虚拟地址空间



- ■xv6的用户地址空间非常简单,如右图。所有页面都 从空闲物理内存区域分配。
- ■通常操作系统会把用户栈放置在比堆更高的位置,两者同时向中间扩展。xv6的用户栈只分配了一个页,放置在了比堆更低的位置。
- ■程序初始化时堆没有分配任何空间。用户程序可以通过sbrk系统调用调整堆分配的空间,这会把新内存映射到页表中,也可以从页表中移除映射,释放内存。
- ■用户虚拟地址空间和内核虚拟地址空间是独立的。因为两个状态运行在不同的页表上。
- ■lab4要求用户态和内核态共享地址空间,此时heap的最大地址必须小于内核态的最小地址。

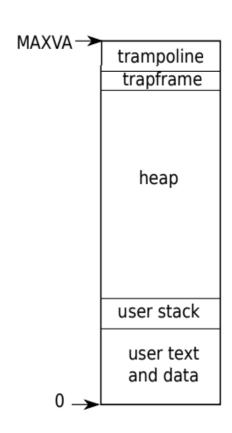
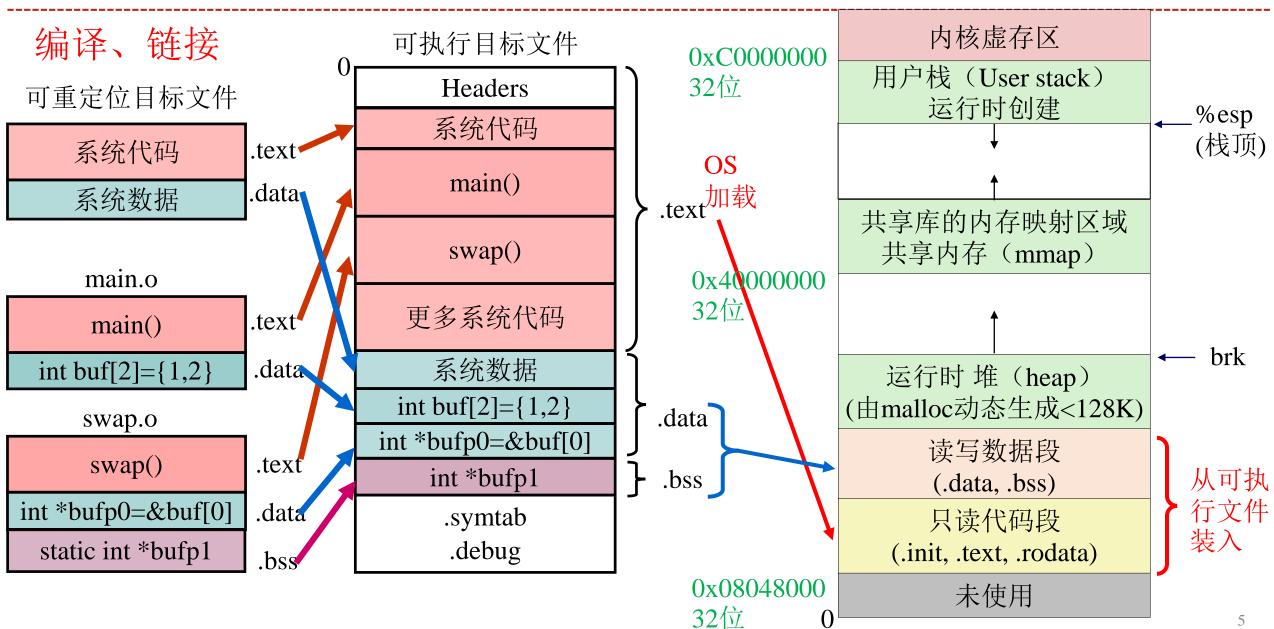


Figure 2.3: Layout of a process's virtual address space

虚拟内存映像【回顾理论课】



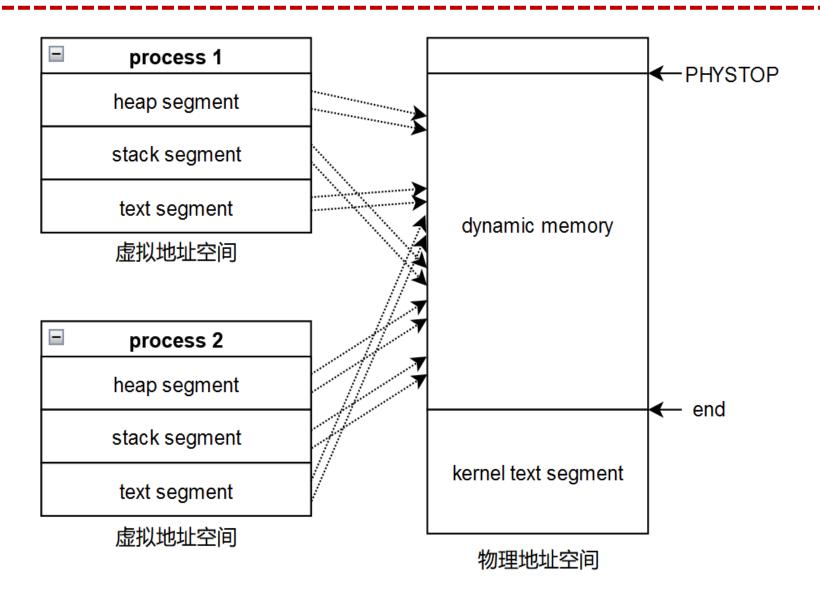


xv6逻辑地址到物理地址的映射



■xv用采用的页式内存管理;

■再次注意: xv6不支持内存-磁盘页面交换,可能出现内存不足的情况。当内存不足时, xv6的页分配器会返回空指针, 这让使用内存的函数进入错误路径, 返回-1等错误码。



物理内存页的分配器相关实现

```
// start() jumps here in supervisor mode on all CPUs.
     void
                                      kernel/main.c
     main()
12
       if(cpuid() == 0){
13
         consoleinit();
14
         printfinit();
15
         printf("\n");
         printf("xv6 kernel is booting\n");
17
18
         printf("\n");
         kinit();
                          // physical page allocator
19
         kvminit();
                          // create kernel page table
20
         kvminithart();
                          // turn on paging
21
         procinit();
                          // process table
22
         trapinit();
                          // trap vectors
23
         trapinithart(); // install kernel trap vector
24
         plicinit();
                          // set up interrupt controller
25
         plicinithart(); // ask PLIC for device interrupts
26
         binit();
                          // buffer cache
27
         iinit();
                          // inode cache
28
         fileinit();
                          // file table
29
         virtio disk init(); // emulated hard disk
         userinit();
                          // first user process
31
```

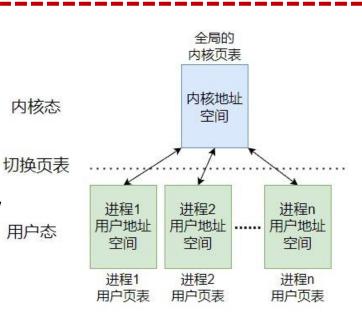
```
void
26
                                       kernel/kalloc.c
     kinit()
27
28
       initlock(&kmem.lock, "kmem");
29
       freerange(pa start: end, pa end: (void*)PHYSTOP);
30
31
32
     void
33
34
     freerange(void *pa_start, void *pa_end)
35
36
       char *p;
       p = (char*)PGROUNDUP((uint64)pa_start);
37
       for(; p + PGSIZE <= (char*)pa end; p += PGSIZE)</pre>
38
39
         kfree(pa: p);
40
```

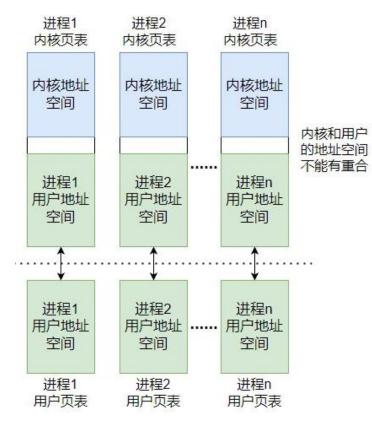
```
void *
68
                       kernel/kalloc.c
     kalloc(void)
69
70
71
       struct run *r;
72
       acquire(&kmem.lock);
73
74
       r = kmem.freelist;
       if(r)
75
76
         kmem.freelist = r->next;
77
       release(&kmem.lock);
78
79
       if(r)
         memset((char*)r, 5, PGSIZE);
80
81
       return (void*)r;
82
```

关于进程独立内核页表(Lab4)



- ■在xv6中(除了lab4),内核地址空间与用户地址空间互相独立,所有进程共享一个全局内核页表。
 - ▶ 内核态无法直接访问用户态虚拟地址,
 需要手动查找用户地址空间页表获取
 相关物理地址。
- lab4要求用户态和内核态共享地址空间, 让xv6可以在内核态直接访问用户态指针, 因此需要把用户地址空间映射到内核。
 - ▶每个进程都需要分配**独立的进程内核 态页表**,把用户地址空间映射到该页表中。

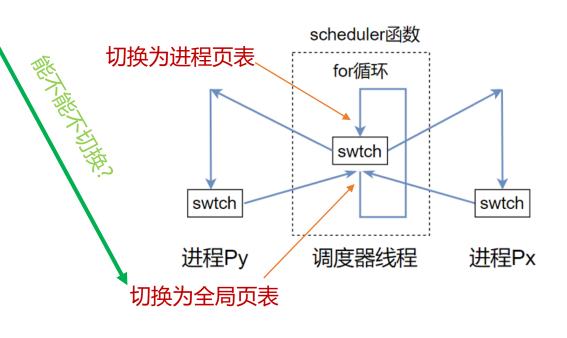




进程独立内核页表的小细节(Lab4)



- scheduler调度器运行在哪个页表?
 - ➤运行在全局页表(main函数里面的初始页表,也是内核页表)
- scheduler函数为什么不运行在某个进程(比如进程Px) 的内核页表上?
 - ➤ 因为进程内核页表可能会被回收:假设sheduler运行在进 程Px的内核页表时,Px在另一个CPU上exit了,Px页表被 回收,这会导致正在使用Px内核页表的scheduler崩溃。
 - ➤ 为了保证这一点,调度器切换到Px进程前要切换至Px的进程页表,Px进程切换回调度器后立刻切换回全局页表。
- ■用户地址空间和内核地址空间不能重合。有些低地址被 用来操作外设,用户不能占用这些地址。
 - ▶ 现代操作系统通常将整个内核放置在高位地址空间,并重新映射这些操作外设的低地址(加个偏移量),因此用户程序可以利用整个低地址空间。



内核独立页表的小细节(部分相关代码)



■全局页表相关代码: main函数调用kvminit()

```
void
kvminit()
                                                                      kernel/vm.c
 kernel pagetable = (pagetable t) kalloc();
 memset(kernel pagetable, 0, PGSIZE);
 // uart registers
 kvmmap(va: UART0, pa: UART0, sz: PGSIZE, perm: PTE_R | PTE_W);
 // virtio mmio disk interface
 kvmmap(va: VIRTIO0, pa: VIRTIO0, sz: PGSIZE, perm: PTE R | PTE W);
 // CLINT
 kvmmap(va: CLINT, pa: CLINT, sz: 0x10000, perm: PTE R | PTE W);
 // PLIC
 kvmmap(va: PLIC, pa: PLIC, sz: 0x400000, perm: PTE_R | PTE_W);
 // map kernel text executable and read-only.
 kvmmap(va: KERNBASE, pa: KERNBASE, sz: (uint64)etext-KERNBASE, perm: PTE R | PTE X);
 // map kernel data and the physical RAM we'll make use of.
 kvmmap(va: (uint64)etext, pa: (uint64)etext, sz: PHYSTOP-(uint64)etext, perm: PTE R | PTE W);
 // map the trampoline for trap entry/exit to
 // the highest virtual address in the kernel.
 kvmmap(va: TRAMPOLINE, pa: (uint64)trampoline, sz: PGSIZE, perm: PTE R | PTE X);
```

■fork操作里面创建一个空的页表

```
pagetable t
158
      proc_pagetable(struct proc *p)
                                                kernel/proc.c
        pagetable_t pagetable;
        // An empty page table.
        pagetable = uvmcreate();
        if(pagetable == 0)
          return 0;
        // map the trampoline code (for system call return)
167
        // at the highest user virtual address.
        // only the supervisor uses it, on the way
        // to/from user space, so not PTE_U.
170
        if(mappages(pagetable, TRAMPOLINE, PGSIZE,
171
172
                    (uint64)trampoline, PTE R | PTE X) < 0){</pre>
173
          uvmfree(pagetable, 0);
174
          return 0;
175
176
177
        // map the trapframe just below TRAMPOLINE, for trampoline.S.
        if(mappages(pagetable, TRAPFRAME, PGSIZE,
178
179
                    (uint64)(p->trapframe), PTE_R | PTE_W) < 0){</pre>
          uvmunmap(pagetable, TRAMPOLINE, 1, 0);
          uvmfree(pagetable, 0);
          return 0;
        return pagetable;
```

用户态的动态内存分配



- ■xv6内核态没有提供可变长度的动态内存分配机制(定长4KB)。
- ■xv6用户态提供了分配不定长内存的函数malloc和free,它是怎么做到的?
 - ▶xv6用户态内存分配器基于链表来实现,采用首次适配方式。

```
typedef Long Align;
10
     union header {
11
       struct {
12
          union header *ptr;
13
         uint size;
14
15
        5;
16
        Align x;
                 user/umalloc.c
17
```

一个内存分配单元



它对应的虚拟内存块

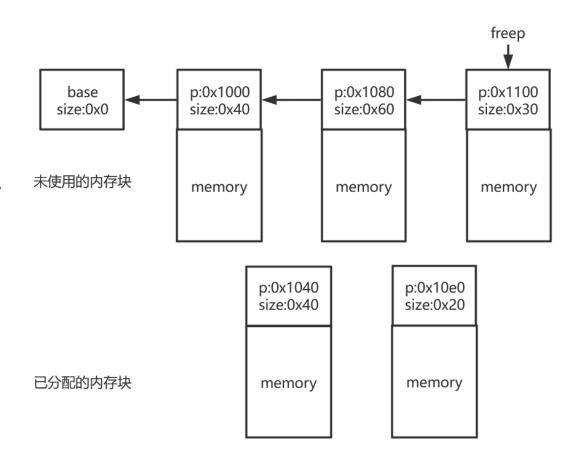
用户态的动态内存分配



- ■空闲的内存块按从小到大的顺序连成链表...
- malloc
 - ➤ 从freep开始遍历链表,查找第一个放得下的段 (从高地址向低地址查找)
 - ➤如果找到了,从链表中取出这个段并切除内存块, 返回偏移header后的地址
 - ▶如果找不到,用**sbrk系统调用**分配内存。

free

- > 遍历链表,找到释放内存块在链表中的位置。
- ▶检查当前内存块是否可以和前后内存块合并。
- > 如果不可合并就把内存块加入链表。
- ■这个内存分配器速度很慢,很容易产生内存碎片。



动态内存分配



```
void*
63
                                          user/umalloc.c
64
     malloc(uint nbytes)
       Header *p, *prevp;
67
       uint nunits;
69
       nunits = (nbytes + sizeof(Header) - 1)/sizeof(Header) + 1;
70
       if((prevp = freep) == 0){
         base.s.ptr = freep = prevp = &base;
71
         base.s.size = 0:
72
73
74
       for(p = prevp->s.ptr; ; prevp = p, p = p->s.ptr){
         if(p->s.size >= nunits){
75
76
           if(p->s.size == nunits)
77
             prevp->s.ptr = p->s.ptr;
78
           else {
79
             p->s.size -= nunits;
80
             p += p->s.size;
81
             p->s.size = nunits;
82
83
           freep = prevp;
           return (void*)(p + 1);
84
85
         if(p == freep)
86
           if((p = morecore(nunits)) == 0)
87
             return 0;
88
89
90
```

```
void
                                         user/umalloc.c
     free(void *ap)
25
26
      Header *bp, *p;
27
28
29
       bp = (Header*)ap - 1;
       for(p = freep; !(bp > p && bp < p->s.ptr); p = p->s.ptr)
30
         if(p \ge p \ge s.ptr && (bp > p \mid bp 
31
32
           break;
33
       if(bp + bp->s.size == p->s.ptr){
34
         bp->s.size += p->s.ptr->s.size;
35
         bp->s.ptr = p->s.ptr->s.ptr;
36
       } else
37
         bp->s.ptr = p->s.ptr;
       if(p + p \rightarrow s.size == bp){
38
39
        p->s.size += bp->s.size;
40
         p->s.ptr = bp->s.ptr;
41
       } else
42
         p->s.ptr = bp;
43
      freep = p;
```

xv6虚拟地址映射的其它问题(一)



- ■在实验一中许多人写了这样的函数...
 - ▶xv6可以正常地printf。
 - ▶linux/windows上程序直接崩溃了。
- ■为什么会这样?

```
void func() {
    char* buf = "";
    buf[0] = '@';
    buf[1] = 0;
    printf(Format: "get %s\n", buf);
}
```

这里buf可不会在栈上分配空间!

- ➤因为xv6的elf解析系统太过简陋,为所有页面赋予了RWX权限。
- ▶现代操作系统会为页面赋予它应有的权限,buf处于只读段,当它被写入时会发生异常。

```
memset(mem, 0, PGSIZE);
if(mappages(pagetable, va: a, size: PGSIZE, pa: (uint64)mem, perm: PTE_W|PTE_X|PTE_R|PTE_U) != 0){
   kfree(mem);
   uvmdealloc(pagetable, oldsz: a, newsz: oldsz);
   return 0;
}
```

xv6虚拟地址映射的其它问题(二)



- ■还有另一种代码...
 - ▶xv6居然可以从空指针里读出数据!
 - ▶ linux/windows上程序直接崩溃了。

```
void func2() {
    int* p = 0;
    int v = *p;
    printf(Format: "get %d\n", v);
}
```

■为什么会这样?

- ▶xv6映射了从0开始直到最大程序虚拟地址的每一个页面,空指针也处于范围内。
- ➤实验用的gcc编译器默认使用了位置无关方式编译(PIC选项),这时代码段是包括第0页的(可以用gdb看看函数的地址是不是小于0x1000),因此0地址必定被映射。
- ▶ 现代操作系统会将使用PIC编译选项的程序的地址空间随机偏移(保证第0个页不会被映射), 所以访问空指针会报错;但xv6没有这么做,出现了上述错误。

总结页



- ■xv6使用**页式内存管理**来管理用户进程的虚拟地址空间,以及内核地址空间
- ■xv6使用链表简单管理可用物理内存页(现代操作系统采用伙伴内存分配系统)
- ■xv6-lab4需要实现**进程独立的内核页表**,需要仔细处理页表切换的细节
- ■xv6用户态使用有序链表管理空闲的动态分配内存 (malloc与free)
- ■xv6地址映射比较简单,容易出现奇怪的访存问题,比如可以访问空指针