



**数字逻辑与系统设计**

**实验报告**

**学 院 计算机学院**

**专 业 计算机科学与技术**

**年级班别 2019级（ 1 ）班**

**学 号 3119004760**

**学生姓名 叶嘉轩**

**指导教师 丁磊**

**2020 年 12 月**

**实验检查记录表**

|  |  |  |
| --- | --- | --- |
| **序号** | **实验内容** | **完成情况** |
| 1 | 基本门电路及门电路综合实验 | 已完成 |
| 2 | 组合逻辑电路实验 | 已完成 |
| 3 | 时序逻辑电路实验 | 已完成 |
| 4 | 组合及时序逻辑电路综合实验 | 已完成 |
| 5 | 小考核：在规定时间内完成老师布置的题目 | 已完成 |
| 6 | 用EDA设计仿真基本门电路并烧录验证 | 已完成 |
| 7 | 用EDA设计仿真组合逻辑电路74HC148、74HC138、74HC153、74HC85、74HC283、74HC4511并烧录验证 | 已完成 |
| 8 | 用EDA设计仿真时序逻辑电路74HC74、74HC112、74HC194并烧录验证 | 已完成 |
| 9 | 综合实验（至少做三道综合题），使用SmartDesign工具来设计 | 已完成 |
| 10 | 大考核：在规定时间内完成老师布置的题目并给老师现场检查 | 已完成 |

成绩评定：