



تمرین سری دوم درس معماری کامپیوتر پاییز ۱۴۰۳

توضيحات

- در صورت مشاهده تقلب نمره تمرین برای هر دو نفر صفر در نظر گرفته می شود.
- تمیزی و خوانایی جواب ها از اهمیت بالایی برخوردار میباشد. ممنون میشویم این مورد را رعایت نمایید تا نمره ای از این بابت از شما کم نشود و در صورت امکان تمارین را به شکل تایپ شده آپلود کنید.
- لطفا دقت داشته باشید که نام فایل آپلودی به فرمت HW?_StudentNumber.pdf باشد برای مثال اگر شماره دانشجویی شما ۴۰۰۳۱۰۶۳ میباشد و تمرین اول را آپلود می کنید نام فایل شما باید ۴۰۰۳۱۰۶۳ میباشد و باشد.

مهلت تحویل این تمرین تا جمعه ۱۳ مهر میباشد.

تمرین سری دوم درس معماری کامپیوتر پاییز ۱۴۰۳



Amirkabir University of Technology (Tehran Polytechnic)



پاییر

سوال ۱) مدار مربوط به RTL زیر را بکشید. (هر دو ثبات پایه ی load شان 1 است)

 $X: R_2 \leftarrow 5$

 \overline{X} : $R_2 \leftarrow R_1 + R_2$

سوال ۲)

الف) دنباله RTL برای جابجایی مقادیر ۱ بین دو ثبات R₁ و R₂ را فقط با استفاده از **عملیات جمع و تفریق** بنویسید. از هیچ ثبات موقتی استفاده نکنید.

ب) حال دنباله RTL برای جابجایی مقادیر بین دو ثبات R₁ و R₂ را فقط با عملیات منطقی XOR بنویسید. باز هم از هیچ ثبات موقتی استفاده نکنید.

سوال ۳) مدار مربوط به دنباله RTL زیر را بکشید. (نیازی به کشیدن مدار تفریق کننده و جمع کننده نیست و مثل یک جعبه سیاه به آن نگاه کنید)

 $a\bar{b}$: $R_1 \leftarrow R_1 + R_2$

c: $R_2 \leftarrow R_1 - R_3$

 \bar{a} b: R₃ \leftarrow R₂

abc: $R_2 \leftarrow 4$

 \bar{c} : R₃ \leftarrow 1

¹ Swapping

تمرین سری دوم درس معماری کامپیوتر



Amirkabir University of Technology (Tehran Polytechnic)



پاییز ۱۴۰۳

سوال ۴) چه چیزی در عبارات انتقال ثبات زیرغلط است؟

 $xT: AR \leftarrow AR, AR \leftarrow 0$

 $yT: R_1 \leftarrow R_2, R_1 \leftarrow R_3$

 $zT: PC \leftarrow AR, PC \leftarrow PC + 1$