پاسخنامه تمرین سری هفتم درس معماری کامپیوتر



Amirkabir University of Technology (Tehran Polytechnic)



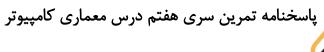
پاییز ۱۴۰۳

توضيحات

• در صورت وجود ابهام یا سوال از پاسخ تمارین به تدریس یاران درس پیام دهید.

سوال ۱)

گام	SC	А	В	E	Q	В.	G
١	۴	• 1 • 1	1.11	٠	• • • •	١	•
۲	۴	• 1 • 1	1.11	•	1.11	١	•
٣	٣	• 1 • 1	11.1	٠	11.1	١	١
۴	٢	• 1 • 1	111.	٠	111.	٠	١
۵	٢	• 1 • 1	111.	١	••11	•	١
۶	١	• 1 • 1	1111	١	••••	١	•
Υ	١	• 1 • 1	1111	•	11	١	•
٨	•	•1•1	•111	٠	111.	١	١



سوال ۲)

گام	А	Sc	Е	Q	В	В0
١	11111	٨	•	• • • • • •	••••1111	١
۲	11111	٨	٠	11111	••••1111	١
٣	11111	٧	•	.1111	1111	١
۴	11111	٧	١	•11•1••1	1111	١
۵	11111	۶	•	1.11.1	1111	١
۶	11111	۶	١	1.11.1	1111	١
٧	11111	۵	•	11.11.	1111	١
٨	11111	۵	١	1111	1111	١
٩	11111	۴	•	1111	1111	٠
١٠	11111	٣	•	.111	11111	٠
11	11111	٢	٠		.11111	٠
17	11111	١	٠	•••111••	11111.	٠
١٣	11111	٠	٠	••••111•	•••11111	٠

پاسخنامه تمرین سری هفتم درس معماری کامپیوتر

پاییز ۱۴۰۳

سوال ۳)

با توجه به آنکه هر دو عدد مثبت اند پس باقی مانده و خارج قسمت نیز مثبت است

SC	Е	А	Q	В
4		••••	111.	11
	٠	11.1		
	١	• • • •		
	•	• • • 1	11	
	•	111.		
٣	١	• • • 1		
	•	••11	1	
	١	••••	11	
٢	•	•••1		
	•	111.		
	١	• • • 1		
١	٠		•1••	
	٠	1111		
	١			

درصورت استفاده از الگوریتم های دیگر برای پیادهسازی تقسیم اعداد بی علامت و ذکر آن نمره کامل را دریافت می کنید

سوال ۴)

الف) نتیجه ضرب دو عدد درنهایت ۱۰۰۱۱۱۱۱۰ است. مراحل جمعهای متوالی در بخش زیر آمده است:

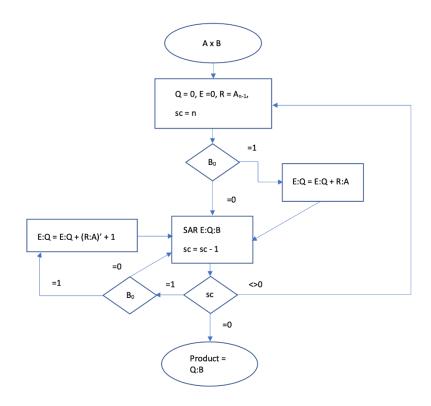
Q	В
* * * * * * * * *	111.1
•••••	111
• • • • • • • • • • • • • • • • • • • •	11.11
•••1•••	11.1.
•••1•11•••	111
• • • • • • • • • • • • • • • • • • • •	11
	1.111
	1.11.
	1 • 1 • 1
	1.1
	111
••111•11••	11.
• 1 • • • • • • • • • • • • • • • • • •	11
•1•••11•••	1
•1••1•11••	•1111
• 1 • • 1 1 • 1 • •	•1111
.1.1	•111•
• 1 • 1 • 1 1 • • •	•11•1
•1•11•11••	• 1 1 • •
• 1 1 • • • • • • • • • • • • • • • • •	• 1 • 1 1
• 11 • • 11 • • •	• 1 • 1 •

پاسخنامه تمرین سری هفتم درس معماری کامپیوتر

پاییز ۱۴۰۳

• 11 • 1 1 • •	• 1 • • 1
• 111• • • 1 • •	• 1 • • •
•111•11•••	••111
•1111•11••	••11•
1	
1	•• \••
11.11	•••11
1	••••
11.11	••••1
111111	• • • •

ب) بله امکان پذیر است. این کار را می توان با روش شیفت و جمع انجام داد و فلوچارت شبیه به حالت عادی است با این تفاوت که SHR را با SAR جایگزین کرده ایم.





ج) این مدار یک ضرب کننده آرایهای است که ضرب را برای دو عدد بی علامت اجرا میکند. برای محاسبهی تاخیر آن، تاخیر مسیر بحرانی را حساب میکنیم:

Delay = d + (n - 1)d + 2nd = 3nd