

تمرین سری چهارم درس معماری کامپیوتر بهار ۱۴۰۳ استاد درس: دکتر زرندی

## توضيحات

- در صورت مشاهده تقلب نمره تمرین برای هر دو نفر صفر در نظر گرفته می شود.
- تمیزی و خوانایی جواب ها از اهمیت بالایی برخوردار میباشد. ممنون میشویم این مورد را رعایت نمایید تا نمره ای از این بابت از شما کم نشود و در صورت امکان تمارین به شکل تایپ شده آپلود کنید.
- لطفا دقت داشته باشید که نام فایل آپلودی به فرمت HW?\_StudentNumber.pdf باشد برای مثال اگر شماره دانشجویی شما ۴۰۰۳۱۰۷۵ میباشد و تمرین اول را آپلود می کنید نام فایل شما باید HW1\_40031075.pdf
- توجه داشته باشید که به دلیل این که پاسخنامه این تمرین قبل از کوییز در اختیار شما قرار بگیرد، نمی توانید از بودجه تاخیر در این تمرین استفاده کنید.

مهلت تحویل این تمرین تا پنجشنبه ۲۳ فروردین ماه میباشد.



تمرین سری چهارم درس معماری کامپیوتر بهار ۱۴۰۳ استاد درس: دکتر زرندی

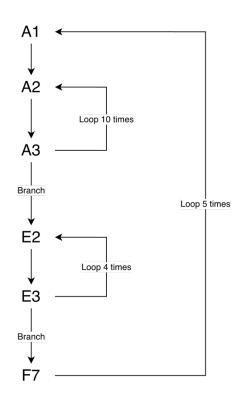
> سوال یک در قطعه کد زیر توضیح دهید که در چه موقعیت هایی همجواری مکانی و همجواری زمانی دیده می شود.



تمرین سری چهارم درس معماری کامپیوتر بهار ۱۴۰۳ استاد درس: دکتر زرندی

سوال دو

برنامه ای را در نظر بگیرید که درخواست های حافظه آن به صورت زیر میباشد(هر کجا از دستور Branch استفاده شده است، یعنی دو آدرس از نظر فیزیکی در حافظه اصلی، پشت سر هم نیستند.).



حال قرار است این برنامه بر روی سیستمی با ویژگی های زیر اجرا شود. نرخ برخورد حافظه نهان این سیستم را برای این برنامه بیابید.

- حافظه اصلی این سیستم دارای ۵۱۲ بلاک میباشد.
  - حافظه نهان این سیستم دارای ۸ بلاک میباشد.
- این حافظه نهان ۲-way set associative با سیاست جایگزینی FIFO میباشد.

## Amirkabir University of Technology (Tehran Polytechnic)



تمرین سری چهارم درس معماری کامپیوتر بهار ۱۴۰۳ استاد درس: دکتر زرندی

سوال سه

الف) علت نیاز به tag برای بلوکهای حافظه نهان چیست؟ یک مثال از شرایطی بزنید که در آن نیازی به وجود tag نباشد.

ب) چرا در k-way set associative cache، با افزایش k نرخ موفقیت افزایش مییابد؟

ج) در صورت افزایش اندازه بلاک چه مشکلی ممکن است رخ بدهد؟ در صورت کوچک شدن اندازه بلاک چطور؟

سوال چهار

۳ رقم آخر شماره دانشجویی خود را در نظر بگیرید و در جدول زیر قرار دهید:

С	В	A

به طور مثال : ۴۰۰۳۱۰۱۹

С	В	A
•	١	٩

فرض کنید واحد پردازش مرکزی آدرس های زیر را به ترتیب (از جپ به راست) درخواست میدهد و همچنین حافظه نهان در ابتدا خالی است :

 $A \cdot$ ,  $A \cdot$ ,  $B \cdot$ ,  $A \cdot$ ,  $B \cdot$ ,  $A \cdot$ ,

برای هر یک از سیاست های جایدهی و جایگزینی زیر نرخ موفقیت و موفق و عدم موفقیت هر درخواست را برسی کنید:

- A. Cache Size: A, Block Size = Υ, Direct Access Cache
- B. Cache Size: Λ, Block Size = Υ, Υ-ways LRU Association Cache
- C. Cache Size: A, Block Size = 1, A-ways LRU Association Cache