



## به نام خدا

پاسخ تمرین سری هشتم درس سیستم های عامل

پاییز 1403

استاد درس: دکتر زرندی

## سوال اول)

به سوالات زیر پاسخ دهید.

الف) برای هر یک از حالات زیر توضیح دهید کدام یک از روشهای dynamic linking و static الف) برای هر یک از حالات زیر توضیح دهید کدام یک از روشهای linking و

- تعدادی برنامه که از کتابخانههای مختلف استفاده می کنند.
- تعدادی برنامه که همگی از یک کتابخانه استفاده می کنند.

ب) تفاوت تکه تکه سازی خارجی و داخلی را توضیح دهید. در هر بخش زیر مشخص کنید کدام یک از تکه تکه سازی داخلی یا خارجی برای ما میتواند مشکل ایجاد کند .

- یک ماشین مدیریت حافظه ساده با استفاده از ثباتهای base و limit و بخش بندی ایستا
  - یک ماشین مشابه قسمت قبل با استفاده از بخش بندی پویا

## پاسخ:

در حالت اول static linking بهتر است. چون هر برنامه نیاز به کتابخانههای مختلف دارد، بهتر است که هر برنامه نسخه خاص خودش از کتابخانهها را به طور مستقل در خود داشته باشد. با این روش:

- مدیریت وابستگیها ساده تر می شود، زیرا هر برنامه تمام کدهای مورد نیاز خود را در خودش
  دارد.
  - نیاز به بهروزرسانی کتابخانهها در زمان اجرا نیست، و هر برنامه برای خودش مستقل است.

در حالت دوم dynamic linking بهترین گزینه است. چون این برنامهها از یک کتابخانه مشترک استفاده می کنند، با dynamic linking می توان:

• فضای ذخیرهسازی را کاهش داد، چون کتابخانه فقط یکبار در حافظه بارگذاری می شود و تمام برنامه ها از آن استفاده می کنند.

مدیریت بهروزرسانیها راحت تر می شود، چون کافی است کتابخانه را فقط یک بار بهروزرسانی
 کنید و تمام برنامه ها از نسخه جدید آن استفاده کنند.

**ب**)

تکه تکه سازی خارجی، به تکه تکه شدن در خارج بخش ها اشاره دارد. درحالی که تکه تکه سازی داخلی به اتلاف فضای حافظه داخل بخش ها اشاره می کند.

- تکه تکه سازی داخلی
- تکه تکه سازی خارجی

## سوال دوم)

فرض کنید در یک سیستم به سه فرآیند حافظه تخصیص داده شده است و مقادیر رجیسترهای پایه و حد آنها به صورت زیر است:

- فرآیند 1: ثبات پایه = 5000، ثبات حد = 3000
- فرآیند 2: ثبات یایه = 9000، ثبات حد = 2000
- فرآيند 3: ثبات پايه = 12000، ثبات حد = 5000

آدرسهای زیر را بررسی کنید که آیا قانونی هستند یا خیر. همچنین اگر قانونی هستند مشخص کنید به کدام فرآیند مربوط هستند و در غیر اینصورت مشخص کنید چرا قانونی نیستند:

- 1. آدرس 6500
- 2. آدرس 9500
- 3. آدرس 14000
- 4. آدرس 11000
- 5. آدرس 12500

• آدرس 6500

فرآيند 1: 3000+5000 5000≥6500 فرآيند

نتیجه: این آدرس قانونی است و به فرآیند 1 مربوط است.

• آدرس 9500

فرآيند 2: 000+2000>9500≥9500

نتیجه: این آدرس قانونی است و به فرآیند 2 مربوط است.

• آدرس 14000

فرآيند 3: 12000+5000 ≥ 14000

نتیجه: این آدرس قانونی است و به فرآیند 3 مربوط است.

• آدرس 11000

هیچ کدام از فر آیندها:

این آدرس در محدوده هیچ فرآیندی قرار ندارد.

فرآيند 1: 8000<11000

فرآيند 2: 11000<11000

فرآيند 3: 12000>11000

نتیجه: این آدرس غیرقانونی است.

• آدرس 12500

فرآيند 3: 3: 12000+5000 أيند 3

نتیجه: این آدرس قانونی است و به فرآیند 3 مربوط است.

```
سوال سوم)
```

فرض کنید در یک سیستم حافظه مشخصات زیر داده شده است:

- آدرس منطقی: **20 بیت**
- سايز صفحه: **8 كيلوبايت** (**8192 بايت**)

الف) تعداد صفحات منطقی موجود در فضای آدرس منطقی چقدر است؟

ب) اگر آدرس منطقی **x45F3A0** تولید شود شماره صفحه (Page Number) و offset داخل صفحه (Page Offset) را محاسبه کنید.

ج) اگر جدول صفحات به صورت زیر باشد، آدرس فیزیکی متناظر با آدرس منطقی **x45F3A0** را محاسبه کنید:

- Page  $0 \rightarrow Frame 7$  •
- Page 2  $\rightarrow$  Frame 3 •
- Page  $5 \rightarrow$  Frame 11
  - Page  $8 \rightarrow Frame 6$  •

پاسخ:

الف)

تعداد صفحات منطقی: فضای آدرس منطقی 2^20 بایت است که برابر با 1,048,576 بایت است. با تقسیم بر اندازه صفحه :8192

تعداد صفحات منطقي = 8192/1,048,576 = 128 صفحه

ب)

آدرس منطقى 286522 = x45F3A0:

شماره صفحه: سايز صفحه / آدرس منطقى 🛨 [286522 / 8192]

آفست داخل صفحه =سایز صفجه mod آدرس منطقی ←

286522 mod 8192 = 7994 = 1F3A

بنابراین: شماره صفحه: 34 ، آفست داخل صفحه: x1F3A0

ج)

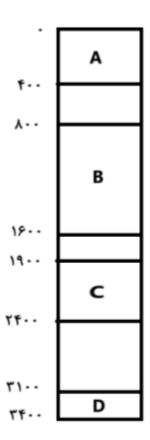
آدرس فیزیکی متناظر:

جدول صفحات نشان نمی دهد که صفحه 34 در کدام فریم قرار دارد. بنابراین:

این آدرس غیرمجاز است (صفحه 34 در حافظه نیست).

سوال چهارم)

یک سیستم حافظه قطعه بندی شده را با حافظه تخصیص یافته مطابق شکل زیر در نظر بگیرید.



فرض کنید اقدامات زیر رخ میدهد:

- فرآیند E شروع می شود و 300 واحد حافظه درخواست می کند.
  - فرآيند A مقدار 400 واحد حافظه ديگر درخواست مي كند.

```
• فرآیند B خارج می شود.
```

• فرآیند F شروع می شود و 800 واحد حافظه درخواست می کند.

• فرآیند C خارج می شود.

• فرآیند G شروع می شود و 900 واحد حافظه درخواست میکند.

الف) وضعيت حافظه را پس از هر عمل با استفاده از الگوريتم اولين برازش توصيف كنيد.

ب) محتویات حافظه را پس از هر اقدام با استفاده از الگوریتم بهترین برازش توصیف کنید.

ج) الگوريتم بدترين برازش حافظه را چگونه تخصيص ميدهد؟

پاسخ:

الف)

E در 700–400 قرار م*ي گ*يرد .

A در 2400 – 2800 نيز قرار مي گيرد.

با خروج B، حافظه 800 - 1600 خالى مى شود.

F در 700 – 1500 قرار مي گيرد.

با خروج C، حافظه از 1900 - 2400 خالى مى شود.

G در 1500 – 2400 قرار مي گيرد.

ب)

E در 1600 – 1900 قرار مي گيرد.

A در 400 – 800 نيز قرار مي گيرد.

با خروج B، حافظه 800 - 1600 خالي مي شود.

F در 800 – 1600 قرار مي گيرد.

با خروج C، حافظه 1900 - 2400 خالي مي شود.

G در 1900 - 2800 قرار مي گيرد.

ج)

E در **2400** – **2700** قرار م*ی گ*یرد.

A در 400 – 800 نيز قرار مي گيرد.

با خروج B، حافظه 800 - 1600 خالي مي شود.

F در 800 – 1600 قرار مي گيرد.

با خروج C، حافظه از 1900 - 2400 خالي مي شود.

G در حافظه جا نمی شود.