Name: 3.März 2006 Legi Nr.: Vorlesung gehört im SS 2005: ja nein

Wiederholungs-Prüfungsklausur

Vorlesung Halbleiterbauelemente 35-056, Dozent: Prof. A. Schenk Maximale Punktzahl: 63

Achtung: Ihr Name muss auf jedem Lösungsblatt erscheinen!

Schreiben Sie neben numerischen Resultaten stets die Herleitungen und verwendete Formeln auf Ihr Lösungsblatt!

Es müssen nicht alle Aufgaben gelöst werden für die Höchstnote. Verweilen Sie also nicht zu lange bei einer Aufgabe, die Ihnen Schwierigkeiten bereitet!

Zahlenwerte verwendeter Naturkonstanten: Materialparameter

- h Planck'sches Wirkungsquantum = $6.625 \cdot 10^{-34} Js$
- c Lichtgeschwindigkeit im Vakuum = $3 \cdot 10^8 m/s$
- q Elementarladung = 1.602×10^{-19} C
- $k_{\rm B}$ Boltzmann-Konstante = $8.62 \cdot 10^{-5} eV/K$
- $k_{\rm B}T/q$ Thermospannung = 0.0259V bei $300\,{\rm K}$
- m_e Ruhemasse des Elektrons = $9.11 \times 10^{-31} \, kg$
- ε_0 absolute Dielektrizitätskonstante = $8.854 \times 10^{-14} \, \mathrm{F/cm}$

Zahlenwerte verwendeter Materialparameter für Silizium:

- $N_{\rm c}^{Si}$ effektive Zustandsdichte im Leitungsband (Si,300K) = $2.8 \times 10^{19} \, {\rm cm}^{-3}$
- $N_{\rm v}^{Si}$ effektive Zustandsdichte im Valenzband (Si,300K) = $1.04 \times 10^{19} \, {\rm cm}^{-3}$
- $\varepsilon_{\mathrm{Si}}$ relative Dielektrizitätskonstante von Si = 11.9
- E_g^{Si} Bandlücke des Silizium bei 300 K = 1.12 eV
- $\varepsilon_{\rm ox}$ relative Dielektrizitätskonstante von ${\rm SiO_2}=3.9$
- χ Elektronenaffinität von Silizium = 4.15 V
- χ' Modifizierte Elektronenaffinität von Silizium = 3.25 V

Wenn nicht anders erwähnt, gehen Sie von einer Temperatur von 300 Kelvin aus.

Grundlagen der Halbleiterphysik

- (1) Allgemeine Fragen zu Ladungsträgern in Halbleitern:
 - a) (2 Punkte) Was repräsentiert die effektive Masse m_{eff} ? Wie ist sie mit dem Bandverlauf verknüpft?
 - b) (2 Punkte) Warum ist Gallium Arsenid für optoelektronische Bauteile geeigneter als Silizium?
 - c) (2 Punkte) Ein Festkörper befindet sich im thermodynamischen Gleichgewicht. Was bedeutet dies hinsichtlich des Ferminiveaus?
 - d) (2 Punkte) Was ist die Ursache der Driftströme?
 - e) (2 Punkte) Nennen Sie zwei Methoden, wie im Halbleiter das Ferminiveau geändert werden kann.

Einfache Halbleiterbauelemente

- (2) Sie müssen als Ingenieur einen integrierten Widerstand für Hochtemperaturanwendungen auf Siliziumbasis konzipieren. Um das Bauelement zu steuern, darf der Widerstand erst weit oberhalb von $500\,\mathrm{K}$ intrinsisch werden, d.h. bei $500\,\mathrm{K}$ soll die intrinsische Elektronendichte noch nicht mehr als $10\,\%$ der gesamten Elektronenkonzentration betragen. Die Länge ist aufgrund der Technologie auf $1.3\,\mu\mathrm{m}$ festgelegt. $n_i(300\,\mathrm{K}) = 10^{10}\,\mathrm{cm}^{-3}$.
 - a) (3 Punkte) Wie stark müssen Sie dotieren?
 - b) (3 Punkte) Berechnen Sie die Position des Ferminiveaus ihres gemäss a) dotierten Widerstands im Bezug auf die Mitte der Bandlücke E_{midgap} bei 300 K und bei 500 K.
 - c) (3 Punkte) Der el. Widerstand Ihres Bauteils soll bei Hochtemperatur $100\,k\Omega$ betragen. Beweglichkeiten der Ladungsträger bei $500\,\mathrm{K}$: $\mu_n = 570cm^2/Vs$, $\mu_p = 170cm^2/Vs$. Wie gross müssen Sie die Querschnittsfläche wählen?

Eine Silizumdiode mit der Querschnittsfläche $A=10^{-4}\,\mathrm{cm^2}$ habe (3) bei Raumtemperatur ($T=300\,K$) die Parameter gemäss Tabelle rechts.

p-Gebiet			n-Gebiet		
N_a	=	$5 \times 10^{15} cm^{-3}$	N_d	=	$10^{17} cm^{-3}$
τ_{n0}	=	$10^{-6} \mathrm{s}$	$ au_{p0}$	=	$10^{-7} \mathrm{s}$
μ_n	=	$1250 \mathrm{cm}^2/\mathrm{Vs}$	μ_n	=	$850 \mathrm{cm}^2/\mathrm{Vs}$
μ_p	=	$420 \mathrm{cm}^2/\mathrm{Vs}$	μ_p	=	$320 \mathrm{cm}^2/\mathrm{Vs}$

- a) (2 Punkte) Berechnen Sie die Diffusionsspannung $V_{\rm bi}$.
- b) (3 Punkte) Es liege nun eine Vorwärtsspannung $V_{\rm a}=0.5\,{\rm V}$ an. Wie gross ist die Ausdehnung der Raumladungszone auf der p- bzw. n-Seite? Wie hoch ist die maximale elektrische Feldstärke?
- c) (2 Punkte) Wie gross ist die Kapazität der Verarmungsschicht?
- d) (4 Punkte) Bestimmen Sie die Diffusionsströme der Minoritätsladungsträger an den Rändern der Raumladungszone. Wie gross ist der Gesamtstrom, der durch die Diode fliesst?
- e) (3 Punkte) Berechnen Sie den Sättigungsstrom in Sperrichtung und ermitteln Sie die Änderung des Gesamtstromes bei einer Erhöhung der Temperatur um $10\,\mathrm{K}$. Vernachlässigen Sie dabei die Temperaturabhängigkeit der Bandlücke E_g .

Transistoren

- (4) Auf einem Siliziumwafer sollen MOS Transistoren angefertigt werden. Die Hintergrunddotierung des Wafers betrage $5 \cdot 10^{17} \, \text{cm}^{-3}$. Mittels Ionen-Implantation werden Source- und Draingebiete hergestellt. In diesen soll das Ferminiveau $0.11 \, \text{eV}$ unterhalb der Leitungsbandkante liegen bei $300 \, \text{K}$. $n_i(300 \, \text{K}) = 10^{10} \, \text{cm}^{-3}$.
 - a) (1 Punkt) Handelt es sich bei der Source um ein n- oder p-Gebiet?
 - b) (1 Punkt) Geben Sie ein Element an, mit dem die Hintergrunddotierung gefertigt sein könnte.
 - c) (2 Punkte) Womit müssen Sie folglich implantieren? Schlagen sie 2 mögliche Dotier-Elemente vor.
 - d) (2 Punkte) Wie stark müssen sie die implantierten Gebiete dotieren, um die gefordete Bedingung zu erfüllen?
 - e) (2 Punkte) Wie gross wird das eingebaute Potential zwischen Drain und Substrat ihres MOSFETs?
- (5) Der Kollektor eines NPN-Bipolartransistors soll basisseitig eine Dotierung von $10^{15}\,\mathrm{cm}^{-3}$ und kontaktseitig eine Dotierung von $10^{18}\,\mathrm{cm}^{-3}$ aufweisen.

Die Dotierungen soll daher in einem Bereich $[x_1 \ x_2]$ der Länge $L=15\,\mu\mathrm{m}$ linear ansteigen.



- a) (2 Punkte) Was ist der Grund, dass man basisseitig schwach dotiert? x_1
- b) (2 Punkte) Warum wählt man kontaktseitig eine hohe Dotierung?
- c) (3 Punkte) Berechnen Sie das induzierte elektrische Feld an beiden Enden x_1 und x_2 des Übergangsbereichs unter der Annahme von Quasineutralität, d.h. $N_d(x) \approx n_0(x)$. Ist diese Annahme gerechtfertigt?
- d) (3 Punkte) Der BJT befinde sich im thermodynamischen Gleichgewicht. Bewirkt dieses Dotierprofil eine Bandverbiegung im Kollektor? Falls ja, wie gross wird sie? Falls nein, warum nicht?
- (6) Um die Exaktheit eines n-MOSFET Herstellungsverfahrens auf Siliziumbasis zu überprüfen, vermessen Sie die Kennlinien eines einzelnen Transistors. Das Oxid besteht aus nahezu perfektem SiO_2 der Dicke 90 nm, Grenzflächenladungen können vernachlässigt werden. Die Breite des Kanals ist bekannt und gleich $0.8\mu\mathrm{m}$. Die Mobilität der Kanalelektronen kann in guter Schätzung als $\mu_n = 600\,\mathrm{cm}^2/\mathrm{Vs}$ angenommen werden.
 - Die Gatespannung setzen Sie zuerst auf $V_{GS}=4\,\mathrm{V}$ und fahren die Drainspannung hoch. Bei $V_{DS}=3.1\,\mathrm{V}$ sättigt die Kennlinie und es fliesst ein Drainstrom von $0.82\,\mathrm{mA}$.
 - Nun belassen Sie $V_{DS}=3.1\,\mathrm{V}$ und drehen die Gatespannung hinauf. Bei $V_{GS}=4.4\,\mathrm{V}$ messen Sie $I_D=1.22\,\mathrm{mA}$.
 - a) (2 Punkte) Wie gross ist die Schwellspannung ihres Transistors?
 - b) (2 Punkte) Handelt es sich um einen Enhancement oder Depletion mode MOSFET? (Begründung)
 - c) (3 Punkte) Wie gross muss aufgrund ihrer Messungen die Kanallänge sein?
 - d) (2 Punkte) Befindet sich der MOSFET bei der Messung Nr. 2 in Sättigung? (Begründung)
 - e) (3 Punkte) Bestimmen Sie den Gegenwirkleitwert (Transconductance) des Bauteils für $V_{DS}=3.1\,\mathrm{V}$ im Nichtsättigungs- und im Sättigungsbereich.