



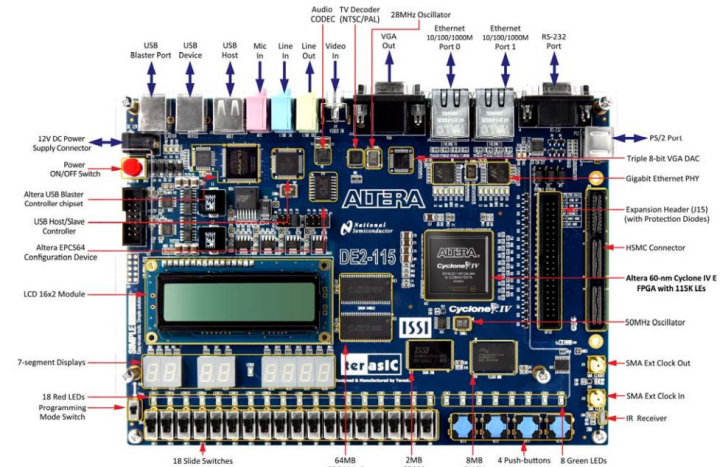
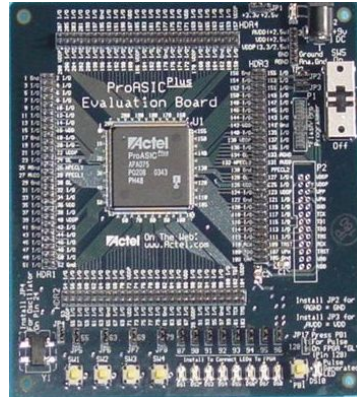
Hardware Description Language(HDL)

Nome: Antonio Carlos Neto



Hardware Usados

- FPGA (Field Programmable Gate Array);
- ASIC (Application Specific Integrated Circuit);



Vantagens

- Time to Market;
- Menor Ciclo e Custo de Desenvolvimento;
- Aumento de Qualidade no Desenvolvimento;
- Gerenciamento do Projeto;

Desvantagens

- Otimização;
- Falta de pessoal especializado e treinado;

Exemplos

- VHDL
- VeryLog
- SystemVeryLog
- SystemC
- ABEL