

$$1.f = x'y + (x+y')z'$$

$g = \prod (0,2,4,5)$  숫자 정확하진 않음.

(1)f+g sum of products 로 나타내시오.

(2)f·g product of sums 로 나타내시오.

2. 입력 3 개인 odd parity generator 그리기

3. Excess-3 이진코드를 BCD 코드로 변환하는 converter 를 설계하시오 (converter 내부 회로만 설명하면 됨)

4. 비트의 두 수를 비교 연산하는 회로 디자인하기. 두 수가 같으면 1 을 다를 경우 0 을 출력 (XOR,EQU,NAND,NOR 회로만 사용할 것)

5.

(1) 1 번에서의 f 와 g 를 decoder 를 통해 설계하기

→ 이 문제 정확하지 않습니다 / decoder 응용문제였던 것만 확실합니다.

(2) 1 번에서의 f 와 g 를 mux 를 이용하여 회로 그리기(x = input, y,z = selection line) 어떤 크기의 mux 가 몇 개 필요한지도 decoder 에 대한 설명을 포함해서 서술하시오.