



Práctica 3 de Laboratorio

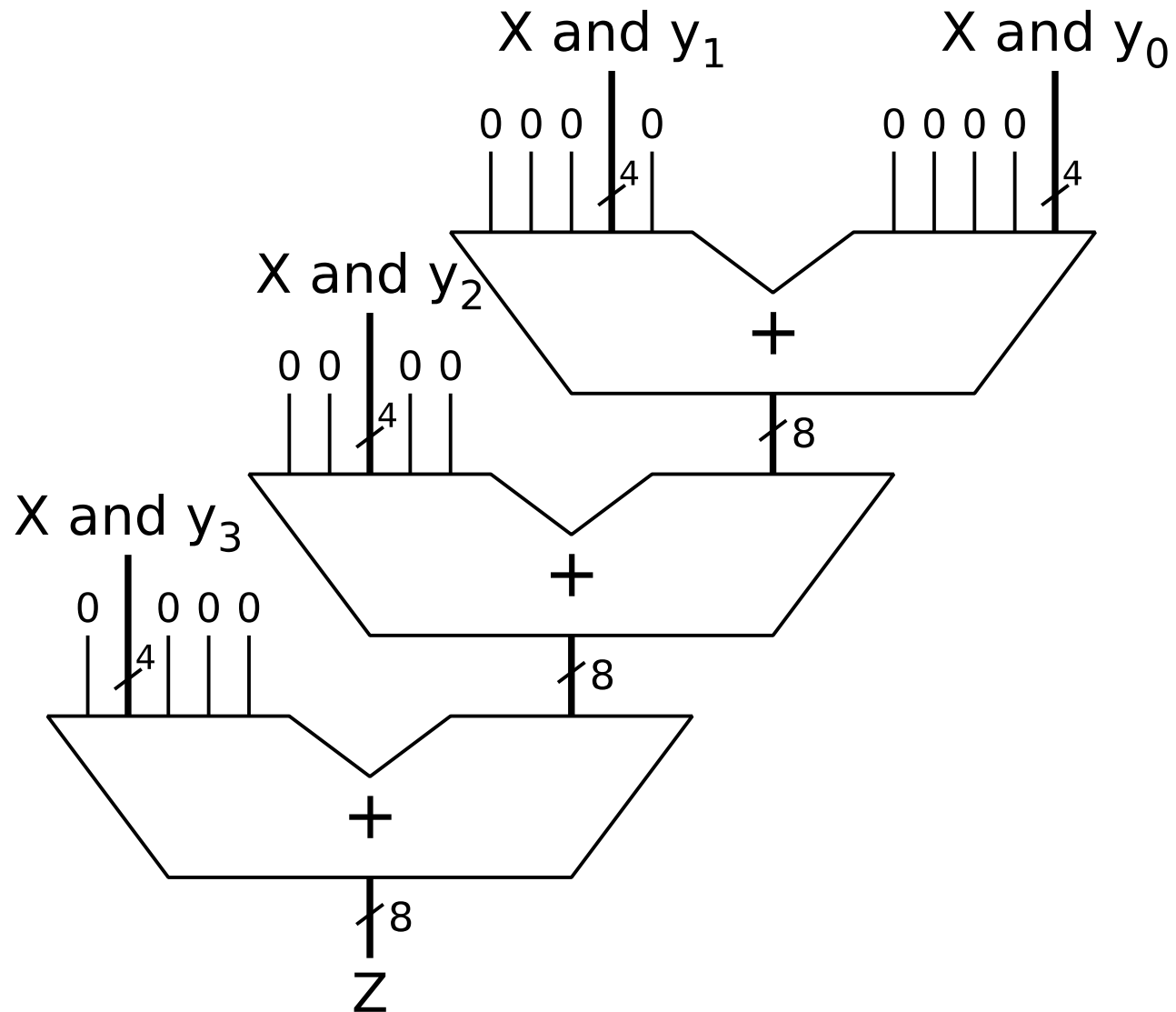
Multiplicador de dos números de 4 bits



Objetivo

- Implementar un multiplicador de dos números de 4 bits de dos formas diferentes:
 - 1. Usando el operador '*' de la librería `numeric_std`.
 - Usando el sumador de la práctica 1
- Estudiar el HDL Synthesis Report y encontrar:
 - Los elementos combinacionales instanciados.
 - El retardo combinacional máximo.

8-bit adders





Recordar

- Responder el cuestionario en el campus virtual.
- Llegar al laboratorio con los multiplicadores implementados y simulados.
 - Preparad en casa un archivo “test_bench”.
 - En el laboratorio volcar el diseño en la FPGA.
- Realizar la parte avanzada de la práctica.