## ESCUELA POLITÉCNICA NACIONAL FACULTAD DE INGENIERÍA EN SISTEMAS COMPUTACIÓN DISTRIBUIDA

Integrantes: Nathaly Cumbicos
David Velasco

Curso: GR2

Fecha: 20/01/2016

#### PROYECTO SERVIDOR DE TRANSACCIONES BANCARIAS

#### 1. Alcance

La arquitectura a implementarse será la descrita en la figura 2. Se implementará un Servidor de transacciones bancarias el cual estará instalado en varios computadores, denominados Servidores Banco; se podrá realizar operaciones de Retiro, Depósito y Consultas asociados a los clientes del banco. Los datos provenientes de estas operaciones se almacenan un Servidor de base de datos, el cual estará instalado en cada computador servidor conjuntamente en el mismo Servidor Banco. El servidor de base de datos utilizará un esquema de base de datos distribuida para sincronizar los datos de las transacciones.

Cada servidor de transacciones bancarias contara con una sonda, la cual recopilará los datos de procesamiento (CPU, Memoria) y los almacenara en un archivo de texto en tiempo real y serán enviados al balanceador cuando este los solicite.

Se implementará también un balanceador de carga, el cual estará a encargado de recibir las peticiones de los clientes, luego enviará una petición a todos los servidores de banco solicitando su información de carga, de acuerdo a estos datos, se determinará el servidor a utilizarse, y se enviará la solicitud proveniente del cliente.

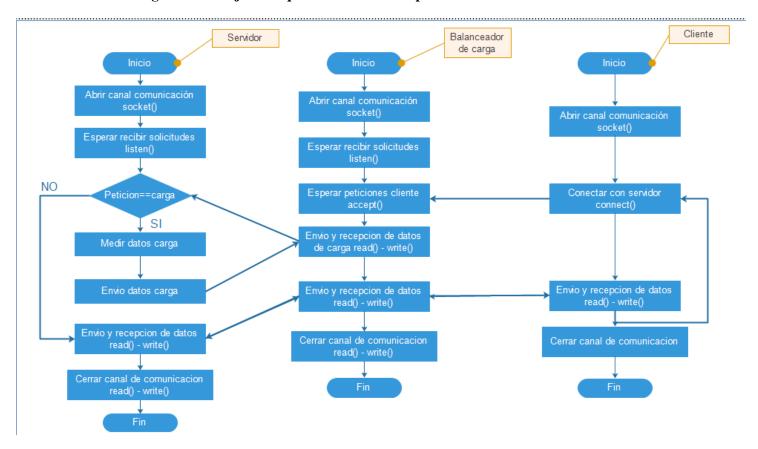
Cada petición de cliente a enviarse, se guardará en un solo String y tendrá el siguiente formato:

| Cédula        | Contraseña         | Identificador | Tipo de<br>transacción                     | Valor              | Identificador |
|---------------|--------------------|---------------|--|--------------------|---------------|
| 10 caracteres | Tamaño<br>variable | #             | 0 ≈ Consulta<br>1 ≈ Depósito<br>2 ≈ Retiro | Tamaño<br>variable | #             |

Para estresar a los servidores bancarios, desde consola se enviarán múltiples peticiones generadas aleatoriamente.

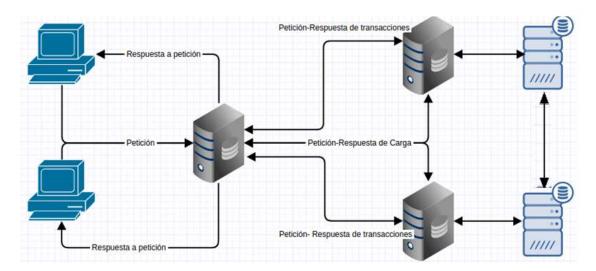
# ESCUELA POLITÉCNICA NACIONAL FACULTAD DE INGENIERÍA EN SISTEMAS COMPUTACIÓN DISTRIBUIDA

### 2. Diagrama de Flujo de arquitectura de alta disponibilidad



# ESCUELA POLITÉCNICA NACIONAL FACULTAD DE INGENIERÍA EN SISTEMAS COMPUTACIÓN DISTRIBUIDA

## 3. Diagrama de bloques



## 4. Seudocódigo

#### Cliente

```
Cliente.psc X Servidor.psc Servidor_Balanceador.psc
     Proceso Cliente
 1
 2
         Crear socket
 3
         Abrir_canal_de_comunicacion
         Conectar_con_servidor_Balanceador
 4
         Repetir
 5
 6
             enviar datos
 7
             recibir datos
 8
         Hasta Que Cerrar_canal_de_comunicacion
     FinProceso
```

## ESCUELA POLITÉCNICA NACIONAL FACULTAD DE INGENIERÍA EN SISTEMAS COMPUTACIÓN DISTRIBUIDA

Servidor: Balanceador de carga

```
Servidor Balanceador.psc X
Cliente.psc
         Servidor.psc
 2
    Proceso Servidor Balanceador
 3
        Crear socket
 4
         Abrir canal de comunicacion
 5
         Escuchar Conexion Cliente
 7
         Repetir
 8
 9
             Recibir solicitud cliente
10
11
             Repetir
12
                 enviar_solicitud_datos_carga
                 recibir datos
13
14
             Hasta Que envie a todos los servidores
15
             Verificar_servidor_con_menor_carga
16
17
             Conectar con servidor
18
19
             Repetir
20
                 enviar solicitud cliente
21
                 recibir datos
22
             Hasta Que cerrar conexion
23
             enviar datos a cliente
24
25
         Hasta QueCerrar canal de comunicacion
26
27
    FinProceso
```

#### Servidor

```
Cliente.psc
         Servidor.psc X Servidor_Balanceador.psc
    Proceso Servidor
 2
        Crear socket
 3
         Abrir canal de comunicacion
 4
         Escuchar_Conexion_Balanceador
 5
 6
         Si peticion=carga Entonces
 7
             enviar datos carga
 8
         Sino
             Repetir
 9
                 Recibir solicitudes balanceador
10
                 Procesar solicitud balanceador
11
                 enviar datos
12
13
             Hasta Que cerrar conexion
14
         Fin Si
15
16 FinProceso
```