Wydział Elektroniki Rozkład zajęć: 3_TEL_TMU_sem.6_li na semestr akademicki: Letni(2018/2019) Dla wektora zapisowego:[6, PO-W04-TEL-TMU- -ST-li-WRO- - - - - - PWR1-DWÚ]

Proceedings Proceeding Pr	OCIAWSKA														
E00-68a ETEST32264 .08 C0-57 Processory DSP in syst. Value. Dr. 1/2 Art Art 2 E00-68a ETES00328W 409 C0-59 Processory DSP in syst. Value. Dr. 1/2 Art 2 E00-67a TKEST3034 .086 C0-59 Aplitaging multimodialing Dr. 1/2 Bartomiel Golenko 2/2 E00-67a TKEST3034 .086 C0-59 Aplitaging multimodialing Dr. 1/2 Bartomiel Golenko 1/2 E00-67a TKEST3034 .086 C0-59 Aplitaging multimodialing Dr. 1/2 Bartomiel Golenko 1/2 E00-67a TKEST3034 .086 C0-59 Aplitaging multimodialing Dr. 1/2 Bartomiel Golenko 1/2 E00-67a TKEST3034 .086 C0-59 Aplitaging multimodialing Dr. 1/2 Bartomiel Golenko 1/2 E00-67a TKEST3034 .086 C0-59 Systemy crasur processory DSP in syst. Value. Dr. 1/2 Bartomiel Golenko 1/2 E00-67a TKEST3034 .086 C0-59 Processory DSP in syst. Value. Dr. 1/2 Bartomiel Golenko 2/2 E00-67a TKEST3034 .086 C0-59 Processory DSP in syst. Value. Dr. 1/2 Bartomiel Golenko 2/2 E00-67a TKEST3034 .086 C0-59 Processory DSP in syst. Value. Dr. 1/2 Bartomiel Golenko 2/2 E00-67a TKEST3034 .086 C0-59 Processory DSP in syst. Value. Dr. 1/2 Bartomiel Golenko 2/2 E00-67a TKEST3034 .086 C0-59 Processory DSP in syst. Value. Dr. 1/2 Bartomiel Golenko 2/2 E00-67a TKEST3034 .086 C0-59 Processory DSP in syst. Value. Dr. 1/2 Bartomiel Golenko 2/2 Value are received as a train. To receive a section of the section o	1/2 - Nov	wa strona 1													
(C-5) Processory DSP wy sys. mull Dr inž. Jan Mazur 11 sys. mull Dr inž. Jan Mazur 12 sys. mull Dr inž. Jan Mazur 14 sys. mu															
(C-5) Aplikacje multimedialne Dr niz. Bartioniej Golanko 2/2 EO-63a ETES173261, 306 (C-5) Procesory DSP w syst. wbud Dr niz. Andrzej Lewandowski 2/2 EO-54a ETES00327W 409 (C-5) Układy program. w techl. FPGA Dr niz. Grzegorz Budzyń 1/1 EO-58a ETES00327W 409 (C-5) Inferieji urządzeń teleiróm Dr niz. Zogodow Michael Szczgęchor 1/1 EO-59a ETES00327W 409 (C-5) Układy program. w techl. FPGA Dr niz. Grzegorz Budzyń 1/1 EO-59a ETES00327W 409 (C-5) Inferieji urządzeń teleiróm Dr niz. Andrzej Lewandowski 1/1 EO-69a ETES00328W 409 (C-5) Zarządzanie w Sys. oper. Linux Dr niz. Zbigniew Sys. oper. Linux Dr Nichel Szcząchor 1/1 EO-6b TKES00306P 409 (C-5) Projekt Lewandowski 1/1 EO-6b TKES00306P 409 (C-5) Projekt Sys. oper. Linux Dr niz. Zbigniew Sys. oper. Linux Dr niz. oper. Dr. op	n		(C-5) Procesory DS wbud Dr inż. And Lewandowski 1/2 E00-67a TKES173 (C-5) Aplikacje mul	SP w syst. Irzej 03L 308B Itimedialne	(C-5) Przetwa	arzanie obr. w	(C-16) Pr obr. w sy inż. Jan N	zetwarzanie s. mult Dr Mazur E00-5 ETES0032 L3.3 (C-7 Przetwarzanie o w sys. mult Dr inż. J	66a 88P 16) bbr.	L3.3 (C-16) Przetwarzanie obr w sys. mult Dr inż. Jan Mazur Przetwa	E00-56b ETES00328P L3.3 (C-16) arzanie obr. w ult Dr inż. Jan	program. w Grzegorz B	techl. FPGA Dr Budzyń 1/2 prog	E00-53 ETES00327 142 (C-4) Układ ram. w techl. FPG	dy A
E00-54a ETES00327W 409 (C-5) Uklady program. w techl. FPGA Dr inz. Grzegorz Budzyń 1/1 E00-58a ETES00329W 409 (C-5) Inteligentne sys. przet. sygn. Dr inz. Jan Mazur, Dr Michał Szcząchor 1/1 Michał Szcząchor 1/1 E00-52a ETES00323W 409 (C-5) Zarządzanie w sys. oper. Linux Dr E10-65a ETES00323U. L3 3 (C-16) Zarządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 1/1 E00-65b TKES00306P 409 (C-5) Projekt Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 1/1 E00-66b TKES00306P 409 (C-5) Projekt Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 1/1 E00-66b TKES00306P 409 (C-5) Projekt Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 1/1 E00-66b TKES00306P 409 (C-5) Projekt Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-67 Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-67 Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-67 Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-67 Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-67 Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-67 Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-67 Zerządzanie w sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1 E00-68 TKES00305P 30 (C-5) Interfelsy uzgażeni telenion m sys. oper. Linux Dr Dr inż. Zbigniew Soltys 2/2 Lewandowski 1/1	/t		(C-5) Aplikacje mul Dr inż. Bartłomiej G E00-63b ETES173 (C-5) Procesory DS wbud Dr inż. And	Solenko 2/2 26L 306 SP w syst.	(C-5) System rzeczywisteginż. Bogusłav Szlachetko	y czasu o Dr E00-62a ETES17325W 409 (C-5) rzetwarzanie adapt. i tabl Dr inż. Robert	Systemy czasi inż. Bogusław Szlachetko 1/2 E00-61a ETE Przetwarzani Dr inż. Robel	ETES003 308A (C-5) Syste czasu rzeczywistego Dr Bogusław Szlachetko ES17325L L3.3 (C-16) e adapt. i tabl ETES173 L3.3 (C Przetwarzanie adapt. i tabl	259b 334L emy inż. 22/2 261b 325L 3-16) Dr		306P 409 (C	-5) Projekt			
(C-5) Układy program. w techl. FPGA Dr inż. Grzegorz Budzyń 1/1 Michał Szcząchor 1/1 (C-5) Inteligentne sys. przet. sygn. Dr inż. Jan Mazur, Dr Michał Szcząchor 1/1 Michał Szcząchor 1/1 (C-5) Interfejsy urządzeń teleinform Dr inż. Andrzej Lewandowski 1/1 Lewandowski 1/1 (C-5) Interfejsy urządzeń teleinform Dr inż. Andrzej Lewandowski 2/2 Zarządzanie w sys. oper. Linux Dr inż. Zbigniew Sotys 2/2 EE00-65a TKES00305P 306 TKES0030SP 306 Tot. Andrzej Lewandowski 1/1 Zarządzanie w sys. oper. Linux Dr inż. Zbigniew Sotys 2/2 EE00-65a TKES0030SP 306 Tot. Andrzej Lewandowski 1/1 Zarządzanie w sys. oper. Linux Dr inż. Zbigniew Sotys 2/2 EE00-65a TKES0030SP 306 Tot. Andrzej Lewandowski 1/1 Zarządzanie w sys. oper. Linux Dr inż. Zbigniew Sotys 2/2 EE00-65a TKES0030SP 306 Tot. Andrzej Lewandowski 1/1 Zarządzanie w sys. oper. Linux Dr inż. Zbigniew Sotys 2/2 EE00-65a TKES0030SP 306 Tot. Andrzej Lewandowski 1/1															
	Z		(C-5) Układy progra FPGA Dr inż. Grze	am. w techl.	(C-5) Intelige sygn. Dr inż.	ntne sys. przet. Jan Mazur, Dr	(C-5) Zar sys. oper inż. Zbigr Sołtys 1/	ządzanie w . Linux Dr niew E00-6 1 409 (C Interfejsy urządz teleinform Dr inż. Andr	65a 5W C-5) zeń zej	Zarządzanie w sys. oper. Lir Dr inż. Zbigniew Sołtys 1/2 (C-16) Z oper. Linux Dr inż. Z E00-64a TKES00305P 306 Interfejsy urządzeń teleinfori Dr inż. Andrzej Lewandowski (C-5)	E00-51b ETES00323L L3.3 arządzanie w sys. bigniew Sołtys 2/2 (C-5) E00-64b TKES00305P 306) Interfejsy urządzeń uform Dr inż. Andrzej				
	t														

Tydzień nieparzysty 2019-02-25 2019-03-04 Tydzień parzysty

Plan opracował: Mgr inż. Barbara Musiołowska (barbara.musiolowska@pwr.edu.pl)

Symbole: O - grupa odpłatna

P - grupa powtórkowa R - grupa rezerwowa

Uwagi: W semestrze obowiązuje dodatkowy jednorazowy(dla kursów parzystych/nieparzystych) termin w pierwszym tygodniu zajęć 25.02-01.03.2019