FH-OÖ Hagenberg/ESD Advanced Methods of Verification, SS 2015

Rainer Findenig © 2008

10. Übung: PSL



1 LTL vs. CTL vs. PSL

- LTL und CTL haben unterschiedliche M\u00e4chtigkeiten, es k\u00f6nnen also mit jeder der beiden Logiken Ausdr\u00fccke formuliert werden die in der jeweils anderen nicht m\u00f6glich sind. Geben Sie ein Beispiel f\u00fcr eine CTL-Formel an, die in LTL nicht darstellbar ist, und erkl\u00e4ren Sie dieses Beispiel\u00e1!
- Gegeben seien nun die beiden Formeln

$$\varphi_{\rm LTL} = \mathbf{G}(r) \to \mathbf{F}(\neg a \wedge \neg b)$$

und

$$\varphi_{\text{CTL}} = \mathbf{AG}(r) \to \mathbf{AF}(\neg a \wedge \neg b).$$

Geben Sie an, welche der beiden Formeln für die Zähler-Kripke-Struktur aus der Vorlesung gilt! Sind beide Formeln sinnvoll?

 Welche Änderung gegenüber LTL und CTL verhilft PSL zu einer nochmals anderen Mächtigkeit? Geben Sie ein Beispiel für einen Ausdruck an, der in PSL, nicht aber in LTL und/oder CTL darstellbar ist!

2 PSL in Action

Erstellen Sie PSL-Assertions für die folgende Bus-Spezifikation. Schreiben Sie zusätzlich eine Testbench, um Ihre Assertions zu überprüfen.

- Der Bus besteht aus den Signalen clk, request, grant, data_valid, done und abort_.
- Wenn der Master den Bus anfordert (request = '1'), dann muss der Arbiter den Bus innerhalb der nächsten fünf Zyklen bereitstellen (grant = '1'). Sollte dies nicht möglich sein, muss der Arbiter dies dem Master mitteilen, indem er innerhalb der gleichen Zeit das Signal abort_setzt (Abbildung 2).
- Im ersten Zyklus, nachdem der Master den Buszugriff erhält (grant = '1'), muss der Master beginnen, Daten zu übertragen. Der Master kann 8, 16 oder 32 Zyklen

 $^{^1}$ Der umgekehrte Weg ist schwieriger zu beweisen, ein Beispiel sei hier aber gegeben: Die Formel $\mathbf{FG}p$ hat kein Pendant in CTL.

lang Daten übertragen (während dieser Zeit ist data_valid high). Im ersten Zyklus nach dem Transfer muss der Master durch Setzen des Signals done den Bus wieder freigeben (Abbildung 1).

- Nachdem der Master den Bus angefordert hat, darf grant nur genau einen Zyklus lang high sein, bis der Buszugriff beendet ist.
- Nachdem der Master den Bus angefordert hat, darf er ihn nicht nochmals anfordern, bis der Transfer entweder ordnungsgemäß beendet oder abgebrochen wurde.

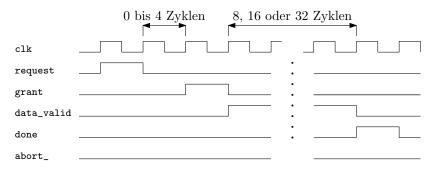


Abbildung 1: Erfolgreicher Transfer.

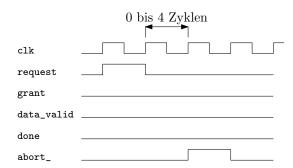


Abbildung 2: Arbiter bricht Transfer ab.

Howard W. Eves

[&]quot;A formal manipulator in mathematics often experiences the discomforting feeling that his pencil surpasses him in intelligence."