

Explore Life at NVIDIA

We're an eclectic, passionate group of professionals dedicated to solving some of the world's biggest challenges. The project is the boss—even for our CEO. We thrive on seamless collaboration and shared success while embracing diversity and individuality. Everyone contributes. Everyone belongs.

Explore Now



NVIDIA Open Position Job Title	关键词
JR1969071 Board Design Engineer, LDE – 深圳	主板设计开发
JR1971016 Senior PCB Design Engineer – 深圳	PCB 设计
JR1971965 Senior Package Design Engineer– 深圳	Package 设计
Ballmap Design Engineer – 深圳	Ballmap 设计
JR1969054 PCB Library Engineer- 深圳	PCB Library/PCBA 工程师
JR1967728 GPU Enterprise Application Engineer – 深圳/北京/上海	Server 系统硬件设计应用工程师
JR1967728 GPU Enterprise Firmware Application Engineer - 深圳/北京/上海	Server 系统 Firmware 应用工程师
JR1967730 Data Center Enterprise Application Engineer - 深圳/北京/上海	数据中心 Server 硬件应用工程师
JR1970921 Signal and Power Integrity Engineer – 深圳	信号完整性工程师
JR1969070 Design Verification Engineer – 深圳	高速信号 IO/ DCDC Power 硬件验证
JR1973677 Post-Silicon Validation Engineer – 上海	芯片硅后验证
JR1969350 Platform Tools Engineer - Post Silicon – 上海	芯片及系统验证自动化平台开发
JR1969548 System Performance Analysis Engineer - 上海	芯片系统性能分析
JR1972375 Senior System Low Power Development Engineer – 上海	低功耗系统设计工程师
JR1971559 Senior Manager, Hardware Engineering- 上海	高级经理- System Feature Development and Design for Productization: Power and Performance/ DVFS
JR1972716 Circuit Engineer – 上海	Circuit –优化提升性能
Lab Technician – 上海	Coming soon

Be NVIDIAIANS Today!

"You'll solve some of the world's hardest problems and discover never-before-seen ways to people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. An opportunities every single day."



- Click the Job Req# to check job details and apply, more jobs [here](#)
- Feel free to ping Kally Qiao | kallyq@nvidia.com to connect or refer your friends!



Explore MGX Configurations

With MGX, OEM and ODM partners can build tailored solutions for different use cases while saving development resources and reducing time to market. The modular reference architecture allows different configurations of GPUs, CPUs, and DPUs—including x86 or Arm® CPU servers and **NVIDIA OVX™ servers**—to accelerate diverse enterprise data center workloads.



GPU

NVIDIA L40 Tensor Core, H100 Tensor Core, and more.



CPU

x86, Arm



DPU

NVIDIA® Bluefield®, ConnectX®-7

[了解更多 NVIDIA MGX Server](#)

////////中文描述一览////////////////////////////////////

Board Design Engineer - 深圳

[工作内容]

- GPU、服务器、网络设备以及自动驾驶硬件平台的硬件主板设计与开发
- 预研新一代芯片的电路及板级设计方案
- 原理图设计，器件选择，制定成本最优的物料清单
- 与 ASIC 团队合作为新的功能提供设计规范
- 板级/系统级硬件调试验证，对整个产品生命周期内的所有问题，提供最优解决方案

[职位要求]

- 电子工程、微电子或电源设计相关专业
- 了解高速电路设计和基本的开关电源设计原理
- 熟悉数字/模拟电路设计和仿真以及失效分析
- 对产品设计感兴趣，有相关的电子产品设计经验 和解决问题的能力
- 善于思考，对技术充满执着和热情

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

- 具备一定的领导力，良好的判断能力和逻辑思维能力

PCB Design Engineer – 深圳

[工作内容]

- 与产品设计工程师密切合作，您将为 NVIDIA 的所有业务部门（GPU 桌面、笔记本电脑、汽车、专业、数据中心、深度学习和 AI）执行高速/高密度价值意识 PCB 的 PCB 布局。
- 重点将放在 CAD 布局的完整开发上，包括平面规划、详细的组件放置、约束管理，以及拓扑和信号/迹线完整性的概念。
- 负责设计发布所需的图稿文件、ODB++ 和电子 PCB 文档的生成。
- 您的设计将需要遵循 SI 约束、EMI/RFI 控制和 FCC、UL 和欧洲法规、IPC 规范和 NRC 法规。

[职位要求]

- B.S.E.E 学位或同等经验。
- 电源或者高速信号设计经验。
- 具备电路设计的详细知识以及对布局、布线和时序约束的考虑、批量制造中的 DFM、DFA、DFT 约束对于这个角色是必要的。
- 使用 Cadence Allegro PCB 设计工具。
- 深入了解高密度互连 PCB 布局和 PCB 信号完整性。
- 深入了解 DC-DC、高压设计和电源完整性。
- 在 HDI、标准通孔和背钻的 PCB 制造工艺方面拥有深厚的背景。
- IPC Class 3 PCB 设计要求方面的知识。

PCB Ballmap Design Engineer (深圳)

[工作内容]

- 负责 CPU/GPU/DPU 等芯片的 PCB BALLMAP 设计
- 研究新一代 GDDR/LPDDR/PCIE/NVLINK/QSFP/C2C/DP/HDMI 等高速接口在各个芯片信号 ball 排布和 PCB 互连方案
- 应用前沿 PCB/PCBA 工艺和先进封装工艺

[职位要求]

- 3 年以上的高速 PCB 或芯片封装设计经验
- 精通高密 PCB 电源完整性和信号完整性设计
- 精通 PCB/PCBA 工艺
- 良好的英语沟通能力，团队合作能力及积极向上追求卓越的工作态度

Senior Package Design Engineer – 深圳

[工作内容]

- 聚焦于倒装芯片、多芯片模组以及异构集成芯片的封装设计
- 创建设计文件、生成网表、建立器件，并针对于高速、高功耗、大尺寸芯片进行合理的布局布线
- 与 Silicon Physical 设计、结构/热设计、封装生产和封测以及 SI/PI 团队合作，优化芯片 Floorplan、bump

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

map 和封装布局布线设计，提升产品竞争力，实现行业领先

- 探寻和推动降低封装成本和提高封装性能的可能性
- 参与设计评审，提出有价值的反馈
- 定义和开发设计验证和自动化策略，以加强和简化封装设计和发布流程
- 与供应商和开发人员一起推动封装设计方面的方法论、创新和效率改进

[职位要求]

- 电气工程或相关领域的学士学位或同等背景
- 5 年或以上从事封装或 PCB 设计开发的行业经验，具有扎实的网络数据交换芯片、GPU、CPU 信号互连的 layout 经验
- 熟悉 Cadence Allegro Packaging Design (APD) 和 PCB Editor
- 熟悉封装组装和基板制造过程
- 精通信号完整性和电源完整性设计，SI/PI 工具 (PowerSI, HFSS 等)、封装模型提取、S 参数和 RLGC 模型
- 对系统规范和 IC 设计有良好的理解，能够与设计团队合作，将 IC/系统要求转化为封装/SIP 配置
- 深入了解封装材料及其特性，了解 flip 芯片、MCM、2.5D 和其他先进封装技术
- 英文口语流利

PCB library 工程师- 深圳

[工作内容]

- 建立 PCB layout 的电子零件和机构零件库。
- 系统性解决 PCB, PCB assembly 的问题。
- 创建和优化设计规范。
- 评估新的 PCB/PCBA 工艺流程能力。
- 创建和优化设计流程来提高设计效率，堵住漏洞。

[职位要求]

- 本科以上学历，3+年的 PCB library 工作经验或者 layout 经验。
- PCB/PCBA 专家，熟悉 PCB/PCBA 各种流程的能力和工艺。
- 良好的逻辑思维分析推理能力。
- 良好的英语沟通能力。

SI/PI 系统完整性工程师 (深圳)

[工作内容]

- 负责单板/系统的高速信号接口的设计仿真分析，包括 PCB 材料选型，叠构设计，布线指导和实施，后仿真验证等

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

- 负责芯片封装的设计仿真分析，包括器件引脚排布，阻抗串扰优化，载流能力分析等
- 负责 PCB/PKG 走线的阻抗和损耗测试，材料电气性能分析和仿真模型验证
- 协助设计团队进行产品的 SI/PI 失效分析

[职位要求]

- 3 年以上的 SI/PI 设计经验
- 熟练掌握传输线相关的基础理论和设计知识
- 熟练掌握常用的仿真软件，比如 HFSS/Sigrity/Cadence/Hspice 等
- 熟悉 TDR/VNA 等测试仪器的使用

Design Verification Engineer 设计验证工程师（深圳）

[工作内容]

- 高速信号 IO/信号完整性/服务器 DC-DC 电源解决方案的测试和调试
- 高速信号 IO /服务器 DC-DC 电源设计的信号质量测量和分析
- ARM 架构的服务器系统测试

[职位要求]

- 电子工程及相关领域，本科或以上学历
- PC/服务器架构经验，或对台式机主板、笔记本主板、显卡，服务器和嵌入式系统有一定的了解

GPU Server 硬件应用工程师（深圳/北京/上海）

[工作内容]

- 为 Server 客户使用 NVIDIA Server GPU 设计方案提供前期和后期的技术支持。
- 当客户在设计和生产过程中有 GPU 的问题，提供分析和解决方案的支持。
- 在技术层面与客户硬件和软件工程师进行交流，以提供设计协助和解决问题。
- 协助内部测试部门，复现客户的问题并进行相关测试验证和解决方案。
- 与客户和总部进行沟通与协同工作，为客户的问题提供解决方案。

[职位要求]

- 主修电子，电气工程，计算机科学等相关专业，本科或以上学历。
- 服务器硬件设计经验，含系统架构、高速互连、主板开发和系统故障/可靠性分析经验。
- 在电路设计，高速信号 layout，互连协议，存储器和电源/SI 方面有较强的工程背景者优先。
- 熟悉 Linux bash，python 等编程语言或有脚本经验者优先。
- 有自我学习能力和人际交往能力。
- 英语可作为工作语言

GPU Server- Firmware 应用工程师（上海/北京/深圳）

NVIDIA GPU Application Engineering 是为 NVIDIA 全球客户提供技术支持的部门。我们的主要任务是向我们的客户提供 NVIDIA GPU 技术信息，培训我们的客户设计 NVIDIA GPU 相关产品，并协助我们的客户成功地

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

将产品推向市场。

我们正在寻找软件应用工程师加入我们的应用工程团队！您将负责 GPU 软件设计支持和使用工具进行问题分析解决。

[工作内容]

这是您即将从事的工作：

- 为客户提供 NVIDIA GPU 软件设计技术支持。
- 为客户在 GPU 的软件功能实现和调试提供支持。
- 在技术层面与客户硬件和软件工程师进行交流，以提供设计协助和解决问题。
- 协助内部测试部门复现客户的问题并进行相关测试和验证解决方案。
- 与客户和总部进行沟通与协同工作，为客户的问题提供解决方案

[职位要求]

- 电机工程,电子工程,计算机科学相关领域，学士学位或以上学历。
- x86 系统 BIOS 或 GPU VBIOS/驱动程序经验。
- 有 x86 计算机系统结构，C, C++的背景。
- 良好的英文听说读写能力。
- 有 BIOS/firmware 开发的经验。

数据中心 Server 硬件应用工程师

[工作内容]

- 为数据中心 Server 客户使用 NVIDIA Server GPU 设计方案提供后期的技术支持、debug 分析
- 在技术层面与客户硬件和软件工程师进行交流，以提供设计协助和解决问题。
- 协助内部测试部门，复现客户的问题并进行相关测试验证和解决方案。

[职位要求]

- 主修电子，电气工程，计算机科学等相关专业，本科或以上学历。
- 服务器硬件测试经验，含系统架构、高速互连、主板开发和系统故障/可靠性分析经验。
- 在电路设计，高速信号 layout，互连协议，存储器和电源/SI 方面有较强的工程背景者优先。
- 熟悉 Linux bash，python 等编程语言或有脚本经验者优先。

芯片硅后验证工程师 - 上海

Bringup 芯片，验证系统环境中的芯片特性，提供产品的性能和功耗方案

[工作内容]

- 分析采用最先进工艺技术的预生产硅片的性能和功耗特性。
- 使用各类自动化工具来收集数据、执行测试用例和结果分析
- 分析和建模处理数据，提供产品方案定义
- 开发硅后处理方法来测试硅性能和功耗特性，提供设计反馈。
- 与芯片设计师和电路板设计师密切合作，确保硬件满足设计目标。

[职位要求]

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

- 2 年以上相关硬件工程工作经验。
- 熟悉芯片特性，数字设计、脚本、信号完整性、统计、时序分析、故障分析、采样、计算机架构、滤波器等。
- 有 Perl、Python 和脚本开发、Windows 和 Linux 操作系统经验者优先。

芯片及系统验证自动化平台开发- 上海

您会作为硅后系统验证解决方案团队的成员，您将在芯片和产品验证中扮演非常重要的角色。您将与不同的团队合作，推动和开发自动化工具/脚本，以实现芯片测试覆盖率的提高和芯片特性的测试效率的提高。通过这份工作，除了软件编程/调试技能外，您还将学习有关 GPU/SOC 功能和芯片验证方法/过程的更多技术。

[工作内容]

- 为硅片、系统和产品验证创建新的解决方案，开发高效的工具
- 与系统架构师、芯片和板级设计师、硅解决方案团队、功能设计团队、软件团队紧密合作，收集/讨论工具/脚本的需求，帮助分析解决功能验证所遇到的问题。
- 有助于构建必不可少的下一代产品功能，并与不同团队合作，推动将其投入生产。

[职位要求]

- 微电子/集成电路/电子科学与技术/电气工程相关专业
- 2 年以上芯片/系统验证的自动化/诊断工具开发经验
- 良好的系统验证知识，包括中央处理器、图像处理器，存储器和温度/电源控制
- 具有芯片和系统验证的实践经验
- 良好的沟通和组织能力，具有解决问题的逻辑方法、良好的时间管理和任务优先级技能。
- 熟练掌握英语语言的书面和口头表达能力
- 具有 Python/C/C++ 开发经验。

System Performance Analysis Engineer 芯片系统性能分析工程师（上海）

作为 Silicon Solutions 团队的一部分，我们负责将 NVIDIA 的芯片产品化为服务器、电脑和汽车行业提供解决方案。

[工作内容]

- 负责 GPU、CPU 和 SOC 系统性能和功耗性能分析，以优化性能和功率特性。
- 设计工具以自动化产品定义、数据收集、测试用例执行和结果分析。提供功能、性能和延迟的详细数据分析，向不同的架构和设计团队反馈改进领域。
- 开发优化硬件/软件性能和功率管理的方法，以最大化 Perf/WATT 和交流电源和直流电源上的用户体验。
- 通过系统级建模、测试、趋势分析、模型验证来量化不同设计因素所带来的影响。
- 在产品性能-瓦特性开发方面具有深度和专业知识。

[职位要求]

- 电气工程、计算机工程、计算机科学、系统工程相关专业硕士学位。

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

- 5 年以上相关硬件工程职位经验，了解系统功耗、频率和/或电压受限工作负载行为，以实现硬件设计的最佳方案。
- 具有芯片系统验证经验，实验室工具（示波器、万用表、DAQ）的使用经验。
- 具有 Python, C/C++, 工具和脚本开发, Windows 和 Linux 操作系统的经验是一个加分项。
- 接触过数字设计、电路分析、计算机体系结构、BIOS, 驱动程序和软件应用程序。

低功耗系统设计工程师（上海）

[工作内容]

- 开发芯片和系统级低功耗特性，以满足现有和新的产品需求。
- 新技术 return-on-investment 调研分析，实际用例分析，原型开发和验证，为新硅后流片后的 Bringup 开发低功耗特性方法/流程，并参与新特性/设计的硅后 Bring up 验证。
- 研究下一代 GPU、CPU 和 SOC 的新架构低功耗特性或行业低功耗规范，来优化新产品的系统级性能和功耗特性
- 与其他工程团队密切合作，如系统架构师、芯片和电路板设计师、软件/固件工程师、硬件/应用工程团队，开发系统级方法，以优化硬件/软件性能和功耗管理，推动下一代产品的设计、开发、调试和发布。
- 参与硅后硬件方面低功耗新特性/规范的调试，并提供创造性解决方案，将特性投入产品化，实现高产品质量。

[职位要求]

- 电子工程/计算机工程学士或硕士学位，或等同经验。
- 8 年以上 ASIC 设计、开发、验证、调试经验，涉及低功耗特性、性能/功耗优化、数据中心和系统功耗管理。
- 扎实的电子工程基础，熟悉数字设计、计算机体系结构、功耗分析、时序分析、故障分析、采样、统计和脚本编写。
- 良好的英文沟通能力。
- 深刻理解固件/驱动程序结构及其与硬件的互动。
- 了解 PVT 依赖性和分级方法。
- 具有硅片 Bring up、实验室调试和实验室工具（示波器、万用表、数据采集器）的验证实验室经验。
- 具备 Python、C/C++、工具和脚本开发经验，以及 Windows 和 Linux 操作系统的经验将是一个加分项。
- 具备高速接口经验如 PCIE, Memory/DDR, USB, MGBE, UFS, CXL 等将是一个加分项。
- 具备 PLL, Clock 的经验将是一个加分项。

芯片产品性能高级经理 Senior Manager, Hardware Engineering – 上海

NVIDIA is looking for an ASIC methodology manager who will be responsible for developing new features and optimizing silicon validation flow & process to improve productization work efficiency and quality. The qualified candidate needs to have strong programming skills, communication skills, broad ASIC design and system feature development knowledge.

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

[What You'll Be Doing]

- Collaborating with senior leaders to develop new system features architecture, and drive the design for productization, including new feature prototype studies, ROI analysis, new solution proposal, use case analysis and process enhancement.
- Develop, supervise and refine new features development plans included roadmap proposal, team staffing, schedules, and contingencies. Test all plans against precision.
- Continually identify and communicate the most critical priorities on the projects. Lead the team to complete those priorities.
- Champion a culture of excellence, continuous process improvement, including automation and corrective actions.
- Engage the cross-function teams to achieve the highest levels of product performance and quality. Align all parties with clear requirements and timelines.

[What We Need To See]

- Over 15 years of overall relevant experience with at least 5 years of management experience in the semi-conductor industry.
- Master's degree in Electrical Engineer, Computer Engineer or Computer Science or equivalent experience.
- Detailed knowledge of GPU and SOC architectures. Clear understanding of technical challenges that must be met to deliver industry leading platforms.
- Proven record at Power Architecture, Clocks/Circuit Design, and Bounding-Box definition. Strong understanding of system validation equipment, engineering tools and standard methodologies. Alert to industry trends and opportunities for improved product development.
- Ability to empower and lead the team to tackle sophisticated System/HW/SW integration challenges.
- Excellent verbal, written and presentation communications skills, organizational capabilities, and collaborative and interpersonal skills.

Circuit Engineer – 上海

[工作内容]

- 从功能定义到产品化阶段, 与多功能团队合作, 为下一代产品构建对性能、功耗等系统优化的解决方案; 跨多个业务单元推动新功能的解决方案的实施, 同时将电路要求转化为硬件特性、设计需求、硅片特征化需求和测试需求。为 Nvidia 的硅片在数据中心、消费者市场和汽车市场提供新的系统特性和方法, 涵盖广泛领域。在采用先进工艺制造的预生产硅片上创建并微调特性, 包括电路、速度、性能、功耗、产量和质量, 以定义全球最快性能最佳的产品。
- 建立前硅片和后硅片特性及系统性能优化方案的工作中包含模拟、数字和混合信号电路、硅片特性, 将硅片行为与模拟进行关联, 并提供设计反馈。
- 在多元化、高能量的工作环境中, 与系统架构师、芯片和电路板设计师、软件/固件工程师、硬件/软件应用工程师、工艺/可靠性专家、ATE 工程师、产品经理、销售和运营一起工作, 将定义行业标杆的产品推向市场。
- 设计工具来自动化特性表征、数据收集、测试案例执行和结果分析。

[职位要求]

- 电气工程、计算机工程、系统工程硕士学位 (或等同经验)
- 相关硬件 4 年以上经验, 特别是与硅片性能、功耗、时序闭合、可靠性、电迁移闭合等相关的经验

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."

- 具备芯片和电路板级 di/dt 分析和缓解技术的知识，包括但不限于 DVFS 和电路板电源分配网络设计背景
- 具备关键路径分析、功耗分析、工艺技术、晶体管/器件物理、硅片可靠性和老化机制方面的知识
- 具备产品分级方法、性能/功耗优化技术、电源和基板噪声分析与缓解的背景
- 有数字设计、电路分析、计算机体系结构、BIOS、驱动程序和软件应用方面的经验
- 具备硅片启动、频率和功耗特性化、前硅片或后硅片 PPA、测试仪与系统的关联、实验室工具（示波器、多用表、数据采集器）方面的先前经验
- 熟悉 Perl、C/C++、工具和脚本开发，有 Windows 和 Linux 操作系统经验将会是一个优势

Lab Technician – 上海

[工作内容]

- 支持硬件工程师进行硅后测试和返工
- 建立实验和采取准确的测量。测试样品并提供报告
- PCB 返工，包括表面贴装元件的焊接/去焊接/BGA 焊锡工作，调整 BGA 焊锡机的焊接温度曲线
- 实验室维护和夹具维修。计划测试设备的校准和维护
- 能够阅读原理图，并具有基本的硬件测量布局技能。有 IO 接口描述经验者优先

「职位要求」

- 高中毕业或同等学历。任何电子教育或焊接认证优先考虑
- 至少 5 年制造或实验室工作经验
- 在实验室维护、BGA 返工和电气装配方面有丰富的实践经验
- 板级调试和故障排除技能
- 您能够清晰准确地呈现报告结果
- 较强的沟通能力,英文口语能力

////////////////////////////////////

在这里，更有超多福利等着你！

- 继续教育项目，提供职业相关进修的学费报销
- 提供英语学习资源平台，按要求完成课时及考试，费用全免
- 给予男性员工 12 周全薪陪产假；给予所有员工育儿假、独生子女父母护理假（按所在地政策执行）
- 提供年度体检、健康管理等项目为员工健康保驾护航
- 惊喜内购商店，每年度享有 1400 积分购买 NVIDIA 内部定制好物
- 员工购股计划，业内最具吸引力的员工福利之一

求职联系人: Kally Qiao | kallyq@nvidia.com

"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."



"You'll solve some of the world's hardest problems and discover never-before-seen ways to improve the quality of life for people everywhere. From healthcare to robots. Self-driving cars to blockbuster movies. And a growing list of new opportunities every single day."