

Q 1.1	Unterschied zwischen P-MOS und N-MOS Transistoren, Warum braucht man beide? wie sieht de Schematik Diagramm von P und N	Erklärungstest	A 1.1
Q 1.2	Erklären Sie das Herstellungsprozess von CMOS Chips...	Antwort: Ausreichend: <ol style="list-style-type: none"> 1. Waffers aus Silizium: alles ist nur ein Kristal 2. Man hat ca.5 5 Masken für Transistoren 3. Jede Maske wird projiziert auf foto-Sensitive Schicht 4. Ionen werden bombardiert 5. weiter Layers für Metal kontaktierung 6. Testen 7. Schendien 8. auf geshäuse 9. Testen 10. liefern Erklärung: Das wäre dann noch eine Erklärung	A 1.2
Q 2.1	Unterschied zwischen P-MOS und N-MOS Transistoren, Warum braucht man beide? wie sieht de Schematik Diagramm von P und N	Erklärungstest	A 2.1
Q 2.2	Erklären Sie das Herstellungsprozess von CMOS Chips...	Antwort: Ausreichend: <ol style="list-style-type: none"> 1. Waffers aus Silizium: alles ist nur ein Kristal 2. Man hat ca.5 5 Masken für Transistoren 3. Jede Maske wird projiziert auf foto-Sensitive Schicht 4. Ionen werden bombardiert 5. weiter Layers für Metal kontaktierung 6. Testen <ul style="list-style-type: none"> • unter • punkt 7. Schendien 8. auf geshäuse <ol style="list-style-type: none"> (a) sub (b) auf (c) zählung 9. Testen 10. liefern <ul style="list-style-type: none"> • stick • punkt • liste Erklärung: Das wäre dann noch eine Erklärung	A 2.2