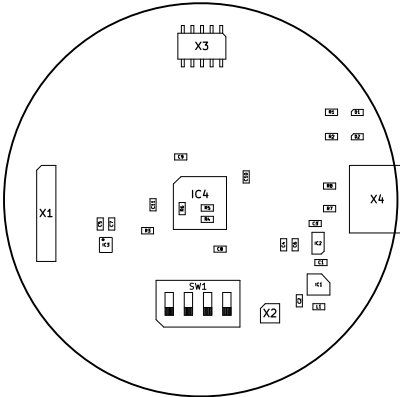



1		2		3		4		5		6	
Lagenname	Typ	Material	Dicke (mm)	Farbe	Epsilon R	Verlustwinkel	PLATINEN – EIGENSCHAFTEN				
F.Silkscreen	Top Silk Screen	Not specified	0 mm	Not specified	1	0	Kupferlagenanzahl:	2	Platinen – Dicke:	1,6000 mm	
F.Paste	Top Solder Paste		0 mm		1	0	Abmessungen der Platine:	53,6979 mm x 53,7004 mm			
F.Mask	Top Solder Mask	Not specified	0,01 mm	Not specified	3,3	0	Min Leiterbahn/abstand:	0,1250 mm / 0,1250 mm		Min Lochdurchmesser:	0,2500 mm
F.Cu	copper		0,035 mm		1	0	Kupferoberfläche:	None		Impedanzkontrolle:	Nein
Dielektrikum 1	core	FR4	1,51 mm	Not specified	4,5	0,02	Castellated Pads:	Nein		Metallisierte Platinenkante:	Nein
B.Cu	copper		0,035 mm		1	0	Randsteckverbinder:	Nein			
B.Mask	Bottom Solder Mask	Not specified	0,01 mm	Not specified	3,3	0					
B.Paste	Bottom Solder Paste		0 mm		1	0					
B.Silkscreen	Bottom Silk Screen	Not specified	0 mm	Not specified	1	0					





github.com/jakkra/ZSWatch – Dock

Sheet:
File: ZSWatch – Dock.kicad_pcb

Title: ZSWatch Dock Programmer and Charger

Size: A4Date: 2023 – 09 – 27Rev: 2

KiCad E.D.A. kicad 7.0.2Id: 1/1