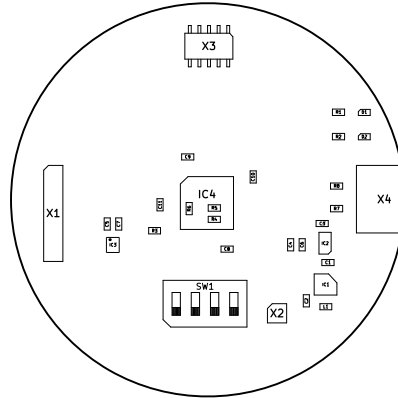


Lagenname	Typ	Material	Dicke (mm)	Farbe	Epsilon R	Verlustwinkel
F.Silkscreen	Top Silk Screen	Not specified	0 mm	White	1	0
F.Paste	Top Solder Paste		0 mm		1	0
F.Mask	Top Solder Mask	Not specified	0,01 mm	Green	3,3	0
F.Cu	copper		0,035 mm		1	0
Dielektrikum 1	core	FR4	1,51 mm	FR4 natural	4,5	0,02
B.Cu	copper		0,035 mm		1	0
B.Mask	Bottom Solder Mask	Not specified	0,01 mm	Green	3,3	0
B.Paste	Bottom Solder Paste		0 mm		1	0
B.Silkscreen	Bottom Silk Screen	Not specified	0 mm	White	1	0

## PLATINEN–EIGENSCHAFTEN

Kupferlagenanzahl:	2	Platinen–Dicke:	1,6000 mm
Abmessungen der Platine:	52,0000 mm x 52,0000 mm		
Min Leiterbahn/abstand:	0,1250 mm / 0,1250 mm	Min Lochdurchmesser:	0,2500 mm
Kupferoberfläche:	HAL SnPb	Impedanzkontrolle:	Nein
Castellated Pads:	Nein	Metallisierte Platinenkante:	Nein
Randsteckverbinder:	Nein		



[github.com/jakkra/ZSWatch-Dock](https://github.com/jakkra/ZSWatch-Dock)

Sheet:

File: ZSWatch-Dock.kicad\_pcb

**Title: ZSWatch Dock Programmer and Charger**

Size: A4 Date: 2023-09-27

KiCad E.D.A. kicad 7.0.2

Rev: 2

Id: 1/1