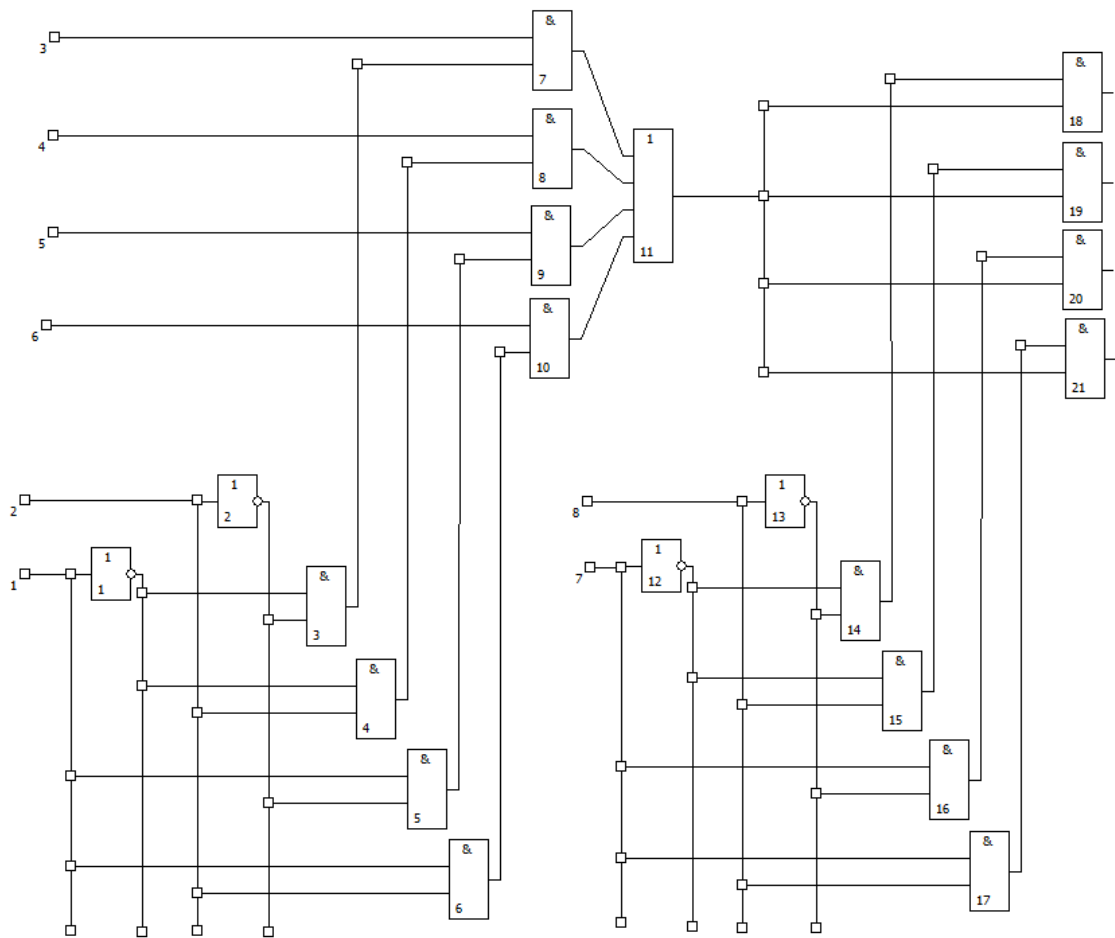
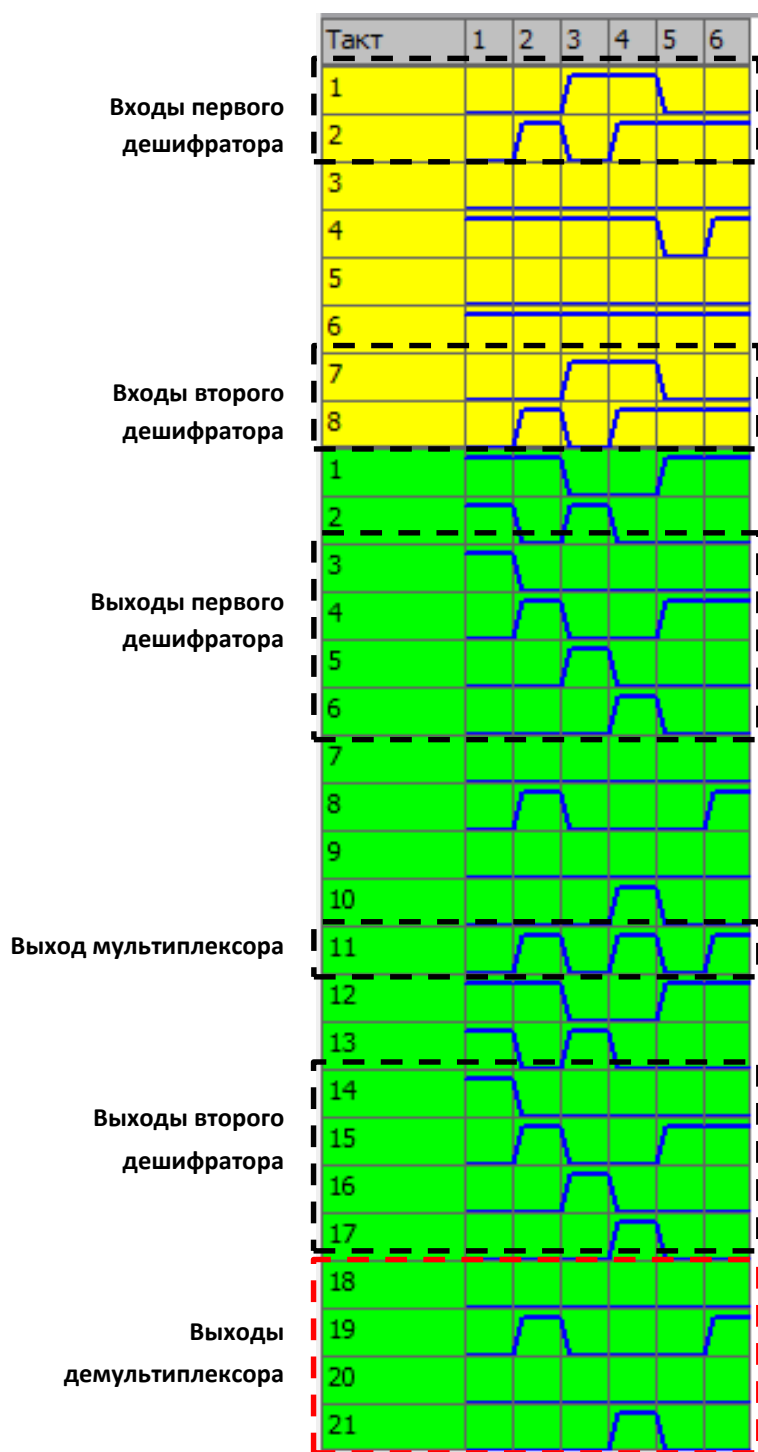


Задание 2.3

Коммутатор на мультиплексоре и демультиплексоре



Такт		1	2	3	4	5	6
Входы первого дешифратора	1	0	0	1	1	0	0
	2	0	1	0	1	1	1
	3	0	0	0	0	0	0
	4	1	1	1	1	0	1
	5	0	0	0	0	0	0
	6	1	1	1	1	1	1
Входы второго дешифратора	7	0	0	1	1	0	0
	8	0	1	0	1	1	1
Выходы первого дешифратора	1	1	1	0	0	1	1
	2	1	0	1	0	0	0
	3	1	0	0	0	0	0
	4	0	1	0	0	1	1
	5	0	0	1	0	0	0
	6	0	0	0	1	0	0
Выход мультиплексора	7	0	0	0	0	0	0
	8	0	1	0	0	0	1
	9	0	0	0	0	0	0
	10	0	0	0	1	0	0
	11	0	1	0	1	0	1
	12	1	1	0	0	1	1
Выходы второго дешифратора	13	1	0	1	0	0	0
	14	1	0	0	0	0	0
	15	0	1	0	0	1	1
	16	0	0	1	0	0	0
	17	0	0	0	1	0	0
Выходы демультиплексора	18	0	0	0	0	0	0
	19	0	1	0	0	0	1
	20	0	0	0	0	0	0
	21	0	0	0	1	0	0



По результатам моделирования видим, что схема была синтезирована верно.