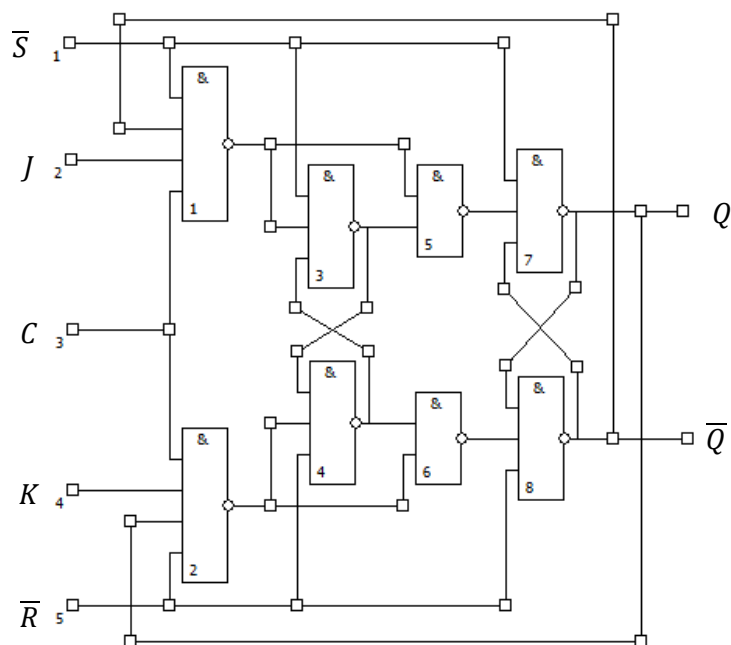
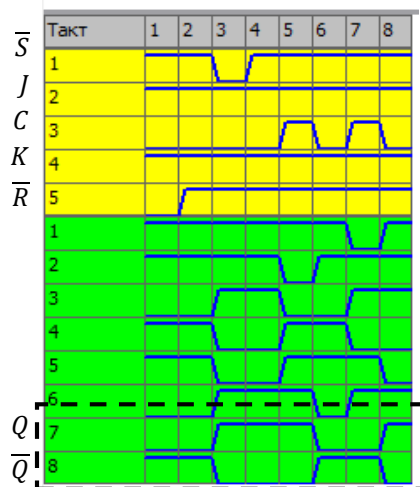


Моделирование JK-триггера

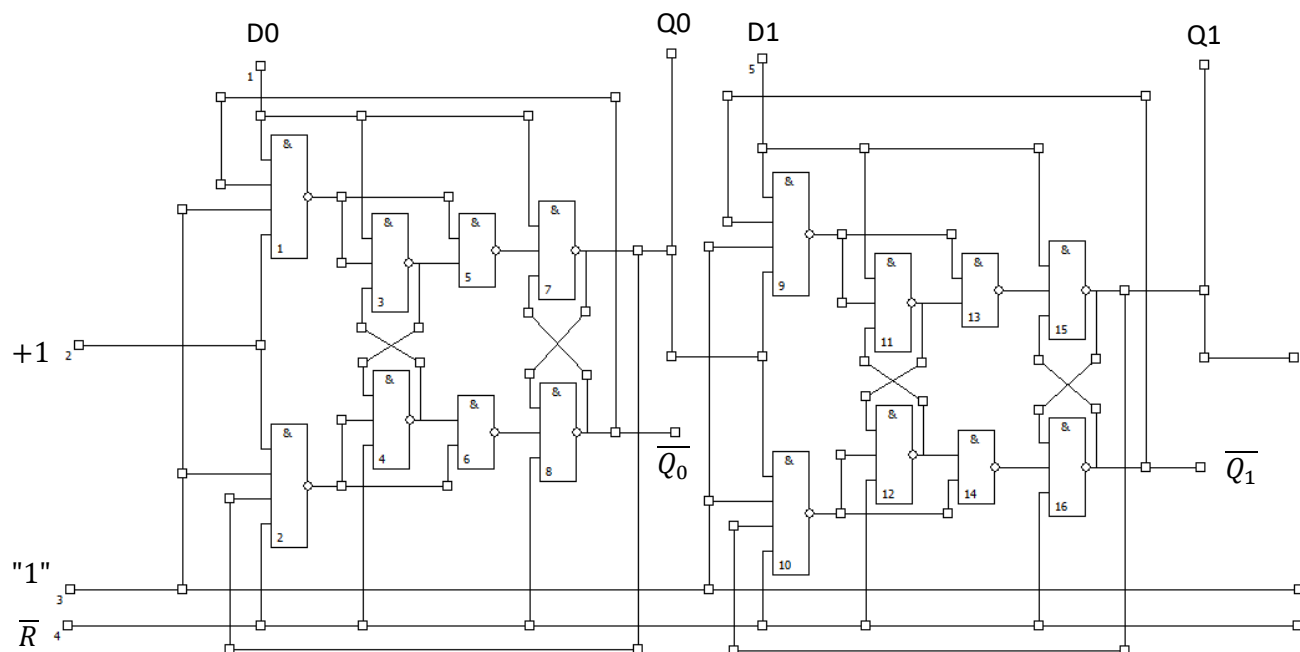


У0 Xp У1 Xp C Xp C Xp

Такт	1	2	3	4	5	6	7	8
\overline{S}	1	1	0	1	1	1	1	1
J	1	1	1	1	1	1	1	1
C	0	0	0	0	1	0	1	0
K	1	1	1	1	1	1	1	1
\overline{R}	0	1	1	1	1	1	1	1
1	1	1	1	1	1	1	0	1
2	1	1	1	1	0	1	1	1
3	0	0	1	1	0	0	1	1
4	1	1	0	0	1	1	0	0
5	1	1	0	0	1	1	1	0
6	0	0	1	1	1	0	1	1
Q	0	0	1	1	1	0	0	1
\overline{Q}	1	1	0	0	0	1	1	0



Моделирование двухразрядного счетчика с последовательным переносом на JK-триггерах



	Такт	1	2	3	4	5	6	7	8	9	10
D_0	1	1	1	1	1	1	1	1	0	1	
+1	2	0	1	0	1	0	1	0	0	0	0
"1"	3	1	1	1	1	1	1	1	1	1	1
\overline{R}	4	0	1	1	1	1	1	1	0	1	1
D_1	5	1	1	1	1	1	1	1	1	1	0
	1	1	0	1	1	1	0	1	1	1	1
	2	1	1	1	0	1	1	1	1	1	1
	3	0	1	1	0	0	1	1	0	1	1
	4	1	0	0	1	1	0	0	1	0	0
	5	1	1	0	1	1	1	0	1	0	0
	6	0	1	1	1	0	1	1	0	1	1
Q_0	7	0	0	1	1	0	0	1	0	1	1
$\overline{Q_0}$	8	1	1	0	0	1	1	0	1	0	0
	9	1	1	0	0	1	1	1	1	0	1
	10	1	1	1	1	1	1	0	1	1	0
	11	0	0	1	1	1	1	0	0	1	1
	12	1	1	0	0	0	0	1	1	0	1
	13	1	1	1	1	0	0	1	1	1	0
	14	0	0	1	1	1	1	1	0	1	1
Q_1	15	0	0	0	0	1	1	1	0	0	1
$\overline{Q_1}$	16	1	1	1	1	0	0	0	1	1	0

