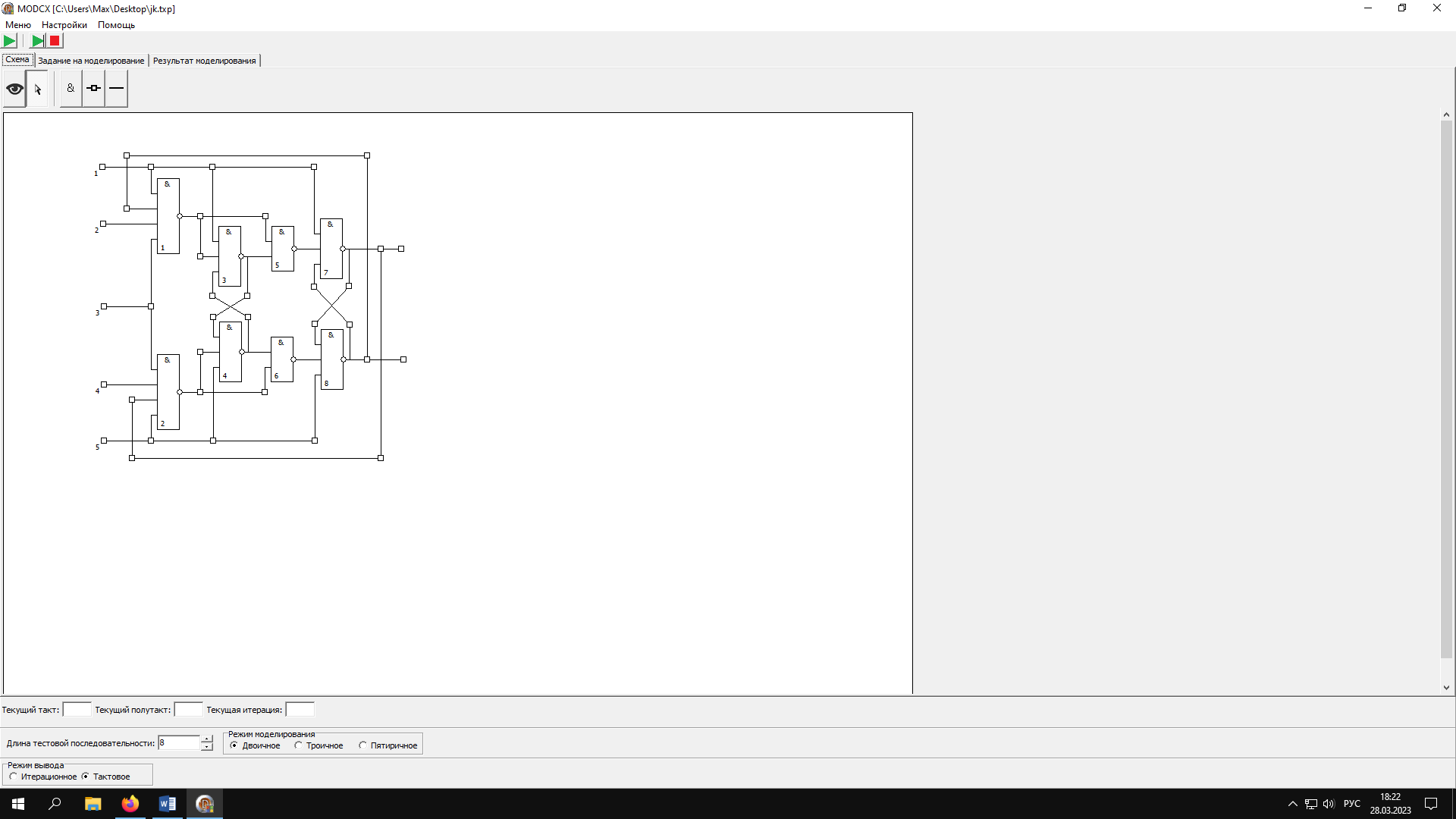
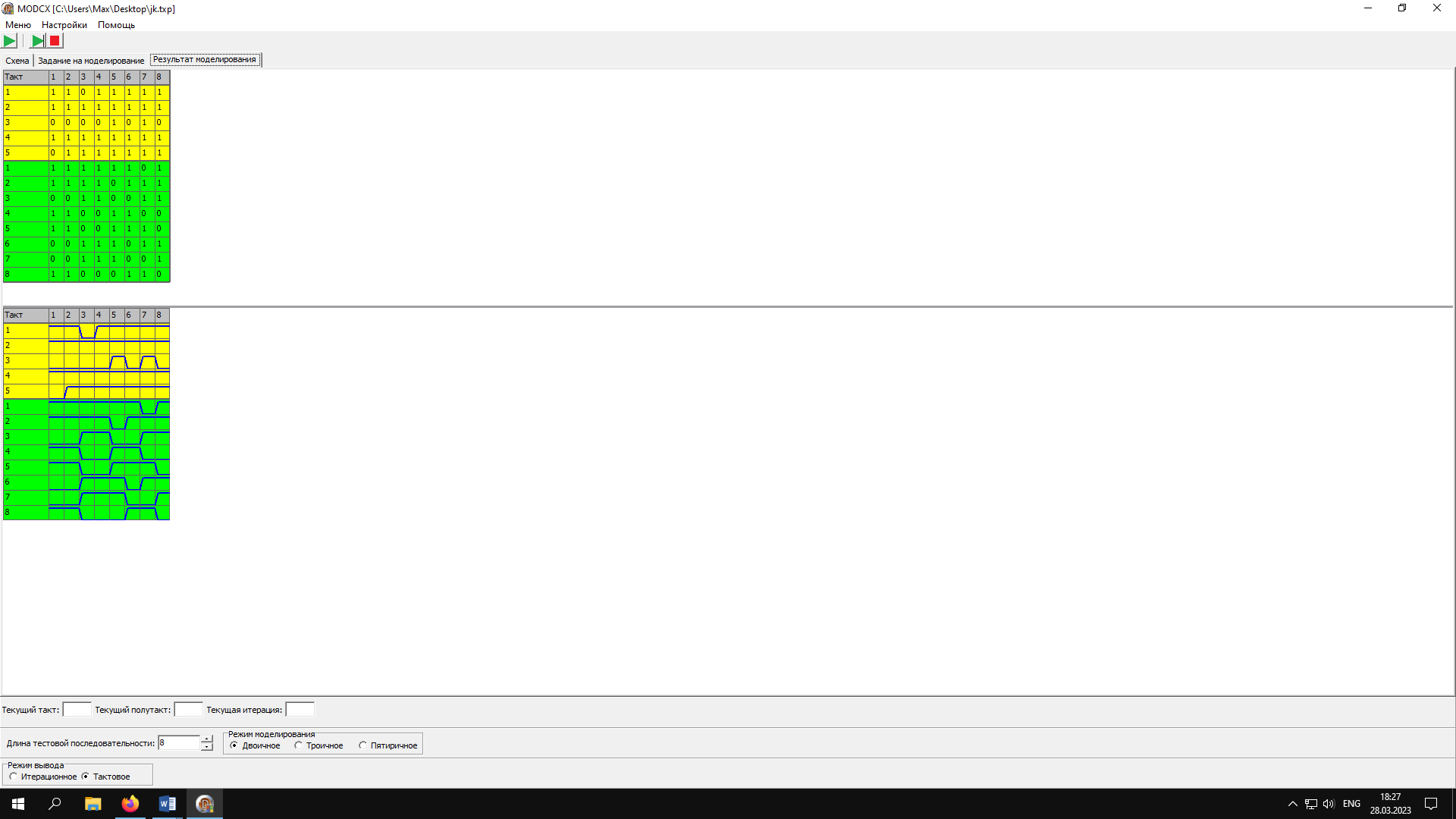
Моделирование JK-триггера



У0 Хр У1 Xp С Xp С Xp



Моделирование двухразрядного счетчика с последовательным

переносом на JK-триггерах

Q1

Q0

D1

D0

