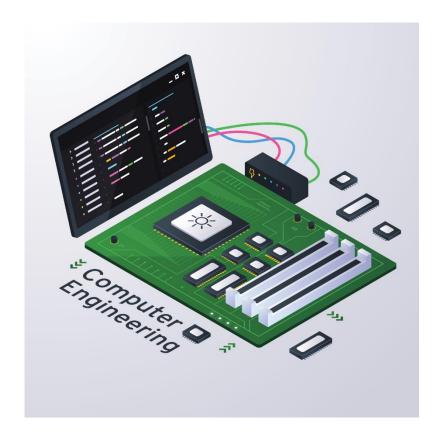
Karim BOUANANE

Ingénieur en Systèmes Embarqués



Ingénieur spécialisé dans le développement logiciel embarqué, j'ai développé une solide expertise grâce à mon parcours académique et mes nombreux projets personnels et professionnels. Avec une grande expérience de travail en équipe, je suis capable de collaborer efficacement dans différents environnements. Mon parcours chargé démontre ma passion pour l'innovation et ma détermination à relever des défis techniques complexes.



Formation

BAC + 5 Promo 2022 École d'ingénieur : Filière d'Ingénierie en Systèmes Embarqués
 Nom de l'école : École Nationale Supérieure d'informatique et d'Analyse des Systèmes (E.N.S.I.A.S)

Certifications

<u>Python</u> – <u>IoT</u> – <u>IoT & Cloud</u> – <u>Raspberry pi</u> – <u>Arduino</u> – <u>Arduino C</u> – <u>Linux</u> – <u>C++</u>



Compétences

Langues	Français : Bilingue Anglais : Professionnel	
	C, C++, Python	C, C++ Embarqué
	Microcontrôleurs STM32, AVR	Raspberry Pi
Techniques	Développement de pilotes pour les périphériques MCU et les capteurs	Débogage avec oscilloscope, logic analyser, STLink, JLink
	Protocoles I2C, SPI, CAN, USART, USB	TCP, HTTP, WebSocket
	IoT (WiFi, 3G, GSM, Bluetooth)	Linux, FreeRTOS
	Conception PCB	Git, GitHub, GitKraken





Projets Professionnels

Période	Projet	Entreprise
01/2024	Développement d'un banc de test générique	Technologie & Strategy
11/2023	(Projet R&D)	(France, Lyon)

Contexte	Missions	
Images du projet	STM32F446ZE + Logic Analyzer 20 Mhz + Arduino Uno	
Description	Ce projet porte sur le développement d'un banc de test générique visant à créer un outil polyvalent qui répond aux besoins de test des systèmes embarqués. Les fonctionnalités du banc de test incluent la génération de formes d'onde personnalisables, l'acquisition/injection de signaux logiques et analogiques sur les systèmes de contrôle et de puissance, ainsi que la communication sur les bus USART, SPI et I2C.	
Réalisations	 Développement d'un firmware pour la carte STM32NucleoF446ZE, servant à intermédier la communication de l'application Python avec des appareils I2C, SPI et USART. Collaboration étroite avec l'équipe de développement Python. Participation à la proposition d'architecture logicielle du firmware. Documentation détaillée du firmware et des procédures associées. 	
Environnement technique	 Hardware: STM32F446ZE. Software: STM32Cube IDE, FreeRTOS, YAT (Serial Communication), C. Protocole: UART, I2C, SPI. 	

Période	Projet	Entreprise
11/2023 - 06/2023	Amélioration des applications desktop d'outils et de production	Technology & Strategy Client: LivingPackets (France, Nantes)

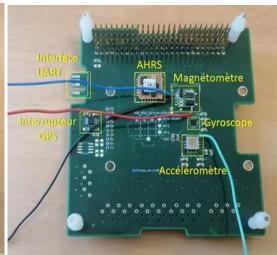
Contexte	Missions	
Image du projet	The BOX	
Description	Le projet s'inscrit au sein d'une start-up innovante cherchant à révolutionner l'expérience d'expédition et de suivi des colis. Leur produit appelé "The BOX", se distingue par sa rigidité, sa réutilisabilité. Il est équipé d'un écran E-ink affichant les instructions d'expédition, d'un module GPS, de connectivité 4G/2G, et de capteurs permettant un suivi en temps réel de la position et des conditions internes de la boîte tout au long de son acheminement. Lien du site client	
Réalisations	 Travail dans un environnement Scrum sur la plateforme Click Up. Stabilisation et amélioration des applications Python desktop avec compatibilité assurée sur Linux et Windows. Collaboration avec les équipes des systèmes embarqués et de validation qualité. Développement d'un environnement de tests dédié à la certification FCC pour l'application Python. Développement de tests de stress, identifiant efficacement les bugs du système embarqué. Documentation des rapports de tests sur la plateforme Confluence. Développement du projet selon la méthodologie GitHub "branching workflow". 	
Environnement Technique	 Software: Python, PyQT 6, Tkinter, Multithreading, GitHub, GitKraken, Poetry for virtual environment, JSON. OS: Linux Mint 21, Linux Ubuntu 22, Windows 10. Hardware: JLink Probe. Gestion projet: Scrum Agile. 	

Période	Projet	Entreprise
11/2022 - 05/2022	Développement de Firmware pour le module ADCS d'un Nanosatellite (Stage de fin d'études)	Campus Spatial Universitaire Université Paris Est Créteil (France, île de France)

Contexte

Missions

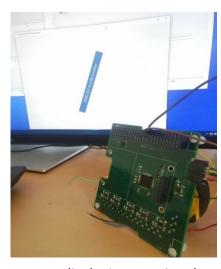




Images du projet

Front view of the ADCS board

Back view of the ADCS board





Java app displaying rotation data from Accelerometer and Gyroscope

Description

Ce projet s'inscrit dans le cadre d'un stage de fin d'études de 6 mois au campus spatial de l'Université Paris-Est Créteil (UPEC). Le financement du projet provenait du CNES dans le cadre d'un programme destiné aux jeunes passionnés par l'espace. Le stage était encadré par les ingénieurs et chercheurs du laboratoire LISA de l'UPEC, qui travaillaient simultanément sur un autre projet spatial. L'objectif était de développer entièrement un CubeSat de 2 unités qui réagirait correctement aux contraintes de l'espace et du lancement (vibrations, température, pression, etc.), tout en capturant des images et en effectuant des mesures de rayonnement, puis en les renvoyant sur Terre.

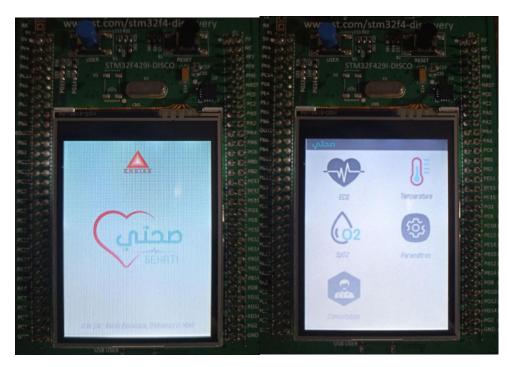


	<u>Lien vers la présentation du projet</u>
Réalisations	 Développement de pilotes pour divers capteurs tels qu'accéléromètre, le gyromètre, le magnétomètre et l'AHRS (Attitude Heading Reference System). Développement d'un code sûr, respectant les normes spatiales du CNES, pour la carte ADCS (Attitude Determination and Control System) d'un Cube Satellite. Création d'une application desktop en Java pour la visualisation en temps réel des données acquises, avec rendu 3D et graphiques 2D. Réalisation de tests fonctionnels et de validation de données. Configuration des périphériques CAN de la STM32 pour permettre la communication entre les différents modules du CubeSat.
	Hardware: STM32F1, Gyromètre, Accéléromètre, Magnétomètre, AHRS (Attitude Heading Reference System), Analyseur logique, Oscilloscope,
Environnement Technique	 FTDI (convertisseur USB à UART et vice versa). Software: STM32CubelDE, KiCAD, Java, GitHub, Git, CppUtest, SonarQube, C/C++ embarqué.
	Protocole: UART, SPI, CAN.

Période	Projet	Etablissement
09/2021 -	Développement d'un prototype de dispositif e-Health	École d'ingénieur ENSIAS
07/2021	(Stage de 2 année)	(Maroc, Rabat)

Images du projet Connection architecture between STM32F429D and sensors





Startup and home screens of the embedded GUI

Description

Ce projet s'inscrit dans le cadre de mon stage de deuxième année d'ingénierie, où, en binôme, nous avons développé un prototype doté d'une interface graphique conviviale. L'objectif était d'afficher les données des capteurs de santé sur la carte STM32F429 Discovery Kit, équipée d'un écran LCD tactile, et de permettre le transfert de ces données vers un serveur.

Lien du projet sur GitHub

Réalisations

- Développement d'un prototype de dispositif e-Health doté d'une interface utilisateur graphique pour mesurer et afficher certains indicateurs de santé sur écran.
- Utilisation du framework TouchGFX pour créer une interface graphique pour le microcontrôleur STM32F429D.
- Interfaçage de différents capteurs via le protocole I2C et les signaux analogiques.
- Implémentation du firmware « WiFi AT Commands » sur la carte ESP8266-01 et l'interfacer avec notre carte de développement STM32F428D via le protocole UART pour avoir accès au réseau WiFi.

Environnement Technique

- Hardware: STM32F429D, capteurs: température, ECG, SPO2, ESP8266-01.
- **Software**: STM32CubeIDE, TouchGFX, C++, C/C++ embarqué, Arduino IDE, GitHub, Git.
- Protocole: UART, I2C, HTTPS, JSON.



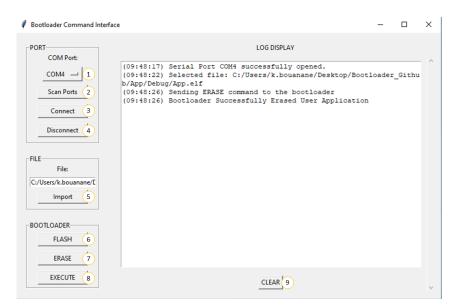
Projets Personnels

Période	Projet
(1 mois) 06/2023	Custom Bootloader for STM32 Black Pill using USB CDC

Missions Contexte

Images du projet

Connecting a Black Pill board to a PC via USB (Using STLink for debugging)

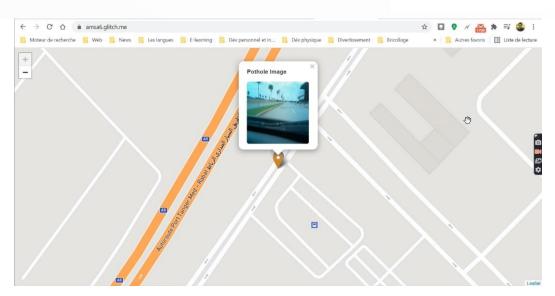


Python app for sending bootloader commands to the STM32 Black Pill

Réalisations	 Lien du projet sur GitHub Développement d'un bootloader personnalisé pour le MCU STM32F411 basé sur la bibliothèque HAL et utilisant la communication USB pour recevoir les commandes et le fichier binaire de l'application utilisateur Implémentation de la technique CRC-32 pour garantir l'intégralité du fichier binaire envoyé Développement d'une interface graphique en Python permettant de se connecter à la carte Black Pill et d'envoyer des commandes au bootloader tel que Flash. Frase et Execute
Environnement Technique	 que Flash, Erase et Execute Software: C, Python, Tkinter, STM32CubelDE, STM32CubeProgrammer, Serial Terminal Hardware: STM32 Black Pill, STLink v2 Protocole: USB CDC

Période	Projet
(2 mois)	Compétition à l'échelle africaine : AMSA édition 6
10/2021	Pothole AI detection

Images du projet Prototype of our pothole detection system based on raspberry pi



Displaying pothole detection results on our website application



Presenting our team project in the competition

Lien Linkedin vers la compétition

- Développement d'un prototype basé sur le Raspberry Pi, un module GPS, un modem 4G et une caméra.
- Développement d'un programme Python permettant l'acquisition d'images en temps réel à partir de la caméra, la collecte de la position GPS, la concaténation des informations et leur envoi au serveur via un modem 4G.
- Création d'un serveur web permettant d'acquérir les informations envoyées sous forme de données JSON, puis de les sauvegarder dans la base de données Firebase de Google et de les afficher sur une carte géographique.

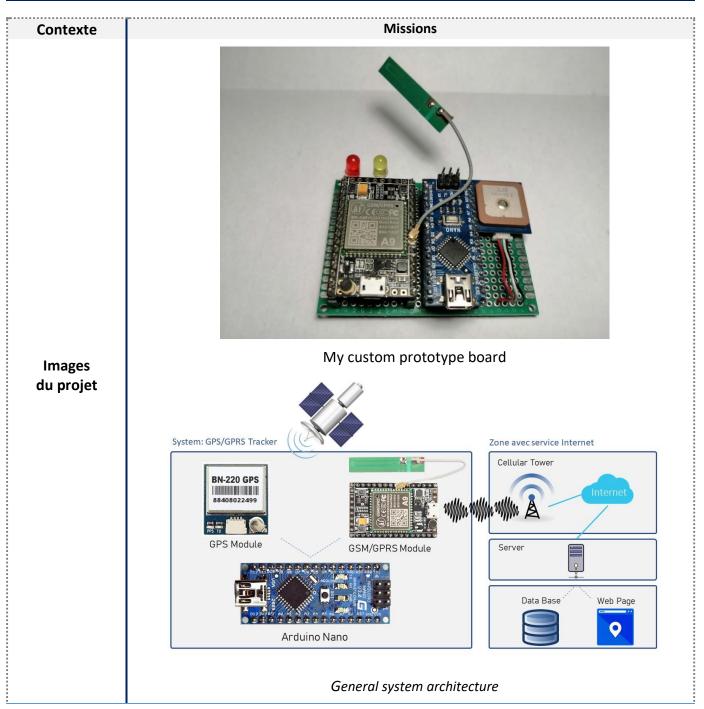


Réalisations

Environnement Technique

- Hardware: Raspberry Pi 3B, Caméra USB, modem 4G, GPS ublox.
- Software: Linux, Python, Firebase, Node JS, HTML/CSS, Scripting.
- Protocole: UART, HTTPS, JSON, NMEA (GPS).

Période	Projet
4 mois 01/2021	Système de suivi de position à base de GPS et GPRS





Réalisations	<u>Lien du projet sur GitHub</u>
	 Développement d'un premier prototype avec des composants de petite taille et de basse consommation d'énergie.
	 Développement de pilotes de bas niveau pour les périphériques UART, I2C de l'Atmega328P.
	 Développement de bibliothèques (parsers) pour les protocoles NMEA et UBLOX du module GPS et pour les commandes AT du module GSM/GPRS. Optimisation de la consommation d'énergie grâce à des techniques hardware et software. Gestion et affichage d'erreurs.
	 Développement d'un serveur web capable de stocker l'historique des positions récupérées dans la base de données Firebase de Google et de les afficher sur une carte géographique.
Environnement Technique	 Hardware: ATMEGA328P, GPS ublox M8030, A9 GSM/GPRS, Analyseur Logique. Software: Atmel Studio, u-center ublox, PulseView, C/C++ embarqué,
	 Software: Atmer Studio, u-center ublox, Pulseview, C/C++ embarque, NodeJS, Javascript, Firebase, HTML/CSS, GitHub, Git. Protocole: UART, HTTPS, NMEA/UBlox (GPS).

Période	Projet
(2 mois) 11/2022	Solving Sliding Puzzle with AI search algorithms

Contexte	Missions	
	¶ Sliding Puzzle Solver	
Images du projet	1 5 2 3 app: generate, upload, and solve puzzles	
	PREVIOUS 0/0 NEXT	



	<u>Lien du projet sur GitHub</u>
Réalisations	 Développement d'une interface graphique permettant de générer un puzzle aléatoire ou de le charger à partir d'un fichier texte. L'interface permettra également de résoudre le puzzle en utilisant trois algorithme différents. Enfin, elle affichera les résultats de la résolution, y compris le temps écoulé, le nombre d'itérations et le nombre de nœuds créés. Implémentation et comparaison des performances des algorithmes suivants: Breadth First Search, A* avec l'heuristique h1 et A* avec l'heuristique h2.
Environnement Technique	 Software: Python, Tkinter Library, VS Code, Git. Algorithm: Breadth First Search, A* avec l'heuristique h1 et h2