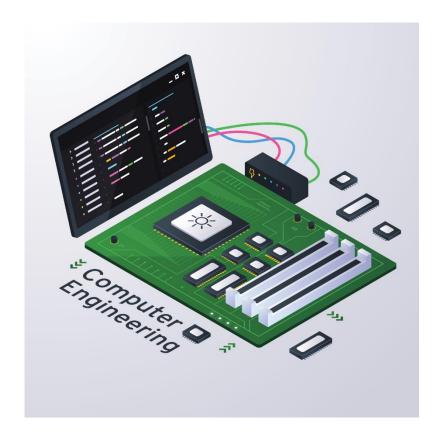
# **Karim BOUANANE**

#### Ingénieur en Système Embarqué



Ingénieur spécialisé dans le domaine des systèmes embarqués, j'ai développé une solide expertise grâce à mon parcours académique et mes nombreux projets personnels et professionnels. Avec une grande expérience de travail en équipe, je suis capable de collaborer efficacement dans différents environnements. Mon parcours chargé démontre ma passion pour l'innovation et ma détermination à relever des défis techniques complexes.



#### **Formation**

BAC + 5 Promo 2022 École d'ingénieur : Filière d'Ingénierie en Systèmes Embarqués
 Nom de l'école : École Nationale Supérieure d'informatique et d'Analyse des Systèmes (E.N.S.I.A.S)

Certifications

<u>Python</u> – <u>IoT</u> – <u>IoT & Cloud</u> – <u>Raspberry pi</u> – <u>Arduino</u> – <u>Arduino C</u> – <u>Linux</u> – <u>C++</u>



#### **Compétences**

Langues	Français : Bilingue Anglais : Professionnel	
	C, C++, Python C, C++ Embarqué	
	Microcontrôleurs STM32, AVR	Raspberry Pi
Techniques	Développement de pilotes pour les périphériques MCU et les capteurs	Débogage avec oscilloscope, logic analyser, STLink, JLink
	Protocoles I2C, SPI, CAN, USART, USB	TCP, UDP, HTTP, WebSocket
	IoT (WiFi, 3G, GSM, Bluetooth)	Linux, FreeRTOS
	Conception PCB	Git, GitHub, GitKraken





#### Projets Professionnels

Période	Projet	Entreprise
Présent -	Développement d'un banc de test générique	Technologie & Strategy
12/2023	(Projet R&D)	(France, Lyon)

Contexte	Missions	
Images du projet	STM32F446ZE + Logic Analyzer 20 Mhz + Arduino Uno	
Description	Ce projet concerne le développement d'un banc de test générique visant à renforcer les capacités de test du bureau d'études (BE) chez Technology & Strategy (T&S). L'objectif est de créer un outil polyvalent répondant aux besoins actuels et futurs de test des systèmes embarqués. Les fonctionnalités du banc de test comprennent la génération de formes d'onde personnalisables, l'acquisition/injection de signaux logiques et analogiques sur les systèmes de contrôle et de puissance, ainsi que la communication sur les bus SPI et I2C.	
Réalisations	<ul> <li>Développement d'un firmware pour la carte STM32NucleoF446ZE, servant à intermédier la communication de l'application Python avec des appareils I2C, SPI et USART.</li> <li>Collaboration étroite avec l'équipe de développement Python.</li> <li>Participation à la proposition d'architecture logicielle du firmware.</li> <li>Documentation détaillée du firmware et des procédures associées.</li> </ul>	
Environnement technique	<ul> <li>Hardware: STM32F446ZE.</li> <li>Software: STM32Cube IDE, FreeRTOS, YAT (Serial Communication), C.</li> <li>Protocole: UART, I2C, SPI.</li> </ul>	



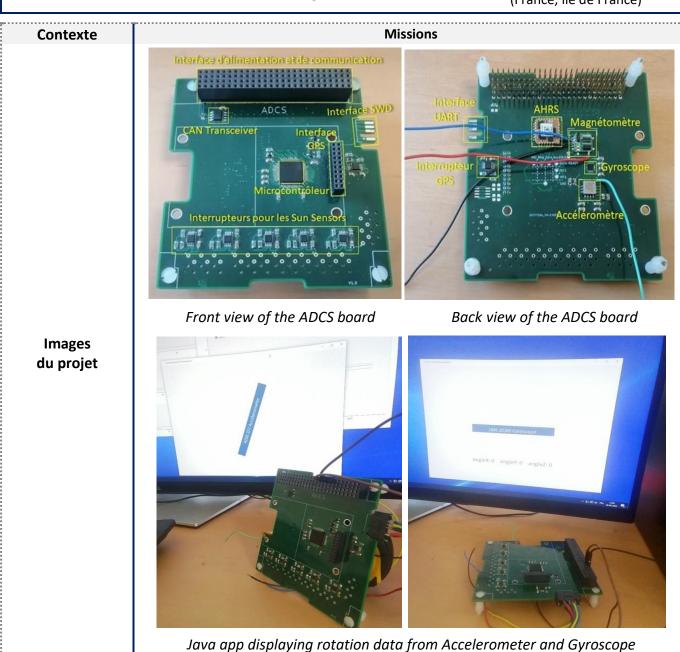
Période	Projet	Entreprise
11/2023 - 07/2023	Amélioration des applications desktop d'outils et de production	Technology & Strategy Client: LivingPackets (France, Nantes)

Contexte	Missions	
Image du projet	The BOX	
Description	Le produit représenté sur l'image ci-dessus est appelé "The BOX". Il a pour objectifs à la fois écologiques et logistiques, visant à moderniser la manière dont les colis sont expédiés et suivis. Il est rigide et réutilisable plusieurs fois. De plus, il est équipé d'un écran E-ink affichant les instructions et les informations relatives à l'envoi. Il intègre également un module GPS et un module 4G/2G qui permettent le suivi à distance de la position et des conditions intérieures de la BOX. En outre, le produit est doté d'un module Bluetooth, offrant à l'utilisateur la possibilité de se connecter via une application mobile pour réaliser et suivre l'envoi. Lien du site client	
Réalisations	<ul> <li>Travail dans un environnement Scrum sur la plateforme Click Up.</li> <li>Stabilisation et amélioration des applications Python desktop avec compatibilité assurée sur Linux et Windows.</li> <li>Collaboration avec les équipes des systèmes embarqués et de validation qualité.</li> <li>Développement d'un environnement de tests dédié à la certification FCC pour l'application Python.</li> <li>Développement de tests de stress, identifiant efficacement les bugs du système embarqué.</li> <li>Documentation des rapports de tests sur la plateforme Confluence.</li> <li>Développement du projet selon la méthodologie GitHub "branching workflow".</li> </ul>	

#### Environnement Technique

- Software: Python, PyQT 6, Tkinter, Multithreading, GitHub, GitKraken, Poetry for virtual environment, JSON.
- OS: Linux Mint 21, Linux Ubuntu 22, Windows 10.
- Hardware: JLink Probe.
- Gestion projet: Scrum Agile.

Période	Projet	Entreprise
11/2022 - 05/2022	Développement de Firmware pour le module ADCS d'un Nanosatellite (Stage de fin d'études)	Campus Spatial Universitaire Université Paris Est Créteil (France, île de France)

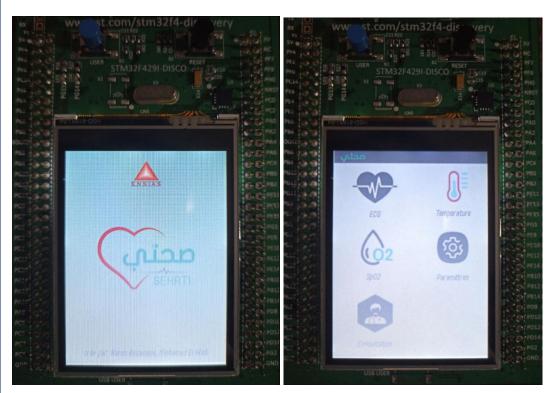


	<u>Lien vers la présentation du projet</u>
Réalisations	<ul> <li>Développement de pilotes pour divers capteurs tels qu'accéléromètre, le gyromètre, le magnétomètre et l'AHRS (Attitude Heading Reference System).</li> <li>Développement d'un code sûr, respectant les normes spatiales du CNES, pour la carte ADCS (Attitude Determination and Control System) d'un Cube Satellite.</li> <li>Création d'une application desktop en Java pour la visualisation en temps réel des données acquises, avec rendu 3D et graphiques 2D.</li> <li>Réalisation de tests fonctionnels et de validation de données.</li> <li>Configuration des périphériques CAN de la STM32 pour permettre la communication entre les différents modules du CubeSat.</li> </ul>
Environnement Technique	<ul> <li>Hardware: STM32F1, Gyromètre, Accéléromètre, Magnétomètre, AHRS (Attitude Heading Reference System), Analyseur logique, Oscilloscope, FTDI (convertisseur USB à UART et vice versa).</li> <li>Software: STM32CubelDE, KiCAD, Java, GitHub, Git, CppUtest, SonarQube, C/C++ embarqué.</li> <li>Protocole: UART, SPI, CAN.</li> </ul>

Période	Projet	Etablissement
09/2021 -	Développement d'un prototype de dispositif e-Health	École d'ingénieur ENSIAS
07/2021	(Stage de 2 année)	(Maroc, Rabat)

	Contexte	Missions
Images du projet  Connection architecture between STM32F429D and sensors		WWW.st.com/stm2/4-discovery  WW.st.com/stm2/4-discovery  WW.st.





Startup and home screens of the embedded GUI

#### Lien du projet sur GitHub Développement d'un prototype de dispositif e-Health doté d'une interface utilisateur graphique pour mesurer et afficher certains indicateurs de santé sur écran. Utilisation du framework TouchGFX pour créer une interface graphique pour Réalisations le microcontrôleur STM32F429D. Interfaçage de différents capteurs via le protocole I2C et les signaux analogiques. Implémentation du firmware « WiFi AT Commands » sur la carte ESP8266-01 et l'interfacer avec notre carte de développement STM32F428D via le protocole UART pour avoir accès au réseau WiFi. Hardware: STM32F429D, capteurs: température, ECG, SPO2, ESP8266-01. Software: STM32CubeIDE, TouchGFX, C++, C/C++ embarqué, Arduino IDE, **Environnement** GitHub, Git. Technique Protocole: UART, I2C, HTTPS, JSON.

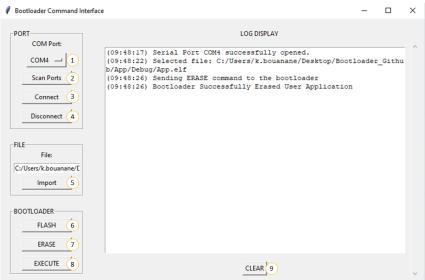


#### **Projets Personnels**

Période	Projet
(1 mois) 06/2023	Custom Bootloader for STM32 Black Pill using USB CDC

# Missions Contexte **Images** du projet Bootloader Command Interface

#### Connecting a Black Pill board to a PC via USB (Using STLink for debugging)

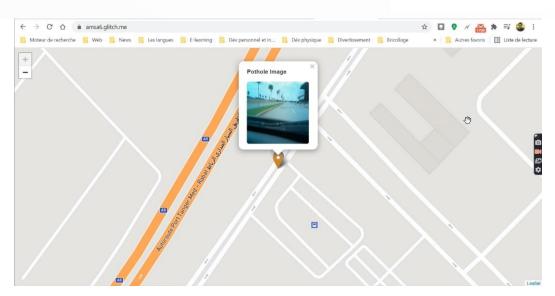


Python app for sending bootloader commands to the STM32 Black Pill

Réalisations	<ul> <li>Lien du projet sur GitHub</li> <li>Développement d'un bootloader personnalisé pour le MCU STM32F411 basé sur la bibliothèque HAL et utilisant la communication USB pour recevoir les commandes et le fichier binaire de l'application utilisateur</li> <li>Implémentation de la technique CRC-32 pour garantir l'intégralité du fichier binaire envoyé</li> <li>Développement d'une interface graphique en Python permettant de se connecter à la carte Black Pill et d'envoyer des commandes au bootloader tel que Flash, Erase et Execute</li> </ul>
Environnement Technique	<ul> <li>Software: C, Python, Tkinter, STM32CubeIDE, STM32CubeProgrammer, Serial Terminal</li> <li>Hardware: STM32 Black Pill, STLink v2</li> <li>Protocole: USB CDC</li> </ul>

Période	Projet	
(2 mois)	Compétition à l'échelle africaine : AMSA édition 6	
10/2021	Pothole AI detection	

# Contexte Missions Images du projet Prototype of our pothole detection system based on raspberry pi



Displaying pothole detection results on our website application



Presenting our team project in the competition

#### Réalisations

#### Lien Linkedin vers la compétition

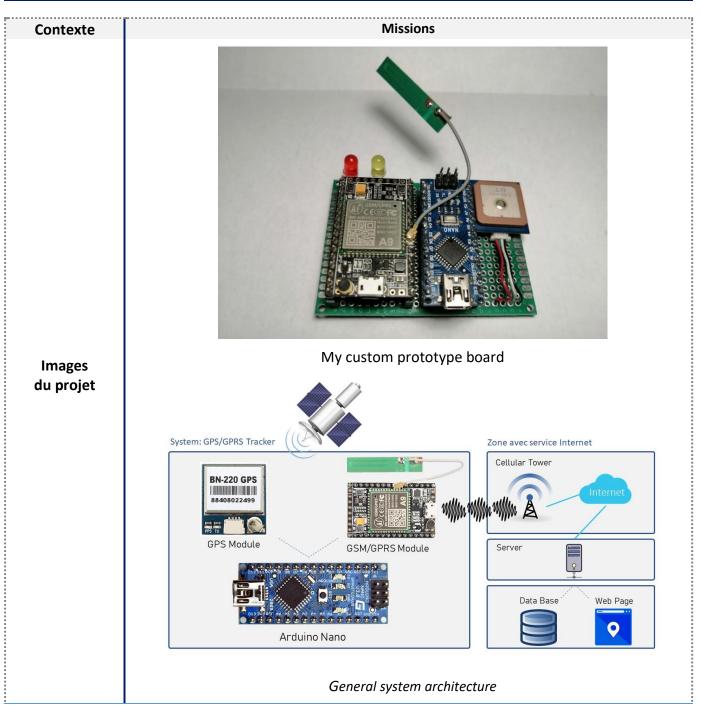
- Développement d'un programme Python permettant l'acquisition d'images en temps réel à partir de la caméra, le traitement de ces images avec un modèle IA, la collecte de la position GPS, la concaténation des informations et leur envoi au serveur via un modem 4G.
- Utilisation d'un modèle IA pour détecter en temps réel les trous dans la route.
- Création d'un serveur web qui permet d'acquérir les images des trous détectés, ainsi que leurs positions et dates, sous forme de données JSON, puis les sauvegarder dans la base de données Firebase de Google, et les afficher sur une carte géographique.



#### Environnement Technique

- Hardware: Raspberry Pi 3B, Caméra USB, modem 4G, GPS ublox.
- Software: Linux, Python, Firebase, Node JS, HTML/CSS, Scripting.
- Protocole: UART, HTTPS, JSON, NMEA (GPS).

Période	Projet
4 mois 01/2021	Système de suivi de position à base de GPS et GPRS





	<u>Lien du projet sur GitHub</u>
Réalisations	<ul> <li>Développement d'un premier prototype avec des composants de petite taille et de basse consommation d'énergie.</li> <li>Développement de pilotes de bas niveau pour les périphériques UART, I2C de l'Atmega328P.</li> <li>Développement de bibliothèques (parsers) pour les protocoles NMEA et UBLOX du module GPS et pour les commandes AT du module GSM/GPRS.</li> <li>Optimisation de la consommation d'énergie grâce à des techniques hardware et software.</li> <li>Gestion et affichage d'erreurs.</li> <li>Développement d'un serveur web capable de stocker l'historique des positions récupérées dans la base de données Firebase de Google et de les afficher sur une carte géographique.</li> </ul>
Environnement Technique	<ul> <li>Hardware: ATMEGA328P, GPS ublox M8030, A9 GSM/GPRS, Analyseur Logique.</li> <li>Software: Atmel Studio, u-center ublox, PulseView, C/C++ embarqué, NodeJS, Javascript, Firebase, HTML/CSS, GitHub, Git.</li> <li>Protocole: UART, HTTPS, NMEA/UBlox (GPS).</li> </ul>

Période	Projet
(2 mois) 11/2022	Solving Sliding Puzzle with AI search algorithms

Contexte	Missions
Images du projet	Sliding Puzzle Solver    15
	PREVIOUS 0/0 NEXT



	<u>Lien du projet sur GitHub</u>
Réalisations	<ul> <li>Développement d'une interface graphique permettant de générer un puzzle aléatoire ou de le charger à partir d'un fichier texte. L'interface permettra également de résoudre le puzzle en utilisant trois algorithme différents. Enfin, elle affichera les résultats de la résolution, y compris le temps écoulé, le nombre d'itérations et le nombre de nœuds créés.</li> <li>Implémentation et comparaison des performances des algorithmes suivants: Breadth First Search, A* avec l'heuristique h1 et A* avec l'heuristique h2.</li> </ul>
Environnement Technique	<ul> <li>Software: Python, Tkinter Library, VS Code, Git.</li> <li>Algorithm: Breadth First Search, A* avec l'heuristique h1 et h2</li> </ul>