

## Instituto Politécnico Nacional Escuela Superior de Cómputo M. en C. Victor Hugo García Ortega



Departamento de Ing. en Sistemas Computacionales Academia de Sistemas Digitales Arquitectura de Computadoras Tipo de Tarea: Equipo.

Para realizar la prueba de la memoria de programa usaremos el programa mostrado en la tabla 1.

Instrucciones	Significado	Dir	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0	Т
LI R0, #1	R0 = 1	0		(	0000	L		0	0			00	000	000	01			I
LI R1, #7	R1 = 7	1		(	0000	L		0	1			00	000	011	11			I
CICLO: ADD R1, R1, R0	R1 = R1 + R0	2		(	0000	)		0	1	0	1	0	0		00	00		R
SWI R1, 5	Mem[5] = R1	3		(	0001	L		0	1			00	000	010	01			I
B CICLO	PC = 2	4	00110		X	X	0000010				J							

Tabla 1 Programa de prueba

En la práctica debe realizarse lo siguiente:

- 1. Realizar el programa en VHDL para colocar el programa de la tabla 1 en la memoria de programa implementada como una ROM.
- 2. Hacer la simulación de la memoria de programa en vivado usando los vectores de prueba de la tabla 2.
- 3. Relizar la prueba de la memoria de programa usando el laboratorio remoto y los vectores de prueba de la tabla 2.

Vector de prueba 1			Vector de prueba 2				
Señales de entrada	ales de entrada Valores		Señales de entrada	Valores			
Α	0X00		Α	0X01			
Vector de prueba 3			Vector de prueba 4				
Señales de entrada	Valores		Señales de entrada	Valores			
А	0X02		А	0X03			
Vectores de prueba 5			Vectores de prueba 6				
Señales de entrada	Valores		Señales de entrada	Valores			
Α	0X04		Α	0X02			
Vectores de prueba 7							
Señales de entrada	Valores						
		1					

Tabla 2: Vectores de prueba de la memoria de programa.



## Instituto Politécnico Nacional Escuela Superior de Cómputo M. en C. Victor Hugo García Ortega



Departamento de Ing. en Sistemas Computacionales Academia de Sistemas Digitales Arquitectura de Computadoras Tipo de Tarea: Equipo.

Completar la siguiente tabla:

Recurso	Usado	Disponible	Porcentaje utilizado
No de LUT's			-
No de FF's			
No de Slices			
No de RAM's de			
un puerto			
No de RAM's de			
dos puertos			
Diamonitivo vondo.			

Disp	ositivo usado: _		
Tiem	po del retardo	mayor:	

## Entregar:

- Gráfica de simulación en pdf.
- La tabla de recursos, retardo mayor y dispositivo; en un archivo llamado estadisticas.pdf
- > Anexar código fuente del programa de implementación de la memoria de programa (.vhd).
- > Anexar código fuente del test bench (.vhd).
- > Entregar todos los archivos en un archivo llamado program\_memoryNoEquipo.zip. Por ejemplo para el equipo 5: program\_memory5.zip

Enviar a <u>vgarciaortega@yahoo.com.mx</u>, poner en asunto: "Program Memory".