Computadora del alumno (Casa)

Windows Linux/MAC Copiar el archivo .bit winscp scp

al servidor

Cliente SSH Putty ssh

Laboratorio Remoto

Programar el archivo .bit equipox@raspberripy\$progFPGA.sh archivo.bit

Manipular entradas equipox@raspberripy\$inputFPGA.sh

Asignación de pines

SEÑAL TERMINAL LAB TERMINAL FPGA

A(0) LAB0 A(1) LAB1 A(2)LAB2 A(3) LAB3 B(0) LAB4 B(1) LAB5 B(2) LAB6 B(3) LAB7 ALUOP(0) LAB8 ALUOP(1) LAB9 ALUOP(2) LAB10 ALUOP(3)

S(0)LED0 S(1) LED1 S(2) LED2 S(3) LED3 C LED4 Z LED5 N LED6 OV LED7

LAB6
LAB7
LAB8
LAB9
LAB10
LAB11

LED0
LED1
LED2
LED3
LED4
LED5
LED6