Napomene: Obvezatno upisati ime i prezime na papir sa zadacima i na papir s odgovorima. Vrijeme za rješavanje problemskog dijela ispita je 90 min. Uz svaki zadatak označen je pripadni broj bodova. Za prolaznu ocjenu potrebno je prikupiti najmanje 50% bodova iz svakog dijela ispita. (Ispitne zadatke sastavio prof. dr. sc. S. Ribarić.)

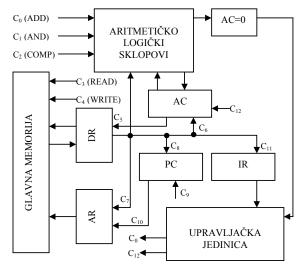
*Ime i prezime:*______, *JMBAG*:______

 (4 boda) Modelu procesora sa skupom od osam instrukcija dodati devetu instrukciju

JMPN X (if (AC)<0 then
$$PC\leftarrow X$$
)

Sukladno tomu modificirati model procesora. Nacrtati strukturu modificirane upravljačke jedinice i nacrtati kombinacijski dio za fazu pribavi i izvrši te nove instrukcije.

- 2. (4 boda) Realizirajte (nacrtajte) brzi 4-bitni sklop za posmak koji, pored funkcija generiranja nule i prosljeđivanja operanda bez posmaka, podržava i posmak udesno i posmak ulijevo za jedno ili dva mjesta tijekom jedne periode signala vremenskog vođenja. Specificirajte i stanje upravljačkih signala za pojedine posmake.
- 3. (4 boda) Pretpostavimo da je memorijski sustav računala organiziran u dvije razine i to:
 - i) primarna memorija kapaciteta 8M riječi,
 - ii) sekundarna memorija kapaciteta 4G riječi.



Slika uz zadatak 1.

Nacrtati izvedbu adresnog preslikavanja koja se temelji na zamisli P. J. Denninga, ali uklanja namjerno ugrađenu nelogičnost. U nacrtanoj izvedbi odrediti duljinu i format logičke adrese, duljinu i format fizičke adrese te veličinu (kapacitet) tablice preslikavanja uz pretpostavku veličine stranice od 1M riječi. U skladu s izvedbom adresnog preslikavanja napišite i algoritam za adresnu translaciju.

4. (4 boda) Za model mikroprogramiranog 16-bitnog procesora napisati mikroprogram za fazu izvrši za instrukciju

ABS B;
$$|B| \rightarrow B$$
, gdje $|B|$ označava apsolutnu vrijednost sadržaja akumulatora B

Mikroprogram dokumentirati dijagramom toka, programom u jeziku sličnom CDL-u (kôd je potrebno komentirati), te prikazom sadržaja memorijskih lokacija mikroprogramske memorije. Operacijski kôd instrukcije ABS B je $1A_{16}$ a adresa mikroprograma za fazu PRIBAVI je 02_{16} . (Opaska: najznačajniji bit riječi označen je najvećim indeksom, a najmanje značajan bit riječi označen je indeksom 0.)

CA CB COP	C	SH	CMB	CAB	CBI	В	CST		CNA		CEM
CA: CB:			CB:			COP:				CSH:	
00 nema prijenosa 01 L(15-8, 7-0) ← 0, F(CEM) 10 L(15-8, 7-0) ← F(CEM), 0 11 L ← A		001 010 011	nema prijenosa $R \leftarrow B$ $R \leftarrow B$ $R \leftarrow B$ $R \leftarrow PC$ $R \leftarrow SR$			01 10	suma uz C suma uz C ne koristi ne koristi	:=1 se		01 MB •	← Q, Q=S ← Q, Q=shr S ← Q, Q=shl S ← IN
CMB:	CAB:			CBB	CBB:				CST:		
000 nema prijenosa 001 A ← MB 010 B ← MB 011 PC ← MB 100 SR ← MB 101 OUT ← MB	00 $H(1) \leftarrow 0$ 01 $H(1) \leftarrow 1$ 10 $H(1) \leftarrow SR(15) = Z$ 11 $H(1) \leftarrow SR(14) = N$			01 10	00 $H(0) \leftarrow 0$ 01 $H(0) \leftarrow 1$ 10 $H(0) \leftarrow SR(14) = N$ 11 $H(0) \leftarrow MB(15)$				00 nema utjecaja na SR 01 SR(15) ← ZT 10 SR(14) ← MB(15) 11 SR(15) ← ZT; SR(14) ← MB(15)		

5. (4 boda) U skladu s definicijama u okviru uz tekst, za programski odsječak:

detektirajte moguće podatkovne i imenske zavisnosti, označite ih, i prikažite standardnim grafovima zavisnosti.

- i) Neka instrukcija j je podatkovno zavisna od instrukcije i ako vrijedi:
- instrukcija i generira rezultat koji koristi instrukcija j; ili
 instrukcija j je podatkovno zavisna od instrukcije k, a instrukcija k je podatkovno zavisna od instrukcije i.
- ii) Uz pretpostavku da ne postoji tok podataka između instrukcija koje su udružene (povezane) imenom (registra ili memorijske lokacije) i uz pretpostavku da instrukcija i prethodi instrukciji j:
- Antizavisnost se javlja između instrukcije i i instrukcije j kada instrukcija j piše u registar ili mem. lokaciju koju instrukcija i čita i instrukcija i je izvršena prva.
- b) Izlazna zavisnost se javlja kada instrukcija i i instrukcija j pišu u isti registar ili istu mem. lokaciju.