

# "POOL" TEORIJSKIH PITANJA

- ① INSTRUKCIJE 8-INSTR. PROCESORA MOGU IMATI NAJVIŠE ?  
JEDAN MEMORIJSKI OPERAND
- ② ZA UPRAVLAČKU JEDINICU 8-INSTR PROCESORA VRIJEDI DA SE MOŽE ?  
IZVESTI POMOĆU PLA - POLYA
- ③ NEKA  $w(r)$  OZNAČAVA BROJ BITOVA REGISTRA. TADA ZA 8-INSTR. PROC VRIJEDI  
 $w(r) = w(nDR) - w(PC)$ , TJ.  $w(nDR) = w(r) + w(PC)$
- ④ BROJILU SEKVENCI PO MODULU  $k$  JEST ?  
SEKVENCIJALNI SKLOP.
- ⑤ NAVEDITE DVA NAČINA IZVEDBE BROJILA SEKVENCI PO MODULU  $k$  !  
a) PRSTERASTO BROJILU i b) BINARNO BROJILU I DEKODER
- ⑥ KOJA OD SLJUDEĆIH LOG. OPER. NIJE IZNAJNO PODRŽALA SA ALU ?  
NI
- ⑦ MODULO ZA BROJILU SEKVENCI OVISI O ?  
PROJEKCIJOM VREMENU TRAJANJA NAJDUŽE INSTRUKCIJE
- ⑧ LOGIČKA JEDNADŽBA KOJA OPISUJE UPRAVLAČKI SIGNAL ( $C_x$ ) SADRŽI ?  
IZLAZ IZ DEKODERA INSTRUKCIJA + IZLAZ IZ BROJILA SEKVENCI
- ⑨ KADA 8-INSTR PROCESOR SADRŽAJ REGISTRA  $nDR$  PREBACUJE U AC ?  
U FAZI IZVRŠI (FUNKCIJE LDA)
- ⑩ MEMORIJSKI ADRESNI REGISTAR JE ?  
IZVOR PODATAKA NA ADRESNOJ SABIRALICI
- ⑪ NABROJI ELEMENTE SKLUPANSKI REALIZIRANE CU !  
INSTR. DEKODER, PLA, GENERATOR TAKTA, GENERATOR SJEDOVNA
- ⑫ KOLIKO SU VELIKE INSTRUKCIJE 8-INSTR. PROCESORA ?  
32 BITA

(13) 8-INSTR. NUDUZ PROCESORA IMA NUDULO 16 JER?  
-NAJMANJA INSTRUKCIJA TRAJE 16

3 2  
1 -

(14) 8-INSTR. NUDUZ PROCESORA JE?  
AKUMULATORSKI ORJENTIRAN.

(15) KOLIKO BITOVA IMA IR?  
3

(16) OPERACIJE READ I WRITE TRAJU?  
DUŽE OD OSTALIH OPERACIJA

(17)