MOV	E (#), A									
Adresa		Slije	d. Zas	t.		Funkc		Reg.	Mem.	Opis
010		JCR :	1 HC	<u> </u>	FF1	LMI/1		R9/I	čitanje	Rn→MAR; (MAR)→M; Rn+Cl→Rn Rn=PC
011		JCR 2	2 HC	<u> </u>	FF0	LMM/	2	AC/II	čitanje	M→MAR; (MAR)→M; M+CI→AC
012		JCR 3	HC	<u> </u>	FF0	ACM/	0	AC/II	ništa	M+CI→AC
013		JZR (	HC	<u>Z</u>   F	FF1	SDR/2		RO/I	ništa	$AC - 1 + CI \rightarrow Rn$ Rn=PC
PUSH	I A									
Adresa		Slijed.	Zast.		F	unkc.	F	Reg.	Mem.	Opis
020		JCR 1	HCZ	FFC	) L	MI/1	F	R8/I	ništa	Rn→MAR; Rn+1→Rn Rn=SP
021	,	JZR O	HCZ	FFC	)	_R/0	F	R0/I	pisanje	Rn+Cl →Rn,AC AC→(MAR)
ADD A	λ, B				•		•		•	
Adresa		Slije	d. Zas	t.		Funkc		Reg.	Mem.	Opis
031		JCR :	1 HC	<u> </u>	FFC	ILR/0		RO/I	ništa	Rn+Cl→Rn,AC Rn=A
032		JCR 2	2 STC	: F	FF0	ADR/3	3	R1/I	ništa	AC+Rn+Cl→Rn Rn=B
033		JCR 3	3 STZ	F	FF0	TZR/5		R1/I	ništa	Zerro test
034		JCR 4	4 HC	<u> </u>	FFZ	CSR/2		T/I	ništa	Komplement zerro
035		JZR (	) STZ	F	FF0	TZR/5		T/I	ništa	Zerro test
ROR A	A									
Adresa		Slijed.	Zast.		Funkc		Reg	; <b>.</b>	Mem.	Opis
040		JCR 1	HCZ, F	F0	ILR/0		R0/		ništa	A→AC
041		JCR 2	STC, F	0	SRA/0		AC/	<u>'</u>	ništa	ATL→C; ATH→ATL
042		JCR 3	HCZ, F		SDR/2		R0/		ništa	AC→A
043		JCR 4	HCZ, F		CLA/5		AC/		ništa	0→AC
044		JCR 5	HCZ, F		SRA/0		AC/		ništa	C→ATH
045		JCR 6	HCZ, F		ORR/6		RO/		ništa	$AC \mid A \rightarrow A$
046		JCR 7	STZ, FI		TZR/5		R0/		ništa	zerro test.
047		JCR 8	HCZ, F		CSR/2		T/I		ništa	komplement zerro
048		JZR 0	STZ, FI		TZR/5		T/I		ništa	zerro test
PRIBA				<u> </u>	,,		.,.		1	200 1001
000	JCR	1 H	CZ/FF1		LMI/I		R9	/ı	Čitanje	PC→MAR; (MAR)→M; PC++
001	LD=		CZ/FF0		NOP/6		RO		Ništa	A→A; CI→CO
MOVE	_	<u> </u>	•		•			·I		,
010	JCR	1 H	CZ/FF1		LMI/1		R9	/I	Čitanje	PC→MAR; (MAR)→M; PC++
011	JCR		CZ/FF0	_	ACM/0		AC,	-	Ništa	M→AC
012	JZR		CZ/FF1		SDR/2		R1,	-	Ništa	AC→B
ADD#	t,A									
020	JCR	1 F	ICZ/FF1		LMI/1		R	9/I	Čitanje	PC→ MAR; MAR→M; PC++
021	JCR	2 F	ICZ/FF0		ACM/0	)	Α	C/II	Ništa	M→AC
021		2   0	TC/FF0		ADR/3	3	R	0/I	Ništa	AC+A→A
021	JCR	3 5	TC/FFU							
	JCR JCR JCR	4 S	TZ/FF0 ICZ/FFZ		TZR/5		R	0/I Г/I	Ništa Ništa	Zero test Komplement zero

025	JZR 0	STZ/	FF0_	TZI	R/5	T,	/I	Niš	ta		Zero test
SHL /	4										
030	JCR 1	HCZ/F	F0	ILR/0	)	RO/I		Ništa			A→AC
031	JZR 0	HCZ/F	F0	ALR/	0	RO/I		Ništa			AC+A→A
PUSH											
040	JCR 1 HCZ/FF1		LMI/1		R8/		Ni			SP→MAR; SP++	
041	JZR 0	HCZ/	FF0	ILR/	0	R1/		Pisa	nje		B→AC; AC→MAR
	E A,B							T			
020	JCR 1	HCZ/		ILR/		R0/		-	-		A->AC
021	JZR 0	HCZ/	FF1	SDR	/2	R1/			•		AC->B
ADD			<b>'</b> -			1		1 ¥	.		
040	JCR 1	HCZ/			11/1	R9		Čita	nje	PC->	MAR; MAR->M; PC++
041	JCR 2	HCZ/		+	M/0	AC		-			M->AC
042	JCR 3	STC/			R/3	R1		-			AC+B->B
043	JCR 4	STZ/			R/5	R1		-			Zero test
044	JCR 5	HCZ/			R/2	T,		-			Komplement zero
045	JZR 0	STZ/	FFU	121	R/5	Т,	/1				Zero test
<b>JMP</b> 060	JCR 1	HCZ/F	E1	LMI/	1	R9/I		Čitanje		DC S	MAAD: MAAD > M.D.C.;
060	JCR 1	HCZ/F		LIVII/		AC/II		Čitanje			MAR; MAR->M;PC++ M->MAR; M->AC
062	JZR 0	HCZ/F		SDR/		R9/I		Citarije		I	AC->PC
POP		TICZ/I	11	JUN		113/1					AC-2FC
080	JCR 1	HCZ/I	FFO	ILR/	<b>′</b> 0	R8/	l				SP->AC
081	JCR 2	HCZ/I		SDR		R8/					AC-1->SP
082	JCR 3	HCZ/I		LMI/1		R8/		Čita	nie		SP->MAR
083	JCR 4	HCZ/I		ACM/0							M->AC
084	JZR 0	HCZ/I		SDR/2		R0/					AC->A
SUB	#, B		u u	·		-		10			
Adresa	Slijedeća	Zastav	ice	Funk	cija	Registar	Me	morija	Opi	s	
020	JCR 1	HCZ	FF1	LMI/1	L	R9/I	Čit	anje	PC-	→MAR; (	MAR)→M; PC+1→PC
021	JCR 2	HCZ	FF0	ACM/	′	AC/II	Niš	ta	M+	Cl→AC	
022	JCR 3	HCZ	FF1	SDR/2	2	RO/I	Niš	ta	AC-	– 1 + CI -	→Rn
023	JCR 4	HCZ	FF0	CMR/	7	RO/I	Niš	ta	CI-	→CO; Rn'	→Rn
024	JCR 5	HCZ	FF0	ILR/0		RO/I	Niš	ta	Rn+	·Cl →Rn,	AC
045	JZR 6	STC	FF1	ADR/	3	R1/I	Niš	ta	AC	+ Rn + Cl	→Rn
SHL3	Α										
Adresa	Slijedeća	Zastav	ice	Funk	cija	Registar	Me	emorija	Opi	s	
030	JCR 1	HCZ	FF0	ILR/0		RO/I	NIi	šta	Rn+	·Cl →Rn,	AC
031	JCR 2	HCZ	FF0	ADR/	3	RO/I	Niš	ta	AC	+ Rn + Cl	→Rn
032	JCR 3	HCZ	FF0	ILR/0		RO/I	Niš	ta	Rn+	·Cl →Rn,	AC
033	JCR 4	HCZ	FF0	ADR/	3	RO/I	Niš	ta	AC	+ Rn + Cl	→Rn
034	JCR 5	HCZ	FF0	ILR/0		RO/I	Niš	ta	Rn+	·Cl →Rn,	AC
035	JZR 6	HCZ	FF0	ADR/	3	RO/I	Niš	ta	AC	+ Rn + Cl	→Rn
MOV	E (#),B										
Adresa	Slijed	eća	Zast	avice	Fun	kcija	Reg	gistar	Mer	norija	Opis
050	JCR	1	HCZ	, FF1	LIV	11/1	R	9/I	čit	anje	PC->MAR, (MAR)->M,

053	
AND A,	В

051

052

JCR 2

JCR 3

JZR 0

HCZ, FF0

HCZ, FF0

HCZ, FF1

Adresa	Slijedeća	Zastavice	Funkcija	Registar	Memorija	Opis
040	JCR 1	HCZ, FF0	ILR/0	RO/I	nema op	A+0->A, AC

AC/II

AC/II

R1/I

čitanje

nema op

nema op

LMM/1

ACM/0

SDR/2

PC+1->PC

M->MAR,

M->AC

M->AC AC->B

041		R 0	STC	C, FFO	ANF	R/3	R1,	/I	ne	ma op	B&AC->B
	P B										
Adres		deća		tavice	Funk		Regis			emorija	Opis
070				Z, FF0	ILR		R8,		nema op		SP+0->SP, AC
071 072				Z, FF0	SDF		R8,		_	ma op	AC-1+0->SP
072		R 3 R 4		Z, FF0 Z, FF0	ACN		R8,			itanje ma on	SP->MAR, (MAR)->M M+0->AC
073		R 0		Z, FF1	SDF		R1,			ma op ma op	AC-1+1->B
	R A, B	10	1102	<u> </u>	301	., <u>~</u>	111/	/ 1	110	ти ор	AC 1/170
Adresa	Sljedeća	Zastavio	ce l	Funkcija Regista		star	Memorija		Opis		
050	JCR 1	HCZ, FF		ILR/0	RO/1		ništa	,	A -> .		
051	JCR 2	HCZ, FF		 XNR/7	R1/1		ništa			$\overline{\text{xorB}} \rightarrow$	В
052	JCR 3	HCZ, FF		ILR/0	R1/1		ništa		B->A		
053	JCR 4	HCZ, FF		CIA/1	AC/3		ništa			->AC	
053	JZR 0	HCZ, FF		SDR/2	R1/1		ništa		AC->		
	LL #	1102,11	1 ,	3011/2	111/1		IIISta		AC->	<u> </u>	
Adresa	Sljedeća	Zastavio	ce l	Funkcija	Regi	star	Memoi	rija	Opis		
070	JCR 1	HCZ, FF		LMI/1	R8/1		ništa		SP->MAR; SP+1->SP		
071	JCR 2	HCZ, FF	1 I	ILR/0	R9/1		pisanje		PC+1	>AC,PC	
072	JCR 3	HCZ, FF	0 9	SDR/2	R9/1		ništa	ništa		->PC	
073	JCR 4	HCZ, FF	0 1	LMI/1	R9/1		čitanje		PC->	MAR; (MA	∖R)->M
074	JCR 5	HCZ, FF	0 /	ACM/0	AC/2		ništa		M->/	AC	
075	JZR 0	HCZ, FF	1 5	SDR/2	R9/1		ništa		AC->	PC	
RE	T										
Adresa	Sljedeća	Zastavio	ce I	Funkcija	Regi	star	Memoi	orija Opis			
0A0	JCR 1	HCZ, FF	D I	ILR/0	R8/1		ništa		SP -> AC		
0A1	JCR 2	HCZ, FF	0 9	SDR/2	R8/1		ništa		AC-1->SP		
0A2	JCR 3	HCZ, FF	0 I	LMI/1	R8/1		čitanje		SP->I	MAR; (MA	.R)->M
0A3	JCR 4	HCZ, FF	0 /	ACM/0	AC/2		ništa		M->/	AC .	
0A4	JZR 0	HCZ, FF	1 5	SDR/2	R9/1		ništa		AC->	PC	
ST											
Adresa	Sljedeća	Zastavio		Funkcija	Regi		Memoi	rija	Opis		
OFF	M=1	HCZ, FF	ון ט	NOP/6	R0/1		ništa		stop		
050	R A JCR 1	LC7	, FFO	ILR/0	1	D	0/I	nis	ta		A→AC
050	JCR 2		/FF0	ADR/			0/I 0/I	nis			AC+A→AC
051	JCR 3	+	, FF0	ILR/0			0/I	nis			A→AC
053	JCR 4	+	, FFC	SRA/			:/III	nis			ATL→A,LI→ATH
											ATH <del>→</del> ATL
054	JZR 0	HCZ	, FF1	SDR/	2	R	0/1	Nis	ta		AC->A
JR	#										

OR	A.R

Adresa

040

041

042

Slijedeća

JCR 1

JCR 2

JZR 0

Zastavice

HCZ, FF1

HCZ, FF0

HCZ, FF0

Adresa	Slijedeća	Zastavice	Funkcija	Registar	Memorija	Opis
063	JCR 4	HCZ, FF0	ILR / 0	R0/ I	Ništa	A→AC

Registar

R9 / I

AC / II

R9 / I

Memorija

ČITAJ NIŠTA

NIŠTA

Opis

M+CI→AC

PC→MAR, PC+1→PC

AC+PC+CI→PC,AC

Funkcija

LMI/1

ACM / 0

ALR / 0

064	JCR 5	HCZ, FF0	ORR / 2	R1 / I	Ništa	AC   B → B
065	JCR 6	STZ, FF0	TZR / 0	R1 / I	Ništa	Zerro test
066	JCR 7	HCZ, FFZ	CSR / 2	T/I	Ništa	Komplement zerro
067	JZR 0	STZ, FF0	TZR / 5	T/I	Ništa	Zerro test

## ROL A

Adresa	Slijedeća	Zastavice	Funkcija	Registar	Memorija	Opis
040	JCR 1	HCZ, FF0	ILR / 0	R0/ I	Ništa	$A \rightarrow AC$
041	JCR 2	HCZ, FF0	ALR / 1	R0 / I	Ništa	$AC + A \rightarrow A$
042	JZR 0	HCZ, FFC	INR / 0	R0 / I	Ništa	$A + C \rightarrow A$

# SHR A

adresa	sljedeća zastavice	funkcija registar m	iemorija	opis
020 JCR 1	HCZ, FF0ILR/0	RO/I	ništa	$A \rightarrow AC$
021 JCC 3	STZ, FF0 SRA/0	AC/III	ništa	ATL→RO; LI→ATH;
				$ATH \rightarrow ATL$
031 JCC 6	HCZ, FF1SDR/2	RO/I	ništa	AC-1+CI → A
061 JCR 2	STZ, FF0 TZR/5	RO/I	ništa	zero test
062 JCR 3	HCZ, FFZCSR/2	T/I	ništa	komplement zero
063 JZR 0	STZ, FF0 TZR/5	T/I	ništa	zero test

### MOVEM B,(#)

	. – ,,,					
Adresa	Sljedeća	Zastavice	Funkcija	Registar	Memorija	Opis
040	JCR 1	HCZ, FF1	LMI / 1	R9 / I	čitanje	PC→MAR; (MAR)→M; PC+1→PC
041	JCR 2	HCZ, FF0	LMM / 1	AC / II	-	M→MAR; M→AC
042	JZR 0	HCZ, FF0	ILR / 0	R2 / I	pisanje	A→AC; AC→M

# SUB A,B

Adresa	Sljedeća	Zastavice	Funkcija	Registar	Memorija	Opis
050	JCR 1	HCZ,FF0	CMR / 7	R0 / I	-	CI→CO, !A→A
051	JCR 2	HCZ, FF0	ILR / 0	R0 / I	-	A + CI→A, AC
052	JCR 3	HCZ, FF0	CMR / 7	R0 / I	-	CI→CO, !A→A
053	JCR 4	STC, FF1	ADR/3	R1 / I	-	$B + AC + CI \rightarrow B$
054	JCR 5	STZ, FF0	TZR / 5	R1 / I	-	CI   B → CO
055	JCR 6	HCZ, FFZ	CSR / 2	T/I	-	CI - 1→T
056	JZR 0	STZ, FF0	TZR / 5	T/I	-	CI   T → CO

### JPZ#

040 JZF HCZ,FF1 LMI/1 R9/I čitanje PC->MAR;(MAR)->M;PC+1->PC 042 JZR 0 HCZ,FF0 NOP/6 R0/I - CI->CO;R0->R0 043 JCR 4 HCZ,FF0 ACM/0 AC/II - M + CI->AC 044 JZR 0 HCZ,FF1 SDR/2 R9/I - AC-1+CI->PC

Adresa	Slijedeća	Zastavice	Funkcija	Registar	Memorija	Opis
018	JCR 9	HCZ, FF1	ILR/0	RO/I	ništa	A+1->A
019	JCR A	STZ, FF0	TZR/5	RO/I	ništa	zerro test
01A	JCR B	HCZ, FFZ	CSR/2	T/I	ništa	komplement zerro
01B	JZR 0	STZ, FF0	TZR/5	T/I	ništa	zerro test

LD A,#

Adresa 1	Slijedeća JCR 1			Funkcija	_		•	Opis	AD) > M.DC + 1 > DC
		,		LMI/1			•	~	AR)->M;PC+1->PC
011	JCR 2		,		ACM/			ništa	M->AC
012	JZR (	)	HCZ,	FF1	SDR/2	)	RO/I	ništa	AC->A

LD (#),A

Adresa	Slijedeća	Zastavice	Funkcija	Registar	Memorija	Opis
020	JCR 1	HCZ, FF1	LMI/1	R9/I	čitanje	PC->MAR;(MAR)->M;PC+1->PC
021	JCR 2	HCZ, FF0	ACM/0	AC/II	ništa	M->AC
022	JCR 3	HCZ, FF0	LMI/1	AC/I	ništa	AC->MAR
023	JZR 0	HCZ, FF0	ILR/0	RO/I	pisanje	A->AC->D-sabirnica