

## ARH II – BLICEVI 2009./2010.

### 2. blic – pitanja

1. Broj memorijskih operanda ...
2. Što radi Inker?
3. Prednosti interpretiranih jezika u odnosu nad prevođenim...
4. X86 i CORE i7 sličnosti i razlike
5. Relokacijska tablica – sadržaj
6. Kada se pojavio CORE i7?
7. U prosjeku koliko operanada podržava x86
8. Što se događa s brojem instrukcija x86? (raste, pada, konstantan)
9. Nedostatak interpretiranih jezika
10. U kojoj fazi se vrši optimiranje interpretiranih jezika za bolje performanse programa?
11. Što se uvijek relocira? (lokalne varijable, statičke varijable, funkcije u objektnom modulu)

### 3. blic – pitanja

1. Stranica veličine 4kB, koliko u glavnoj memoriji zauzima proces veličine 4097B? ( $16^{**}$ , 4098, 8192, 4100B)
2. Redoslijed memorijske hijerarhije (registri, cache, ram, disk)
3. Što utječe na vrijeme pristupa glavnoj memoriji u sustavu s PM (kombinacija: latencija cachea, ram-a, učestalost promašaja, CPI)
4. Brzina izvođenja različitih programa koji obavljaju isti zadatak (može biti različita jer programi mogu pristupati podacima drugačijim redoslijedom)
5. Odabir veličine PM
6. Što ne spada u tip promašaja (3C)
7. Što ne sadrži TLB? (kopija podataka, info bitovi,...)
8. Zadana je veličina L1, L2 i RAM. Koliki je FAP ako je 32-bitno računalo s 1GB radne memorije ( $2^{20}$ ,  $2^{30}$ ,  $2^{32}$ ,  $2^{64}$ )
9. Zašto kod modernih računala nije relevantno uzeti u obzir jednostavnu analizu pristupa memoriji? (dinamičko raspoređivanje, preimenovanje registara, više razina memorije, ...)
10. Kako se ubrzava straničenje? (kontrolnim bitovima, cachiranjem straničnih pokazivača, ...)