

## Arhitektura računala 2

### 3. blic – 2008/09

### Primjeri nekih pitanja

1. Odnos latencije i takta procesora.
2. Nedostaci LRU algoritma zamjene blokova.
3. Što ne sadrži linija priručne memorije?
  - a) podatke
  - b) bit valjanosti V
  - c) D bit
  - d) bitove za prava pristupa
4. Što se događa ako se podaci u cache odmah nakon promjene ne spremaju u DRAM?
  - a) gubitak podataka zbog ...
  - b) povećanje latencije
  - c) povećanje disipacije
  - d) gubitak koherencije
5. PM: 16B, x linija, asocijativnost a. Što se događa kada dođe do promašaja, koliko bitova se ponovno prenosi iz memorije?
6. PM: 16B, 8 linija, dvoasocijativan. Gdje se preslikava podatak s adrese 0xCC?
7. PM: 16B, 8 linija, dvoasocijativan. Koje preslikavanje nije moguće?
8. Propusnost suvremenog procesora?
9. Najveći problem DRAM memorije?
10. Odnos viših na niže memorije? (količina, latencija, cijena)
11. Što ne utječe na propusnost DRAM-a?
12. Gdje je prostorna lokalnost najviše izražena:
  - a) pristup lokalnim varijablama
  - b) pretraživanje konstante unutar liste
  - c) postavljanje \_\_\_\_\_ na nulu
  - d) često pozivanje pokazivača `this`