

## 2.MI ARH2: Teoretska pitanja

### 1. Većina instrukcija arhitekture x86 podržava:

- a) 0 memorijski operandi
- b) 4 memorijska operandi
- c) 2 memorijska operandi
- d) 3 memorijska operandi

### 2. Tipični skalarni CISC procesor ima:

- a) malo registara, više formata instrukcija
- b) veliku priručnu memoriju ( cache ), protočnu strukturu
- c) puno registara ( >30 ), fiksni format instrukcija
- d) malo registara, fiksni format instrukcija

### 3. Tipični skalarni RISC procesor ima:

- a) troadresne aritmetičke instrukcije bez memorijskih operandi
- b) jednodresne aritmetičke instrukcije
- c) tablicu međuovisnosti instrukcija
- d) aritmetičke instrukcije s memorijskim operandima

### 4. Moderne implementacije arhitekture x86 imaju:

- a) pretežno mikroprogramirano upravljanje
- b) instrukcijsku arhitekturu tipa RISC, te organizaciju tipa CISC
- c) instrukcijsku arhitekturu tipa RISC, te organizaciju tipa CISC
- d) instrukcijsku arhitekturu tipa CISC, te organizaciju tipa RISC – nisam siguran al tako kaže google

### 5. Koliko bitova ima usputna konstanta u tipičnoj 32-bitnoj troadresnoj RISC instrukciji:

- a) oko 24
- b) 32
- c) oko 8
- d) oko 16

**6. Koji od ponuđenih odgovora nije tipična grupa instrukcija arhitekture RISC:**

- a) instrukcije grananja
- b) trigonometrijske instrukcije**
- c) logičke funkcije
- d) aritmetičke instrukcije

**7. Koliko bajtova ima tipična instrukcija RISC procesora:**

- a) 4**
- b) 1
- c) 2
- d) 8

**8. Tip instrukcijske arhitekture Intelovog procesora Pentium III:**

- a) VLIW
- b) superskalarna
- c) CISC**
- d) troadresna

**9. Koliko registarskih operanada ima tipična aritmetička RISC instrukcija:**

- a) 3**
- b) oko 8
- c) 0
- d) 2