

JEDNOZNAČNI OPIS 8 INSTRUKCIJA

(NAJVEĆ MODELA PROCESORA)

LDA X

1. $\text{NDR}(\text{AD}) \rightarrow \text{MAR}$
2. $\text{N}(\text{MAR}) \rightarrow \text{NDR}$
3. $\text{NDR} \rightarrow \text{A}$

STAX

1. $\text{NDR}(\text{A}) \rightarrow \text{MAR}$
2. $\text{A} \rightarrow \text{NDR}$
3. $\text{NDR} \rightarrow \text{N}(\text{MAR})$

ADDAX

1. $\text{NDR}(\text{AD}) \rightarrow \text{MAR}$
2. $\text{N}(\text{MAR}) \rightarrow \text{NDR}$
3. $\text{A} + \text{NDR} \rightarrow \text{A}$

ALDA X

1. $\text{NDR}(\text{AD}) \rightarrow \text{MAR}$
2. $\text{N}(\text{MAR}) \rightarrow \text{NDR}$
3. $\text{A} * \text{NDR} \rightarrow \text{A}$

COMA

1. $\bar{\text{A}} \rightarrow \text{A}$

JMP X

1. $\text{NDR}(\text{A}) \rightarrow \text{PC}$

JMPZ X

1. $\text{NDR}(\text{A}) \rightarrow \text{PC}$

SHR A

1. $\text{SHR A} \rightarrow \text{A}$

TRAJANJA

● **ENABLE** 2 ϕ

LOAD 1 ϕ (ZADJI OD PRETHODNA DVA)

READ MEM 2 ϕ

WRITE MEM 2 ϕ

ALU OPER. 2 ϕ (ZAHTEVA PUNI KROG 1° DOVODIMO OPERAND + OBRADA 2° LOAD/WRITE 3° ENABLE ALU - PROPUSTAJE KA IZBRANU SADRŽALICU CPU-a)

! **AKUMULATOR JE TRAJNO SPJENJ NA ALU**

U ZADACINA (OSIM AKO SE BAŠ NE TRAZI PRIBAVI) PRETPUSTAVLJAMO DA JE NDR KAPUJ

● SA KURIRNOM INFORMACIJOM, DA JE DPO IR-U KUD I POČINJE IZVRŠI, OD TUD KREĆ

! **VIDI GORE: PRAKTIČNO SVE INSTRUKCIJE ZAPOČINJU SA $\text{NDR}(\text{A}) \rightarrow$**

UVIJEK ISTA FAZA PRIBAVI

1. $\text{PC} \rightarrow \text{MAR}$

2. $\text{N}(\text{MAR}) \rightarrow \text{NDR}$

3. $\text{PC} = \text{PC} + 1$

4. $\text{NDR} \rightarrow \text{IR}$