1. Jedinična kružnica u Kiviat grafu siječe os „Prosječan broj perioda po instrukciji“ u točki:

1. koja ima vrijednost „1 do 4“
2. koja ima vrijednost 1
3. koja ima vrijednost 1/2
4. koja ima vrijednost 1/M gdje je M broj paralelnih protočnih struktura

2. Resetiranjem procesora MC68000 procesor postavlja zastavice:

1. S = 1, T = 0,
2. S = 0, T = 0,
3. S = 1,T = 1,
4. S = 0, T = 1.

3. Iznimkom RESET prekidne zastavice u SR registru procesora MC68000:

1. postavljaju se sve u 1
2. poprimaju stanja koja su bila neposredno prije RESET-a
3. postavljaju se sve u 0
4. poprimaju stanje I2=1, I1=0 i I0=0

4. Izbaciti uljeza (koji nije vrsta podatkovnog hazarda):

1. RAW
2. WAW
3. WAR
4. RAR

5. Ako je broj straničnih priključaka u primarnoj memoriji BP = 128 i ako je indeks stranice u sekundarnoj memoriji 428, onda se ta stranica, ako virtualni memorijski sustav rabi izravno preslikavanje, može priključiti u stranični priključak s indeksom:

1. 128
2. 24
3. 44
4. 28

6. Upravljačka jedinica ostvarena nanoprogramiranjem promatra se kao:

1. jednorazinska
2. trorazinska
3. heterarhijska
4. dvorazinska

7. Lokalnost programa izražava se radnim skupom WS pri tom WS je:

1. WS (h)
2. WS (p), gdje je p broj stranica
3. WS (t), gdje je t diskretni vremenski trenutak
4. WS (t, h), gdje je h veličina „okna“

8. Izravnim preslikavanjem u virtualnom memorijskom sustavu određuje se stranični priključak:

1. j=i (modulo BP)
2. j = i (modulo BS)
3. i = j (moduloBS/BP)
4. i = j (modulo BP)

gdje je BP ukupan broj straničnih priključaka, BS ukupan broj stranica sekundarne memorije, i broj stranice te j broj straničnog priključaka.

9. Denningov model ima namjerno ugrađenu nelogičnost i to tako da tablica preslikava:

1. ima broj elemenata jednak broju adresa u fizičkom i logičnom adresnom prostoru
2. ima broj elemenata jednak veličini stranice
3. ima broj elemenata jednak broju adresa u fizičkom adresnom prostoru
4. ima broj elemenata jednak broju adresa u logičkom adresnom prostoru

10. Za organizaciju priručne memorije vrijedi:

1. glavna memorija je podijeljena na slijedne blokove, a priručna memorija na bločne priključke
2. glavna memorija je podijeljena na bločne priključke, a priručna memorija na blokove
3. glavna memorija i priručna memorija podijeljene su na bločne priključke
4. glavna memorija je podijeljena na slijedne blokove, a priručna na značke

11. Omjer pogodaka je:

1. H = N2/(N1 + N2)
2. H = N1/(N1 + N2)
3. H = N2/N1
4. H = N1/N2

gdje je N1 broj pozivanja primarne memorije, a N2 broj pozivanja sekundarne morije.

12. Adresna značajka se u organizacije priručne memorije pridružuje:

1. bloku u priručnoj memoriji
2. bloku u primarnoj memoriji
3. samo bloku koji je uzrok promašaja
4. bloku u priručnoj i bloku u primarnoj memoriji

13. Vektorski broj za 16-bitni procesor MC68000 je:

1. 8-bitni
2. 16-bitni
3. 32-bitni
4. 192-bitni

14. Modulo za brojilo sekvenci u realizaciji sklopovske upravljačke jedinice izravno zavisi od:

1. broja instrukcija u sklopu instrukcija
2. procijenjenom vremenu trajanja najdulje instrukcije (izraženo brojem perioda)
3. broju mikrooperacija
4. broju upravljačkih signala

15. Logička jednadžba kojom se opisuje upravljački signali sklopovski realizirane upravljačke jedinice ima sljedeće elemente:

1. operacijski kod instrukcije, izlaze iz brojila sekvenci
2. izlaze iz brojila sekvenci, izlaze iz instrukcijskog dekodera
3. izlaz iz instrukcijskog dekodera i taktne impulse clock-a
4. operacijski kod instrukcije, izlaze iz instrukcijskog dekodera

16. Logička funkcija ekvivalencije poslužila je kao podloga za realizaciju:

1. sklopovlja za operaciju I
2. sklopovlja za operaciju ILI
3. sklopovlja za operaciju NE
4. sklopovlja za operaciju isključivo ILI

u slučaju uobičajenog pristupa oblikovanju ALU.

17. Ako se bačvasti posmačni sklop promatra kao crna kutija onda:

1. su ulazi: A = an-1…a0 i B = a2n-1…a0; izlaz: C = cn-1…c0
2. su ulazi: A = an-1…a0 i B = a2n-1…a0; izlaz: C = cn-1…c0, S = sk…s0 Q = qb…q0
3. su ulazi: A = an-1…a0 i B = a2n-1…a0; izlaz: C = cn-1…c0 i D = dn-1…d0
4. su ulazi: A = an-1…a0 i B = a2n-1…a0 i S = sk…s0; izlaz: C = cn-1…c0

18. U modelu mikroprogramirane upravljačke jedinice faza P(1) signala vremenskog vođenja odgovara:

1. aktivnostima faze „mIkroIZVRŠI“
2. aktivnostima faze „mikroPRIBAVI“
3. prijenosu adrese u mikroprogramski adresni registar H
4. aktivnostima faze „odgodi PRIBAVI“

19. Označite pojam koji je uljez u odnosu na preostala tri (u kontekstu dodjeljivanja upravljačkih bitova):

1. izravno upravljanje
2. grupiranje bitova
3. nanoformati
4. višestruki formati

20. Mikroprocesor MC68000 signalizira periferiji prihvaćanje zahtjeva za prekid:

1. postavljanjem FC0 = 0, FC1 = 1 i FC2 = 0
2. postavljanjemFC0 = 0, FC1 = 0 i FC2 = 0
3. postavljenjem FC0 = 1, FC1= 0 i FC2 = 1
4. posebnom signalnom linijom IACK