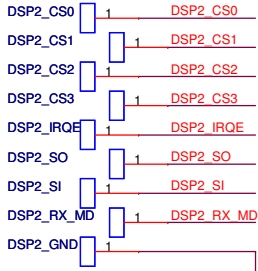
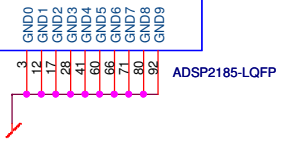
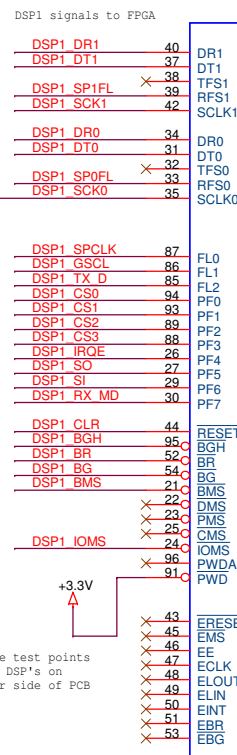
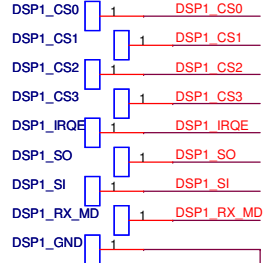


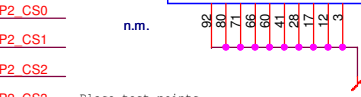
DSP1_DR1
DSP1_DT1
DSP1_SP1FL
DSP1_SCK1
DSP1_DR0
DSP1_DT0
DSP1_SP0FL
DSP1_SCK0
DSP1_SPCLK
DSP1_GSCL
DSP1_TX_D
DSP1_CS0
DSP1_CS1
DSP1_CS2
DSP1_CS3
DSP1_IRQOE
DSP1_SO
DSP1_SI
DSP1_RX_MD
DSP1_CLR
DSP1_BGH
DSP1_BR
DSP1_BG
DSP1_BMS
DSP1_IOMS
DSP1_#RD
DSP1_#WR

DSP2_DR1
DSP2_DT1
DSP2_SP1FL
DSP2_SCK1
DSP2_DR0
DSP2_DT0
DSP2_SP0FL
DSP2_SCK0
DSP2_SPCLK
DSP2_GSCL
DSP2_TX_D
DSP2_CS0
DSP2_CS1
DSP2_CS2
DSP2_CS3
DSP2_IRQOE
DSP2_SO
DSP2_SI
DSP2_RX_MD
DSP2_CLR
DSP2_BGH
DSP2_BR
DSP2_BG
DSP2_BMS
DSP2_IOMS
DSP2_#RD
DSP2_#WR

DSP_D0
DSP_D1
DSP_D2
DSP_D3
DSP_D4
DSP_D5
DSP_D6
DSP_D7
DSP_A0
DSP_A1
DSP_A2
DSP_A3
DSP_A4
DSP_A5
DSP_A6
DSP_A7
DSP_A8
DSP_A9
DSP_A10
DSP_A11
DSP_A12
DSP_A13
DSP_A14
DSP_A15
DSP_A16
DSP_A17
DSP_A18
DSP_A19
DSP_CLKIN
DSP_CLKOUT



Place test points near DSP's on upper side of PCB



Both DSP's have LQFP100 footprints

Title			Dual DSP interface
Size	Document Number	Rev	
B	4008 117 08472	1	
Date:	Monday, May 05, 2008	Sheet	3 of 8