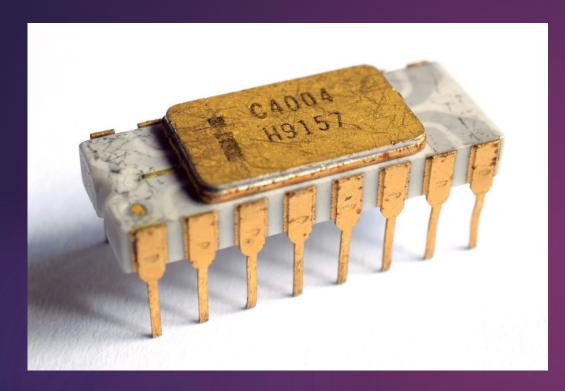
# Процессоры

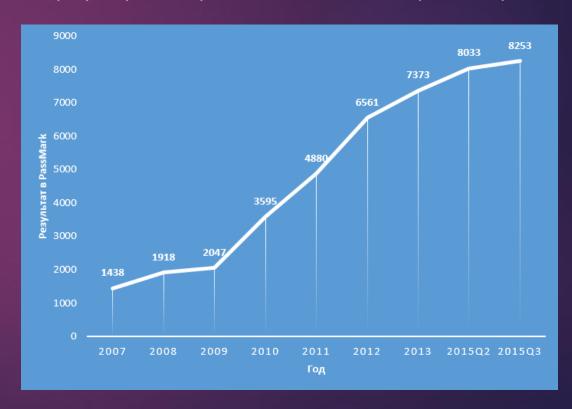
АФАНАСЬЕВ АЛЕКСАНДР 8С

#### Введение



Intel 4004

#### График роста производительности процессоров



## Архитектура процессоров

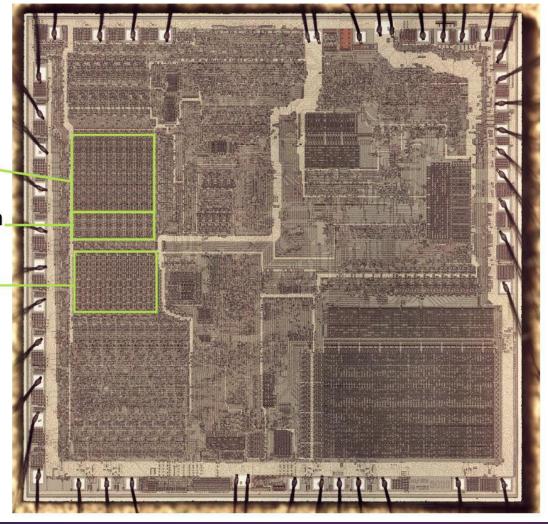
	CISC	RISC
Набор команд	Расширенный	Сокращённый
Время выполнения команд	Различное	Команда за такт
Программный код	Короткий	Длинный
Использование конвейера	Плохое	Отличное
Реализация процессора	Очень сложная	Простая
Модели процессоров	IBM 360/370, DEC PDP/VAX, Intel, AMD, Motorola	SPARC, PowerPC, ARM, MIPS, MЦСТ R

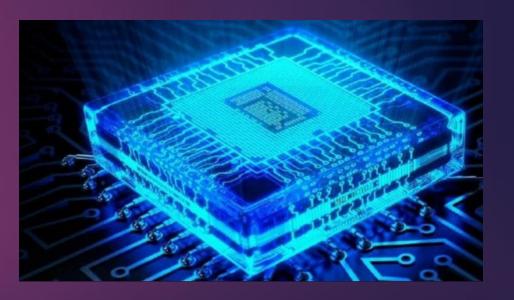
## Функции управляющего устройства

7 upper registers

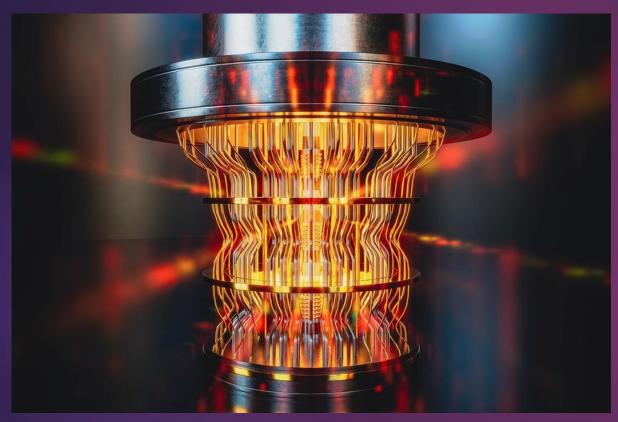
instruction buffer

8 lower registers





# Современные тенденции





Квантовый компьютер

#### Заключение





Спасибо за внимание!