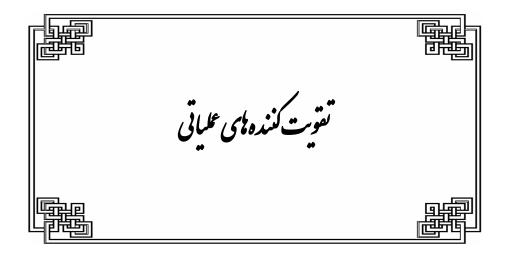
آزمایش ۵



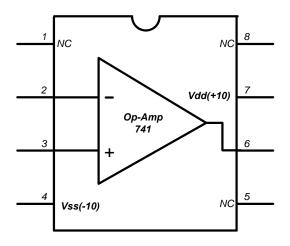
۲





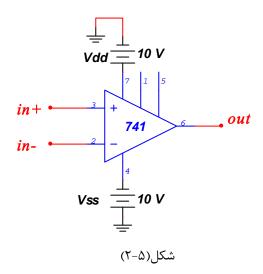
پیشگزارش

هدف از این پیشگزارش آشنایی با تقویت کننده عملیاتی (آپامپ) میباشد. برای شبیه سازی سوالات این پیشگزارش از آپامپ ۷۴۱ استفاده کنید و ولتاژهای تغذیه آن را $\pm 1 + \pm 1$ ولت تنظیم نمایید. پایه های آی سی آپامپ ۷۴۱ در شکل (۵–۱) مشخص میباشد.



شکل(۵-۱)

در نرمافزار پایههای تغذیه آپامپ ۷۴۱ را میتوانید مانند شکل (۵-۲) یا هر صورت دیگری که صحیح باشد، متصل نمایید. پایههای شماره ۵،۱ و ۸ نیازی نیست به جایی متصل گردد.



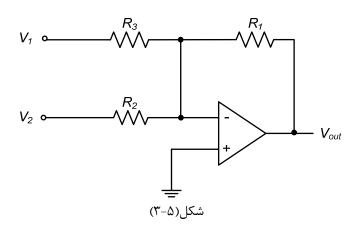




✓ طراحی مدار جمع کننده به کمک تقویت کننده با بهره منفی

مدار شکل (۳-۵) را که یک جمع کننده با بهره منفی میباشد، شبیهسازی کنید. R_{τ} و R_{τ} را به R_{τ} و R_{τ} را به R_{τ} (R_{τ}) را که یک جمع کننده با بهره منفی میباشد. ($V_{\tau}=+$ V_{τ}) را به کنید تا رابطه $V_{\tau}= V_{\tau}$ ($V_{\tau}= V_{\tau}$) برقرار باشد. ($V_{\tau}= V_{\tau}$) مدار شکل در تا رابطه ($V_{\tau}= V_{\tau}$) برقرار باشد.

🕮 به منظور عملکرد بهتر آپامپ، مقاومتهای طراحی شده را در رنج کیلو اهم انتخاب کنید.



۱- با قرار دادن پروب روی گره خروجی و نیز روی پایههای ورودی مثبت و منفی آپامپ، ولتاژ این سه گره را مشاهده کنید.

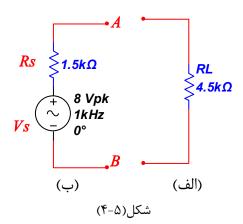
- ۲- مقادیر تئوری ولتاژهای بند ۱ چقدر باید باشد؟ در صورتی که مقادیر تئوری و شبیه سازی تقریباً
 (نه دقیقاً) یکی بود، پرینتی از شکل مدار در حالی که پروبها ولتاژهای خواسته شده را نشان می دهد، تهیه کنید. در صورت مغایرت اشکال کار خود را رفع نموده و پس از اصلاح پرینت بگیرید.
- ۴- پرینتی از شکل مدار در حالی که پروبها ولتاژهای خواسته شده در بند ۱ را نشان میدهد، تهیه
 کنید. آیا اختلاف ولتاژ بین دو پایه مثبت و منفی ورودی آپامپ نسبت به حالت قبل تغییر
 کرده است؟ چه نتیجهای می گیرید؟
- -0 حال ولتاژهای تغذیه آپامپ را روی ± 10 ولت تنظیم نمایید و مجدد خروجی را مشاهده و با تئوری مقایسه کنید. (مانند بند \mp پرینت تهیه شود)





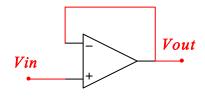
✓ مدار بافر با تقویت کننده عملیاتی

فرض کنیم مطابق شکل (۴-۵) منبع ولتاژ V_S (موج سینوسی) با مقدار دامنه ۸ ولت و مقاومت درونی $R_S=1.0k\Omega$ موجود هست. میخواهیم این منبع ولتاژ مقاومت بار $R_L=4.0k\Omega$ را به اندازه دامنه ۸ ولت تغذیه کند.



 R_L اگر مقاومت R_L به طور مستقیم به سرهای R و R متصل شود، آیا ولتاژ R ولت به صورت کامل به آن منتقل می گردد؟ مقدار دامنه ولتاژ R_L را به صورت تئوری حساب کنید.

بدون اینکه مقادیر R_L R_S و منبع ولتاژ V_S را تغییر دهید، چطور میتوان این مشکل را حل نمود و دامنه ولتاژ R_L و منبع کرد! برای حل این مشکل و جلوگیری از اثر بارگذاری نامطلوب مقاومت درونی منبع V_S در انتقال ولتاژ R_L ولت به مقاومت R_L باید به کمک آپامپ یک مدار بافر ترتیب دهید و بین دو طبقه الف و ب در شکل (R_L) قرار دهید. مدار حاصل را در نرمافزار شبیه سازی کنید. (ولتاژهای تغذیه آپامپ به R_L ولت متصل گردد.)



شکل(۵-۵): مدار بافر با بهره یک

- R_L را به شکل موج ولتاژ دو سر R_L را مشاهده کنید. آیا خواسته شما برآورده شد؟ دامنه ولتاژ R_L را به کمک امکانات نرمافزار روی آن مشخص کنید و پرینت بگیرید. از شکل مداری که شبیهسازی کردید نیز پرینتی تهیه کنید.
 - ۸- توضیح دهید مدار بافر چطور این کار را انجام میدهد؟
- ۹- در مدار اصلاح شده با بافر، مقدار R_S را از ۱٫۵ کیلواهم به ۴ کیلواهم تغییر دهید و شکل موج و تاژ دو سر R_L را مجدد مشاهده کنید. دامنه ولتاژ R_L چقدر شد؟ چه نتیجهای می R_L ولتاژ دو سر R_L را مجدد مشاهده کنید.