|  |  |
| --- | --- |
| Laboratorium Teorii Automatów | |
| **Projektowanie układów logicznych w FPGA** | |
| Grupa 4b (wtorek 17.15) | Sonia Wittek, Katarzyna Wątorska, Bartłomiej Mróz |

# Wstęp teoretyczny

# Przebieg laboratorium

# Podsumowanie