Teorema de superposición

Alcocer David y Arevalo Katherine

Resumen – En el presente artículo se expone la parte práctica de cómo se puede analizar un circuito mediante el Teorema de superposición se observa como el teorema cumple con los requisitos solicitados en el circuito, el teorema de superposición facilita el estudio cuando el circuito a estudiar cuenta con más de dos fuentes por lo cual se cierra la fuente abre la fuente de corriente. Uso de de voltaje y se conocimientos previos tal como el análisis de malla en el circuito ,divisores de corriente y especialmente la ley de Ohm v las leves de Kirchoff.

Índice de Términos – Superposición, mallas, corrientes

I. INTRODUCCIÓN

Si un circuito tiene dos o más fuentes independientes, una forma de determinar

el valor del voltaje o corriente es aplicar el análisis de nodos o de malla o también sustituir a una fuente de voltaje por un cortocircuito y a la fuente de intensidad por un circuito abierto Al análisis de esta manera se lo conoce como Teorema de superposición, el cual se usa cuando existen dos o más fuentes, el número de fuentes da a conocer el número de circuitos que se llegara a analizar.

II. MARCO TEÓRICO

Teorema de superposición

Este método ayuda a analizar un circuito lineal con más de una fuente independiente.

El principio de superposición establece que la tensión entre los extremos (o la corriente a través) de un elemento en un circuito lineal es la suma algebraica de las tensiones (o corrientes) a través de ese elemento debido a que cada fuente independiente actúa sola.

Las fuentes independientes se consideran una a la vez mientras las demás se encuentran apagadas.

En cualquier rama dada de un circuito con múltiples fuentes, la corriente puede calcularse al determinar en esa rama particular las corrientes producidas por cada fuente que actúa sola, con todas las demás fuentes reemplazándolas por sus resistencias internas. La corriente total en la rama es la suma algebraica de las corrientes individuales en dicha rama. (Floyd, 2007, pp 289)

Las resistencias internas de la fuente de voltaje y de corriente son cero e infinito respectivamente. Por lo cual las fuentes de voltaje serán reemplazadas por un cortocircuito (un cable) y las de corriente con una abertura.

Pasos para hacer uso del método de superposición:

- 1.- Dejar una fuente de voltaje o corriente a la vez y reemplazar el resto con sus resistencias.
- 2.- Determinar la corriente o voltaje particular que se desea como si hubiera una sola fuente.
- 3.- Tomar la siguiente fuente y realizar el proceso nuevamente.
- 4.- Sumar algebraicamente las corrientes producidas por cada fuente individual para encontrar la corriente real en una rama dada. Si están en la misma dirección se suman, si están opuestas se restan. Una vez colocada la corriente se puede determinar el voltaje usando la ley de Ohm.

III. DISEÑO Y CALCULO

A. Circuito experimental

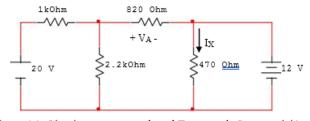


Figura 4.1. Circuito para comprobar el Teorema de Superposición.

Datos

Fuente de voltaje= 20v y 12v Resistencias

R1=1k Ohm

R2=2.2k Ohm

R3=820 Ohm

R4=470 Ohm

Documento recibido el 15 de enero de 2021. Este trabajo fue realizado de manera gratuita, mediante el uso del sitio web tinkercad.

A. D. El autor pertenece a la Universidad de las Fuerzas Armadas ESPE, Sangolquí, Pichincha, Ecuador (e-mail: dsalcocer@espe.edu.ec).

A. K El autor pertenece a la Universidad de las Fuerzas Armadas ESPE, Sangolquí, Pichincha, Ecuador (e-mail: ktarevalo@espe.edu.ec).

Obtención del valor de Ix y el voltaje en la resistencia de 820ohm cuando las dos fuentes de voltaje se encuentran conectadas

Análisis de mallas

Malla 1

$$20 = V1 + V2$$

 $20 = 1I_1 + 2.20(I_1 - I_2)$
 $ec1: 3.20I_1 - 2.20I_2 = 20$

Malla 2

$$V2 + V3 + V4 = 0$$

 $2.20(I_2 - I_1) + 0.82I_2 + 0.47(I_2 - I_3) = 0$
 $ec2: -2.20I_1 + 3.49I_2 - 0.47I_3 = 20$

Malla3

$$-V4 - 12 = 0$$

 $-0.47(I_3 - I_2) = 12$
 $ec3: 0.47I_2 - 0.47I_3 = 12$

Solución del Sistema de ecuaciones se obtiene los siguientes datos

$$I_1 = 7.048mA$$
 $I_2 = 1.161mA$ $I_3 = -24.37mA$

Corrientes en Ix

$$I_x = I_2 - I_2$$

 $I_x = -24.37 - 1.161$
 $I_x = -25.53mA$

El valor del voltaje en la resistencia de 820ohm

$$VA = R * I_2$$

 $VA = 0.82 * 1.61$
 $VA = 0.951V$

Análisis por el teorema de superposición

Se toma una de las fuentes para el primer caso se cortocircuita la fuente de voltaje de 12 V

Obteniendo el primer circuito a estudiar

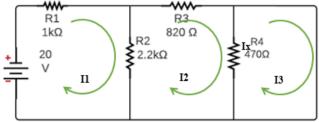


Imagen 2 Circuito desconectado una fuente

Mediante el Análisis de mallas se obtiene los valores de la corriente en cada una.

Malla 1

$$20 = V1 + V2$$

 $20 = 1I_1 + 2.20(I_1 - I_2)$

$$ec1: 3.20I_1 - 2.20I_2 = 20$$

Malla 2

$$V2 + V3 + V4 = 0$$

2.20 $(I_2 - I_1) + 0.82I_2 + 0.47 (I_2 - I_3) = 0$

$$ec2: -2.20I_1 + 3.49I_2 - 0.47I_3 = 20$$

Malla3

$$-V4 = 0$$

 $-0.47(I_3 - I_2) = 0$
 $ec3: I_3 - I_2 = 0$

Sistema de ecuaciones se obtiene los siguientes valores:

$$I_1 = 12.52mA$$
 $I_2 = 9.12mA$ $I_3 = 9.12mA$

EL VALOR DE LA CORRIENTE IX

$$I_{x1} = I_3 - I_2$$

 $I_{x1} = 9.12 - 9.12$
 $I_{x1} = 0 mA$

EL VALOR DEL VOLTAJE EN VA

$$VA1 = R * I_2$$

 $VA1 = 0.82 * 9.12$
 $VA1 = 7.47V$

El segundo análisis se da cuando se cortocircuita la fuente de voltaje de 20v

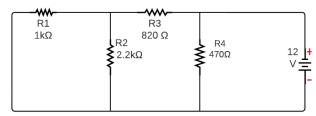


Imagen 3 circuito desconectada la fuente de voltaje de 20v

Calcular el valor de la resistencia total

La resistencia R1 ||R2

$$Re1 = \frac{1(2.2)}{1 + 2.2} = 0.675k\Omega$$

La resistencia Re1 en serie con R3 se llega a un circuito con dos resistores en paralelo

$$Re2 = 0.687 + 0.82 = 1.51k\Omega$$

Obtener el valor de la resistencia total Re2||R4

$$RT = \frac{1.51(0.47)}{1.51 + 0.47} = 0.3584k\Omega$$

Aplicar ley de Ohm

$$IT = \frac{V}{R} = \frac{12}{0.3584} = 33.49mA$$

Aplicar Divisor de corriente

$$I2 = \frac{R4}{R4 + Re2}(IT) = \frac{0.47}{1.51 + 0.47}(33.49) = 7.95mA$$

EL VALOR DE LA CORRIENTE IX

$$I_{X2} = \frac{Re2}{R4 + Re2}(IT) = \frac{1.51}{1.51 + 0.47}(33.49) = 25.5mA$$

$I_{X2} = 25.5 mA$

EL VALOR DEL VOLTAJE EN VA

 $VA = R * I_2$

VA = 0.82 * 7.95

VA = 6.526V

Para dicho circuito las corrientes se encuentran en el mismo sentido por lo cual se suman las corrientes obtenida en el primer y segundo circuito

$$I_x = I_{x1} + I_{x2}$$

 $I_x = 0 + 25.5$
 $I_x = 25.5mA$
Para el voltaje en VA
 $VA = VA1 - VA2$

$$VA = 7.47 - 6.526$$

 $VA = 0.944V$

B. Errores relativos

Mediante el error relativo se obtendrá el fallo en la práctica esto se debe a la cantidad de decimales con los cuales se están trabajando

ERROR RELATIVO

$$eI\% = \frac{|valor\ teorico - valor calculado|}{valor\ teorico}*100$$

CORRIENTE

$$eI_x\% = \frac{|25.5 - 25.5|}{25.5} * 100 = 0\%$$

 $eI_{x1} = 0\%$

$$eI_{x2}\% = \frac{|25.5 - 25.5|}{25.5} * 100 = 0.\%$$

VOLTAJE

$$\begin{split} eV_A\% &= \frac{|0.95 - 0.944|}{0.95} * 100 = 0.6\% \\ eV_1\% &= \frac{|7.48 - 7.47|}{7.48} * 100 = 0.1\% \\ eV_{A2}\% &= \frac{|6.53 - 6.526|}{6.53} * 100 = 0.06\% \end{split}$$

C. TABLAS

Tabla 4.1. Medición de voltaje aplicando superposición.

Voltaje Total (VA)		Voltaje (VA) cuando V2=0		Voltaje (VA) cuando V1=0	
Calculado	Medido	Calculado	Medido	Calculado	Medido
0.944V	0.95V	7.47V	7.48V	6.526V	6.53V

Tabla 4.2. Medición de corriente aplicando superposición.

Corriente Total (IX)		Corriente (IX) cuando V2=0		Corriente(IX) cuando V1=0	
Calculado	Medido	Calculado	Medido	Calculado	Medido
25.5 mA	25.5 mA	0 mA	0 mA	25.5mA	25.5mA

IV. PRUEBAS DE FUNCIONAMIENTO

A. Materiales y Equipos

2 Fuente de voltaje

Multímetros digitales

4 resistencias

1 protoboard

Software proteus

Una vez que se ha completado el montaje del circuito eléctrico se encuentra listo para obtener los valores de la corriente Ix y VA cuando el circuito cuenta con sus dos fuentes de voltajes.

Segunda y tercera medición

Aplicar el teorema de superposición por lo cual para el circuito de la imagen 4.1 se da paso a dos circuitos para evaluar la corriente Ix y VA cuando el circuito se encuentre con una sola fuente de voltaje ya sea la de 20v o la 12v.

Según los datos de la tabla 4.1 y 4.2 es clara la similitud de los valores teóricos y prácticos y se ratifica con el error relativo se encuentra en un intervalo de 0 % a 0,6% se comprueba de el Teorema de superposición se cumple.

V. CONCLUSIONES

- -Al analizar un circuito los resultados no deben variar, sino deben ser los mismos o muy similares, sin importar el método que haya sido utilizado para el estudio.
- -Al aplicar el método de superposición se pueden generar mallas redundantes, sin embargo, la intensidad de corriente que le pertenece es muy importante para el estudio.
- -Se debe ser cauteloso al momento de realizar la suma algebraica de los valores obtenidos mediante el método de superposición ya que el sentido de las fuentes puede que se sume o reste, el un voltaje o corriente de lo obtenido en los otros circuitos de superposición.

VI. RECOMENDACIONES

Tener en cuenta que la cantidad de fuente de energía asigna el valor de circuitos a estudiar.

Tener el claro conocimiento de análisis de mallas , ley de Ohm las cuales se va a aplicar en el teorema de superposición.

APÉNDICE

Proteus es una aplicación para la ejecución de proyectos de construcción de equipos electrónicos en todas sus etapas: diseño del esquema electrónico, programación del software, construcción de la placa de circuito impreso, simulación de todo el conjunto, depuración de errores, documentación y construcción.

RECONOCIMIENTO

D.A. agradece al Sr. Ingeniero Edwin Alulema por impartir las clases de Fundamentos de Circuitos Electrónicos procurando la plena comprensión de los estudiantes.

K.A. agradecimientos del autor para el ingeniero por facilitar su conocimiento sobre el tema

REFERENCIAS

- [1] Floyd, Thomas L., (2007). Principios de circuitos eléctricos. México. PEARSON EDUCACIÓN
- [2] Calculadora de Matrices. (s. f.). matrixcalc. Recuperado 8 de enero de 2021, de https://matrixcalc.org/es/

Biografía Autor(es)

David Alcocer Ojeda, nació en Quito, Ecuador el 4 de julio de 1998. Actualmente está estudiando la carrera de

Ingeniería en Mecatrónica en la Universidad de las Fuerzas Armadas ESPE.

Katherine Arevalo Aguilar nació en Ibarra, Ecuador el 1 de abril de 1999. Cursando la carrera de ingeniería mecatrónica en la Universidad de las Fuerzas Armadas ESPE.