# Санкт-Петербургский политехнический университет Петра Великого Институт компьютерных наук и технологий Высшая школа интеллектуальных систем и суперкомпьютерных технологий

## Отчёт по лабораторной работе №4

Дисциплина: Низкоуровневое программирование

**Тема**: раздельная компиляция

Выполнил студент гр. 3530901/90003		Бехтольд Ек.В.
	(подпись)	
Преподаватель		Алексюк А. О.
	(подпись)	
	"	"2021 г.

## Оглавление

1 Техническое задание	3
2 Метод решения	3
3 Решение	3
3.1 Анализ выхода препроцессора:	5
3.2 Анализ выхода компилятора:	6
3.3 Анализ состава и содержимого секций, таблицы символов, таблицы перемещений и отладочной информации, содержащейся в объектных файлах и исполняемом файле	8
3.4 Содержимое таблицы перемещений:	14
3.5 Результат компоновки	19
3.6 Анализ отладочной информации	21
3.7 Выделение разработанной функции в статическую библиотеку	22
3.8 Создание и использование полученной статической библиотеки	23
Рис.12. Вывод результата	24
4 Результаты	24

1 Техническое задание

1 На языке С разработать функцию, реализующую сдвиг в массиве

чисел на заданное количество разрядов влево. Поместить

определение функции в отдельный исходный файл, оформить

заголовочный файл. Разработать тестовую программу на языке С.

2 Собрать программу «по шагам». Проанализировать выход

препроцессора и компилятора. Проанализировать состав и

содержимое секций, таблицы символов, таблицы перемещений и

отладочную информацию, содержащуюся в объектных файлах и

исполняемом файле.

3 Выделить разработанную функцию в статическую библиотеку.

Разработать make-файлы для сборки библиотеки и использующей

ее тестовой программы. Проанализировать ход сборки библиотеки

и программы, созданные файлы зависимостей.

2 Метод решения

Для реализации данной задачи мы будем брать элемент массива из ячейки

n и записывать его в предыдущую ячейку n-1, предварительно первый

элемент поместив в рабочую переменную. На место последнего элемента

положим элемент хранящийся в рабочей переменной. Эта процедура будет

продолжаться k- раз, где к — количество сдвигов.

3 Решение

Напишем программу на языке С:

Листинг 1: файл shiftArray.h

#ifndef LOWLEVEL\_SHIFTARRAY\_H

#define LOWLEVEL\_SHIFTARRAY\_H

#include <stdio.h>

void shiftArray(int array[], int shift, int length);

#endif // LOWLEVEL\_SHIFTARRAY\_H

3

```
#include "shiftArray.h"
ivoid shiftArray(int array[], int shift, int length) {
    for (int j = 0; j < shift; ++j) {
        int tmp = array[0];
        for (int i = 0; i < length - 1; ++i) {
            array[i] = array[i + 1];
        }
        array[length - 1] = tmp;
    }
}</pre>
```

Листинг 3: файл main.c

```
#include "shiftArray.h"
int main() {
  int array[3] = \{1, 2, 3\};
  const int shift = 2
  int length = sizeof(array) / sizeof(int);
  printf("Start Array: [");
  for(int i = 0; i < length; i++) {
     printf("%d", array[i]);
     if (i != length - 1) printf(", ");
  printf("]\nshift=%d\n", shift);
  printf("result=%d", shiftArray(array, length, shift));
  printf("End Array: [");
  for(int I = 0; I < length; ++i) {
      printf("%d, array[i]);
  printf("]");
  return 0;
```

```
/shift_array$ riscv32-unknown-elf-gcc -01 -E main.c -o main.i
/shift_array$ riscv32-unknown-elf-gcc -01 -E shiftArray.c -o shiftArray.i
/shift_array$ riscv32-unknown-elf-gcc -01 -S shiftArray.i -o shiftArray.s
/shift_array$ riscv32-unknown-elf-gcc -01 -S main.i -o main.s
/shift_array$ riscv32-unknown-elf-gcc -c main.s -o main.o
/shift_array$ riscv32-unknown-elf-gcc -c shiftArray.s -o shiftArray.o
/shift_array$ riscv32-unknown-elf-gcc main.o shiftArray.o -o main
/shift_array$
```

Рис.1. Сборка программы по этапам

#### 3.1 Анализ выхода препроцессора:

Директивы, прописанные в заголовочном файле, определяют вставку стандартной библиотеки ввода-вывода языка С. Пользовательская часть кода практически не меняется:

Листинг 4: файл main.i

```
#4 "shiftArray.h" 2
# 4 "shiftArray.h"
void shiftArray(int array[], int length, int shift);
# 2 "main.c" 2
int main() {
  int array[3] = \{1, 2, 3\};
  const int shift = 2;
  int length = sizeof(array)/sizeof(int);
  printf("Start Array: [");
  for(int i = 0; i < length; i++) {
     printf("%d", array[i]);
     if(i != length - 1) printf(", ");
  printf("]\nshift = %d\n", shift);
  shiftArray(array, length, shift);
  printf("End Array: [");
  for (int i = 0; i < length; ++i) {
     printf("%d ", array[i]);
  printf("]");
  return 0;
```

Аналогично происходит препроцессирование функции:

Листинг 5: файл shiftArray.i

```
# 4 "shiftArray.h" 2

# 4 "shiftArray.h"
void shiftArray(int array[], int length, int shift);
# 2 "shiftArray.c" 2

void shiftArray(int array[], int length, int shift) {
   for(int j = 0; j < shift; ++j) {
     int tmp = array[0];
     for(int i = 0; i < length - 1; ++i) {
        array[i] = array[i+1];
     }
     array[length -1] = tmp;</pre>
```

```
}
}
```

#### 3.2 Анализ выхода компилятора:

Листинг 6: файл main.s

```
.file
              "main.c"
       .option nopic
       .attribute arch, "rv32i2p0"
       .attribute unaligned_access, 0
       .attribute stack_align, 16
       .text
       .section
                     .rodata.str1.4,"aMS",@progbits,1
       .align 2
.LC0:
       .string "Start Array: ["
       .align 2
.LC1:
       .string "%d"
       .align 2
.LC2:
       .string ", "
       .align 2
.LC3:
       .string "]\n = \%d\n"
       .align 2
.LC4:
       .string "End Array: ["
       .align 2
.LC5:
       .string "%d"
       .text
       .align 2
       .globl main
       .type main, @function
main:
       addi
              sp,sp,-32
              ra,28(sp)
       sw
              s0,24(sp)
       SW
              s1,20(sp)
       SW
              a5,1
       li
              a5,4(sp)
       SW
       li
              a5,2
              a5,8(sp)
       sw
              a5,3
       li
       SW
              a5,12(sp)
              a0,%hi(.LC0)
       lui
              a0,a0,%lo(.LC0)
       addi
       call
              printf
              a1,4(sp)
       lw
```

```
lui
       s0,%hi(.LC1)
addi
       a0,s0,%lo(.LC1)
call
       printf
lui
       s1,%hi(.LC2)
       a0,s1,%lo(.LC2)
addi
call
       printf
lw
       a1,8(sp)
       a0,s0,%lo(.LC1)
addi
call
       printf
addi
       a0,s1,%lo(.LC2)
call
       printf
lw
       a1,12(sp)
       a0,s0,%lo(.LC1)
addi
call
       printf
       a1,2
li
lui
       a0,%hi(.LC3)
addi
       a0,a0,%lo(.LC3)
       printf
call
li
       a2,2
li
       a1,3
       a0,sp,4
addi
call
       shiftArray
lui
       a0,%hi(.LC4)
       a0,a0,%lo(.LC4)
addi
       printf
call
       a1,4(sp)
lw
       s0,%hi(.LC5)
lui
       a0,s0,%lo(.LC5)
addi
call
       printf
lw
       a1,8(sp)
       a0,s0,%lo(.LC5)
addi
call
       printf
lw
       a1,12(sp)
addi
       a0,s0,%lo(.LC5)
call
       printf
li
       a0,93
call
       putchar
       a0,0
li
lw
       ra,28(sp)
lw
       s0,24(sp)
lw
       s1,20(sp)
addi
       sp,sp,32
jr
       ra
.size
       main, .-main
.ident "GCC: (GNU) 10.2.0"
```

Листинг 7: файл shiftArray.s

```
.file "shiftArray.c"
.option nopic
.attribute arch, "rv32i2p0"
```

```
.attribute unaligned access, 0
       .attribute stack_align, 16
       .text
       .align 2
       .globl shiftArray
              shiftArray, @function
       .type
shiftArray:
              a2,zero,.L1
       ble
       slli
              a5,a1,2
              a5,a5,-4
       addi
       add
              t3,a0,a5
       addi
              a5.a5.4
       add
              a3,a0,a5
              a6,0
       li
              t1,1
       li
.L5:
       lw
              a7,0(a0)
              a1,t1,.L3
       ble
       addi
              a5,a0,4
.L4:
              a4,0(a5)
       lw
       SW
              a4,-4(a5)
       addi
              a5,a5,4
              a5,a3,.L4
       bne
.L3:
              a7,0(t3)
       SW
              a6.a6.1
       addi
              a2,a6,.L5
       bne
.L1:
       ret
              shiftArray, .-shiftArray
       .size
       .ident "GCC: (GNU) 10.2.0"
```

В программе main выполняется обращение к подпрограмме shiftArray (значение регистра га, содержащее адрес возврата из main, сохраняется на время вызова в стеке). Следует отметить, что символ shiftArray используется в файле main.s, но никак не определяется.

## 3.3 Анализ состава и содержимого секций, таблицы символов, таблицы перемещений и отладочной информации, содержащейся в объектных файлах и исполняемом файле

Сформированный ассемблером объектный файл main.o и shiftArray.o должны содержать коды инструкций, таблицу символов и таблицу перемещений. В отличие от ранее рассмотренных файлов, объектный файл не является

текстовым, для изучения его содержимого используем утилиту objdump, отображающую содержимое бинарных файлов в текстовом виде:

```
«aterina@pop-os:~/Documents/Programming/Turing/shift_array$ riscv32-unknown-elf-objdump -h main.o
main.o:
          file format elf32-littleriscv
Sections:
Idx Name
                Size
                        VMA
                                 LMA
                                          File off
                                                   Algn
                00000118 00000000 00000000 00000034 2**2
 0 .text
                CONTENTS, ALLOC, LOAD, RELOC, READONLY, CODE
                00000000 00000000 00000000 0000014c
 1 .data
                CONTENTS, ALLOC, LOAD, DATA
 2 .bss
                00000000 00000000 00000000 0000014c 2**0
                ALLOC
 3 .rodata.str1.4 0000003c 00000000 00000000 0000014c 2**2
                CONTENTS, ALLOC, LOAD, READONLY, DATA
 4 .comment OLL
               CONTENTS, READONLY
 5 .riscv.attributes 0000001c 00000000 00000000 0000019b 2**0
                CONTENTS, READONLY
```

Рис.2. Содержимое заголовков секций main.o В файле имеются следующие секции:

- •.text секция кода;
- •.data секция инициализированных данных;
- •.bss секция данных, инициализированных нулями;
- •.rodata секция неизменяемых данных;
- •.rodata.str1.4 –подсекция неизменяемых данных, используется компилятором для хранения дополнительной информации (например, о типе данных) для компоновщика;
- •.comment секция данных о версиях;
- •.riscv.attributes атрибуты для указания определенных свойств функции (в помощь компилятору для проверок и оптимизации кода).

Значения в столбце size приведены в 16-ричной системе счисления.

```
katerina@pop-os:~/Documents/Programming/Turing/shift_array$ riscv32-unknown-elf-objdump -h shiftArray.o
shiftArray.o: bu file format elf32-littleriscvaния определенных свойств функ
Sections:
                 Size
                           VMA
                                     LMA
                                               File off Algn
Idx Name
                           00000000 00000000
                                               00000034 2**2
 0 .text
                 0000004c
                 CONTENTS, ALLOC, LOAD, RELOC,
                                               READONLY, CODE
                                               00000080 2**0
 1 .data
                 00000000 00000000 00000000
                 CONTENTS, ALLOC, LOAD, DATA
                           00000000 00000000
 2 .bss
                 00000000
                                               00000080 2**0
                 ALLOC
 3 .comment
                 00000013 00000000
                                     00000000 00000080 2**0
 CONTENTS, READONLY
4 .riscv.attributes 0000001c 00000000 00000000 00000093 2**0
                 CONTENTS, READONLY
```

Рис.3. Содержимое заголовков секций shiftArray.o

Таблицы символов объектных файлов main.o и shiftArray.o:

\$ riscv32-unknown-elf-objdump -t main.o shiftArray.o

```
file format elf32-littleriscv
main.o:
SYMBOL TABLE:
00000000 l
              df *ABS* 00000000 main.c
             d .text 00000000 .text
00000000 l
00000000 l
                 .data 00000000 .data
             d
00000000 l
             d .bss
                        00000000 .bss
00000000 l
              d .rodata.str1.4 00000000 .rodata.str1.4
00000000 l
                 .rodata.str1.4 00000000 .LC0
00000010 l
                 .rodata.str1.4 00000000 .LC1
00000014 l
                 .rodata.str1.4 00000000 .LC2
00000018 l
                 .rodata.str1.4 00000000 .LC3
00000028 l
                 .rodata.str1.4 00000000 .LC4
00000038 l
                 .rodata.str1.4 00000000 .LC5
                                00000000 .comment
00000000 l
              d .comment
00000000 l
                                        00000000 .riscv.attributes
              d .riscv.attributes
00000000 g
               F .text 00000118 main
                 *UND*
00000000
                        000000000 printf
                 *UND*
00000000
                        000000000 shiftArray
                 *UND*
00000000
                        00000000 putchar
shiftArray.o:
                  file format elf32-littleriscv
SYMBOL TABLE:
000000000 l
              df *ABS*
                        00000000 shiftArray.c
000000000 l
              d
                .text
                        00000000 .text
000000000 l
                 .data
                        00000000 .data
00000000 l
              d .bss
                        00000000 .bss
00000048 l
                 .text
                        00000000 .L1
0000003c l
                 .text
                        00000000 .L3
0000002c l
                 .text
                        00000000 .L4
00000020 l
                 .text
                        00000000 .L5
00000000 l
                 .comment
                                00000000 .comment
00000000 l
                 .riscv.attributes
                                        00000000 .riscv.attributes
00000000 g
               F .text
                        0000004c shiftArray
```

Рис.4. Содержимое таблиц символов объектных файлов

Как и ожидалось таблица содержит 2 глобальные (флаг g) функции (флаг F) – main и shiftArray, также три неопределенных (UND) символа.

UND означает, что символы printf, putchar и shiftArray использовался в ассемблерном коде, из которого был получен данный объектный файл, но не был определен; ассемблер сделал вывод о том, что символ должен быть определен где-то еще, и отразил это в таблице символов.

Изучим содержимое секции .text объектных файлов main.o и shiftArray.o:

Листинг 8: Содержимое секции .text объектного файла main.o и shiftArray.o

```
$ riscv32-unknown-elf-objdump -d -M no-aliases -j .text main.o shiftArray.o
          file format elf32-littleriscy
Disassembly of section .text:
00000000 <main>:
 0:
       fe010113
                            addi
                                   sp,sp,-32
 4:
       00112e23
                                   ra,28(sp)
                            SW
       00812c23
                                   s0,24(sp)
 8:
                            SW
 c:
       00912a23
                                   s1,20(sp)
                            SW
                            addi
 10:
       00100793
                                   a5,zero,1
 14:
       00f12223
                                   a5,4(sp)
                            SW
 18:
       00200793
                            addi
                                   a5,zero,2
 1c:
       00f12423
                                   a5,8(sp)
                            SW
 20:
       00300793
                            addi
                                   a5,zero,3
 24:
       00f12623
                                   a5,12(sp)
                            SW
 28:
       00000537
                                   a0,0x0
                            lui
 2c:
       00050513
                                   a0,a0,0 # 0 <main>
                            addi
 30:
       00000097
                            auipc ra,0x0
 34:
                                   ra,0(ra) # 30 < main + 0x30 >
       000080e7
                            jalr
 38:
       00412583
                            lw
                                   a1,4(sp)
 3c:
       00000437
                                   s0,0x0
                            lui
 40:
       00040513
                            addi
                                   a0,s0,0 # 0 <main>
 44:
       00000097
                            auipc ra,0x0
 48:
                                   ra,0(ra) # 44 <main+0x44>
       000080e7
                            jalr
 4c:
       000004b7
                            lui
                                   s1.0x0
 50:
       00048513
                            addi
                                   a0,s1,0 # 0 <main>
 54:
       00000097
                            auipc ra,0x0
 58:
       000080e7
                            jalr
                                   ra,0(ra) # 54 < main + 0x54 >
 5c:
       00812583
                            lw
                                   a1,8(sp)
 60:
       00040513
                                   a0,s0,0
                            addi
 64:
       00000097
                            auipc ra,0x0
 68:
                                   ra,0(ra) # 64 < main + 0x64 >
       000080e7
                            jalr
 6c:
       00048513
                            addi
                                   a0,s1,0
 70:
       00000097
                            auipc ra,0x0
```

```
jalr
 74:
       000080e7
                                   ra,0(ra) # 70 < main + 0x70 >
 78:
                            lw
                                   a1,12(sp)
       00c12583
 7c:
       00040513
                            addi
                                   a0,s0,0
 80:
                            auipc ra,0x0
       00000097
 84:
       000080e7
                                   ra,0(ra) # 80 < main + 0x80 >
                            jalr
 88:
       00200593
                            addi
                                   a1,zero,2
 8c:
       00000537
                            lui
                                   a0.0x0
 90:
                            addi
                                   a0,a0,0 # 0 <main>
       00050513
                            auipc ra,0x0
 94:
       00000097
 98:
       000080e7
                            jalr
                                   ra,0(ra) # 94 < main + 0x94 >
 9c:
       00200613
                            addi
                                   a2,zero,2
                            addi
                                   a1,zero,3
 a0:
       00300593
                            addi
                                   a0,sp,4
 a4:
       00410513
 a8:
       00000097
                            auipc ra,0x0
                                   ra,0(ra) # a8 < main + 0xa8 >
 ac:
       000080e7
                            jalr
 b0:
       00000537
                            lui
                                   a0.0x0
 b4:
                                   a0,a0,0 # 0 <main>
       00050513
                            addi
 b8:
       00000097
                            auipc ra,0x0
 bc:
       000080e7
                            jalr
                                   ra,0(ra) # b8 <main+0xb8>
 c0:
       00412583
                            lw
                                   a1,4(sp)
 c4:
                            lui
                                   s0.0x0
       00000437
 c8:
       00040513
                            addi
                                   a0.s0.0 # 0 <main>
 cc:
       00000097
                            auipc ra,0x0
                            jalr
 d0:
                                   ra,0(ra) # cc <main+0xcc>
       000080e7
 d4:
       00812583
                            lw
                                   a1,8(sp)
 d8:
       00040513
                            addi
                                   a0,s0,0
 dc:
       00000097
                            auipc ra,0x0
 e0:
                                   ra,0(ra) # dc <main+0xdc>
       000080e7
                            jalr
 e4:
                            lw
       00c12583
                                   a1,12(sp)
 e8:
       00040513
                            addi
                                   a0,s0,0
 ec:
       00000097
                            auipc ra,0x0
 f0:
       000080e7
                            jalr
                                   ra,0(ra) # ec <main+0xec>
 f4:
                            addi
                                   a0,zero,93
       05d00513
 f8:
       00000097
                            auipc ra,0x0
 fc:
       000080e7
                            jalr
                                   ra,0(ra) # f8 < main + 0xf8 >
100:
                                   a0,zero,0
      00000513
                            addi
104: 01c12083
                            lw
                                   ra,28(sp)
108:
      01812403
                            lw
                                   s0,24(sp)
10c: 01412483
                            lw
                                   s1,20(sp)
110:
      02010113
                            addi
                                   sp,sp,32
                                   zero,0(ra)
114: 00008067
                            ialr
               file format elf32-littleriscv
shiftArray.o:
Disassembly of section .text:
00000000 <shiftArray>:
 0:
       04c05463
                            bge
                                   zero,a2,48 <.L1>
 4:
       00259793
                            slli
                                   a5.a1.0x2
 8:
       ffc78793
                                   a5,a5,-4
                            addi
       00f50e33
                            add
                                   t3,a0,a5
 c:
 10:
       00478793
                            addi
                                   a5,a5,4
```

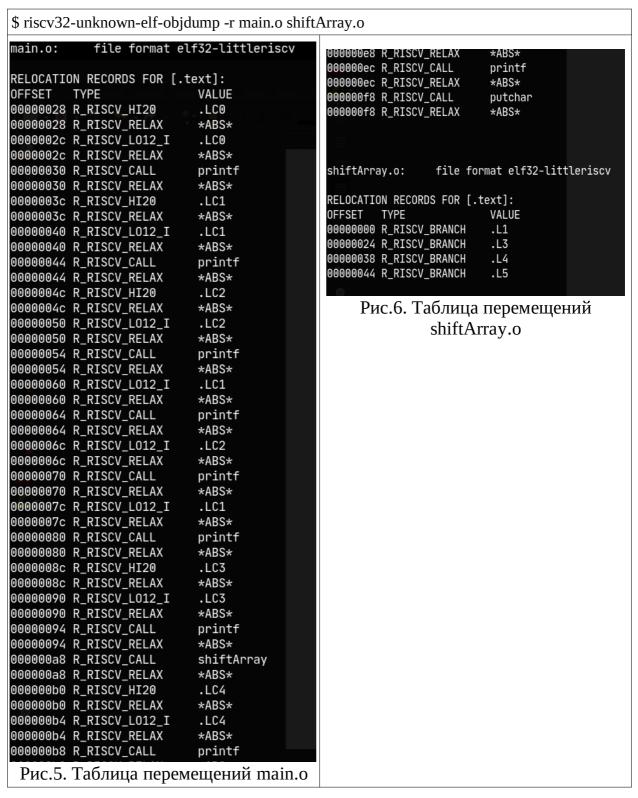
```
14:
      00f506b3
                           add
                                  a3,a0,a5
      00000813
                           addi
                                 a6,zero,0
 18:
 1c:
      00100313
                           addi
                                 t1,zero,1
00000020 <.L5>:
 20:
      00052883
                           lw
                                 a7,0(a0)
 24:
                                 t1,a1,3c <.L3>
      00b35c63
                           bge
 28:
      00450793
                           addi
                                  a5,a0,4
0000002c <.L4>:
      0007a703
 2c:
                           lw
                                  a4,0(a5)
 30:
      fee7ae23
                                  a4,-4(a5)
                           SW
 34:
      00478793
                                 a5,a5,4
                           addi
 38:
      fed79ae3
                                 a5,a3,2c <.L4>
                           bne
0000003c <.L3>:
      011e2023
                                 a7,0(t3)
 3c:
                           SW
 40:
      00180813
                           addi
                                 a6,a6,1
 44:
      fd061ee3
                           bne
                                  a2,a6,20 <.L5>
00000048 <.L1>:
      00008067
 48:
                           jalr
                                 zero,0(ra)
```

Результат дизассемблирования shiftArray.o интереса не представляет, в отличие от результата дизассемблирования main.o: сравнивая его с main.s, можно понять, что псевдоинструкция вызова подпрограммы shiftArray, транслировалась ассемблером в следующую пару инструкций:

a8:	00000097	auipc	ra,0x0
ac:	000080e7	jalr	ra,0(ra) # a8 <main+0xa8></main+0xa8>

Результатом выполнения этой пары инструкций станет переход на адрес main+0xa8 (0+168=168) - произойдет зацикливание. Это показано в выводе дизассемблера. Загадочное поведение ассемблера объясняется очень просто: ассемблер не имел возможности определить целевой адрес перехода (кроме того, что этот адрес обозначен символом shiftArray), поэтому не мог корректную инструкцию (пару инструкций) сформировать В была сформирована пара управления. результате инструкций некорректными (нулевыми) значениями непосредственных операндов. Для получения исполняемого кода эта пара инструкций должна быть исправлена компоновщиком.

#### 3.4 Содержимое таблицы перемещений:



Информация обо всех «неоконченных» инструкциях передается ассемблером компоновщику посредством таблицы перемещений.

Содержимое shiftArray.o не требует модификации, поэтому не содержит записей о перемещениях (relocation entries). В файле же main.o имеется 7

записей, среди которых есть запись относящаяся к адресу 30 (как мы видели выше, по этому адресу в main.o находится инструкция пары auipc+jalr). Дизассемблирование и вывод таблицы перемещений можно совместить

Листинг 9: Дизассемблирование и вывод таблицы перемещений main.o

\$ riscv32-unknown-elf-objdump -d -M no-aliases -r main.o				
main.	main.o: file format elf32-littleriscv			
Disas	sembly of secti	ion .text:		
00000	0000 <main>:</main>			
0:	fe010113	addi sp,sp,-32		
4:	00112e23	sw ra,28(sp)		
8:	00812c23	sw s0,24(sp)		
c:	00912a23	sw s1,20(sp)		
10:	00100793	addi a5,zero,1		
14:	00f12223	sw a5,4(sp)		
18:	00200793	addi a5,zero,2		
1c:	00f12423	sw a5,8(sp)		
20:	00300793	addi a5,zero,3		
24:	00f12623	sw a5,12(sp)		
28:	00000537	lui a0,0x0		
		28: R_RISCV_HI20 .LC0		
		28: R_RISCV_RELAX *ABS*		
2c:	00050513	addi a0,a0,0 # 0 <main></main>		
		2c: R_RISCV_LO12_I .LC0		
		2c: R_RISCV_RELAX *ABS*		
30:	00000097	auipc ra,0x0		
		30: R_RISCV_CALL printf		
		30: R_RISCV_RELAX *ABS*		
34:	000080e7	jalr ra,0(ra) # 30 <main+0x30></main+0x30>		
38:	00412583	lw a1,4(sp)		
3c:	00000437	lui s0,0x0		
		3c: R_RISCV_HI20 .LC1		
		3c: R_RISCV_RELAX *ABS*		
40:	00040513	addi a0,s0,0 # 0 <main></main>		
		40: R_RISCV_LO12_I .LC1		
		40: R_RISCV_RELAX *ABS*		
44:	00000097	auipc ra,0x0		
		44: R_RISCV_CALL printf		
		44: R_RISCV_RELAX *ABS*		
48:	000080e7	jalr ra,0(ra) # 44 < main + $0x44$ >		
4c:	000004b7	lui s1,0x0		
		4c: R_RISCV_HI20 .LC2		
		4c: R_RISCV_RELAX *ABS*		
50:	00048513	addi a0,s1,0 # 0 <main></main>		
		50: R_RISCV_LO12_I .LC2		
		50: R_RISCV_RELAX *ABS*		

54:	00000097	auipc ra,0x0
		54: R_RISCV_CALL printf
		54: R_RISCV_RELAX *ABS*
58:	000080e7	jalr ra,0(ra) # 54 <main+0x54></main+0x54>
5c:	00812583	lw a1,8(sp)
60:	00040513	addi a0,s0,0
		60: R_RISCV_LO12_I .LC1
		60: R_RISCV_RELAX *ABS*
64:	00000097	auipc ra, $0x0$
0	00000057	64: R_RISCV_CALL printf
		64: R_RISCV_RELAX *ABS*
68:	000080e7	jalr ra,0(ra) # 64 <main+0x64></main+0x64>
6c:	00048513	addi a0,s1,0
oc.	00040515	
		6c: R_RISCV_LO12_I .LC2
70	00000007	6c: R_RISCV_RELAX *ABS*
70:	00000097	auipc ra,0x0
		70: R_RISCV_CALL printf
		70: R_RISCV_RELAX *ABS*
74:	000080e7	jalr ra,0(ra) # 70 <main+0x70></main+0x70>
78:	00c12583	lw a1,12(sp)
7c:	00040513	addi a0,s0,0
		7c: R_RISCV_LO12_I .LC1
		7c: R_RISCV_RELAX *ABS*
80:	00000097	auipc ra,0x0
		80: R_RISCV_CALL printf
		80: R_RISCV_RELAX *ABS*
84:	000080e7	jalr ra,0(ra) # 80 <main+0x80></main+0x80>
88:	00200593	addi a1,zero,2
8c:	00000537	lui a0,0x0
		8c: R_RISCV_HI20 .LC3
		8c: R_RISCV_RELAX *ABS*
90:	00050513	addi a0,a0,0 # 0 <main></main>
	0000015	90: R_RISCV_LO12_I .LC3
		90: R_RISCV_RELAX *ABS*
94:	00000097	auipc ra, $0x0$
54.	00000057	94: R_RISCV_CALL printf
		94: R_RISCV_RELAX *ABS*
98:	000080e7	jalr ra,0(ra) # 94 <main+0x94></main+0x94>
96: 9c:	00200613	addi a2,zero,2
a0:	00200613	, , , , , , , , , , , , , , , , , , ,
a4:	00410513	addi a0,sp,4
a8:	00000097	auipc ra,0x0
		a8: R_RISCV_CALL shiftArray
	000	a8: R_RISCV_RELAX *ABS*
ac:	000080e7	jalr ra,0(ra) # a8 <main+0xa8></main+0xa8>
b0:	00000537	lui a0,0x0
		b0: R_RISCV_HI20 .LC4
		b0: R_RISCV_RELAX *ABS*
b4:	00050513	addi a0,a0,0 # 0 <main></main>
		b4: R_RISCV_LO12_I .LC4
		b4: R_RISCV_RELAX *ABS*
b8:	00000097	auipc ra,0x0
		16

```
b8: R_RISCV_CALL printf
                  b8: R_RISCV_RELAX
                                            *ABS*
bc:
     000080e7
                         jalr
                               ra,0(ra) # b8 <main+0xb8>
c0:
     00412583
                         lw
                               a1,4(sp)
c4:
     00000437
                               s0,0x0
                         lui
                  c4: R_RISCV_HI20 .LC5
                  c4: R RISCV RELAX
                                            *ABS*
c8:
     00040513
                         addi a0,s0,0 \# 0 < main >
                  c8: R_RISCV_LO12_I
                                            .LC5
                  c8: R_RISCV_RELAX
                                            *ABS*
     00000097
CC:
                         auipc ra,0x0
                  cc: R_RISCV_CALL printf
                  cc: R_RISCV_RELAX
                                            *ABS*
d0:
     000080e7
                               ra,0(ra) # cc <main+0xcc>
                         jalr
d4:
     00812583
                         lw
                               a1.8(sp)
d8:
     00040513
                         addi
                               a0,s0,0
                  d8: R_RISCV_LO12_I
                                            .LC5
                  d8: R_RISCV_RELAX
                                            *ABS*
dc:
     00000097
                         auipc ra,0x0
                  dc: R_RISCV_CALL printf
                  dc: R_RISCV_RELAX
                                            *ABS*
e0:
     000080e7
                         jalr
                               ra,0(ra) # dc < main+0xdc >
e4:
     00c12583
                         lw
                               a1,12(sp)
e8:
     00040513
                         addi
                               a0,s0,0
                  e8: R RISCV LO12 I
                                            .LC5
                  e8: R RISCV RELAX
                                            *ABS*
     00000097
                         auipc ra,0x0
ec:
                  ec: R_RISCV_CALL printf
                  ec: R_RISCV_RELAX
                                            *ABS*
f0:
     000080e7
                               ra,0(ra) # ec <main+0xec>
                         jalr
f4:
     05d00513
                         addi
                               a0,zero,93
                         auipc ra,0x0
f8:
     00000097
                  f8: R_RISCV_CALL putchar
                  f8: R_RISCV_RELAX
                                            *ABS*
fc:
     000080e7
                         jalr
                               ra,0(ra) # f8 < main + 0xf8 >
100: 00000513
                         addi
                               a0,zero,0
104: 01c12083
                         lw
                               ra,28(sp)
108: 01812403
                         lw
                               s0,24(sp)
10c: 01412483
                               s1,20(sp)
                         lw
110: 02010113
                               sp,sp,32
                         addi
114: 00008067
                         ialr
                               zero,0(ra)
```

shiftAr	ray.o:	file format	elf32-lit	tleriscv	104: (
Disasse	embly of se	ction .text:			
^_					
	00 <shiftar< td=""><td>ray&gt;:</td><td></td><td></td><td></td></shiftar<>	ray>:			
0:	04c05463		bge	zero,a2,48 <.L1	.>
		0: R_R	ISCV_BRAN		
4:	00259793		slli	a5,a1,0x2	
8:	ffc78793		addi	a5,a5,-4	
c:	00f50e33		add	t3,a0,a5	
10:	00478793		addi	, ,	
14:	00f506b3		add	a3,a0,a5	
18:	00000813		addi	a6,zero,0	
1c:	00100313		addi	t1,zero,1	
A2					
	20 <.L5>:			- o( o)	
20:			lw	a7,0(a0)	
24:	00b35c63		bge	t1,a1,3c <.L3>	
		24: R_	RISCV_BRA		
28:	00450793		addi	a5,a0,4	
	2c <.L4>:		_		
2c:			lw	a4,0(a5)	
	fee7ae23		SW	a4,-4(a5)	
34:	00478793		addi	a5,a5,4	
38:	fed79ae3	70 5	bne	a5,a3,2c <.L4>	
		38: R_	RISCV_BRA	NCH .L4	
000000	7- 117				
	Sc <.L3>:			o7 0(+7)	
	011e2023		SW	a7,0(t3)	
	00180813		addi	a6,a6,1	
44:	fd061ee3	//B	bne	a2,a6,20 <.L5>	
4		44: K_	KISCA_BK	NCH .L5	
0000004	i8 <.L1>:				
48:	00008067		jalr	zero,0(ra)	B ADI (

Рис. 7. Дизассемблирование и вывод таблицы перемещений shiftArray.o

Для того чтобы внести необходимые исправления, требуется знать, что исправить, как исправить и какой символ следует использовать, именно эта информация и содержится в записях о перемещениях. Так, в первой записи таблице перемещений указано, что по адресу 2а следует исправить пару инструкций (тип перемещения "R\_RISCV\_CALL") так, чтобы результат соответствовал вызову подпрограммы shiftArray. Типы перемещений специфичны для каждой архитектуры системы команд и обычно определены в ABI (Application Binary Interface).

Вторая запись таблицы перемещений специфична для средств разработки RISC-V. Записи типа "R\_RISCV\_RELAX" заносятся в таблицу перемещений

в дополнение к записям типа "R\_RISCV\_CALL" (и некоторым другим) и сообщают компоновщику, что пара инструкций, обеспечивающих вызов подпрограммы, может быть оптимизирована.

### 3.5 Результат компоновки

riscv64-unknown-elf-gcc -Wl,--no-relax main.o shiftArray.o -o main riscv64-unknown-elf-objdump -j .text -d -M no-aliases main >main.ds

Листинг 10: файл main.ds (строки 80-150)

00010178 <	(main>·		
10178:	fe010113	addi	sp,sp,-32
1017c:	00112e23	SW	ra,28(sp)
10180:	00812c23	SW	s0,24(sp)
10184:	00912a23	SW	s1,20(sp)
10188:	00100793	addi	a5,zero,1
1018c:	00f12223	SW	a5,4(sp)
10190:	00200793	addi	a5,zero,2
10194:	00f12423	SW	a5,8(sp)
10198:	00300793	addi	a5,zero,3
1019c:	00f12623	SW	a5,12(sp)
101a0:	00026537	lui	a0,0x26
101a4:	04850513	addi	a0,a0,72 # 26048 <clzsi2+0x4c></clzsi2+0x4c>
101a8:	00000097	auipc	ra,0x0
101ac:	32c080e7	jalr	ra,812(ra) # 104d4 <printf></printf>
101b0:	00412583	lw	a1,4(sp)
101b4:	00026437	lui	s0,0x26
101b8:	05840513	addi	a0,s0,88 # 26058 <clzsi2+0x5c></clzsi2+0x5c>
101bc:	00000097	auipc	ra,0x0
101c0:	318080e7	jalr	ra,792(ra) # 104d4 <printf></printf>
101c4:	000264b7	lui	s1,0x26
101c8:	05c48513	addi	a0,s1,92 # 2605c <clzsi2+0x60></clzsi2+0x60>
101cc:	00000097	auipc	ra,0x0
101d0:	308080e7	jalr	ra,776(ra) # 104d4 <printf></printf>
101d4:	00812583	lw	a1,8(sp)
101d8:	05840513	addi	a0,s0,88
101dc:	00000097	auipc	ra,0x0
101e0:	2f8080e7	jalr	ra,760(ra) # 104d4 <printf></printf>
101e4:	05c48513	addi	a0,s1,92
101e8:	00000097	auipc	ra,0x0
101ec:	2ec080e7	jalr	ra,748(ra) # 104d4 <printf></printf>
101f0:	00c12583		a1,12(sp)
101f4:	05840513	addi	a0,s0,88
101f8:	00000097	auipc	ra,0x0
101fc:	2dc080e7	jalr	ra,732(ra) # 104d4 <printf></printf>
10200:	00200593	addi	a1,zero,2
10204:	00026537	lui	a0,0x26

```
10208:
           06050513
                                addi
                                       a0,a0,96 # 26060 < clzsi2+0x64>
1020c:
           00000097
                                auipc ra,0x0
10210:
           2c8080e7
                                jalr
                                       ra,712(ra) # 104d4 <printf>
10214:
                                addi
                                       a2,zero,2
           00200613
                                       a1,zero,3
10218:
           00300593
                                addi
                                addi
                                       a0,sp,4
1021c:
           00410513
10220:
           00000097
                                auipc ra,0x0
10224:
                                       ra,112(ra) # 10290 <shiftArray>
           070080e7
                                jalr
10228:
           00026537
                                lui
                                       a0.0x26
1022c:
           07050513
                                       a0,a0,112 # 26070 <__clzsi2+0x74>
                                addi
10230:
           00000097
                                auipc
                                       ra,0x0
10234:
           2a4080e7
                                jalr
                                       ra,676(ra) # 104d4 <printf>
10238:
           00412583
                                lw
                                       a1,4(sp)
1023c:
           00026437
                                lui
                                       s0,0x26
10240:
           08040513
                                addi
                                       a0,s0,128 # 26080 < clzsi2+0x84>
10244:
           00000097
                                auipc
                                       ra.0x0
10248:
           290080e7
                                jalr
                                       ra,656(ra) # 104d4 <printf>
1024c:
           00812583
                                lw
                                       a1,8(sp)
10250:
           08040513
                                addi
                                       a0,s0,128
10254:
           00000097
                                auipc ra,0x0
10258:
           280080e7
                                jalr
                                       ra,640(ra) # 104d4 <printf>
1025c:
           00c12583
                                lw
                                       a1,12(sp)
10260:
           08040513
                                addi
                                       a0,s0,128
10264:
           00000097
                                auipc
                                       ra.0x0
10268:
                                jalr
                                       ra,624(ra) # 104d4 <printf>
           270080e7
1026c:
           05d00513
                                addi
                                       a0,zero,93
                                       ra.0x0
10270:
           00000097
                                auipc
10274:
                                jalr
                                       ra,708(ra) # 10534 <putchar>
           2c4080e7
10278:
           00000513
                                addi
                                       a0,zero,0
1027c:
                                lw
                                       ra,28(sp)
           01c12083
10280:
                                lw
                                       s0,24(sp)
           01812403
10284:
           01412483
                                lw
                                       s1,20(sp)
10288:
           02010113
                                addi
                                       sp,sp,32
1028c:
           00008067
                                jalr
                                       zero,0(ra)
```

Прежде всего можно видеть, что в результат компоновки попало содержимое обоих объектных файлов — main.o и shiftArray.o. Инструкции подпрограммы shiftArray начинаются с адреса  $101f8_{16}$ , и пара инструкций auipc+jalr, вызывающих подпрограмму shiftArray соответствующим образом откорректированы.

#### 3.6 Анализ отладочной информации

\$ riscv32-unknown-elf-objdump -f -h main

```
main:
          file format elf32-littleriscv
architecture: riscv:rv32, flags 0x00000112:
EXEC_P, HAS_SYMS, D_PAGED
start address 0x00010094
Sections:
Idx Name
                                                File off
                 Size
                            VMA
                                      LMA
                                                          Algn
 0 .text
                 00015fd4
                           00010074
                                     00010074
                                                00000074
                                                          2**2
                 CONTENTS, ALLOC, LOAD, READONLY, CODE
 1 .rodata
                  00000e0c
                            00026048 00026048
                                                00016048
                  CONTENTS, ALLOC, LOAD, READONLY, DATA
 2 .eh_frame
                  000000b4
                           00027000 00027000
                                                00017000
                                                          2**2
                  CONTENTS, ALLOC, LOAD, DATA
 3 .init_array
                  80000008
                           000270b4 000270b4
                                                000170b4
                                                          2**2
                  CONTENTS,
                           ALLOC, LOAD, DATA
  4 .fini_array
                  00000004
                            000270bc
                                     000270bc
                                                000170bc
                                                          2**2
                           ALLOC, LOAD, DATA
                  CONTENTS,
 5 .data
                 0000099c
                            000270c0
                                      000270c0
                                                000170c0
                                                          2**3
                 CONTENTS, ALLOC, LOAD, DATA
                 0000002c 00027a60
 6 .sdata
                                      00027a60
                                                00017a60
                                                          2**3
                  CONTENTS, ALLOC, LOAD, DATA
 7 .sbss
                  00000018
                           00027a8c
                                     00027a8c
                                                00017a8c
                                                          2**2
                  ALLOC
                  00000044
 8 .bss
                            00027aa4
                                      00027aa4
                                                00017a8c
                                                          2**2
                  ALLOC
 9 .comment
                  00000012
                            00000000
                                      00000000
                                                00017a8c 2**0
                  CONTENTS, READONLY
 10 .riscv.attributes 0000001c 00000000
                                         00000000 00017a9e 2**0
                 CONTENTS, READONLY
                                                00017ac0
 11 .debug_aranges 00000218
                            00000000
                                      00000000
                                                           2**3
                 CONTENTS, READONLY, DEBUGGING, OCTETS
 12 .debug_info
                  00006a79
                            00000000
                                      00000000 00017cd8
                                                          2**0
                  CONTENTS, READONLY,
                                     DEBUGGING, OCTETS
13 .debug_abbrev 00001671 00000000
                                      00000000
                                                0001e751
                                                          2**0
                  CONTENTS, READONLY, DEBUGGING, OCTETS
14 .debug_line
                  0000a41a
                           00000000
                                      00000000
                                                          2**0
                                                0001fdc2
                  CONTENTS, READONLY, DEBUGGING, OCTETS
 15 .debug_frame
                 00000308
                            00000000
                                      00000000
                                                          2**2
                                                0002a1dc
                  CONTENTS,
                            READONLY,
                                     DEBUGGING, OCTETS
16 .debug_str
                  8bb00000
                                                          2**0
                            00000000
                                      00000000
                                                0002a4e4
                                     DEBUGGING, OCTETS
                  CONTENTS,
                            READONLY,
 17 .debug_loc
                  00008826
                            00000000
                                      00000000
                                                          2**0
                                                0002b2bc
                  CONTENTS,
                            READONLY,
                                     DEBUGGING, OCTETS
 18 .debug_ranges 00001630
                            00000000
                                      00000000 00033ae2
                                                          2**0
                  CONTENTS, READONLY, DEBUGGING, OCTETS
```

Рис.8. Содержимое файла main

Сформированный исполняемый файл содержит информацию для отладки (в секциях *.debug...*), полную таблицу символов и сведения о версиях средств разработки.

#### Встреченные разделы DWARF:

- .debug\_abbrev сокращения , используемые в .debug\_info разделе;
- .debug\_aranges таблица поиска для сопоставления адресов с единицами компиляции;
- .debug\_frame информация о кадре вызова;
- .debug\_info раздел основной информации DWARF;
- .debug\_line информация о номере строки;
- .debug\_loc списки местоположений, используемые в атрибутах DW\_AT\_location;
- .debug\_ranges диапазоны адресов, используемые в трибутах DW\_AT\_ranges;
- .debug\_str таблица строк, используемая в .debug\_info.

## 3.7 Выделение разработанной функции в статическую библиотеку

```
$ riscv32-unknown-elf-ar -rsc shiftArray.a shiftArray.o
$ riscv32-unknown-elf-gcc -O1 --save-temps main.c shiftArray.a -o mainWithLib
$ riscv32-unknown-elf-objdump -t main
```

## Листинг 11: таблица символов полученного исполняемого файла

```
...
00010290 g F .text 0000004c shiftArray
...
000103b4 g F .text 000000dc memset
00010178 g F .text 00000118 main
...
```

Как и следовало ожидать, в состав исполняемого файла вошло содержимое всех объектных файлов, указанных в команде сборки.

#### 3.8 Создание и использование полученной статической библиотеки

Рис.10. Список символов библиотеки

Рис.11. Содержимое make-файла Makefile

#### Что происходит в *makefile*:

- Создаём объектный файл *main.o* из исходного *main.c*;
- Создаём объектный файл *shiftArray.o* из исходного *shiftArray .c*;
- Архивируем объектный файл *shiftArray.o* (создаём статическую библиотеку *shiftArray.a*);
- Компонуем статическую библиотеку *shiftArray.a* с объектным файлом *main.o*, получаем исполняемый файл *main*.

```
katerina@pop-os:~/Documents/Programming/Turing/shift_array$ make
gcc -c main.c
gcc -o main main.o -L. -l:shiftArray.a
katerina@pop-os:~/Documents/Programming/Turing/shift_array$ ./main
Start Array: [1, 2, 3]
shift = 2
End Array: [3 1 2 ]
katerina@pop-os:~/Documents/Programming/Turing/shift_array$ 
\[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \[ \] \
```

Рис.12. Вывод результата.

#### 4 Результаты

В ходе работы исследован процесс сборки проекта на языке СИ.

#### Он состоит из:

- Препроцессирования исходного <filename>.c в <filename>.i;
- Компиляции полученного <filename>.i в файл ассемблера <filename>.s;
- Ассемблирования <filename>.s в объектный файл <filename>.o;
- Компоновки объектного файла <filename>.o в исполняемый файл.

Также были рассмотрены makefile'ы, которые существенно упрощают процесс сборки.

Вместо того, чтобы поочередно набирать команды в терминале, используется единственная команда make, которая по инструкциям в makefile'е собирает программу в автоматическом режиме.