МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ "ЛЬВІВСЬКА ПОЛІТЕХНІКА"

ІКНІ Кафедра **ПЗ**

3BIT

до розрахункової роботи № 1 **На тему:** "Мінімізація логічних функцій. Синтез комбінаційних схем." **З дисципліни:** "*Архітектура комп'ютера*"

Тема роботи: Мінімізація логічних функцій. Синтез комбінаційних схем.

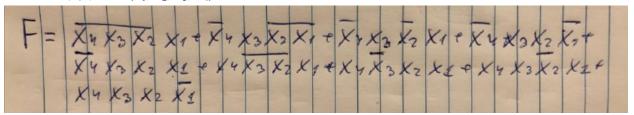
Варіант завдання - 30

Таблично-задана функція $F(x_1, x_2, x_3, x_4)$:

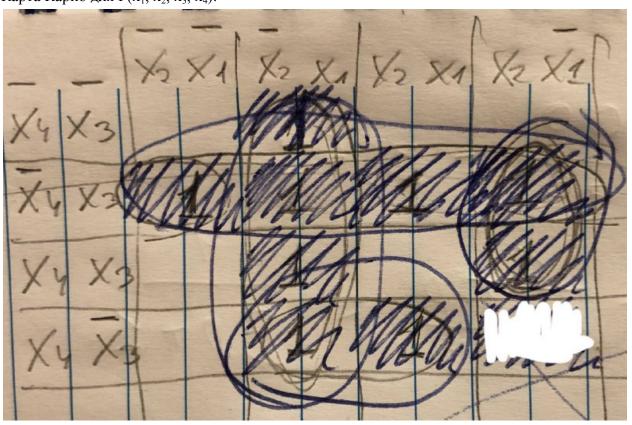
Значення аргументів				Значення функції	
X ₄	X ₃	\mathbf{x}_2	\mathbf{x}_1	Варіант 30	
0	0	0	0	0	
0	0	0	1	1	
0	0	1	0	0	
0	0	1	1	0	
0	1	0	0	1	
0	1	0	1	1	
0	1	1	0	1	
0	1	1	1	1	
1	0	0	0	0	
1	0	0	1	1	
1	0	1	0	0	
1	0	1	1	1	
1	1	0	0	0	
1	1	0	1	1	
1	1	1	0	1	
1	1	1	1	0	
Частота f, КГц		155			

Виконання роботи

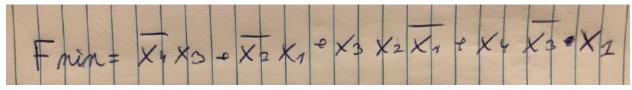
1. Знайдена ДДНФ $F(x_1, x_2, x_3, x_4)$



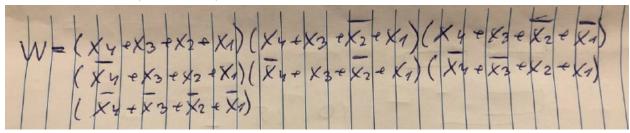
2. Карта Карно для $F(x_1, x_2, x_3, x_4)$:



3. Спрощена функція $F_{min1}(x_1, x_2, x_3, x_4)$

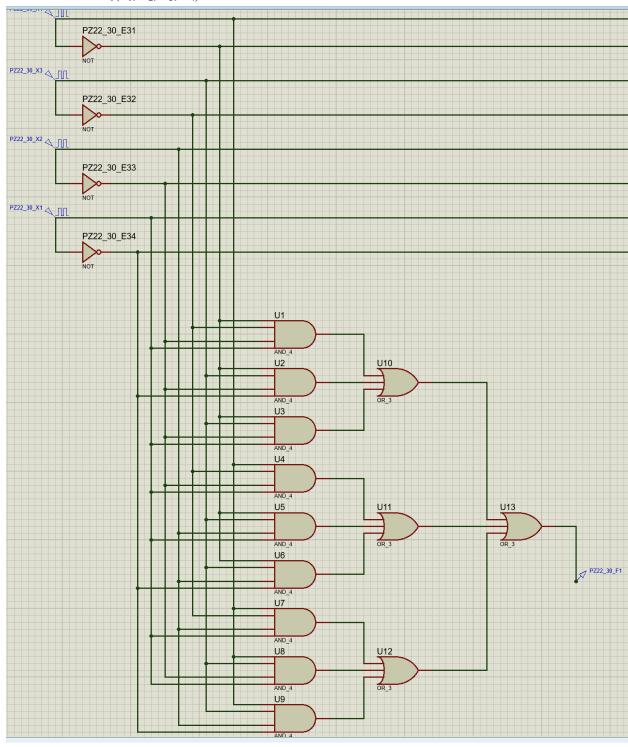


- 4. Знайдемо $F_{min2}(x_1, x_2, x_3, x_4)$, використовуючи метод Квайна Мак-Класкі: Співпадає з результатом, який дав метод Карно
- 5. Знайдена ДКНФ $W(x_1, x_2, x_3, x_4)$

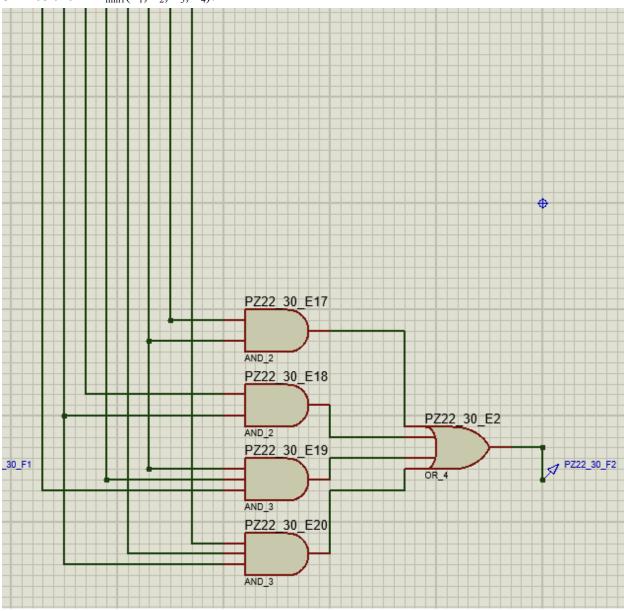


6. Синтезовані схеми представлені на наступній сторінці.

Синтез схеми $F_1(x_1, x_2, x_3, x_4)$:

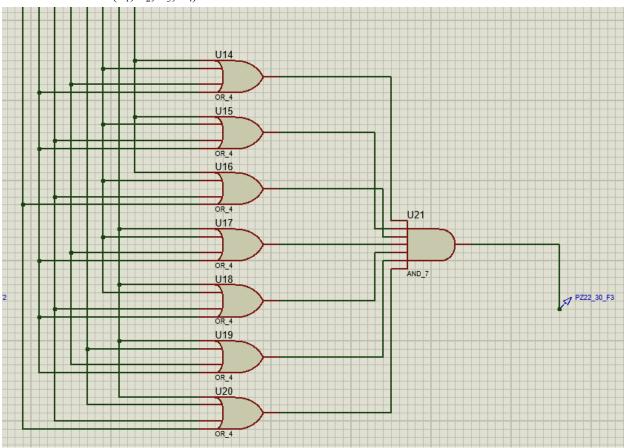


Синтез схеми $F_{min1}(x_1, x_2, x_3, x_4)$:



Синтез схеми $F_{min2}(x_1,\,x_2,\,x_3,\,x_4)$ - співпадає з $\,F_{min1}$

Синтез схеми $W(x_1, x_2, x_3, x_4)$:



Частота генератора X1 = 620КГц * 2 = 1240КГц

Частота генератора X2 = 310К Γ ц * 2 = 620К Γ ц

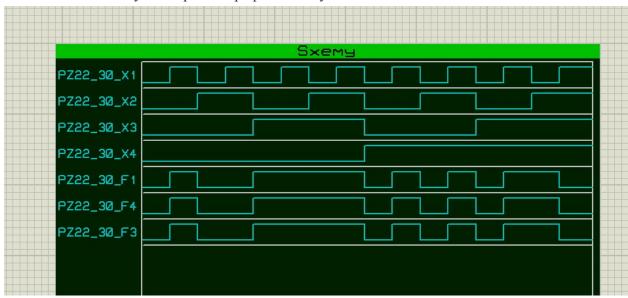
Частота генератора X3 = 155К Γ ц * 2 = 310К Γ ц

Частота генератора Х4 = 155КГц

Період цифрового сигналу T = 1/155000

Кінцевий момент часу моделювання tк = T = 6u

Моделювання і побудова кривих графіка Sxemy:



Висновок

Я ознайомився зі спрощення логічних функцій за допомогою методів карти Карно та Квайна – Мак-Класкі, виконавши завдання 30 варіанту.

Результатом вийшла мінімізована попередня функція.

Насамперед, попереднє спрощення логічних функцій значно спрощує синтез логічних схем, адже необхідно використовувати значно менше компонентів. Це економить не лише час, а й кошти, які підуть на синтез логічних схем.

Отже, мінімізація функцій ϵ невід'ємною частиною синтезу логічних схем, що завжди використовується в індустрії.