

# Arquitetura e Organização de Computadores

Prof. Dr. Fernando Vernal Salina



# Ementa

- A disciplina aborda os conceitos de arquitetura de computadores e sua organização. O componente também estuda os diferentes tipos de arquiteturas de computadores e seus componentes.



# Objetivos

- Obter conhecimentos a respeito da organização estruturada dos computadores. Compreender os conceitos de computação, tanto físicos quanto lógicos. Compreender, sugerir e comparar alternativas de diferentes arquiteturas de computadores.



# Conteúdo Programático

- A evolução do computador
- Sistema computacional: componentes e interconexões
- Unidade central de processamento
- Unidade lógica aritmética
- Arquiteturas gerais de computadores:
  - Reduced Instruction Set Computer (RISC) e
  - Complex Instruction Set Computer (CISC)



# Critério de Avaliação

- $MF = 0,3 * P_1 + 0,3 * P_2 + 0,2 * TI + 0,2 * TF$
- TI: Trabalhos Individuais
- TF: Trabalho Final
- $P_1$ : Primeira Avaliação Individual;
- $P_2$ : Segunda Avaliação Individual;
- MF: média final



# Conteúdo não presencial

- Linguagem Assembly
- Microcontroladores: definições
- Arduino: Definição e Linguagem
- Projeto utilizando Arduino



# Datas Importantes

- Primeira Avaliação: 10/10/2018
- Segunda Avaliação: 14/11/2018
- Atividades não-presenciais: 22/09; 10/11; 21/11 e 28/11
- **Atenção: Isso é o planejado, o que pode diferenciar um pouco do executado devido à imprevistos!!!**



# Bibliografia

- HENNESSY, John L.; PATTERSON, David A. **Arquitetura de computadores**. 5. ed. São Paulo: Elsevier, 2013.
- STALLINGS, Willian. **Arquitetura e organização de computadores**. 8. ed. São Paulo: Pearson, 2010.
- TANENBAUM, Andrew S. **Organização estruturada de computadores**. 6. ed. São Paulo: Pearson, 2013.