

UNIVERSITAT DE LLEIDA  
Escola Politècnica Superior  
Grau en Enginyeria Informàtica  
Arquitectura de Computadors

## Pràctica: Jerarquia de Memòria

Sergi Sales Jové, Sergi Simón Balcells  
GM3

Professorat : Concepció Roig  
Data : Dimecres 24 de Abril

## Índex

<b>1</b>	<b>Introducció</b>	<b>1</b>
<b>2</b>	<b>Anàlisi de resultats</b>	<b>1</b>
2.1	Característiques de MC . . . . .	1
2.2	Algoritmes de Substitució . . . . .	1
<b>3</b>	<b>Conclusió</b>	<b>1</b>
<b>4</b>	<b>Annex</b>	<b>2</b>

## Llista de taules

1	Resultats de l'experiment . . . . .	2
---	-------------------------------------	---

- 1**    **Introducció**
- 2**    **Anàlisi de resultats**
  - 2.1**    **Característiques de MC**
  - 2.2**    **Algoritmes de Substitució**
- 3**    **Conclusió**

## 4 Annex

	Sense opcions de millora	Forwarding	Delay Slot	Forwarding + Delay Slot
Nombre d'instruccions	37	37	37	37
Nombre de cicles	196	139	152	139
CPI	5.297	3.757	4.108	3.757
RAW stalls	144	140	111	115
WAW stalls	0	0	0	0
WAR stalls	0	4	0	4
Structural stalls	15	1	0	1

Taula 1: Resultats de l'experiment