

Universidad Nacional Autónoma de México

Facultad de ingeniería



Profesor: M. I. Alberto Navarrete Hernández

Guadarrama Herrera Ken Bryan Gómez Luna Brisa Mariana Martínez Araujo Jesús Alonso Montiel Avilés Axel Fernando

Grupo: 3

Trabajo Final

Para la realización del proyecto decidimos trabajar con una arquitectura RISC de 24 bits, donde contaremos con 10 registros, de los cuales, dos de ellos se deberán utilizar en las operaciones de lectura y escritura de la memoria principal y los ocho restantes se manejarán en las demás operaciones de la arquitectura:

Registros			
areg	0000	0	
breg	0001	1	
creg	0010	2	
dreg	0011	3	
ereg	0100	4	
freg	0101	5	
greg	0110	6	
hreg	0111	7	
ireg	1000	8	
jreg	1001	9	

Donde los registros ireg y jreg serán para lectura y escritura respectivamente.

En cuanto a los formatos de instrucción se pueden dividir en la siguiente clasificación dependiendo del tipo de operación a realizar:

a) Operaciones Aritméticas y lógicas:

Para este tipo de operaciones, contamos con la instrucción Suma, Resta, División, Multiplicación y Comparación, así como AND, OR, NOT, XOR, SHL, SHR, ROL, ROR Y TEST.

El formato de instrucción tiene la forma:

Operación-Resultado-Operando_1-Operando_2.

Donde el formato de instrucción final es el siguiente:

Opcode	Resultado	Operando1	Operando2	Relleno
(5 bits)	(4 bits)	(4 bits)	(4 bits)	(7 bits)

Al ser una arquitectura tipo RISC, debemos de cumplir con una longitud fija en los formatos de instrucción, es por esto que acudimos a los bits de "relleno", los cuales serán conformados por ceros, hasta cumplir con los 24 bits.

Ejemplos:

add greg, areg, breg and dreg, ereg, freg

b) Operaciones de Lectura y Escritura:

Para este tipo de operaciones en la memoria principal, tenemos a los registros ireg y jreg para la lectura y escritura respectivamente, el formato de instrucción tiene la forma:

Operación-Register_destiny-[Register_address]

Operación-[Register_address]-Register_source

Donde los formatos de instrucción finales son los siguientes:

Opcode	Reg_Destino	[Reg_Address]	Relleno
(5 bits)	(4 bits)	(4 bits)	(11 bits)

Opcode	[Reg_Address]	Reg_Source	Relleno
(5 bits)	(4 bits)	(4 bits)	(11 bits)

Ejemplos:

read areg, [dreg]

write [hreg], breg

read creg, [ireg]

write [jreg], freg

c) Operaciones entre registros generales

Para este tipo de operaciones contamos con la instrucción MOVE.

Donde el formato de instrucción final es el siguiente:

Opcode	Reg_Destino	Reg_Source	Relleno
(5 bits)	(4 bits)	(4 bits)	(11 bits)

Ejemplo:

move breg, areg

En el caso de trabajar valores inmediatos, se tendrán 8 bits para representar el numero decimal, quedando el formato de instrucción:

Opcode	Reg_Destino	Valor inmediato	Relleno
(5 bits)	(4 bits)	(8 bits)	(7 bits)

d) Saltos Incondicionales y Condicionales

Para los saltos incondicionales, así como los incondicionales, hay que tomar en cuenta que se manejaran números sin signo.

Saltos incondicionales:

Para los saltos incondicionales se definió el siguiente formato de instrucción:

Opcode	Adress_etiqueta	Relleno
(5 bits)	(8 bits)	(11 bits)

Ejemplo:

move ireg, #direccion_destino

jmp ireg

Para los saltos condicionales hay que considerar las instrucciones:

JE: Salta a una etiqueta específica si la última operación de comparación estableció que dos operandos son iguales.

JNE: Salta a una etiqueta específica si la última operación de comparación estableció que dos operandos no son iguales

JA: Salta a una etiqueta específica si el operando anterior es mayor que el operando de destino (sin signo)

JAE: Salta a una etiqueta específica si el operando anterior es mayor o igual que el operando de destino (sin signo)

JB: Salta a una etiqueta específica si el operando anterior es menor que el operando de destino (sin signo).

JBE: Salta a una etiqueta específica si el operando anterior es menor o igual que el operando de destino (sin signo).

Ejemplo:

cmp areg, breg

ind ireg

El formato de instrucción para saltos condicionales es el siguiente:

Opcode	Reg_Destino	Adress_etiqueta	Relleno
(5 bits)	(4 bits)	(8 bits)	(7 bits)

OPCODE			
add	00000	0	
sub	00001	1	
mul	00010	2	
div	00011	3	
cmp	00100	4	
and	00101	5 6 7	
or	00110	6	
not	00111		
xor	01000	8	
shl	01001	9	
shr	01010	10	
rol	01011	11	
ror	01100	12	
test	01101	13	
read	01110	14	
write	01111	15	
move	10000	16	
jmp	10001	17	
je	10010	18	
jne	10011	19	
ja	10100	20	
jae	10101	21	
jb	10110	22	
jbe	10111	23	
jcd	11000	24	

Códigos propuestos:

Programa1:

move areg, #15

move breg, #7

write [hreg], areg

read dreg, [hreg]

write [ireg], breg

read greg, [ireg]

.....

Programa2:

move areg, #10

move breg, #5

move creg, #0

add dreg, areg, breg

sub ereg, dreg, creg

and freg, dreg, ereg

or greg, freg, creg

cmp hreg, greg, creg

je 10010, hreg

jne 10011, hreg

ja 10100, hreg

jae 10101, hreg

jb 10110, hreg

jbe 10111, hreg

Programa3:

move areg, #10

move breg, #5

move creg, #0

add dreg, areg, breg

sub ereg, dreg, creg

xor freg, dreg, ereg

shl greg, freg, #2

cmp hreg, greg, #20

je 10010, hreg

jne 10011, hreg

ja 10100, hreg

jb 10110, hreg

jmp 11000

Explicación del programa:

Definición de variables globales

```
# variable para guardar la ubicación del archivo
5 INPUT_FILE = "./asm.asm"
```

```
# lista con los nombres de los registros
# en orden
REG_CODES = [
"areg",
"breg",
"creg",
"dreg",
"freg",
"freg",
"ireg",
"ireg",
"jreg",
"jreg",
```

```
22 # diccionario para guardar la linea donde
23 # se encuentra la etiqueta
24 LABELS = {}
```

```
# diccionario para guardar la ultima linea

# donde se uso el registro

| BIR_REG = {
| "areg": -1,
| "breg": -1,
| "creg": -1,
| "dreg": -1,
| "freg": -1,
| "freg": -1,
| "jreg": -1,
```

```
41 # lista con las operaciones en orden
    OP_CODES = [
         "add",
         "sub",
         "mul",
         "div",
        "cmp",
         "and",
         "not",
         "xor",
         "shl",
         "shr",
         "rol",
         "ror",
         "test",
         "read",
         "write",
         "move",
```

```
decionario con las operaciones
decionario con las operaciones
decionario
decionario
decionario
decionario
decionario
decionario
decionario con las operaciones
decionario con las operaciones
decionario
decionario con las operaciones
decionario
deci
```

Función para leer archivo

```
def read_file(name) -> list[str]:

# recuperar todo el contenido del archivo
cont = []
with open(name, "r") as file:
    file.seek(0)
cont = file.readlines()

# guardar todas las lineas en una lista
# quitando los saltos de linea
lines = []
for line in cont:
    if not line == "\n":
        lines.append(line)

return lines
```

Función para convertir a binario con "n" bits un entero

```
def binary_converter(n:int, bits:int):

# string para guardar el binario
binary_representation = ""

# copiar el numero entero a un aux
aux = n

# dividimos el numero entre 2

# y concatenamos el residuo de / 2

# mientras sea mayor a 0

while aux > 0:
binary_representation += str(aux % 2)

aux //= 2

# rellenar con 0s el string en caso
# de que en la conversion se necesiten
# mas bits

# copiar el numero entre 2

# y concatenamos el residuo de / 2

# mientras sea mayor a 0

# while aux > 0:

# binary_representation += str(aux % 2)

# rellenar con 0s el string en caso
# de que en la conversion se necesiten

# mas bits

# rellenary_representation | < bits:

# for _ in range(0, bits - len(binary_representation)):

# binary_representation += "0"

# retornamos la cadena en binario
# volteada

# return binary_representation[::-1]
```

Función para buscar etiquetas

```
def search_labels(file) -> None:
lines = read_file(file)

# indice de la linea
i = 1

# recorremos cada linea buscando una
# etiqueta
for line in lines:

entity = line.split(" ")[0]
entity = entity.replace("\n", "")

# si ej -> etiq:
if entity[-1] == ":":
# print(f"{i}: {entity}")

# guardamos la linea en donde
# esta la etiqueta
LABELS[entity[:-1]] = i

# aumentamos el numero de linea
i+=1
```

Función para convertir las instrucciones con operaciones (sin saltos de línea)

```
def op_instruction(instruction:str, line:int) -> str:
    instruction = instruction.replace("\n", "")
   entities = instruction.split(" ")
    op = OP_CODES.index(entities[0])
   bin = binary_converter(op, 5)
    for entity in entities[1:]:
        entity = entity.replace(",", "")
        # si lo que esta despues de la operacion...
        # es un registro
        if entity in REG_CODES:
            DIR_REG[entity] = line
            reg = REG_CODES.index(entity)
bin += " "
            bin += binary_converter(reg, 4)
            entity = entity.replace("[", "")
entity = entity.replace("]", "")
            # guardamos la ultima linea donde
            DIR_REG[entity] = line
            # el registro para convertirla a binario
            dir = binary_converter(DIR_REG[entity], 4)
            bin += binary_converter(int(entity[1:]), 8)
    # retornamos la instruccion convertida a binario
    return bin
```

Función para convertir las instrucciones con salto de línea

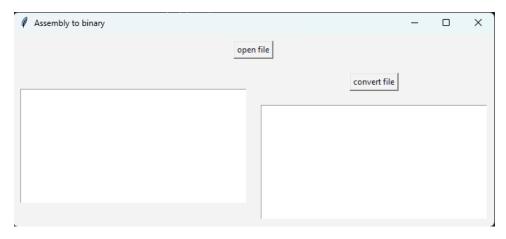
```
def jm_instruction(instruction:str) -> str:
    # limpiamos la instruccion
    instruction = instruction.replace("\n", "")
    entities = instruction.split(" ")
    bin = JM_CODES[entities[0]]
    # si la instruccion tiene mas de 2
        label = entities[1].replace("," ,"")
        # a binario
        bin += binary_converter(LABELS[label], 8)
        # recuperamos el indice del registro que
        reg = REG_CODES.index(entities[2])
        bin += binary_converter(reg, 8)
        # solo recuperamos la linea de la etiqueta
        # para convertirla a binario
        label = entities[1]
        bin += binary_converter(LABELS[label], 8)
```

```
def conversor(file) -> list[str]:
       # leemos de nuevo el archivo
lines = read_file(file)
               # separamos la instruccion por espacios
# para recuperar la primer "entidad"
entity = line.split(" ")[0]
               # quitando saltos de linea
entity = entity.replace("\n", "")
               # salto de linea
if entity in OP_CODES:
                        # print(f"{i}: {ins}")
out += ins
               elif entity in JM_CODES:
    # convertimos a binario y concatenamos
    ins = jm_instruction(line)
    # print(f"{i}: {ins}")
    out += ins
               # quitamos espacios en blanco
ins = ins.replace(" ", "")
                # aun no es de 24 bits
if len(ins) < 24 and not entity[-1] == ":":
    for _ in range(0, 24 - len(ins) ):
        padding += "0"
                         ans.append(padding)
```

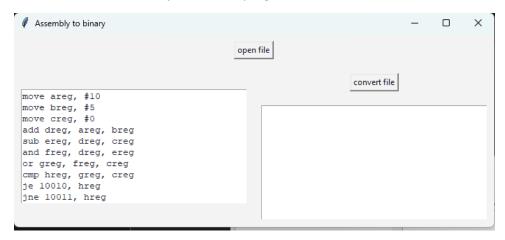
Funciones extra para la interfaz

```
331 \text{ win = tk.Tk()}
334 def open_file():
       INPUT_FILE = filedialog.askopenfilename()
        if INPUT_FILE:
            cont = read_file(INPUT_FILE)
                 txt_orig.insert(tk.END, line)
342 def conv_file():
       out = conversor(INPUT_FILE)
             txt_out.insert(tk.END, "\n")
            txt_out.insert(tk.END, line)
349 def window() -> None:
        win.title("Assembly to binary")
        btn_open = tk.Button(win, text="open file", command=open_file)
        btn_open.pack(pady=10)
        btn_conv = tk.Button(win, text="convert file", command=conv_file)
        txt_out.pack(side=tk.RIGHT, padx=10, pady=10)
        win.mainloop()
366 def main() -> None:
        window()
        main()
```

Ejecución:



Ejecución del programa

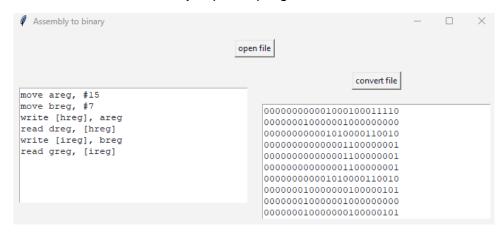


Selección del código .asm a convertir con el botón "open file"



Conversión de nuestro código .asm al formato de instrucción de 24 bits

Ejemplo 1: prog1.asm



Ejemplo 2: prog2.asm



Ejemplo 3: progr3.asm

