氏名: Inst Exerciseシート(解答) Program Name: Instruction Exercise - 命令ワード入力演習 User Comment IA (next) 00 CP#0 IR ____ GR#1 このエリアへはこのシート上でコメントを直接記入する. inputCLRボタンでは消去されない) GR#2 GR#3 Step Count 0 GR#4 GR#5 GR#6 上部メニューのページレイアウトで以下のように設定する. GR#7 GR#8 GR#9 GR#A GR#B GR#C GR#D GR#F OK. right answer. シートが左右に分割されている場合は境界の青い破線をマウスで右端へ移動する. GR#F : **Print_Bufferのシート名変更は不可**(他のシートからProgram Copyボタンでペーストできなくなる) Branch Op-code Op1 Op2 RR RM Op 1 Op 2 Operation Comment Test Program 0 開始 MM-00 0 Nop No operation 0 MM-01 вс ラベルg0へ無条件(強制)分岐 Lbl-g0 Branch MM-02 MM-03 数値a MM-04 数值b __ MM-05 4 数值c 5 MM-06 5 A 5 5 ٧ MM-07 Α Α 数值d 注)以下のプログラムのMM-0C~MM26の命令ワードは、Instruction TableシートのMM-5C~ MM-08 MM-09 MM-76(上位桁に5を加算した番地)の命令ワードに対応している. コメント文の内容から MM-0A RR形式命令かRM形式命令か、オペランドは何かを判断し、適切な命令ワードを入力する | RRがある即下がRADDのADD により。
| こと. | こと. | 「GR40にラベルνAの数値aをロード(コピーして上書き)、答え:GR#0=1111h | GR#1にラベルνBの数値bをロード(コピーして上書き)、答え:GR#1=1234h | GR#3に数値4h(即値をロード(上書き)、上位バイトは00hになる、答え:GR#3=0044h | GR#0の数値aとGR#1の数値bを比較、CCを設定、答え:CC=1 | GR#4にGR#3の数値004hをロード(コピーして上書き)、答え:GR#4=1054h | GR#4にGR#3の数値004hをロード(コピーして上書き)、答え:GR#4=1155h | GR#4にGR#3の数値004hをロード(コピーして上書き)、答え:GR#4=1155h | GR#4にGR#3のが算。GR#4は加算結果に書き換わる、答え:GR#4=1155h | GR#4にGR#3のが算。GR#4は加算結果に書き換わる、答え:GR#5=0000h мм-ов 8 0 8 1 мм-ос GR#0 Lbl-vA Load B 4 MM-0D L GR#1 Lbl-vB Load 9 3 MM-0F LA GR#3 Imv-44 Load Address 0 CR GR#0 GR#1 Compare R. MM-0F MM-10 GR#3 Load R. GR#4 4 GR#4にGR#0を加算、GR#4は加算結果に書き換わる、答え:GR#4=1155h
GR#5にal1'0'(即値)をロード(上書き)、答え:GR#5=0000
GR#5のal1'0からGR#4を減算、GR#5は減算結果に書き換わる(2の補数変換)、答え:GR#5=EEABh
GR#6にラベルνの数値dをロード(コピーして上書き)、答え:GR#6=AAAAh
GR#6とGR#0とのORをとり結果をGR#6に格納、答え:GR#6=BBBBh
GR#6とGR#1とのANDをとり結果をGR#6に格納、答え:GR#6=1230h
GR#6とGR#1とのXORをとり結果をGR#6に格納、答え:GR#6=1230h
GR#6の内容をInvert (NOT:'0'/1'反転) 上結果をGR#6に格納、答え:GR#6=FCDEh
GR#0の内容をMM(RAM)のラベルxのヘストア(格納:コピーして上書き)、答え:[GR#6=FCDEh
GR#1にMM(RAM)のラベルxのへストア(格納:コピーして上書き)、答え:[GR#6=FCDEh
GR#1にMM(RAM)のラベルなの内容を加算、GR#1は加算結果に書き換わる、答え:GR#1=2345h
GR#1からMM(RAM)のラベルxの内容を減算、GR#1は嫌算結果に書き換わる、答え:GR#1=1234h
GR#1からMM(RAM)のラベルxの内容を減算、GR#1は嫌算結果に書き換わる、答え:GR#1=1234h MM-11 A 5 0 AR GR#4 GR#0 Add R. 9 MM-12 0 LA GR#5 Imv-00 Load Address В SR MM-13 5 GR#4 Subtract R. GR#5 MM-14 L GR#6 Lbl-vD Load 2 2 2 MM-15 0 6 0 ΩR GR#6 GR#0 Logical OR MM-16 AND GR#1 Logical AND E GR#6 6 MM-17 0 XOR GR#6 GR#0 Exclusive OR 2 D GR#6 Invert MM-18 6 INV GR#6 ST Lbl-x0 Store MM-19 0 n GR#0 A B MM-1A 0 Α GR#1 Lbl-x0 Add мм-1в S GR#1 Lbl-x0 Subtract X | GR#1とラベルvBの数値とを比較、CCを設定、答え:CC=0 | GR#8にラベルvCの数値をセード(コピーして上書き)、答え:GR#8=5555h | GR#9にラベルvDの数値dをロード(コピーして上書き)、答え:GR#9=AAAAh MM-1C С С GR#1 Lbl-vB Compare MM-1D 8 8 L GR#8 Lbl-vC Load MM-1E L GR#9 Lbl-vD Load | GR#Aの内容を1bit下位(右)シフトしGR#Aに格納、答え:GR#A=2AAAb, CC=|
| GR#Aの内容を1bit上位(左)シフトしGR#Aに格納、答え:GR#A=5554h, CC=|
| GR#Oの内容を1bit上位(左)シフトしGR#Bに格納、答え:GR#B=8888h
| GR#Bの内容を1bit上位(左)回転シフトしGR#Bに格納、答え:GR#B=1111h MM-1F 8 SD GR#A GR#8 1-b Shift down Α 2 2 2 MM-20 2 5 4 A B SU GR#A GR#A 1-b Shift up A 0 MM-21 ESD GR#B GR#0 E-shift down MM-22 В В ESU GR#B GR#B E-shift up Branch on C.R. no branch(Op2 レジスタ条件分岐。Op2=0のためNopと同じ (分岐しない) no branch(Op2 レジスタ連携分岐。Op2=0のため GR#C←c(IA) のみ行う(分岐しない) BCR MM-23 m=F GR#0 GR#0 Branch & L.R. no branch(Op2 MM-24 0 C 0 BAI R GR#C MM-25 6 2 2 RDM GR#2に16進2桁(1 byte)の乱数をロード(上書き), 答え:GR#2の下位バイトに乱数が設定される GR#2 Load Random V H MM-26 Test Program 0 終了停止 HLT End Stop MM-27 MM-28 п 「以上」 MM-29 MM-2A п MM-2B MM-2C MM-2D MM-2E MM-2F MM-30 п MM-31 MM-32 п MM-33 MM-34 MM-35 MM-36 MM-37 П MM-38 MM-39 MM-3A MM-3B MM-3C MM-3D п MM-3E MM-3F MM-40 MM-42 MM-43 MM-44 П MM-45 MM-46 П MM-47 MM-48 Мм−49